プログラム2 動作の解説

(1) メモリー (2)	画面 ストレージ ポインティング デバイス キーボード (3) (4) (5) (6) バス
1000 LD A, 08	CPUがプログラムカウンター(1000)上のプログラムコードを メモリーから読み込む (構成図の(2), (1)) プログラムカウンターを2加算する CPUが8をレジスターAに読み込む
1000 LD A, 08	CPUがプログラムカウンター(1002)上のプログラムコードをメモリーから読み込む (構成図の(2),(1)) プログラムカウンターを2加算する CPUが4をレジスターEに読み込む
1004 ADD A,E	CPUがプログラムカウンター(1004)上のプログラムコードをメモリーから読み込む (構成図の(2),(1)) プログラムカウンターを1加算する CPUがレジスターAにレジスターEを加える 計算結果にしたがってフラグを変更する
	CPUがプログラムカウンター(1005)上のプログラムコードを メモリーから読み込む (構成図の(2),(1)) プログラムカウンターを3加算する

1005 LD (2000), A CPUがメモリ(2000)にレジスターAを書き込む

CPUがプログラムカウンター(1005)上のプログラムコードを

メモリーから読み込む (構成図の(2),(1)) プログラムカウンターを1加算する

1008 RET 終了する