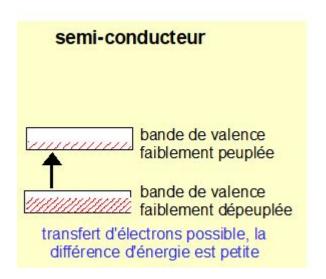
# Transistors et portes logiques

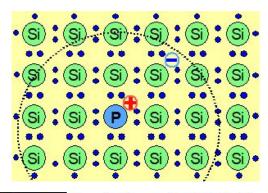
Principes et exemples

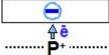
réalisé par HAFDI ZAKARYA

### Semi-conducteurs (dopés):



#### Type N





bande de conduction de Si

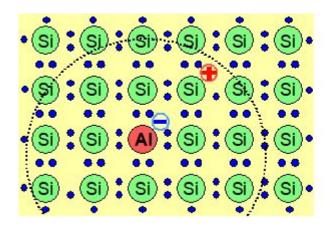
niveau énergétique du donneur phosphore

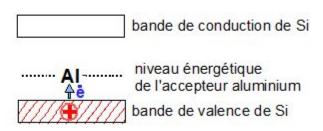


bande de valence de Si

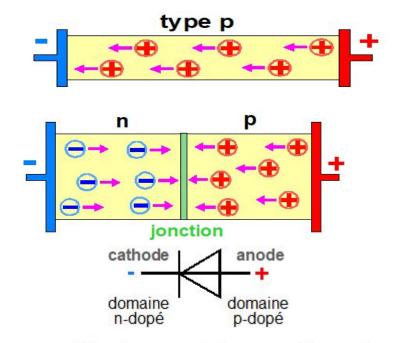
### Semi-conducteurs dopés:

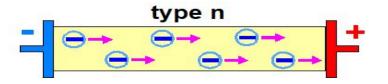
#### TYPE P





#### Les diodes

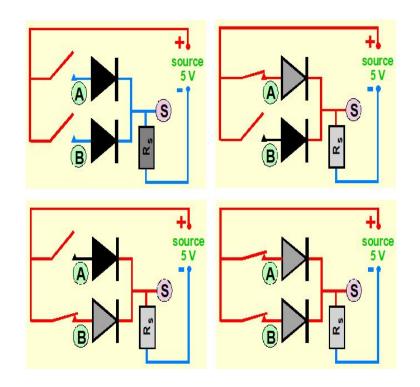




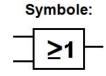
- laisse passer le courant dans un sens
- bloque le courant dans l'autre sens

électrons et trous migrent vers la jonction: le courant passe

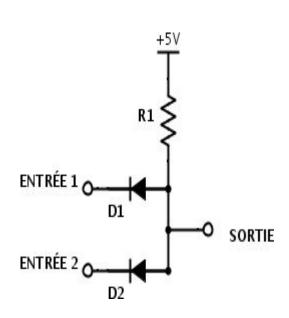
## La porte OU (or gate)



entr	entrées	
Α	В	S
0	0	0
1	0	1
0	1	1
1	1	1



### La porte et (and gate)

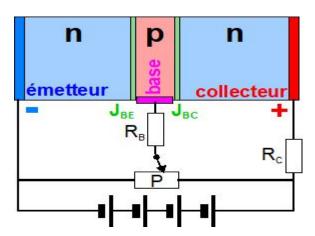


entrées		sortie
Α	В	S
0	0	0
1	0	0
0	1	0
1	1	1



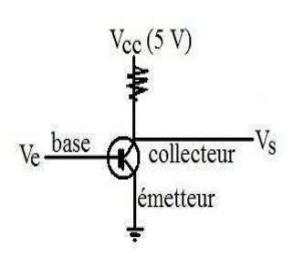
#### Le transistor

- Un transistor est un dispositif semi-conducteur à trois électrodes active
- Permet de contrôler un courant ou une tension sur l'électrode de sortie grâce à une électrode d'entrée



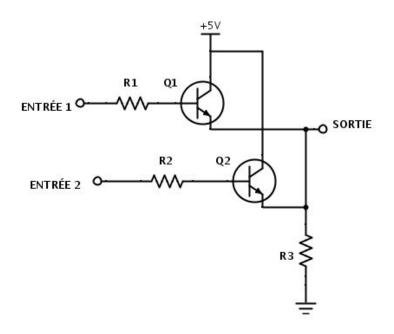
d'intensité plus forte par un courant d'intensité plus forte par un

### transistor inverseur



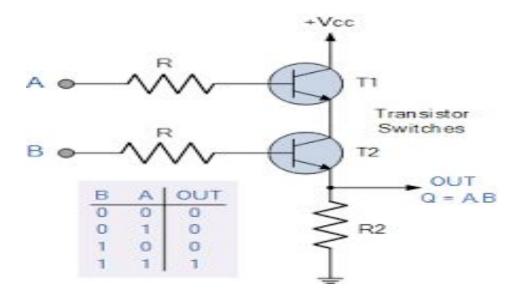
entrée	sortie
Α	S
0	1
1	0

# port 'ou' (Or gate)

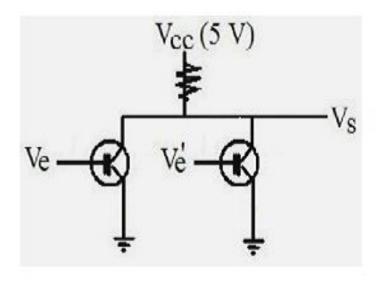


Entrée 1	Entrée 2	Sortie
0	0	0
1	0	1
0	1	1
1	1	1

# port et (And gate)

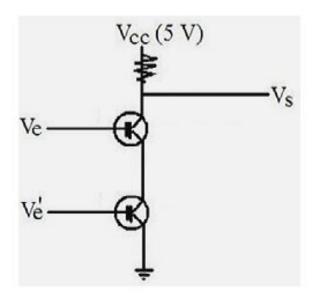


# NOR (not-or, non-ou)



enti	entrées	
Α	В	S
0	0	1
1	0	0
0	1	0
1	1	0

# NAND (not-and, non-et)



enti	entrées	
Α	В	S
0	0	1
1	0	1
0	1	1
1	1	0