



嵌入式软件架构与层次

- 嵌入式系统分为4层,硬件层、驱动层、系统层和应用层。
- 1、 **硬件层** 处理器,存储器、通用设备接口(例如通信模块)和I/0 接口、扩展设备接口以及电源等;
- 2、 驱动层包含硬件抽象层HAL、板级支持包BSP和设备驱动程序;
- 3、 系统层 RTOS、文件系统、GUI、网络系统及通用组件模块组成;
- 应用层 基于实时系统开发的应用程序组成。

嵌入式C语言编程规范

- 都有着明显的优势。
- ■嵌入式系统受其硬件成本、功耗、体积以及运行环境的限制,需非 常注重代码的时间和空间效率。目前,在嵌入式系统开发中C语言应 用得最广泛;
- ■C 语言具有很强的功能性和可移植性。但在嵌入式系统开发中,出 于对低价产品的需求,系统的计算能力和存储容量都非常有限,因此 如何利用好这些资源就显得十分重要。
- ■开发人员应注意嵌入式 C语言和标准 C 语言的区别,减少生成代码 长度,提高程序执行效率,在程序设计中对代码进行优化。
- ■优化永远是追求一种平衡,而不是走极端。

充分利用硬件

- ■对于嵌入式系统, C语言在开发速度, 软件可靠性及软件质量等方面 ■最大可能地利用各种硬件设备自身的特点来减小其运转开销;
 - ■减少中断次数 (例如通信BUF)
 - ■利用DMA传输方式。

5

Embedded OS Introduction





尽量避免使用标准库

- ■使用标准库可以加快开发进度,但由于标准库需要处理用户所有可能遇到的情况,所以很多标准库代码很大;
- ■很多标准库使用资源情况不清晰; (比如栈、执行时间和效率)

采用数学方法优化程序

- ■例如:求 1~100 的和m = 100*(100+1)/2; 数学公式. (a1 + an)*n/2;
- ■减少除法和取模的运算;
- ■<mark>位操作:</mark> 灵活的位操作可以有效地提高程序运行的效率。比如用位操作代替除法: 比如(128/8)转换成(128>>3):
- ■优化算法和数据结构对提高代码的效率有很大的帮助。<mark>有时候时间</mark> 效率和空间效率是对立的,此时应分析哪个更重要,做出适当折中。
- ■在进行优化的时候不要片面的追求紧凑的代码,因为紧凑的代码并 不能产生高效率的机器码。
- ■避免递归计算。
- ■代码优化可能影响程序可读性。

存储器分配

- ■嵌入式系统存储器容量有限,程序中所有的变量,包含的库函数以及堆栈等都使用有限的内存:全局变量在整个程序范围内都有效,程序执行完后才会释放;静态变量的作用范围也是整个程序,只有局部变量中的动态变量在函数执行完后会释放。
- ■全局变量和静态变量可直接寻址,速度快;动态变量一般间接寻址,速度慢。
- 。■提高内存使用效率在程序中应尽量使用局部变量;
- ■提高时间效率在程序中应尽量使用全局变量和静态变量;
- ■使用 malloc 函数申请内存之后一定要用 free 函数进行释放。
- ■充分利用结构体和联合类型。

■1、167.1.化可能影响在序可读性

16 17 18 18 15 Inc 8 2020

une 8, 2020 16 June 8, 2020





A I A A

通信

嵌入式软件可维护性

- ■一. 可理解性
- ■二. 可靠性
- ■三. 可测试性
- ■四. 可修改性
- ■五.可移植性
- ■六. 效率
- ■七. 可使用性

28

A JE A ST

输出