

一. 在 MIPS 五级流水线上执行下列代码，根据下列各种情况分别画出流水线处理示意图并给出处理所需的周期数。

label1: lw \$1,40(\$6)

add \$2,\$6,\$4

beq \$1,\$3,label2 ; 分支发生

sw \$2,20(\$4)

label2: beq \$2,\$4,label1 ; 分支不发生

add \$4,\$1,\$2

sw \$2,20(\$4)

1. 如果没有转发或冒险电路，通过插入 **nop** 指令以保证正确执行。

参考解答：软件办法

	Clk1	Clk2	Clk3	Clk4	Clk5	Clk6	Clk7	Clk8	Clk9	Clk10	Clk11	Clk12	Clk13	Clk14	Clk15	Clk16	Clk17	Clk18	Clk19
Lw \$1,40(\$6)	IF	ID	EX	MEM	WB														
Add \$2,\$6,\$4		IF	ID	EX	MEM	WB													
nop			IF	ID	EX	MEM	WB												
Beq \$1,\$3,label2				IF	ID	EX	MEM	WB											
Nop					IF	ID	EX	MEM	WB										
Nop						IF	ID	EX	MEM	WB									
nop							IF	ID	EX	MEM	WB								
Beq \$2,\$4,label1								IF	ID	EX	MEM	WB							
Nop									IF	ID	EX	MEM	WB						
Nop										IF	ID	EX	MEM	WB					
Nop											IF	ID	EX	MEM	WB				
Add \$4,\$1,\$2												IF	ID	EX	MEM	WB			
Nop													IF	ID	EX	MEM	WB		
Nop														IF	ID	EX	MEM	WB	
Sw \$2,20(\$4)															IF	ID	EX	MEM	WB

分析如下:

label1: lw \$1,40(\$6)

add \$2,\$6,\$4

nop ; lw 和 beq 之间存在数据冒险

beq \$1,\$3,label2 ; 分支发生

Nop ; 插入 3 条 Nop 指令以延迟分支 (无特别说明, 分支结果在分支指令的 MEM 级产生, 下同!)

Nop

nop

sw \$2,20(\$4)

label2: beq \$2,\$4,label1 ; 分支不发生

Nop ; 插入 3 条 Nop 指令以延迟分支

Nop

nop

add \$4,\$1,\$2

Nop ; sw 和 add 之间存在数据冒险

Nop

sw \$2,20(\$4)

## 2. 如果处理器中存在转发，没有采取措施解决分支预测。

参考解答：硬件办法

	Clk1	Clk2	Clk3	Clk4	Clk5	Clk6	Clk7	Clk8	Clk9	Clk10	Clk11	Clk12	Clk13	Clk14	Clk15	Clk16
Lw \$1,40(\$6)	IF	ID	EX	MEM	WB											
Add \$2,\$6,\$4		IF	ID	EX	MEM	WB										
Beq \$1,\$3,label2			IF	ID	EX	MEM	WB									
Beq \$2,\$4,label1							IF	ID	EX	MEM	WB					
Add \$4,\$1,\$2											IF	ID	EX	MEM	WB	
Sw \$2,\$20(\$4)												IF	ID	EX	MEM	WB

分析如下：

	Clk1	Clk2	Clk3	Clk4	Clk5	Clk6	Clk7	Clk8	Clk9	Clk10	Clk11	Clk12	Clk13	Clk14	Clk15	Clk16
Lw \$1,40(\$6)	IF	ID	EX	MEM	WB											
Add \$2,\$6,\$4		IF	ID	EX	MEM	WB										
Beq \$1,\$3,label2			IF	ID	EX	MEM	WB									
Beq \$1,\$3,label2 和之前的第 2 条指令 Lw \$1,40(\$6) 之间的数据冒险通过旁路解决； 为延迟分支，阻塞 3 个周期，结果分支发生																
sw \$2,\$20(\$4)				IF	⊙	⊙	⊙	⊙			stalled					
sw \$2,\$20(\$4)					IF	⊙	⊙	⊙	⊙							
sw \$2,\$20(\$4)						IF	⊙	⊙	⊙	⊙						
Beq \$2,\$4,label1							IF	ID	EX	MEM	WB					
为延迟分支，阻塞 3 个周期，结果分支不发生																
add \$4,\$1,\$2								IF	⊙	⊙	⊙	⊙			stalled	
add \$4,\$1,\$2									IF	⊙	⊙	⊙	⊙			
add \$4,\$1,\$2										IF	⊙	⊙	⊙	⊙		
Add \$4,\$1,\$2											IF	ID	EX	MEM	WB	
Sw \$2,\$20(\$4)												IF	ID	EX	MEM	WB
Sw \$2,\$20(\$4) 和之前的第 1 条指令 Add \$4,\$1,\$2 之间的数据冒险通过旁路解决																

**说明：** 将被阻塞的指令和被冲洗掉的指令挤压掉不要，就是参考解答（下同）！

**3. 在 2 的基础上又没有延迟时间槽而且在 EX 级执行分支。**

**参考解答：** 硬件办法

	Clk1	Clk2	Clk3	Clk4	Clk5	Clk6	Clk7	Clk8	Clk9	Clk10	Clk11	Clk12	Clk13	Clk14
Lw \$1,\$4(\$6)	IF	ID	EX	MEM	WB									
Add \$2,\$6,\$4		IF	ID	EX	MEM	WB								
Beq \$1,\$3,label2			IF	ID	EX	MEM	WB							
Beq \$2,\$4,label1						IF	ID	EX	MEM	WB				
Add \$4,\$1,\$2									IF	ID	EX	MEM	WB	
Sw \$2,\$20(\$4)										IF	ID	EX	MEM	WB

分析如下:

	Clk1	Clk2	Clk3	Clk4	Clk5	Clk6	Clk7	Clk8	Clk9	Clk10	Clk11	Clk12	Clk13	Clk14
Lw \$1,40(\$6)	IF	ID	EX	MEM	WB									
Add \$2,\$6,\$4		IF	ID	EX	MEM	WB								
Beq \$1,\$3,label2			IF	ID	EX	MEM	WB							
Beq \$1,\$3,label2 和之前的第 2 条指令 Lw \$1,40(\$6) 之间的数据冒险通过旁路解决; 为延迟分支, 阻塞 2 个周期, 结果分支发生														
sw \$2,20(\$4)				IF	⊙	⊙	⊙	⊙		stalled				
sw \$2,20(\$4)					IF	⊙	⊙	⊙	⊙					
Beq \$2,\$4,label1						IF	ID	EX	MEM	WB				
为延迟分支, 阻塞 2 个周期, 结果分支不发生														
add \$4,\$1,\$2							IF	⊙	⊙	⊙	⊙		stalled	
add \$4,\$1,\$2							IF	⊙	⊙	⊙	⊙			
Add \$4,\$1,\$2									IF	ID	EX	MEM	WB	
Sw \$2,20(\$4)										IF	ID	EX	MEM	WB

Sw \$2,20(\$4) 和之前的第 1 条指令 Add \$4,\$1,\$2 之间的数据冒险通过旁路解决

4. 在 2 的基础上但在 ID 级执行分支。

参考解答：硬件办法

	Clk1	Clk2	Clk3	Clk4	Clk5	Clk6	Clk7	Clk8	Clk9	Clk10	Clk11	Clk12	Clk13
Lw \$1,40(\$6)	IF	ID	EX	MEM	WB								
Add \$2,\$6,\$4		IF	ID	EX	MEM	WB							
Beq \$1,\$3,label2			IF	ID	ID	EX	MEM	WB					
Beq \$2,\$4,label1						IF	ID	EX	MEM	WB			
Add \$4,\$1,\$2							IF	ID	EX	MEM	WB		
Sw \$2,20(\$4)									IF	ID	EX	MEM	WB

分析如下:

	Clk1	Clk2	Clk3	Clk4	Clk5	Clk6	Clk7	Clk8	Clk9	Clk10	Clk11	Clk12	Clk13
Lw \$1,40(\$6)	IF	ID	EX	MEM	WB								
Add \$2,\$6,\$4		IF	ID	EX	MEM	WB							
Beq \$1,\$3,label2			IF	ID	ID	EX	MEM	WB					
Beq \$1,\$3,label2 和之前的第 2 条指令 Lw \$1,40(\$6) 之间的数据冒险通过旁路解决; 为延迟分支, 阻塞 1 个周期, 结果分支发生													
sw \$2,20(\$4)					IF	⊙	⊙	⊙	⊙	stalled			
Beq \$2,\$4,label1						IF	ID	EX	MEM	WB			
为延迟分支, 阻塞 1 个周期, 结果分支不发生													
add \$4,\$1,\$2							IF	⊙	⊙	⊙	⊙	stalled	
Add \$4,\$1,\$2								IF	ID	EX	MEM	WB	
Sw \$2,20(\$4)									IF	ID	EX	MEM	WB
Sw \$2,20(\$4) 和之前的第 1 条指令 Add \$4,\$1,\$2 之间的数据冒险通过旁路解决													



5. 在 4 的基础上使用了延迟时间槽，给定的代码中跟在分支之后的指令是该分支的延迟槽指令。

**参考解答：**硬件办法+软件办法

	Clk1	Clk2	Clk3	Clk4	Clk5	Clk6	Clk7	Clk8	Clk9	Clk10	Clk11	Clk12
Lw \$1,\$0(\$6)	IF	ID	EX	MEM	WB							
Add \$2,\$6,\$4		IF	ID	EX	MEM	WB						
Beq \$1,\$3,label2			IF	ID	ID	EX	MEM	WB				
Sw \$2,\$20(\$4)				IF	IF	ID	EX	MEM	WB			
Beq \$2,\$4,label1						IF	ID	EX	MEM	WB		
Add \$4,\$1,\$2							IF	ID	EX	MEM	WB	
Sw \$2,\$20(\$4)								IF	ID	EX	MEM	WB

分析如下：

label1: lw \$1,40(\$6)

add \$2,\$6,\$4

beq \$1,\$3,label2 ; 分支发生

sw \$2,20(\$4) ; 时间槽指令

label2: beq \$2,\$4,label1 ; 分支不发生

add \$4,\$1,\$2 ; 时间槽指令

sw \$2,20(\$4)

	Clk1	Clk2	Clk3	Clk4	Clk5	Clk6	Clk7	Clk8	Clk9	Clk10	Clk11	Clk12
Lw \$1,40(\$6)	IF	ID	EX	MEM	WB							
Add \$2,\$6,\$4		IF	ID	EX	MEM	WB						
Beq \$1,\$3,label2			IF	ID	ID	EX	MEM	WB				
Beq \$1,\$3,label2 和之前的第 2 条指令 Lw \$1,40(\$6) 之间的数据冒险通过旁路解决; 为延迟分支, 使用 1 条时间槽指令, 结果分支发生												
Sw \$2,20(\$4)				IF	IF	ID	EX	MEM	WB			
Sw \$2,20(\$4)和之前的第 2 条指令 Add \$2,\$6,\$4 之间的数据冒险通过旁路解决												
Beq \$2,\$4,label1						IF	ID	EX	MEM	WB		
为延迟分支, 使用 1 条时间槽指令, 结果分支不发生												
Add \$4,\$1,\$2							IF	ID	EX	MEM	WB	
Sw \$2,20(\$4)								IF	ID	EX	MEM	WB
Sw \$2,20(\$4) 和之前的第 1 条指令 Add \$4,\$1,\$2 之间的数据冒险通过旁路解决												

**注意:** 1) 时间槽指令是紧跟分支指令之后进入流水线而且必须正常执行的指令。

2) 如果时间槽指令与相邻的指令之间存在数据冒险, 则还必须按数据冒险的处理方式处理, 以消除相应的数据冒险。

3) 如果在 ID 级决定分支结果，并且使用了时间槽指令，则预测无意义！

二. 在 MIPS 五级流水线上执行下列代码：

```
Loop: lw  r1, 0(r1)
      and r1, r1, r2
      sw  r1, 0(r1)
      addi r2, r0, -1
      beq r2, r0, loop
```

1. 假设有完全旁路和预测分支总发生，画出循环一次执行的流水线图。

参考解答：

	Clk1	Clk2	Clk3	Clk4	Clk5	Clk6	Clk7	Clk8	Clk9	Clk10
Lw r1, 0(r1)	IF	ID	EX	MEM	WB					
And r1, r1, r2		IF	ID	ID	EX	MEM	WB			
Sw r1, 0(r1)			IF	IF	ID	EX	MEM	WB		
Addi r2, r0, -1					IF	ID	EX	MEM	WB	
Beq r2, r0, loop						IF	ID	EX	MEM	WB

分析如下:

	Clk1	Clk2	Clk3	Clk4	Clk5	Clk6	Clk7	Clk8	Clk9	Clk10
Lw r1, 0(r1)	IF	ID	EX	MEM	WB					
And r1, r1, r2		IF	ID	⊙	⊙	⊙	stalled			
And r1, r1, r2				ID	EX	MEM	WB			
And r1, r1, r2 和前面的 Lw r1, 0(r1)之间的数据冒险, 在 And 阻塞 1 个周期后利用旁路解决										
Sw r1, 0(r1)			IF	IF	ID	EX	MEM	WB		
Sw r1,0(r1)和前面的 And r1,r1,r2 之间的数据冒险通过旁路解决										
Addi r2, r0, -1					IF	ID	EX	MEM	WB	
Beq r2, r0, loop						IF	ID	EX	MEM	WB
Beq r2,r0,loop 和 Addi r2,r0,-1 之间的数据冒险通过旁路解决										

2. 假设只有 Mem/WB 流水线寄存器到 EX 阶段的旁路，预测分支总发生，画出循环一次执行的流水线图。

参考解答：

	Clk1	Clk2	Clk3	Clk4	Clk5	Clk6	Clk7	Clk8	Clk9	Clk10	Clk11	Clk12
Lw r1, 0(r1)	IF	ID	EX	MEM	WB							
And r1, r1, r2		IF	ID	ID	EX	MEM	WB					
Sw r1,0(r1)			IF	IF	ID	ID	EX	MEM	WB			
Addi r2, r0, -1					IF	IF	ID	EX	MEM	WB		
Beq r2, r0, loop							IF	ID	ID	EX	MEM	WB

分析如下:

	Clk1	Clk2	Clk3	Clk4	Clk5	Clk6	Clk7	Clk8	Clk9	Clk10	Clk11	Clk12
Lw r1, 0(r1)	IF	ID	EX	MEM	WB							
And r1, r1, r2		IF	ID	⊙	⊙	⊙	stalled					
And r1, r1, r2				ID	EX	MEM	WB					
And r1, r1, r2 和前面的 Lw r1, 0(r1)之间的数据冒险在 And 阻塞 1 个周期后利用旁路解决												
Sw r1,0(r1)			IF	IF	ID	⊙	⊙	⊙	stalled			
Sw r1,0(r1)						ID	EX	MEM	WB			
Sw r1, 0(r1)和前面的 And r1, r1, r2 之间的数据冒险在 sw 阻塞 1 个周期后通过旁路解决												
Addi r2, r0, -1					IF	IF	ID	EX	MEM	WB		
Beq r2, r0, loop							IF	ID	⊙	⊙	⊙	stalled
Beq r2, r0, loop									ID	EX	MEM	WB
Beq r2, r0, loop 和 Addi r2, r0, -1 之间的数据冒险在 beq 阻塞 1 个周期后通过旁路解决												

3. 假设有完美的分支预测和完全旁路，循环三次需要多少个时钟周期？

参考解答：4+3\*6=22

分析如下：前 4 个周期之后，每 6 个周期完成一次循环

	Clk1	Clk2	Clk3	Clk4	Clk5	Clk6	Clk7	Clk8	Clk9	Clk10
Lw r1, 0(r1)	IF	ID	EX	MEM	WB					
And r1, r1, r2		IF	ID	ID	EX	MEM	WB			
Sw r1, 0(r1)			IF	IF	ID	EX	MEM	WB		
Addi r2, r0, -1					IF	ID	EX	MEM	WB	
Beq r2, r0, loop						IF	ID	EX	MEM	WB



三. 假设一个五阶段流水线，具有完全的旁路，在 ID 阶段能够计算出跳转目标地址，在 EX 阶段判断是否要跳转，并且预测分支总是发生。画出下列代码的流水线执行示意图并指出需要多少个时钟周期。

```
lw r2, 0(r1)
```

```
label1: beq r2, r0, label2 //第一次不跳转，第二次跳转
```

```
lw r3, 0(r2)
```

```
beq r3, r0, label1 //跳转
```

```
add r1, r3, r4
```

```
label2: sw r1, 0(r2)
```

```
add r3, r1, r2
```

参考解答:

	Clk1	Clk2	Clk3	Clk4	Clk5	Clk6	Clk7	Clk8	Clk9	Clk10	Clk11	Clk12	Clk13	Clk14
Lw r2, 0(r1)	IF	ID	EX	MEM	WB									
Beq r2, r0, label2		IF	ID	ID	EX	MEM	WB							
Lw r3, 0(r2)						IF	ID	EX	MEM	WB				
Beq r3, r0, label1							IF	ID	ID	EX	MEM	WB		
Beq r2, r0, label2							IF	IF	ID	EX	MEM	WB		
Sw r1, 0(r2)										IF	ID	EX	MEM	WB

分析如下：

	Clk1	Clk2	Clk3	Clk4	Clk5	Clk6	Clk7	Clk8	Clk9	Clk10	Clk11	Clk12	Clk13	Clk14
Lw r2, 0(r1)	IF	ID	EX	MEM	WB									
Beq r2, r0, label2		IF	ID	⊙	⊙	⊙	stalled							
Beq r2, r0, label2				ID	EX	MEM	WB							
sw r1, 0(r2)			IF	IF	ID	⊙	⊙	⊙		flushed				
add r3, r1, r2					IF	⊙	⊙	⊙	⊙					
Beq 和前面的 Lw 之间存在数据冒险，Beq 需要阻塞 1 个周期；预测分支发生，结果预测失败，需要清除 sw 和 add														
Lw r3, 0(r2)						IF	ID	EX	MEM	WB				
Beq r3, r0, label1							IF	ID	⊙	⊙	⊙	stalled		
Beq r3, r0, label1									ID	EX	MEM	WB		
Beq r2, r0, label2								IF	IF	ID	EX	MEM	WB	
Beq 和前面的 Lw 之间存在数据冒险，Beq 需要阻塞 1 个周期；预测分支发生，结果预测成功														
Beq 预测分支发生，结果预测成功														
Sw r1, 0(r2)										IF	ID	EX	MEM	WB

四、假设下列 MIPS 代码在一个五级流水线、有完全旁路和预测分支总发生的处理器上运行，给定的代码中跟在分支之后的指令是该分支的延迟槽指令，分支的执行在 ID 级，画出流水线执行示意图，标出转发箭头，框出要阻塞的指令。

L2: Lw \$1, 40(\$6)  
beq \$1, \$2, L1; 分支不发生 1 次然后发生  
add \$1, \$6, \$4; 时间槽指令  
sw \$1, 16(\$2)  
L1: beq \$1, \$2, L2; 分支发生 1 次然后不发生  
lw \$4, 50(\$1); 时间槽指令  
sw \$4, 100(\$4)

参考解答:

clk	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22
<u>Lw</u> \$1, 40(\$6)	IF	ID	EX	MA	WB																	
<u>beq</u> \$1, \$2, L1		IF	ID	ID	ID	EX	MA	WB														
<u>add</u> \$1, \$6, \$4			IF	IF	IF	ID	EX	MA	WB													
<u>sw</u> \$1, 16(\$2)						IF	ID	EX	MA	WB												
<u>beq</u> \$1, \$2, L2							IF	ID	EX	MA	WB											
<u>lw</u> \$4, 50(\$1)								IF	ID	EX	MA	WB										
<u>Lw</u> \$1, 40(\$6)									IF	ID	EX	MA	WB									
<u>beq</u> \$1, \$2, L1										IF	ID	ID	ID	EX	MA	WB						
<u>add</u> \$1, \$6, \$4											IF	IF	IF	ID	EX	MA	WB					
<u>beq</u> \$1, \$2, L2														IF	ID	ID	EX	MA	WB			
<u>lw</u> \$4, 50(\$1)															IF	IF	ID	EX	MA	WB		
<u>sw</u> \$4, 100(\$4)																	IF	ID	ID	EX	MA	WB

分析如下：

clk	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22
Lw \$1, 40(\$6)	IF	ID	EX	MA	WB																	
beq \$1, \$2, L1		IF	ID	⊙	⊙	⊙																
beq \$1, \$2, L1				ID	⊙	⊙	⊙															
beq \$1, \$2, L1					ID	EX	MA	WB														
add \$1, \$6, \$4			IF	IF	IF	ID	EX	MA	WB													
sw \$1, 16(\$2)						IF	ID	EX	MA	WB												
beq \$1, \$2, L2							IF	ID	EX	MA	WB											
lw \$4, 50(\$1)								IF	ID	EX	MA	WB										
Lw \$1, 40(\$6)									IF	ID	EX	MA	WB									
beq \$1, \$2, L1										IF	ID	⊙	⊙	⊙								
beq \$1, \$2, L1												ID	⊙	⊙	⊙							
beq \$1, \$2, L1												ID	EX	MA	WB							
add \$1, \$6, \$4										IF	IF	IF	ID	EX	MA	WB						
beq \$1, \$2, L2													IF	ID	⊙	⊙	⊙					
beq \$1, \$2, L2															ID	EX	MA	WB				
lw \$4, 50(\$1)															IF	IF	ID	EX	MA	WB		
sw \$4, 100(\$4)																	IF	ID	⊙	⊙	⊙	
sw \$4, 100(\$4)																		ID	EX	MA	WB	

**说明：**此例中即使预测失败也不存在清除指令的问题！因为分支是否发生在 ID 级决定，同一周期时间槽指令进入流水线。下一周期是预测方向上的第一条指令，如果预测成功，继续沿着预测方向前进；如果预测失败，下一周期回到另一方向上的第一条指令。此时的预测失去意义！

五. 对 MIPS 系统下面的如下程序段，假设其在一个五级流水线(IF ID EX ME WB )、有完全转发和预测分支总发生的处理器上运行，假设没有延时时间槽而且分支在 ID 级判断和执行，画出此指令序列的流水线执行图（在图上用箭头指明指令间的转发和阻塞）。

L0: slt \$1,\$2,\$3

beq \$1,\$0,L1 ; 发生一次，然后未发生

lw \$10,4(\$10)

addi \$5,\$5,2

sub \$10,\$11,\$10

sw \$10,0(\$11)

beq \$0,\$0,end

L1: lw \$11,0(\$10)

add \$11,\$5,\$2

beq \$11,\$0,L0 ; 发生

end:



参考解答:

cycle	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20
Slt \$1,\$2,\$3	IF	ID	EX	MEM	WB															
Beq \$1,\$0,L1		IF	ID	ID	EX	MEM	WB													
Lw \$11,0(\$10)			IF	IF	ID	EX	MEM	WB												
Add \$11,\$5,\$2					IF	ID	EX	MEM	WB											
Beq \$11,\$0,L0						IF	ID	ID	EX	MEM	WB									
Slt \$1,\$2,\$3							IF	IF	ID	EX	MEM	WB								
Beq \$1,\$0,L1									IF	ID	ID	EX	MEM	WB						
Lw \$10,4(\$10)												IF	ID	EX	MEM	WB				
Addi \$5,\$5,2													IF	ID	EX	MEM	WB			
Sub \$10,\$11,\$10														IF	ID	EX	MEM	WB		
Sw \$10,0(\$11)															IF	ID	EX	MEM	WB	
Beq \$0,\$0,end																IF	ID	EX	MEM	WB

分析如下：

cycle	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20
Slt \$1,\$2,\$3	IF	ID	EX	MEM	WB															
Beq \$1,\$0,L1		IF	ID	⊙	⊙	⊙	stalled													
Beq \$1,\$0,L1				ID	EX	MEM	WB													
Lw \$11,0(\$10)			IF	IF	ID	EX	MEM	WB												
Add \$11,\$5,\$2					IF	ID	EX	MEM	WB											
Beq \$11,\$0,L0						IF	ID	⊙	⊙	⊙	stalled									
Beq \$11,\$0,L0								ID	EX	MEM	WB									
Slt \$1,\$2,\$3							IF	IF	ID	EX	MEM	WB								
Beq \$1,\$0,L1									IF	ID	⊙	⊙	⊙	stalled						
Beq \$1,\$0,L1											ID	EX	MEM	WB						
lw \$11, 0(\$10)											IF	⊙	⊙	⊙	⊙	预测失败而 flushed				
Lw \$10,4(\$10)												IF	ID	EX	MEM	WB				
Addi \$5,\$5,2													IF	ID	EX	MEM	WB			
Sub \$10,\$11,\$10														IF	ID	EX	MEM	WB		
Sw \$10,0(\$11)															IF	ID	EX	MEM	WB	
Beq \$0,\$0,end																IF	ID	EX	MEM	WB