作业1：第二章 微处理器

1、8086：220B（1MB），64KB的I/O端口，16根外部总线

8088：220B（1MB），64KB的I/O端口，8根外部总线

13、包含8086CPU、存储器、I/O接口芯片、8位地址锁存器74LS373、8位双向数据总线缓冲器74LS245和时钟产生器8284A

锁存器：8086和存储器、IO接口芯片一起使用，多路复用总线信号必须分离

缓冲器：任何一个总线引脚上的负载超过10h时，整个系统必须经过缓冲器驱动后才可以传送数据

时钟产生器：用来产生时钟信号

18、T1：由M/IO信号判断从存储器还是IO端口读取数据，并读出数据，使DT/R信号变低。

T2：总线上传送状态信息，后半周期读信号和数据允许信号变低

T3：上升沿采样READY信号，读取数据

T4：数据和状态信号维持一段时间。后半周期数据从数据总线移除，状态和控制无效，DEN无效，禁止收发数据。

21、3种工作模式：实模式、保护模式、虚拟8086模式。

实模式特点：相当于快速的8086，只有1MB内存寻址能力且只有低20位地址有效。只支持单任务模式。只能在优先级0工作。

保护模式：采用分段和分页内存管理技术，4GB内存空间，可以使用虚拟存储器。支持多任务工作方式。可以使用0~3优先级。