作业2：

15题：

全译码方式：要求将除芯片片内地址（11位：A10--A0）以外的所有高位地址信号（9位：A19--A11）都参与译码，连接图略。

共需要8个芯片；将地址线A10--A0直接连到芯片上；（实际）将2位地址线A12-A11作为地址译码器输入，产生4个片选信号。

图略。

18题：

地址分析如下： 32KB存储器地址范围是：18000H--18000H+32K，即18000H--1FFFFH。格式如下：

A19A18 : A17A16: A15A14A13: A12--A0

\*\* ：01 ：100 ： 0000000000000~1111111111111

（第一片芯片8KB地址范围：18000H--19FFFH）

\*\* ：01 ：101 ： 0000000000000~1111111111111

（第二片芯片8KB地址范围：1A000H--1BFFFH）

\*\* ：01 ：110 ： 0000000000000~1111111111111

（第三片芯片8KB地址范围：1C000H--1DFFFH）

\*\* ：01 ：111 ： 0000000000000~1111111111111

（第四片芯片8KB地址范围：1E000H--1FFFFH）

A17-A16取值固定：01，在译码器控制端体现出来；

A15-A13作为译码输入端C、B、A，译码输出端Y4接第一片芯片，Y5接第二片芯片，Y6接第三片芯片，Y7接第四片芯片。

连接图略。

补充题：

要点：（1）A15A14A13接译码器的C、B、A，A17A16与A19A18类似接法，接到G2B端；A12--A1直接对应接到所有ROM的A11--A0；A13--A1直接对应接到所有RAM的A12--A0；

（2）A15A14A13译码，译码器输出：

\* 0 0 --》Y0：（选上面两片ROM，4K字）

\* 0 1 --》Y1：（选下面两片ROM，4K字）

\* 1 0 --》Y2：

\* 1 1 --》Y3：（Y2Y3选两片RAM，8K字）

（3）奇偶体选择：

Y0与BHE、A0组合分别接到上面两片ROM的CE，区分上部ROM奇、偶体；

Y1与BHE、A0组合分别接到下面两片ROM的CE，区分下部ROM奇、偶体；

Y2与Y3经过与门，接到两片RAM的CE1端；BHE、A0分别接下面两片RAM的CE2端，区分RAM奇、偶体。

//需满足以上要求，图略。

（4）地址分析：格式A19A18--A17A16--A15A14A13--A12~A0：

ROM1： 始址 00--00--000--0000000000000： 00000H

终址00--00--000--1111111111111： 01FFFH （ROM1：4K字，8KB）

ROM2： 始址 00--00--001--0000000000000： 02000H

终址00--00--001--1111111111111： 03FFFH （ROM2：4K字，8KB）

RAM： 始址 00--00--010--0000000000000： 04000H

终址00--00--011--1111111111111： 07FFFH （RAM：8K字，16KB）

图略。