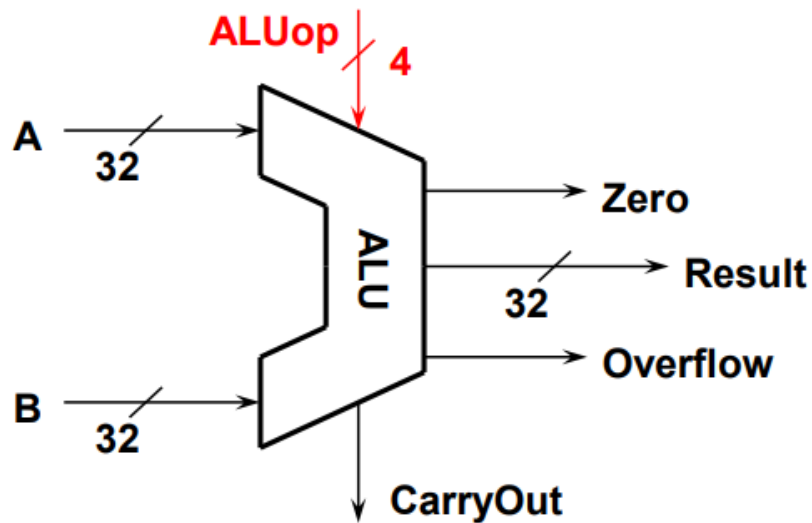


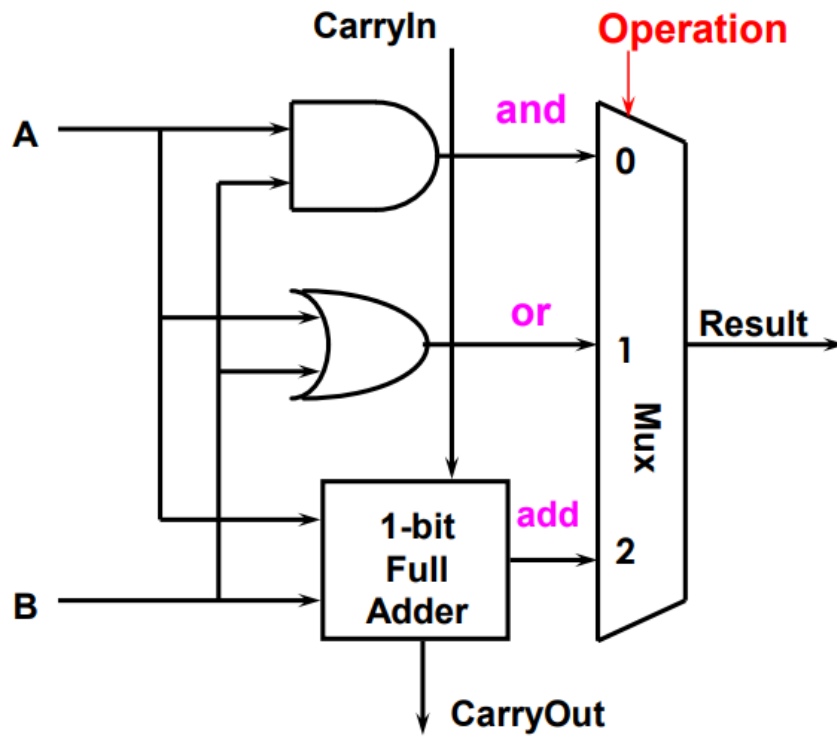
# 1. 算术逻辑单元(ALU)

## 1.1 一个32位ALU的简单模型



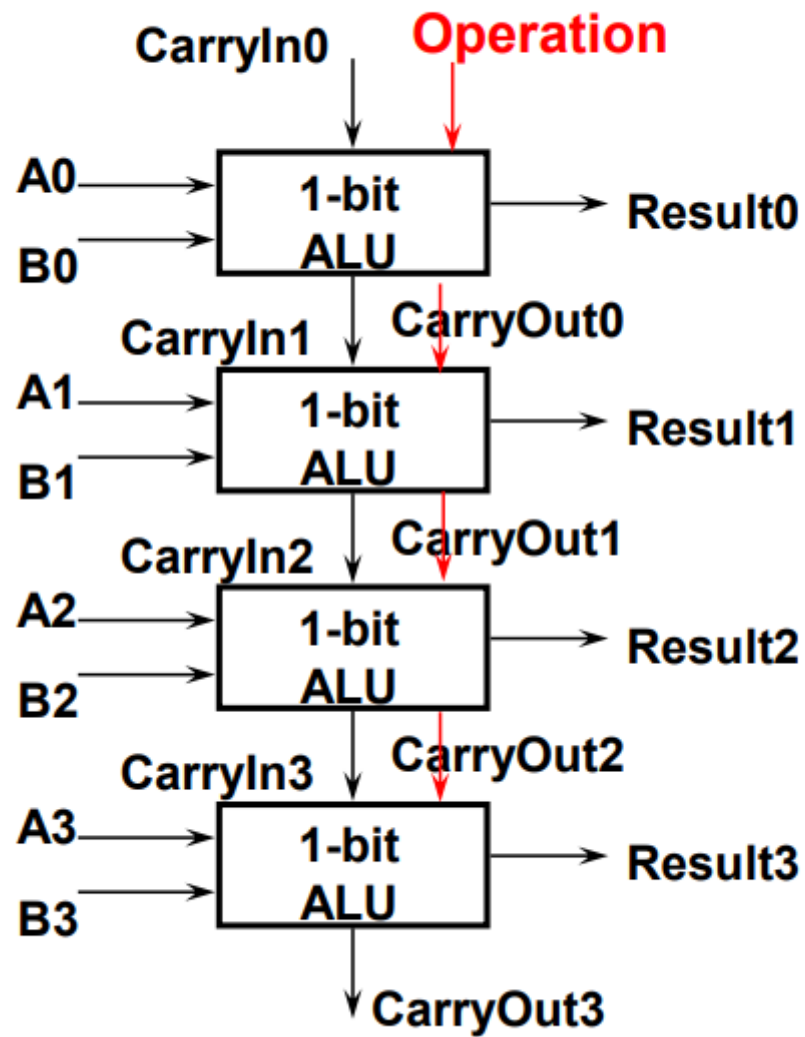
ALU Control(ALUop)	Function
0000	and
0001	or
0010	add
0110	subtract
0111	set on less than ( < )
1100	nor

## 2. 加法操作



一个1bit的ALU，通过全加器来实现加法。

## 4-bit ALU

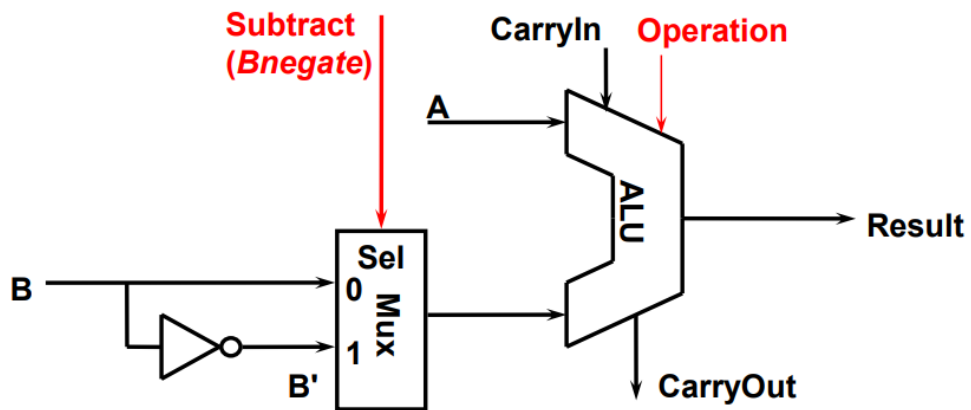


### 超前进位加法

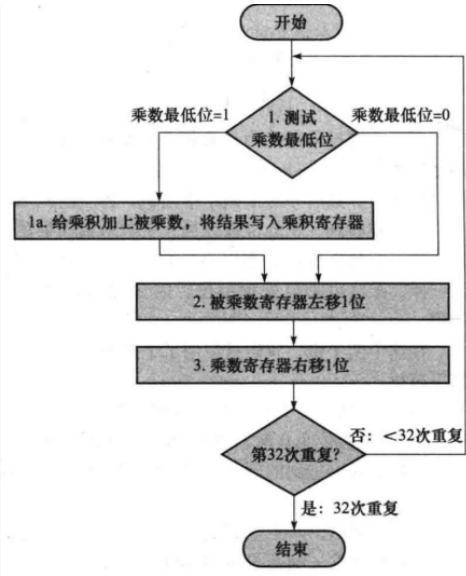
通过一定的操作，我们可以提前取得加法的进位部分，进而将串行加法器，变成块间串行，块内并行。

### 3. 减法操作

减法的本质是加法，通过公式 $-x = \bar{x} + 1$ 来实现。

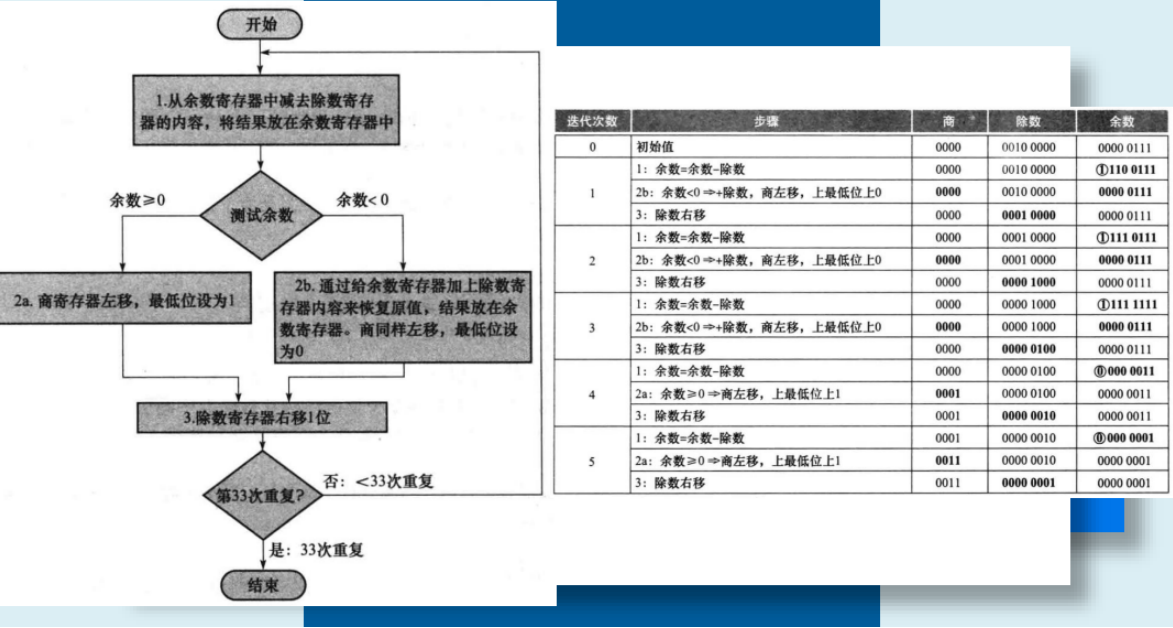


# 4. 乘法操作



迭代次数	步骤	乘数	被乘数	乘积
0	初始值	001①	0000 0010	0000 0000
	1a: 1⇒乘积=乘积+被乘数	0011	0000 0010	<b>0000 0010</b>
1	2: 左移被乘数	0011	<b>0000 0100</b>	0000 0010
	3: 右移乘数	<b>000①</b>	0000 0100	0000 0010
	1a: 1⇒乘积=乘积+被乘数	0001	0000 0100	<b>0000 0110</b>
2	2: 左移被乘数	0001	<b>0000 1000</b>	0000 0110
	3: 右移乘数	<b>000①</b>	0000 1000	0000 0110
	1a: 1⇒乘积=乘积+被乘数	0000	0000 1000	<b>0000 1110</b>
3	2: 左移被乘数	0000	<b>0001 0000</b>	0000 1110
	3: 右移乘数	<b>000①</b>	0001 0000	0000 1110
	1a: 1⇒乘积=乘积+被乘数	0000	0001 0000	<b>0001 1110</b>
4	2: 左移被乘数	0000	<b>0010 0000</b>	0001 1110
	3: 右移乘数	<b>0000</b>	0010 0000	0001 1110
	1a: 1⇒乘积=乘积+被乘数	0000	0010 0000	<b>0011 1110</b>

# 5. 除法操作



# Q&A and Potpourri and Summary

---