该生在攻读硕士期间，学习成绩优秀，理论基础扎实，积极参与科研项目，动手实践能力强，具备创新精神，在科研工作中取得了较好的成绩。

硕士学位论文中设计了一种基于线程重组的微架构方案以保护访存不规则程序中的Warp间数据局部性。该线程重组方案包含两项技术措施：（1）在Warp间交换线程以避免Warp间的缓存竞争、保护数据局部性；（2）对访存流进行细粒度调整，以降低访存延时并提升访存不规则程序性能。论文中阐述了实现上述技术措施所需的GPU微架构修改，分析了微架构实现的主要开销，并讨论了减少开销的具体措施。此外，论文结合线程重组和一项Warp内数据局部性保护技术MRPB，设计了兼顾Warp间和Warp内数据局部性的综合方案。该微架构方案根据程序特征分别采用线程重组和MRPB技术保护不同类型的数据局部性。论文在仿真平台GPGPU-Sim上分别实现了线程重组方案和综合方案，并使用测试集PolyBench对两者进行了验证。实验结果显示，与基准架构相比，线程重组方案使得一级缓存缺失平均减少28.2%，IPC平均提升44.9%。这表明，线程重组方案可以有效保护数据局部性，提升访存不规则程序性能。此外，综合方案使得一级缓存缺失平均减少34.9%，IPC平均提升63.2%，这表明综合方案在线程重组方案基础上进一步保护了数据局部性、提升了程序性能。

论文选题反映了通用计算图形处理器领域的前沿研究趋势，具有理论意义和实用价值。论文材料组织充分，文笔表达流畅，逻辑性强，理论表述准确，仿真验证结果符合预期。论文表明该生已掌握了本学科相关的基础理论知识和系统的专业知识，具有从事科学研究工作或担负专门技术工作的能力。

硕士学位论文设计的线程重组方案仅针对访存不规则问题，未考虑控制流不规则问题。GPGPU程序中可能同时存在访存不规则性和控制流不规则性。因此，后续研究可以考虑实现同时解决两种不规则问题的综合方案，以进一步提升不规则程序的性能。