

## Задание для курсового проекта

Предлагается список команд, для которых по рассмотренному выше плану разрабатываются – структурные и функциональные схемы и микропрограммы выполнения команд, программа моделирования и кодирования на языке Си. В отчете приводится описание работы ЭВМ при выполнении команд задания.

### Варианты заданий

1	add a,{ri,#d}	rlc a	push ad	ajmp ad11
2	add a,{@rj,ad}	rrc a	pop ad	sjmp rel
3	subb a,{ri,ad}	rl a	xch a,{@rj,ad}	jmp @a+dptr
4	subb a,{@rj,#d}	rr a	xch a,{ri,ad}	acall ad11;ret
5	inc {ri,ad,dptr}	cpl a	xchd a,@rj	lcall ad16
6	inc {@rj,a,ad}	clr {c,bit}	swap a	ajmp ad11
7	dec {ri,@rj,ad}	anl c,{bit,/bit}	mov a,{ri,#d}	jz rel
8	dec {@rj,a}	orl c, {bit,/bit}	mov a,{@rj,ad}	jb bit,rel
9	anl a,{ri,#d}	setb {c,bit}	mov {ri,@rj},a	jnb bit,rel
10	anl a,{@rj,ad}	anl c,{bit,/bit}	mov {ri,@rj},ad	djnz ri,rel
11	anl ad,{a,#d}	rrc a	mov ad,{ri,#d,a}	djnz ad,rel
12	orl a,{ri,#d}	da a	mov ad,{@rj,ad}	cjne ri,#d,rel
13	orl a,{@rj,ad}	da a	mov {ri,@rj},#d	cjne @rj,#d,rel
14	orl ad,{a,#d}	clr {c,bit}	mov dptr,#d16	ret;acall ad11
15	xrl a,{ri,#d}	anl c,{bit,/bit}	movc a,@a+dptr	sjmp rel
16	xrl a,{@rj,ad}	orl c, {bit,/bit}	movc a,@a+pc	jmp@a+dptr
17	xrl ad,{a,#d}	setb {c,bit}	movx a,@rj,	acall ad11;ret
18	mul ab	anl c,{bit,/bit}	movx @rj,,a	jc rel
19	div ab	orl c, {bit,/bit}	movx a,@dptr	jz rel
20	add a,{@rj,ad}	anl c,{bit,/bit}	movx @dptr,a	jb bit,rel
21	add a,{ri,#d}	anl c,{bit,/bit}	push ad	jmp @a,rel
22	subb a,{ri,ad}	rlc a	pop ad	cjne @rj,#d,rel
23	subb a,{@rj,#d}	rl a	xch a,{@rj,ad}	cjne ri,#d,rel
24	mul ab	clr {c,bit}	xch a,{ri,ad}	djnz ad,rel
26	dec {ri,@rj,ad}	mov c,bit	movc a,@a+pc	jnb bit,rel
27	xrl a,{ri,#d}	mov bit,c	movx a,@dptr	lcall ad16;ret
28	inc {@rj,a,ad}	anl c,{bit,/bit}	movx @dptr,a	ljmp ad16

Все задания также включают общие команды Ljmp d16 и reti.