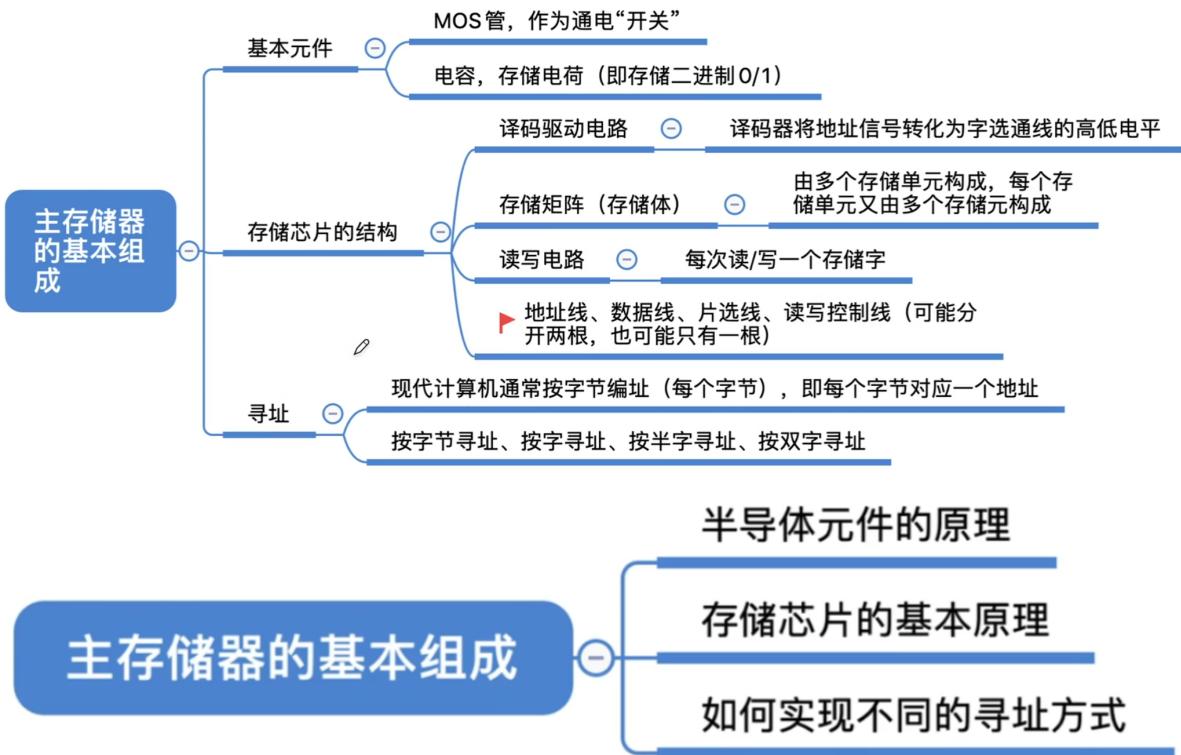


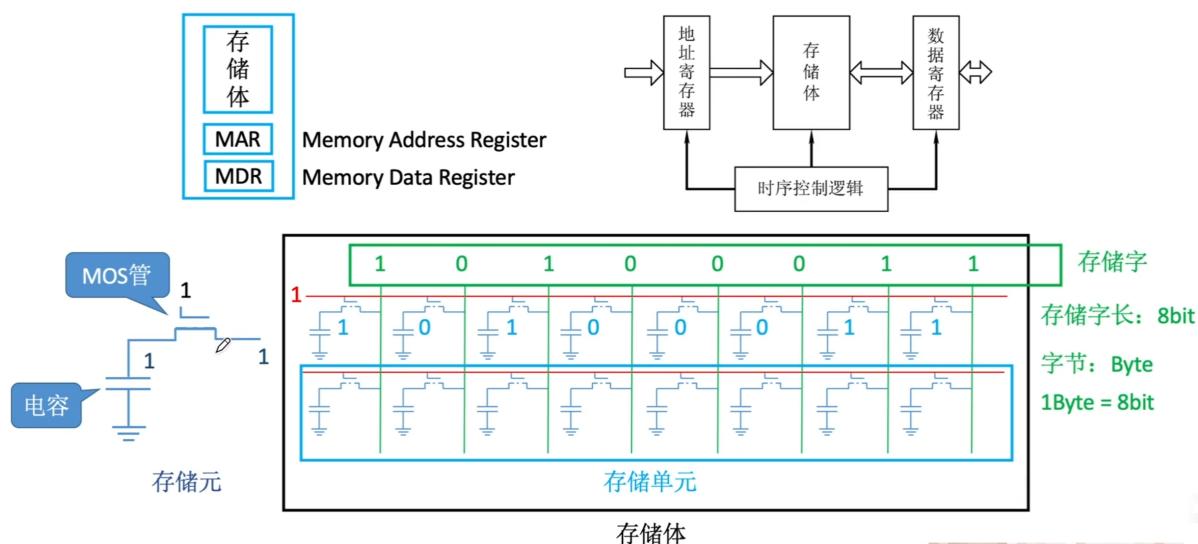
# 主存储器的基本组成



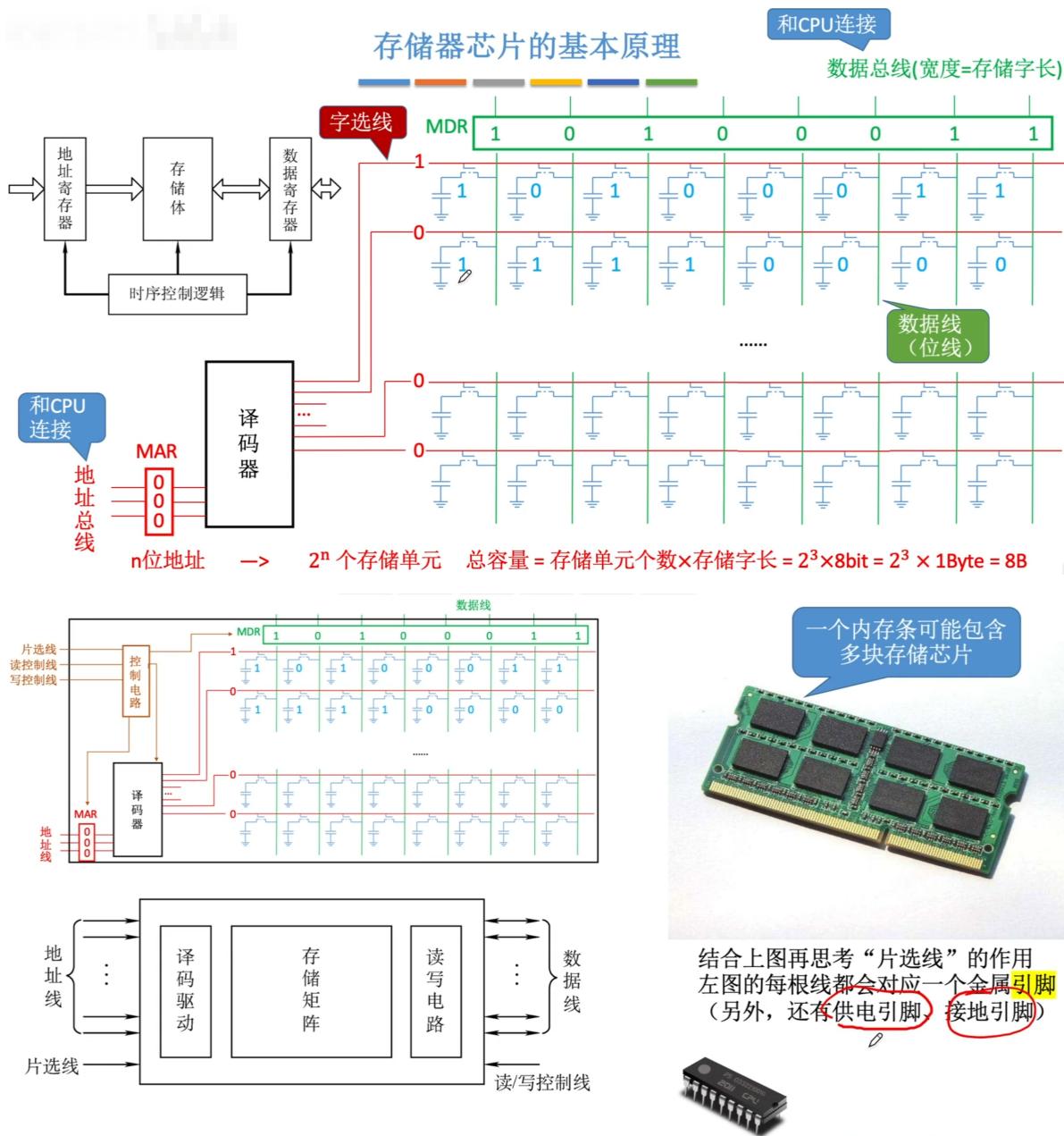
## 基本的半导体元件及原理

注: MOS管可理解为一种电控开关, 输入电压达到某个阈值时, MOS管就可以接通

### 基本的半导体元件及原理



# 存储器芯片的基本原理



$n$ 位地址  $\rightarrow 2^n$  个存储单元

总容量 = 存储单元个数  $\times$  存储字长

$$= 2^3 \times 8\text{bit} = 2^3 \times 1\text{Byte} = 8\text{B}$$

8  $\times$  8位的存储芯片

常见的描述：8K  $\times$  8位，即 $2^{13} \times 8\text{bit}$

8K  $\times$  1位，即 $2^{13} \times 1\text{bit}$

64K  $\times$  16位，即 $2^{16} \times 16\text{bit}$

## 寻址

