

嘉宾介绍：

内容简介：

回顾编译器与编程语言的**演进历程**

分析AIOT时代编译器与编程语言面临的**众多挑战**

展望软件与硬件之间接口的指令集架构的**技术趋势及方向**

分享嘉宾：



曾建江

华为编译器软硬件协同设计首席架构师

德国亚琛工业大学博士

上海交通大学1995级校友

主导设计华为自研指令集

擅长开发仿真器、编译器等嵌入式处理器相关工具

主要研究领域为嵌入式处理器的指令定制及多核处理器的软件开发



具体内容：

一、Java

二、

三、产品案例

1. Java 虚拟机 动态语言

2. C/Python:

编程语言和编译器的设计和实现所关注的问题

