

Bài Tập Chương 3

Bài 1: Kích thước khung bộ nhớ là 4096 bytes. Hãy chuyển địa chỉ logic 8207, 4300 sang địa chỉ vật lý biết rằng bảng trang như sau:

Số trang	Số khung
0	13
1	15
2	10
3	3
4	22
5	7

Bài 4: Bộ nhớ có kích thước 1MB. Sử dụng phương pháp kề cận (buddy system) để cấp phát cho các tiến trình lần lượt với kích thước như sau: A: 112KB, B: 200KB, C: 150KB, D: 50KB

Bài 2: Không gian địa chỉ logic của tiến trình gồm 17 trang, mỗi trang có kích thước 2048B được ánh xạ vào bộ nhớ vật lý có 27 khung

- Để biểu diễn địa chỉ logic cần tối thiểu bao nhiêu bit
- Để biểu diễn địa chỉ vật lý cần bao nhiêu bit

Bài 3: Bộ nhớ vật lý có 3 khung. Thứ tự truy cập các trang là 1, 2, 3, 4, 2, 1, 5, 6, 2, 1, 2, 3, 7, 6, 3, 2, 1, 2, 3, 6. Vẽ sơ đồ cấp phát bộ nhớ và Có bao nhiêu sự kiện thiếu trang xảy ra nếu sử dụng:

- Thuật toán tối ưu
- FIFO
- LRU
- Đồng hồ