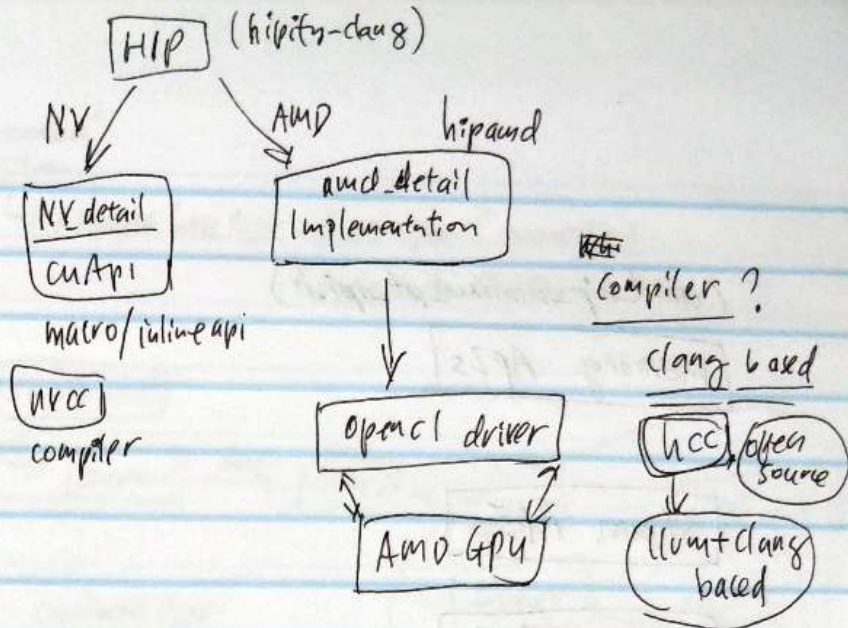


HIP

- device Context management
- memory management (Host Device)
- Kernel Execution/launch.



Command Queue

buffer (memory)

Kernel



map $\text{void}^* \Rightarrow \text{amd::Memory}^*$
amd::Monitor

(mutex)

runtime/thread
runtime/platform.
runtime/os
runtime/utis

Allstatic .ctor → 不能调用
.dctor → 不能调用

EmbeddedObject → new delete 不能调用

StackObject → new delete 不能调用

MemoryPoolObject → new delete 不能调用

HeapObject → 提出来 new/delete

ReferenceCountedObject

→ new/delete
→ refcnt...

(amd_hip_runtime_pt_api.h)

Memory APIs

Stream APIs

event APIs

Launch APIs

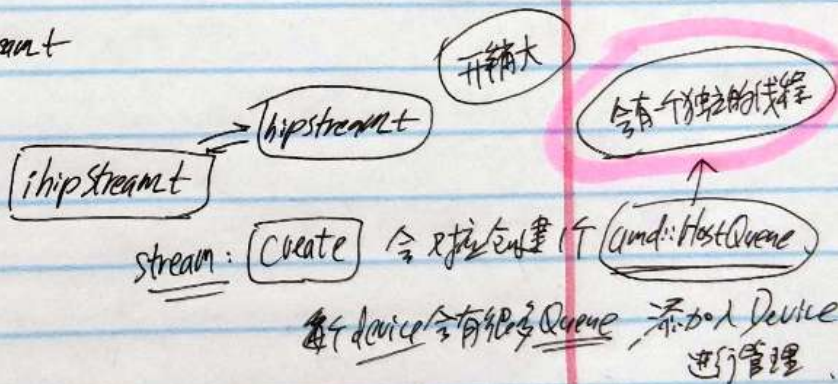
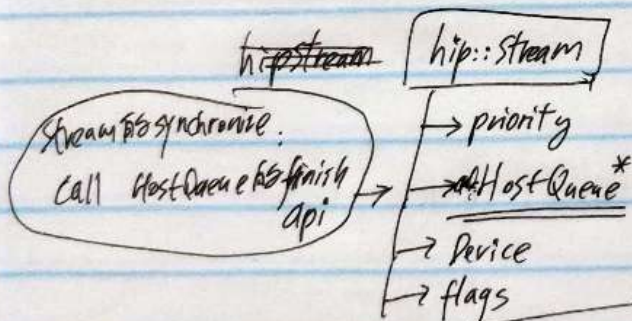
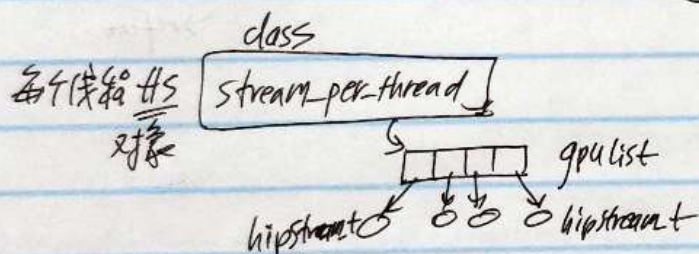
stream \Rightarrow $\text{hipStream}_t \xrightarrow{\text{typedef}} \text{hipstream}_t$

stream = null 在 per-thread default stream 情况下, 会被编译器选择不同的 overload 函数

在函数中, 判断 $== \text{null} \Rightarrow \text{getPerThreadDefaultStream}$

(指针): $\varnothing \rightarrow 2 \Rightarrow \text{hipStreamPerThread}$

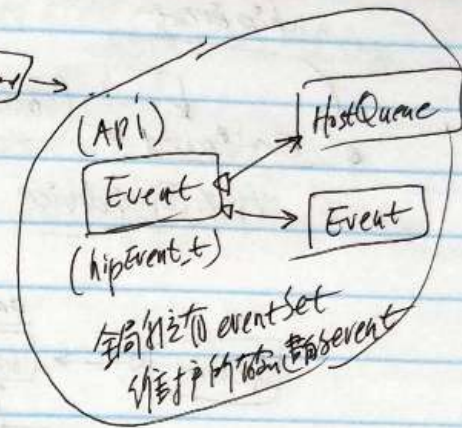
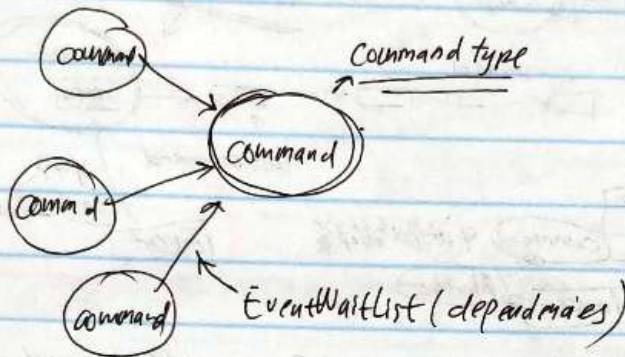
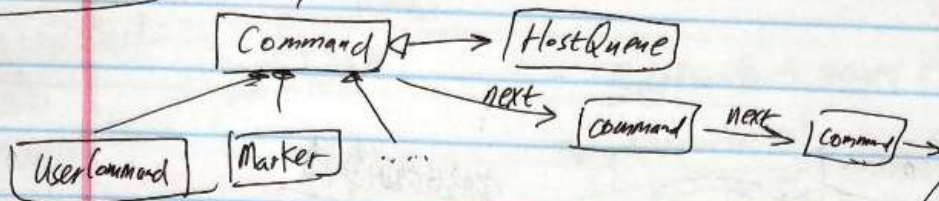
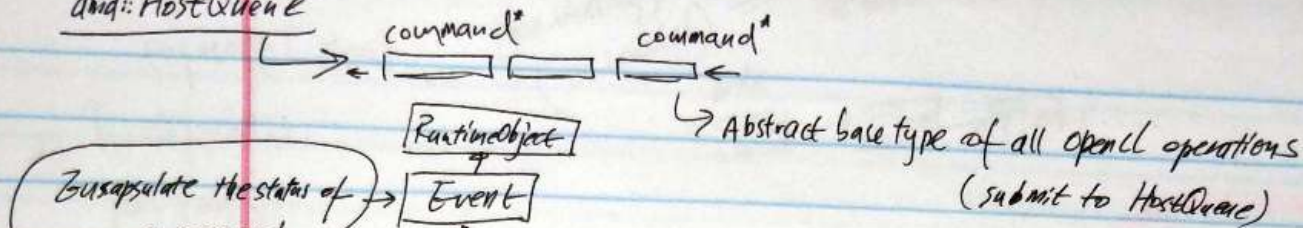
\rightarrow 指向变量为 hip::tts.StreamPerThread



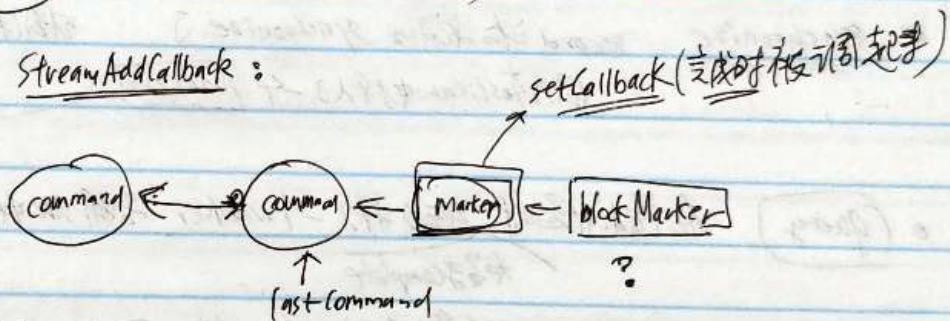
底层全局含有一个 StreamSet (保存指针). 保存所有 device 的所有 streams
(创建在所有 streams)

hipstream Query

and: HostQueue* 获取 HostQueue



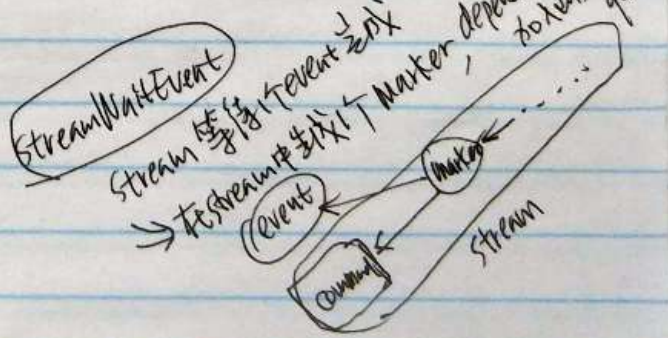
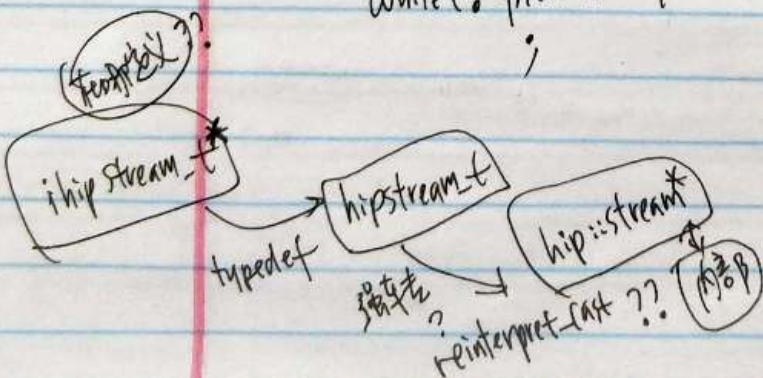
StreamAddCallback:



Event 维护 callback list

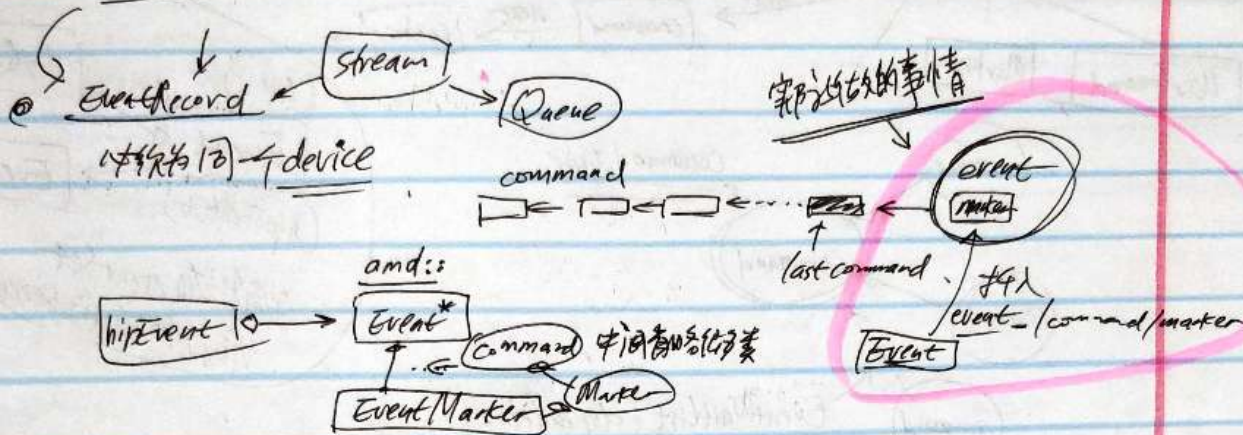
atomic 类型:

AddCallback: 首先创建一个 callbackEntry*, 并调用其 callback function / user data.
 entry->next = freelist; (head)
 while(! freelist.compare_exchange_weak(entry->next, entry))
 ;



hipIpcEvent

hipEvent



• synchronize

record it to 我们 synchronize 了.

因为在 stream 中插入了一个 marker

调用 event → await completion.

↓ condition variable wait (monitor) (mutex) to be status 变成 'complete'.

• Query

在请求标志时, 手动插入一个 marker, 告诉 queue 有人在等, 标志 complete

多次请求, 不再插入, 用 atomic_flag (!test_and_set)

hipEvent 中的数据成为 event, 就是在这个时候创建.

Concurrent Linked Queue

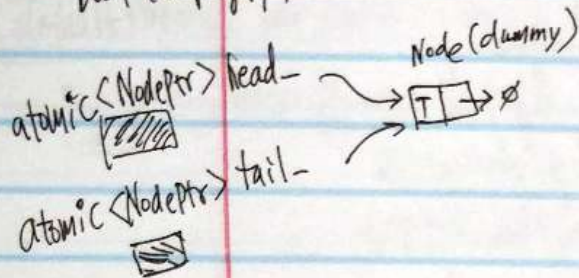
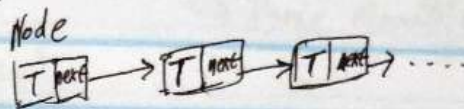
基于一篇文章 lockfree
(non-blocking)
(un-bounded)

boost lockfree
也有类似的数据结构

enqueue(T elem)

T dequeue();

bool empty();

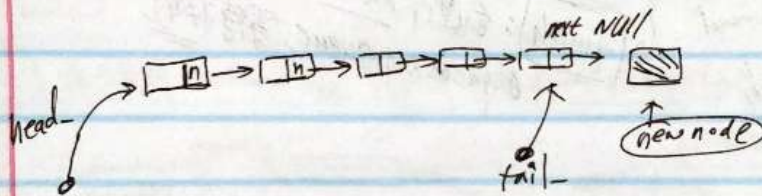


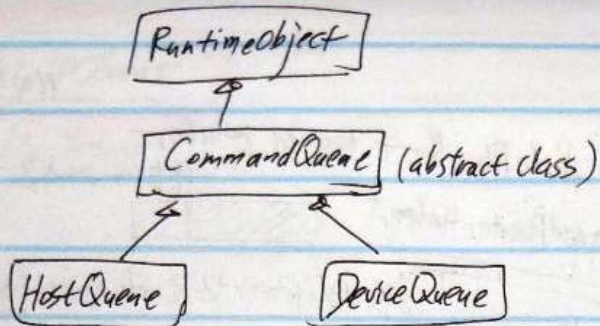
N=5

NodePtr 是一个 tagged pointer
低5位是 tag 高20位是 data

TaggedPointerHelper*
分低5位是 tag 高20位是 data

$2^5 - 1 = \text{mask}$
根据 mask 可以快速得到
原始指针和 tag





ConcurrentLinkedQueue
← CommandQueue

在 Thread Host Thread
在运行 run 执行 command

Flush() 函数 thread run

(stream
synchronize
finish): 创建一个 marker / command
enqueue in queue, 等待执行

Thread: pthread_create ← Thread::entry (Thread* thread)

→ 设置 sigmask

→ 调用 thread → main

→ (通知调用线程子线程已启动)

→ (准备一些参数) 调用

→ 调用 ~~run~~ 等待线程组合发送信号 (start API 会向线程通知)

→ run 调用 (虚函数)

start 会传入一些参数

(后期准备好)

run (void*) 接受参数

HostQueue::Thread
在 run 的 ~~block~~ 状态中

会创建 virtual Device

→ 调用 queue → loop (virtual Device)

HostQueue

→ 不断从 queue 中 dequeue 一个 command,
然后调用 command → submit (virtual Device)

(接口)

(库函数)

virtual Device submit Kernel (*kernelcmd);

hipDeviceSynchronize

→ null stream queue finish

→ syncNonBlocking streams. ^{等待所有 default stream 结束} (不是所有 device)

hipDeviceReset

→ destroyAllStreams (current device)

→ Purge MemObj map (host pinned memory, device memory)

NULL default stream

per device. (legacy stream)

Device class 有一个 stream + 一个对象 代表 NULL stream.

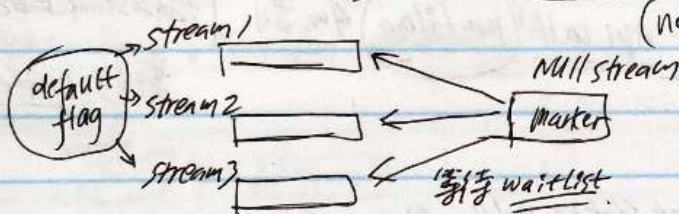
underlying HostQueue 是 NULL

如字我们 的 per-thread default stream.

在 API, renamed-function, 今天改成 2, 作为 per-thread default stream.

per-thread default stream ⇒ 是一个 flag = default stream, 不是 non-blocking 的 flag.

Legacy stream 在 API command 中, 今天 sync 其它 active stream (default stream only) (non-blocking 不受影响) (1/3 device)



hipDevice 每个 device 都有一个 Memory Pool default 在 create 时创建, 也有一个 memory pool 列表

• list of HostQueue*

• Device Id

• amd::Context* context; (shared by all devices)

→ devices list (amd::Device* 底层类)

hipDevice ⇌ amdDevice

hipStream + ⇌ amd::HostQueue
(stream)

Stream / HostQueue 在销毁时都没有强制同步.

hipGetLastError

- 返回的是 HS 中的 last error
不是 gpu device 上的 last error
(与 cuda 不符)??
- 拿到后 重置 为 success

每个 hipApi 在刚开始都会 check hip runtime 是否 init
(public)

hip_prof_api

HIP-INIT-API-INTERNAL

↳ HIP-INIT

↳ trace api call (profiling) 需要

(提供 stack 上的 object ctor/dtor
类似于 profiling time 做事情)

amd hip 用了一个技巧 针对所有的 public stream, event, ...

在 runtime.h: typedef struct hipstream_t * hipstream_t;

但是找不到 struct hipstream_t 的定义 这里 hipstream_t 只是一个 指针
甚至可以简单的定义为 void*

但是在实现时, 用另一个 struct 来模拟 hipstream_t 的能力
struct mystream {

};

*t ← reinterpret_cast<hipstream_t>(new mystream);

[api] 传入的 hipstream_t (其实为一个指针, 指向一个不存在的结构体)

api 处理时都将基址转为 <mystream*>(t);
mystream* s ← reinterpret_cast
再对 s 进行操作。

Memory pool 面向 stream 的 memory pool (全局 lock)

amd::Memory

device::Memory

- Heap busy
- Heap free
- AllocateMemory \Rightarrow 返回 virtual memory ^{address} pointer
- FreeMemory \Rightarrow 输入 amd::Memory* (+ stream*)

Heap 管理 $\text{unordered_map}(\text{amd::Memory}^*, \text{MemoryTimestamp})$

- API FreeMemory
- 从 busy Heap 找 amd::Memory* (map查找), 删除, 返回 MemoryTimestamp
 - 创建一个 event / marker, associate with memoryTimestamp ??
 - 将 memory 加入 free heap 进行 track (+ timestamp)

memoryTimestamp 是个什么数??
维护 event 和 memory object 对应的 stream

当 memory 分配时 Heap 令 track/record amd::Memory* $\rightarrow \{ \text{stream}, \text{null ptr} \}$
 \downarrow 即 stream 在 map
(memoryTimestamp)

Free 时会更新 event.

Kernel 1 ($\dots \text{start}(\text{memory}, \dots)$;

FreeMemory(memory, -stream1); \leftarrow 此时 kernel 还没完成, 但是内部令将其转入

Free Heap 同时加入 event / marker,
监控 memory 在 stream 上的使用.

① 一旦 event 的 status 返回 ready 代表前面的 kernel 已结束, Free heap 可安全给其他 kernel 用.
stream is ~~done~~ kernel 1 用.

memory pool 在重用 memory 时
并没有进行切割, 只要大于请求的
size, 而且 stream 这时可以用, 就分配出去.
(reuse)

② 而且 同一个 stream 的 kernel 也可以直接用, 不用等待之前 kernel 完成.
因为 kernel 是顺序执行的.

hipFreeAsync ← $\text{void}^* \text{devPtr}$ (Virtual memory)
 ← $\text{hipstream_t stream}$.

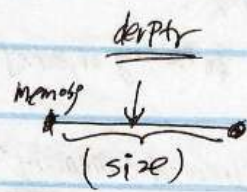
• 根据 devPtr 找到 memory object (amd::Memory^*)

↳ 所有的 memory^* 全部存在一个全局对象中 $\text{map} \langle \text{void}^*, \text{amd::Memory}^* \rangle$
 $\text{map: devPtr} \Rightarrow \text{amd::Memory}^*$

• 排序的按地址大小

• upper-bound 找第1个大于这个地址 ($>$)

• 往下是一个 (lower-bound) 第1个小于 ($<$)

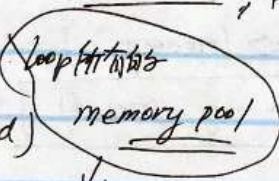


• 提供的 $\text{stream} = \text{null}$, 默认用 null stream 不是 default stream per thread

(一个设备一个)

所以用自己创建的 stream 要用 memory pool

• 从设备对象中 FreeMemory (memory object 中存有 device id)



也用 $\text{perthreadstream} (=2)$ 是线程的

调用 memory pool 的 FreeMemory
 或 返回

hipMallocAsync ← devPtr^{**}
 ← size
 ← $\text{stream} = 0$? 用 null stream (一个设备一个)
 等于 default stream per thread

stream \Rightarrow device \Rightarrow 用当前的 memory pool \Rightarrow allocate memory
 (memory pool list)

hipMemPoolCreate 是创建 memory pool, 并加入 device 中的 memory pool list.

也于 device 中保存

hipMemPoolDestroy: 释放所有 free in memory , 如果还有 memory 未 Free, 因为 $\text{memory pool refcount} > 1$ (未 delete)

(所以最后在所有 memory 用完后 destroy) (什么时候 free 呢?)

它(1)还是可以 zip keep pool 中

memory pool

→ 里面可以分配给不同的 stream 分配内存

hipMemAllocAsync 分配 stream

就可以从当前 device 的当前 memory pool 中分配
(stream in device)

↑
default memory pool

或者能创建一个, 然后 SetCurrent

● 当前也可以显式的从特定的 memory pool (能创建的/default) 传入 API 来分配

hipMallocFromPoolAsync (--- memory pool, stream)

所以 hipFreeAsync 就需要 device in memory pool list 查找 HIP 号

hipContext ↔ hipDevice

对外可见的数据结构
handle

内部表示

全局会有 $\text{vector} < \text{hip::Device}^* >$ of devices

hip::Device ↔ amd::Context $\xrightarrow{f.n}$ amd::Device

hipContext.cpp 对 devices 进行了名字分化. 每个 API 调用时都会 check 是否 unique

同时还有一个 host device \Rightarrow amd::Context

amd::Device 类有个静态变量 vector < Device* > 代表所有 amd devices

DeviceLoad
DeviceUnload

Runtime::Init → Flag::Init / Option::Init / Device::Init()

↳ enumerate all devices

↑ 对于
gpu 类型
调用上述函数 (寻找匹配)

每个 API 启动被调用时, 都会查找 Runtime::Init 是否被调用

↑ HIP_INIT → hip::Init() → Runtime::Init → 初始化 hip::Device's list (+ context)
每创建

• Device::Create 会创建 default memory pool

• 每个 Device 会 associate 一个 amd::Context 指针

↑ hipInit 显式调用 也达到相同目的

hipCtxCreate

创建一个新的对应 device id 的 hipCtx_t

→ 其实就是将 g_devices [gpu id] (hip::Device*) (refcnt++) → push 到当前线程的 stack 的 top. (当前线程的 stats)

hipCtxSetCurrent

将 ctx 替换为当前的线程的 stack 的 top.
为 nullptr, 弹出 stack 的 top.

每个线程有一个 stack, 维护 context.



hipCtxPushCurrent

将 ctx push 到当前线程的 top of stack, 其实就是当前线程的当前 device 变成这个 ctx.

hipCtxGetDevice

返回就是当前的线程对应的 device id.

platform stat

管理 CodeObject

(fat binary)

- map <hipModule_t, hip::PynCO*>
- hipStatCO // static code object
- texture reference

CodeObject

statCO

PynCO

statCO

管理

modules: map<const void*, Fat Binary/obj*> ← --hipRegisterFatBinary

functions: map<const void*, Function*> ← --hipRegisterFuncs

vars: map<const void*, Var*> ← --hipRegisterVars

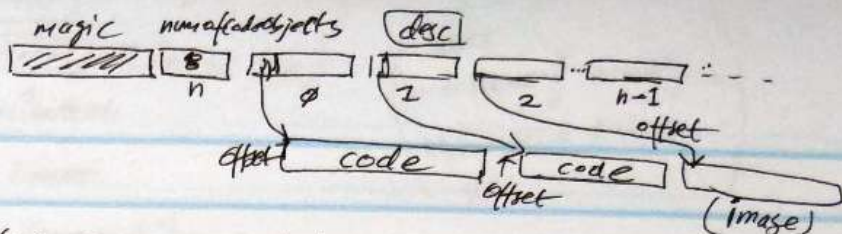
managed vars: vector<Var*> ← --hipRegisterManagedVar

functions: host function* ⇒ Function*

↳ device function code 搞什么??

[code] format

- clang Offload Bundle Header {
const char magic [SIZE];
uint64_t numOfCodeObjects;



- clang Offload Bundle upto desc[1].
};

uint64_t offset; \Rightarrow the code object binary is offset
uint64_t size;

uint64_t bundleEntryIdSize;

const char bundleEntryId[1];

(String)

用 $d[0] + \text{IdSize}$ 的 loop 到
下 \leftarrow desc block

globals:

DeviceVar

DeviceFunc

Function: \langle DeviceFunc \rangle

Var

\Rightarrow hipFunction 的 vector 包含 amd::kernel*

每个 device 都有 FatBinaryInfo 的 Extract 数据

hip_module.cpp 如何启动 kernel hipLaunchKernel (const void* hostFunction, ..., shm Bytes, stream)

hipModule_t \Rightarrow ihipModule* (amd::Program)

--global-- void kernelFunc(...) { }

hipFunction_t \Rightarrow struct ihipModuleSymbol* (不存是 C 结构体)
(是个指针类型)

由这个 hostFunction 指针找到
对应的 hipFunction_t 指针 func

hip::DeviceFunc::asFunction(f)

\hookrightarrow hip::DeviceFunc* (kernel()) 返回 amd::kernel*

ihipModuleLaunchKernel(func, ...)

每个 kernel 是独立用 2 个参数 startEvent / stopEvent 来
(profile 它的时间的)

调用

\hookrightarrow ihipLaunchKernelCommand 生成一个 command (device function 生成一个 command)

platformState.getStatFunc

\hookrightarrow statCO 中获取
 \hookrightarrow functions_map
map (void*, Function*)

调用

\hookrightarrow if (startEvent) 生成一个 marker command; 放入 PHM.

\hookrightarrow command \rightarrow enqueue(); // 放入 PHM.

\hookrightarrow if (stopEvent), track / bind command event to stopEvent.

!!! deviceFunction
add to FatBinaryInfo
to code object

hip::

DeviceVar

(opencl type)

ExternalInternal

(Runtime type)

cl-context \Rightarrow amd::Contextcl-event \Rightarrow amd::Eventcl-command-queue \Rightarrow amd::CommandQueuecl-kernel \Rightarrow amd::Kernelcl-program \Rightarrow amd::Programcl-device \Rightarrow amd::Devicecl-memory \Rightarrow amd::Memorycl-sampler \Rightarrow amd::Sampler

(\rightarrow gpu device API \rightarrow id)

use
 amd::Memory* memobj -
 hipDeviceptr_t device_ptr -
 salt

amd::Program* program = as_amd(reinterpret_cast<cl_program>(hmod)).

 \Downarrow

template <typename cl>

typename amd::as_internal<cl>::type*

as_amd (cl* cl_obj)

cl_program* \Rightarrow amd::Program*

{ return amd::RuntimeObject::fromHandle (typename amd::as_internal<cl>::type
 (static_cast<void*>(cl_obj)));
 }

amd::Programmap (device*, device::Program*)amd::Symbolmap (<device*, device::Kernel*)

\rightarrow device functions
 (kernel).

hip::

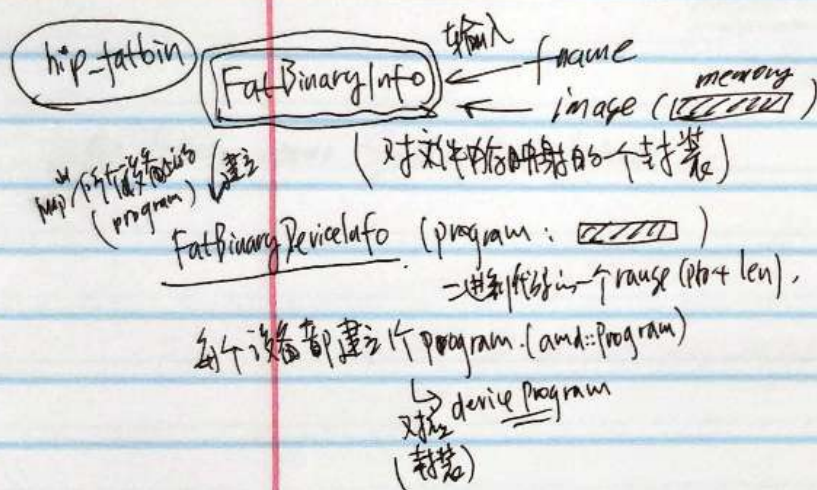
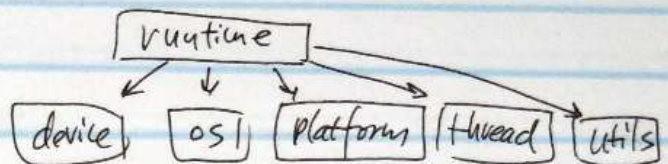
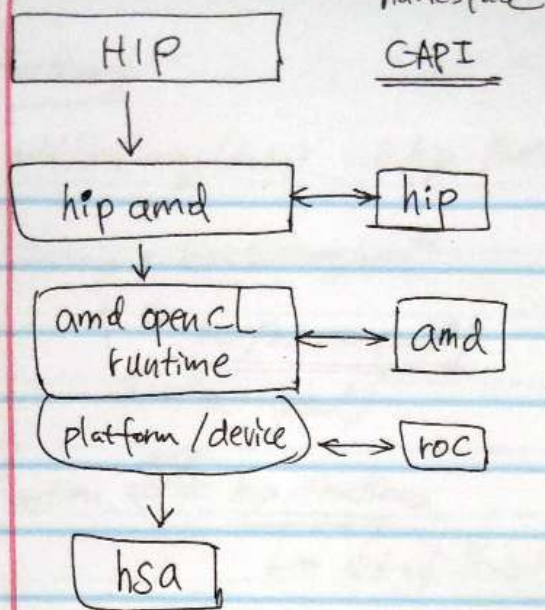
DeviceFun

name

amd::Kernel*first symbolfor & in & out

Var : \rightarrow variable ref to device \rightarrow DeviceVar*
 Function : \rightarrow function ref to device \rightarrow DeviceFun*

结构
分分结构:



hip-clang links device code from different translation unit together. For each device target, a code object's generated, dev1 code, dev2 code, ...

clang-offload-bundler fatbinary embed global symbol. in ELF hip-fatbin section

--hip-fatbin

Initialization code for each translation unit for host code compilation

→ '--hipRegisterFatBinary' ⇒ register the fatbinary embedded in the ELF file.

→ '--hipRegisterFunction' and '--hipRegisterVar' (kernel) (device global vars)

Termination

→ '--hipUnregisterFatBinary'

extern "C"

hipRegisterFatBinary

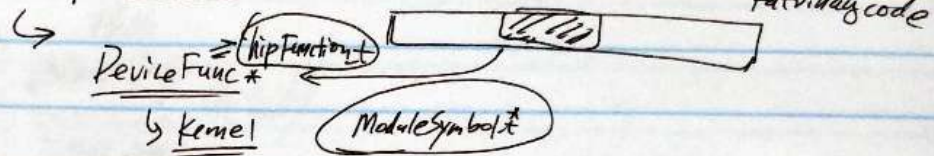
↳ addFatBinary(data) : \Rightarrow hip::FatBinaryInfo**.

--hipRegisterFunction \leftarrow hip::FatBinaryInfo**

↑ hostFunction(void*)
↑ deviceFunction(char*)

↓
hostFunction $\xleftrightarrow{\text{map}}$ hip::Function0

↳ list of DeviceFunc for all devices



hsA: heterogeneous System Architecture.