

identifica_coluna

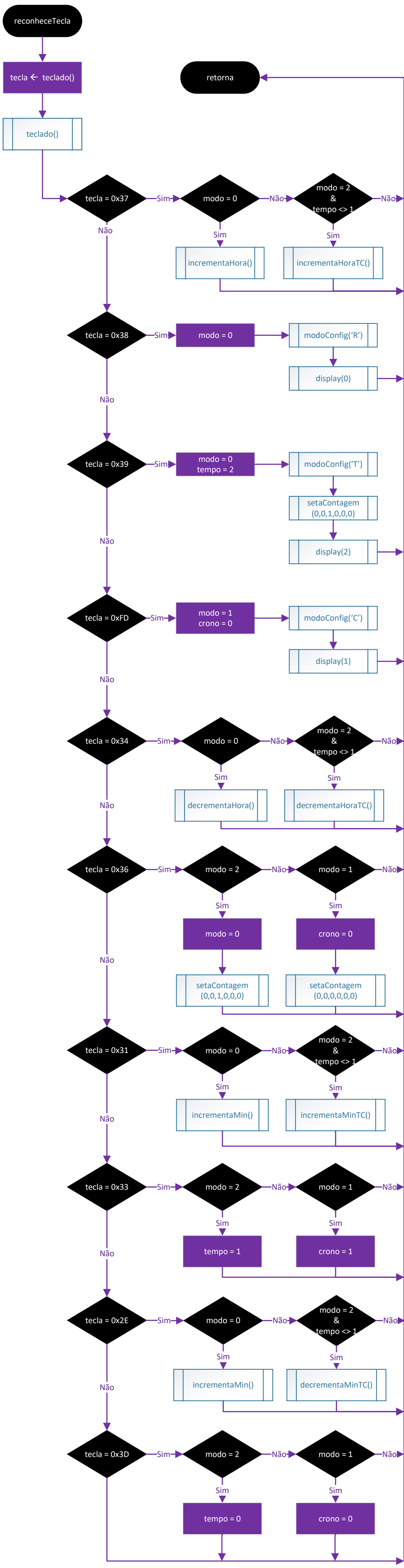
```
graph TD; A([identifica_coluna]) --> B[armazena = 0x00  
P2OUT = OE(1)]; B --> C[armazena = bits mais signif.  
P2OUT = OE(0)]; C --> D[armazena = bits menos signif.]; D --> E([retorna (armazena)])
```

armazena = 0x00
P2OUT = OE(1)

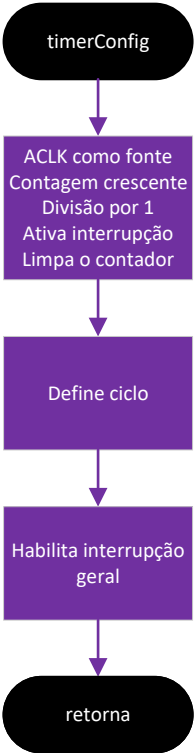
armazena = bits mais signif.
P2OUT = OE(0)

armazena = bits menos signif.

retorna (armazena)



timerConfig



```
graph TD; A(timerConfig) --> B[ACLK como fonte<br/>Contagem crescente<br/>Divisão por 1<br/>Ativa interrupção<br/>Limpa o contador]; B --> C[Define ciclo]; C --> D[Habilita interrupção<br/>geral]; D --> E(retorna);
```

ACLK como fonte
Contagem crescente
Divisão por 1
Ativa interrupção
Limpa o contador

Define ciclo

Habilita interrupção
geral

retorna

