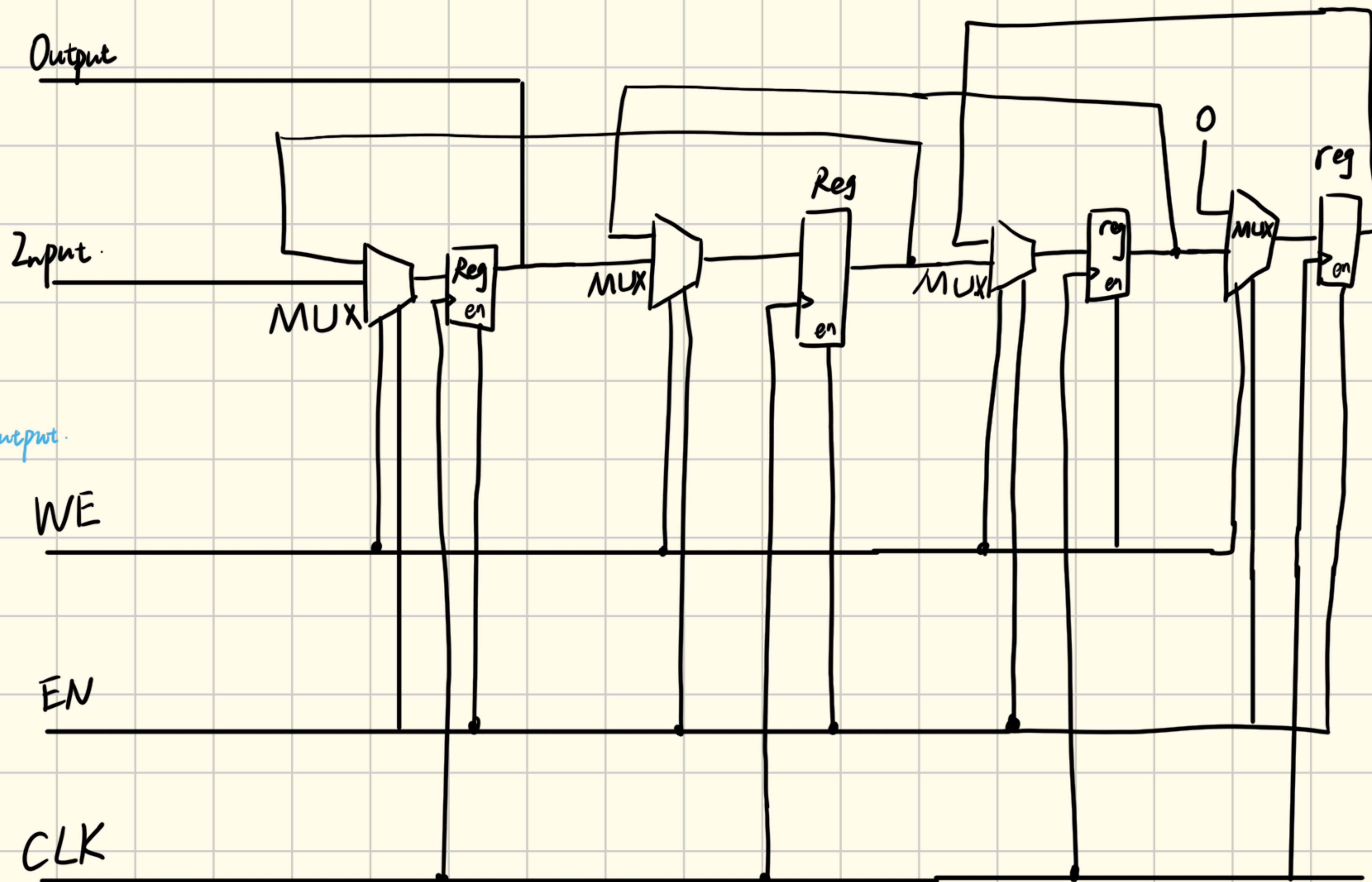
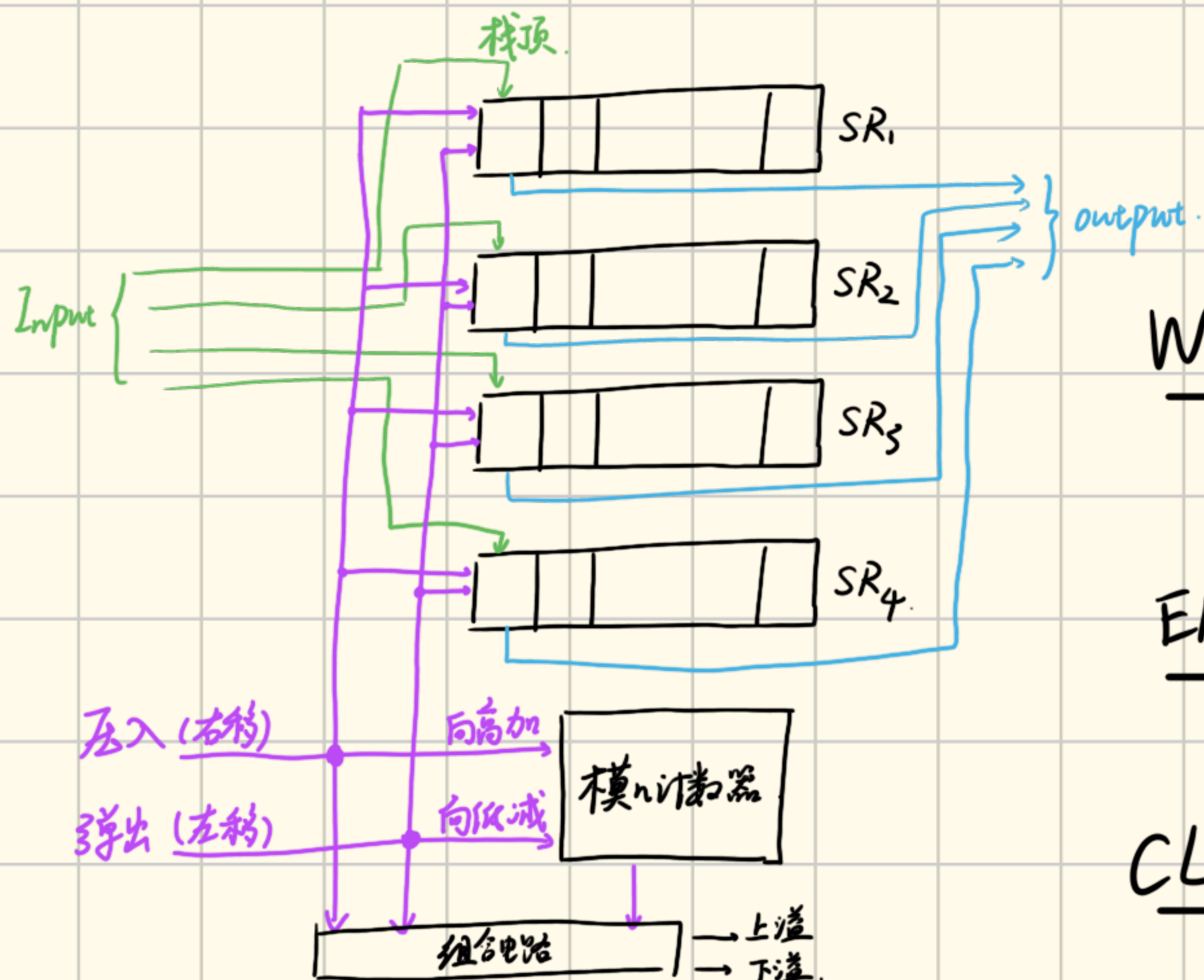


3. 设计具有 4 个寄存器的堆栈，画出其逻辑电路图。

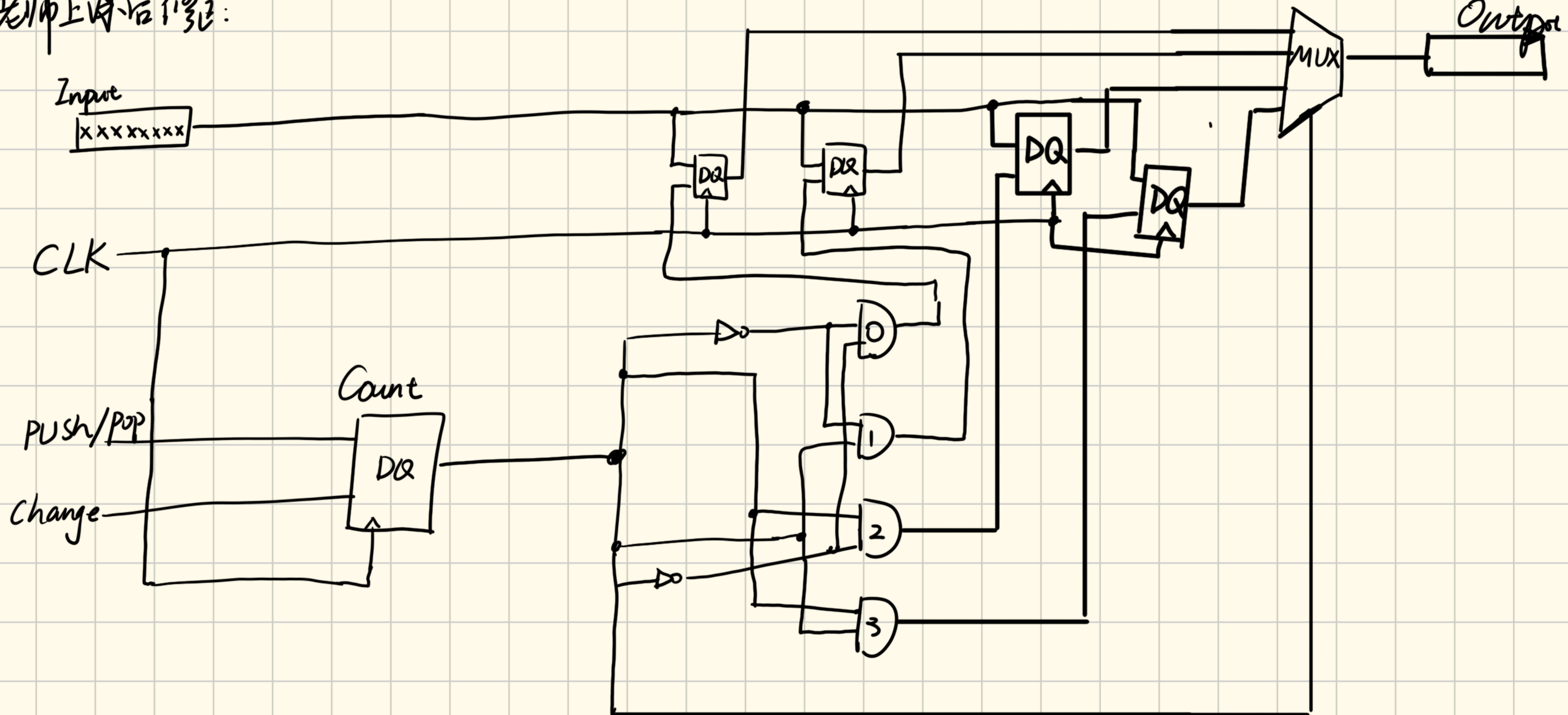
张嘉麟 2019.11.27

使用具有左移、右移的移位寄存器构成堆栈

WE置1时，将input数据入栈
WE置0时，数据从Output出栈。



老师上课后笔记:



- ✓ 11. 利用 $1\text{M} \times 4$ 位 SRAM 芯片设计 $1\text{M} \times 16$ 位 SRAM 存储器。
12. 利用 $256\text{K} \times 4$ 位 DRAM 芯片设计 $1\text{M} \times 8$ 位 DRAM 存储器。

11. 需要 4 片 $1\text{M} \times 4$ 位 SRAM 芯片 (存储器)

