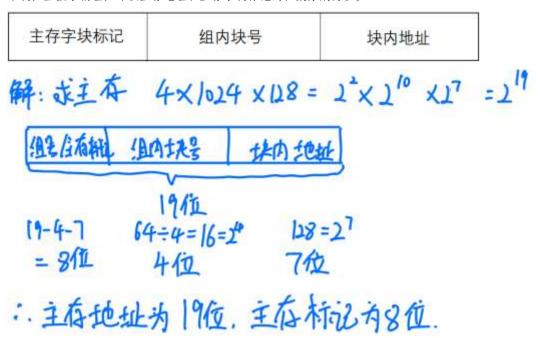
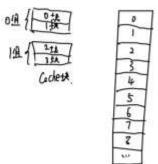
## 好好学习

例题 1:容量为 64 块的 CACHE 采用组相联映射方式,字块大小为 128 个字,每 4 块为一组。如果主存为 4K 个块,且按字编址,那么主存地址和主存字块标记的位数分别为多少?



例题 2: 某计算机按字编址,CACHE 有 4 行,CACHE 和主存之间交换快大小为 1 个字,若 CACHE 的内容初始为空,采用 2 路组相联映射方式和 LRU (最久被使用) 算法,当访问主存地址流依次为: 0 3 8 2 5 7 0 6 8 6 7 5 3 8 5 6 CACHE 的命中次数为多少? 命中率为多少?

\*CACHE 组数=内存每一组的块数。



itiol thanks Rite or checks		0	3	8	2	- 5	7	0	6	8	_	7	5	3	8	5	6
		0	1	0	0	- 1	-	0	D	0	0	1	1	1	0	1	0
四组	映	0/0	0/1	0/2	2/0	2/1	2/2	2/3	6/0	6/1	6/0	6/1	6/2	6/3	6/4	61s	6/
	快	3k.		8/0	8/1	8/2	8/3	0/0	0/1	8/0	8/1	1/2	8/2	8/4	8/0	N/I	4
但	2块		3/0	3/1	3/2	3/3	7/0	7/1	7/2	7/3	7/4	7/0	7/,	3/0	3/1	1/2	3/3
	3块					5/0	5/1	5/2	5/3	5/4	5/5	5/6	5/0	t/1	5/2	如	5/1
斜情:久										1 1	V	<b>V</b>	V		V	V	٧

例题 3: 采用主存-CACHE 存储层次结构,主存容量有 8 个块 (0-7) , CACHE 容量有 4 个块,采用直接映射方式,若主存块地址流为:  $0\ 1\ 2\ 5\ 4\ 6\ 4\ 7\ 1\ 2\ 4\ 1\ 3\ 7\ 2$ ,一开始 CACHE 为空,则 CACHE 的命中率为多少? 画出命中表。

主存块剂		0	1	2	5	4	6	4	7	1	1	4	1	3	7	7
cache 3		0	1	2	1	0	2	0	3	1	2	0	1	3	3	2
caches	0	0	D	0	0	4	4	4	и	4	4	4	4	4	4	4
	1		1	T	5	5	5	5	5	ï	1	1	1	1	ï	1
(5)	2			7	ユ	2	6	6	6	6	2	2	2	7	2	2
	3								7	7	7	٦	7	3	7	7
命情况	)							V				V	V	- 20		V

: 辞機動: 告云 26.7%