

6. 解: 1) $1K \times 4 \text{ bit}$ 组成 $16K \times 8 \text{ bit}$ 的空间

组内的芯片数 $8 \div 4 = 2$ 片 芯片组数 $16 \div 1 = 16$ 组

芯片数 32 组数 16 由于 $2^{10} = 1K$ $2^{14} = 16K$ 故

10根片内地址线 4根片选地址线

2) $8K \times 8 \text{ bit}$ 组成 $512K \times 8 \text{ bit}$

组内片数 $8 \div 8 = 1$ 组数 $512 \div 8 = 64$ 芯片数 32 64个芯片组

由于 $2^{13} = 8K$ $2^{19} = 512K$ 故片内地址 13根 片选 6根

7. 解: $128KB = 2^{17}$ 故 17根片内地址线

首末地址分别为 $10000H \sim 2FFFFH$ 、 $30000H \sim 4FFFFH$ 、

$50000H \sim 6FFFFH$ 、 $70000H \sim 8FFFFH$

8. 解: 用SRAM实现 芯片数 $\frac{16K \times 8 \text{ bit}}{4K \times 4 \text{ bit}} = 8$ 片 片内地址 12条 片选 2条

组内 2片 芯片组 4组

8088 20条地址线. 如下:

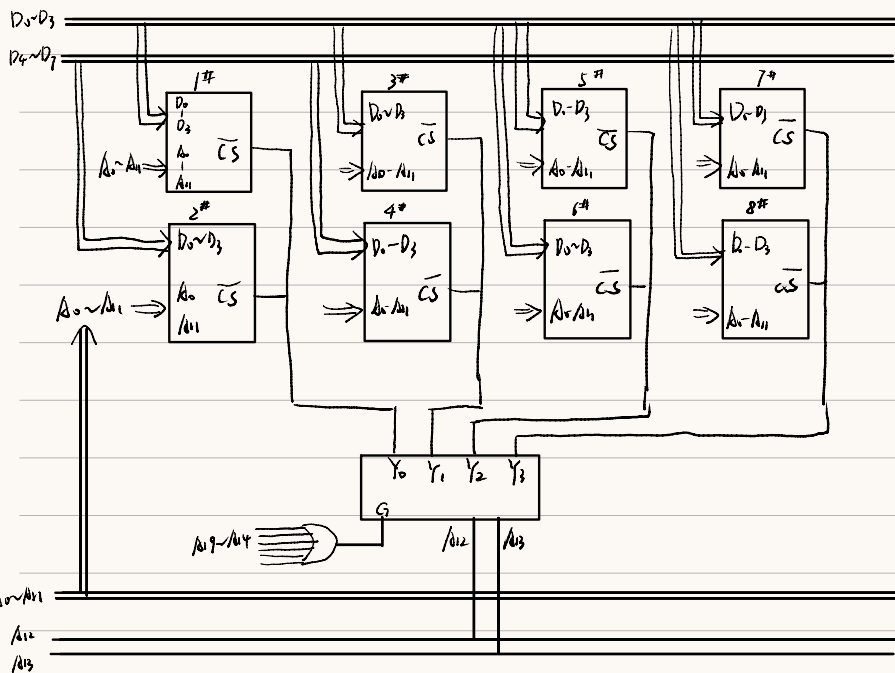
$A_{19} \ A_{18} \ A_{17} \ A_{16} \ A_{15} \ A_{14} \ A_{13} \ A_{12}$												$A_{11} \ A_{10} \ A_9 \ A_8 \ A_7 \ A_6 \ A_5 \ A_4 \ A_3 \ A_2 \ A_1 \ A_0$												
{												0	0	0	0	0	0	0	0	0	0	0	0	FE000H
{												0	1	1	1	1	1	1	1	1	1	1	1	FEFFFFH
{												1	0	0	0	0	0	0	0	0	0	0	0	FD000H
{												1	1	1	1	1	1	1	1	1	1	1	1	FDFFFFH

故 8片的地址范围分别为:

U_7 和 U_8 : $FD000H \sim FFFFFH$ U_5 和 U_6 : $FE000H \sim FEFFFFH$

U_3 和 U_4 : $FD000H \sim FFFFFH$ U_1 和 U_2 : $FE000H \sim FEFFFFH$

连接如下:



9. 解: 8086中 BHE 和 A₀ 为奇偶选择线

组内片数 $8/8=1$ 组数 $\frac{1m}{256k}=4$ 组 共4片

总地址路 20条 组内地址 18条 片选 2条

[illegible]

7FFFEA

01A

FFH

地址分配为

$U_1: 00000H \sim 7FFFFH$

$U_2: 00001H \sim 7FFFFH$

$U_3: 80000H \sim FFFFFH$

$U_4: 80001H \sim FFFFFH$

连接为:

