# 我的Makefile学习笔记

### 赵庶林

#### April 24, 2014

## Contents

1 编译和链接过程	1
2 一个简单的Makefile文件	1
3 写Makefile的流程图	2
1 编译和链接过程	
1. 源文件: .c	
2. 编译之后=> 目标文件: .o (object file)	
3. 目标文件打包=> 归档文件: .a (archive file)	
4. 链接之后=> 可执行文件(没有后缀)	
2 一个简单的Makefile文件	
<pre>1 obj-m := my_name.o 2 KDIR := /lib/modules/\$(shell uname -r)/build 3 PWD := \$(shell pwd) 4</pre>	
5 defaule: 6 \$(MAKE) -C \$(KDIR) SUBDIRS=\$(PWD) modules	

```
7 .PHONY: clean
```

- 8 clean:
- $\mathbf{rm} \mathbf{rf} *.o *.order *.mod.c *.symvers$

# 3 写Makefile的流程图

改天找时间一步一步学习如何写Makefile流程图。