实验二R、L、C串联谐振电路的研究

孙振川 PB23081463 课程号 ME2011.04

2025.5.20

摘要

摘要:本实验主要研究 R、L、C 串联谐振电路的幅频特性曲线,了解电路发生谐振的条件、特点,掌握电路品质因数 (电路 Q 值)的物理意义及其测定方法。实验中通过改变信号源频率,测量电压和电流的波形,找到串联谐振频率,并分析不同频率下电压和电流的变化情况。实验结果表明,R、L、C 串联谐振电路具有良好的选择性和谐振特性。

关键词: RLC 串联谐振电路; 幅频特性曲线; 谐振频率; 品质因数; 选择性

1 引言

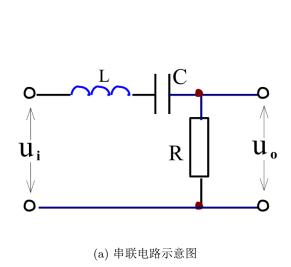
2 实验目的

- 1. 学习用实验方法绘制 R、L、C 串联电路的幅频特性曲线。
- 2. 加深理解电路发生谐振的条件、特点,掌握电路品质因数(电路Q值)的物理意义及其测定方法。

3 实验原理

- 1. 在图 1 所示的 R L C 串联电路中,当正弦交流信号源的频率 f 改变时,电路中的感抗、容抗随之而变,电路中的电流也随 f 而变。取电阻 R 上的电压 u。作为响应,当输入电压 u_i 的幅值维持不变时,在不同频率的信号激励下,测出 U_0 之值,然后以 f 为横坐标,以 U_0/U_i 为纵坐标(因 U_i 不变,故也可直接以 U_0 为纵坐标),绘出光滑的曲线,此即为幅频特性曲线,亦称谐振曲线,如图所示。
- 2. 在 $f = f_0 = \frac{1}{2\pi\sqrt{LC}}$ 处,即幅频特性曲线尖峰所在的频率点称为谐振频率。此时 $X_L = X_C$,电路呈纯阻性,电路阻抗的模为最小。在输入电压 U_i 为定值时,电路中的电流达到最大值,且与输入电压 u_i 同相位。从理论上讲,此时 $U_i = U_R = U_Q$, $U_L = U_C = QU_i$,式中的 Q 称为电路的品质因数。
 - 3. 电路品质因数 Q 值的两种测量方法
 - 一是根据公式 $Q = \frac{U_L}{U_L} = \frac{U_C}{U_L}$ 测定, U_C 与 U_L 分别为谐振时电容器 C 和电感线圈 L 上的电压;

另一方法是通过测量谐振曲线的通频带宽度 $\triangle f = f_2 - f_1$,再根据 $Q = \frac{f_0}{f_2 - f_1}$ 求出 Q 值。式中 f_0 为谐振频率, f_2 和 f_1 是失谐时,亦即输出电压的幅度下降到最大值的 $1/\sqrt{2}$ (= 0.707) 倍时的上、下频率点。Q 值越大,曲线越尖锐,通频带越窄,电路的选择性越好。在恒压源供电时,电路的品质因数、选择性与通频带只决定于电路本身的参数,而与信号源无关。



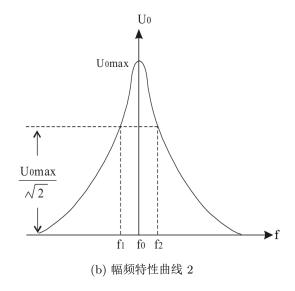


图 1: 实验原理

4 实验器材

- 1. 低频函数信号发生器
- 2. 交流毫伏表
- 3. 双踪示波器
- 4. 频率计
- 5. HE-15 谐振电路实验电路板

5 实验内容

1. 利用 HE - 15 实验箱上的 " R L C 串联谐振电路 " ,按图 2 组成监视、测量电路。选 $C_1=0.01\mu$ F 。用交流毫伏表测电压,用示波器监视信号源输出。令信号源输出电压 $U_i=3$ V_{P-P} ,并保持不变。

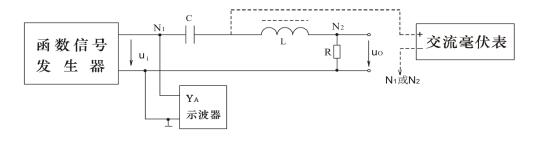


图 2: 电路示意图

2. 找出电路的谐振频率 f_0 ,其方法是,将毫伏表接在 $R(200\Omega)$ 两端,令信号源的频率由小逐渐变大(注意要维持信号源的输出幅度不变),当 Uo 的读数为最大时,读得频率计上的频率值即为电路的谐振频率 f_0 ,并测量 U_C 与 U_L 之值(注意及时更换毫伏表的量限)。

3. 在谐振点两侧,按频率递增或递减 100 Hz 200 Hz 500 Hz 或 1 KHz,依次各取 8 个测量点,逐点测出 U_O,U_L,U_C 之值,记入数据表格。

$5.1 \quad C1 = 0.01 \mu \; F, \, R2 = 200 \Omega$

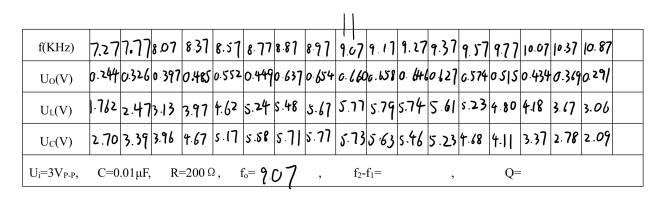


图 3:
$$C_1 = 0.01 \mu \text{ F}, R_1 = 200\Omega$$

5.1.1 第一种方法测 Q 值

根据公式 Q = $\frac{U_L}{U_o}$ = $\frac{U_C}{U_o}$ 测定,Q = $\frac{U_L}{U_o}$ = 5.77/0.66 = 8.7

5.1.2 通频带宽法 Q 值

$$\begin{split} &U_{i}=3~V_{P-P},\quad C=0.01\mu~F,\quad R=200\Omega,\quad f_{0}=9.06kHz\\ &f1=8.22kHz\quad f2=10.12kHz\quad f_{2}-f_{1}=1.90kHz\quad \ \, Q=4.84 \end{split}$$

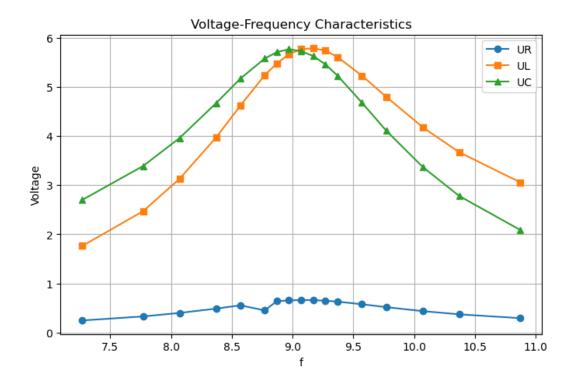


图 4:
$$C_1 = 0.01 \mu \text{ F}, R_1 = 200\Omega$$

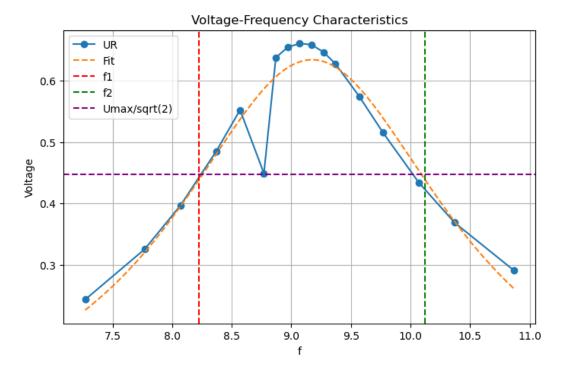


图 5: $C_1 = 0.01 \mu \text{ F}, R_1 = 200\Omega$

5.2 $C1 = 0.01 \mu F, R2 = 1 K\Omega$

选 $C_1 = 0.01 \mu$ $F, R_2 = 1$ $K\Omega$,重复步骤 2,3 的测量过程

f(KHz)		5.66	6.66	7.16	7.66	7.96	ક.૨૮	8.56	8. \$ L	9.06	9.26	9.56	9.86	10.16	10.46	10.96	11.46	12.46	
U _O (V)		0:21 F	0.631	0.755	0.834	0.875	6.908	6.931	0.944	0.147	• <i>.</i> 944	0.932	0.913	0.888	b . \$5{	0.805	0.750	0.651	
U _L (V)		0.582	0.900	1.086	1.219	1.389	1.490	1.577	1.646	1.683	1.710	/.1 .]	1.749	1.748	/.737	1.704	1.662	1.513	
U _C (V)		1.471	1.632	1.703	1.749	1.758	/·750	<i>1</i> .124	1.681	1.642	1.598	1.524	1.442	1.358	1.274	1.139	1,016	۷۱8.0	
$U_i = 3V_{P-P}, C = 0.01 \mu F, R = 1 \text{K} \ \Omega \ , f_o = \ \mbox{9.06 likely} \ , \qquad f_2 - f_1 = \qquad , \qquad Q = \ \label{eq:power_power_power_power}$																			

图 6:
$$C_1 = 0.01 \mu \text{ F}, R_2 = 1 \text{ K}\Omega$$

5.2.1 第一种方法测 Q 值

根据公式 Q = $\frac{U_L}{U_o}$ = $\frac{U_C}{U_o}$ 测定,Q = $\frac{U_L}{U_o}$ = $\frac{U_C}{U_o}$ = 1.68/0.947 = 1.774

5.2.2 通频带宽法 Q 值

$$\begin{split} & \rm U_i = 3~V_{P-P}, \quad C = 0.01 \mu~F, \quad R = 1~K\Omega, \quad f_0 = 9.06 kHz \\ & f1 = 6.47 kHz \quad f2 = 12.09 kHz \quad f_2 - f_1 = 5.62 kHz \quad , \quad Q = 1.65 \end{split}$$

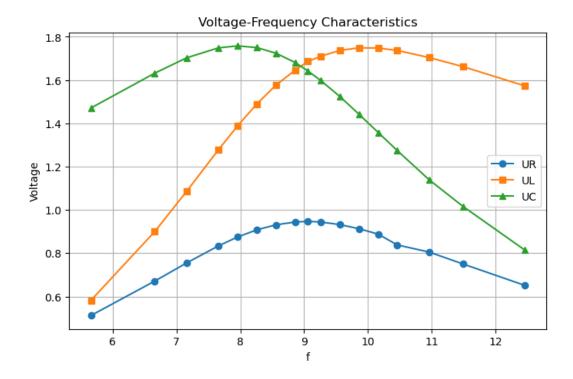


图 7: $C_1 = 0.01 \mu$ F, $R_1 = 1k\Omega$

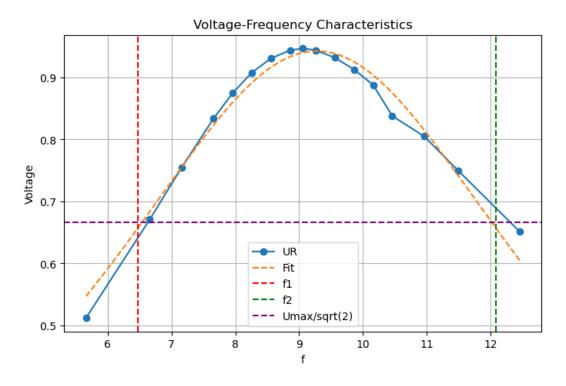


图 8: $C_1 = 0.01 \mu$ F, $R_1 = 1k\Omega$

5.3 不同 R 值时对电路通频带与品质因数的影响

$$f_0 = 2\pi\omega_0$$

(f0 谐振频率, ω 0 谐振角频率)

$$\omega_0 = \frac{1}{\sqrt{LC}}$$

$$Q = \frac{U_L}{U} = \frac{U_C}{U} = \frac{\omega_0 L}{R} = \frac{1}{\omega_0 RC}$$

$$\mathbf{Q} = \frac{\mathbf{f}_e}{\mathbf{BW}}$$

(fc 谐振频率; BW 通频带宽)

$$\Delta\omega = \omega_2 - \omega_1 = \frac{\omega_0}{Q}$$

故 R 越大,Q 值越小,通频带宽越大,电路的选择性越差;R 越小,Q 值越大,通频带宽越小,电路的选择性越好。

5.4 两种不同的测 Q 值的方法进行比较, 分析误差原因

5.4.1 误差原因

- 1. L、C 都不是理想元件,存在着一定的阻抗,导致 UL、Uc 偏高,Q 值偏大
- 2. 测量通频带宽度产生误差,导致结果出现偏差。

测量通频带宽度产生误差,导致结果出现偏差。

5.5 谐振时, 比较输出电压 UO 与输入电压 Ui 是否相等? 试分析原因

谐振时,理论上是相等的,但由于元件参数并非理想参数,尤其是电感元件有一定的等效电阻,而非理想的纯电感。所以实验时,数据与理论值有一定差距。

输出电压 $UL = XL^*I = XL^*U/R$ 所以输出电压随着电路中电阻的减小而变大 Q = UL/U = XL/R 因此 Q 与 R 有直接关系

对于包含电容和电感及电阻元件的无源一端口网络,其端口可能呈现容性、感性及电阻性,当电路端口的电压 U 和电流 I,出现同相位,电路呈电阻性时。称之为谐振现象,这样的电路,称之为谐振电路。

谐振的实质是电容中的电场能与电感中的磁场能相互转换,此增彼减,完全补偿。电场能和磁场能的总和时刻保持不变,电源不必与电容或电感往返转换能量,只需供给电路中电阻所消耗的电能。

5.6 总结、归纳串联谐振电路的特性

- 1. 无论是电阻的阻值如何变化,电压和电流的波形在不同频率下的变化情况相同,即串联谐振频率的大小与电阻无关,且在发生串联谐振时,电压和电流取得最大值。
- 2. 电路的品质因数与电感和电容的值无关,电路的品质因数与电阻成反比。
- 3. 串联谐振电路的品质因数 Q 值越大,通频带宽越小,电路的选择性越好。

6 预习思考题

6.1 根据实验线路板给出的元件参数值,估算电路的谐振频率

$$f_0 = \frac{1}{2\pi\sqrt{LC}} = 9kHz$$

6.2 改变电路的哪些参数可以使电路发生谐振,电路中 R 的数值是否影响谐振频率值?

电感 L 和电容 C,电路中 R 的数值不影响谐振频率值。

- 6.3 如何判别电路是否发生谐振?测试谐振点的方案有哪些?
 - 1、从定义上看可以通过判断串联回路电抗时候为零来判断;
 - 2、在实验中可以通过改变信号源频率,使总阻抗达到最小,此时电路发生谐振。

测试方案:

- 1、改变 L、C 的数值,测电路中的电流,达到最大值时即为谐振点。
- 2、改变 L、C 的数值,同时测电路中的 Ul 和 Uc,当 Ul=Uc 时,就为谐振点。
- 3、改变 L、C 的数值,测电路中的 Ur,当 Ur=Ui 时就为谐振点。
- 6.4 电路发生串联谐振时,为什么输入电压不能太大,如果信号源给出 $3 \ V$ 的电压,电路谐振时,用交流毫伏表测 U_L 和 U_C ,应该选择用多大的量限?

电路发生串联谐振,输入电压不能太大的原因是 UL = Uc = QUi,而 Q 值通常较大,这样,UL、Uc 都会远大于电源电压 Ui,线圈和电容器的绝缘会被击穿而造成损害。

量程为 10V、30V、100V、300V, 从大到小依次选择。

6.5 要提高 R L C 串联电路的品质因数,电路参数应如何改变?

$$Q = \frac{U_L}{U} = \frac{U_C}{U} = \frac{\omega_0 L}{R} = \frac{1}{\omega_0 RC}$$

如果要保证谐振频率不变,最简单的办法就是减小 R. 值。若要改变 L 或 C,加大 L,同比例减小 C。

6.6 本实验在谐振时,对应的 U_L 与 U_C 是否相等?如有差异,原因何在?

谐振时,理想状态 uc 与 ul 应该相等。但线路总是存在电阻,如有差异就是电阻造成的,尤其是电感的电阻

7 总结感悟

通过这次实验,我学会了如何使用仿真实验平台来查看电压和电流在不同频率下的波形并根据波形找到 串联谐振频率,还掌握了通过仿真实验平台来分析不同频率、不通过阻值情况下电压和电流的波形变化情况。 而且,这次实验使我对串联谐振的原理以及发生串联谐振时电路具有的特征的理解更加深刻,并熟练掌握了 判断电路发生了串联谐振的方法。在此之外,我对串联谐振电路的相关参数的理论计算也变得更加熟练。

8 参考文献

- 1. 电子电路实验指导书
- 2. 电子电路基础
- 3. 电路原理
- 4. 电路分析