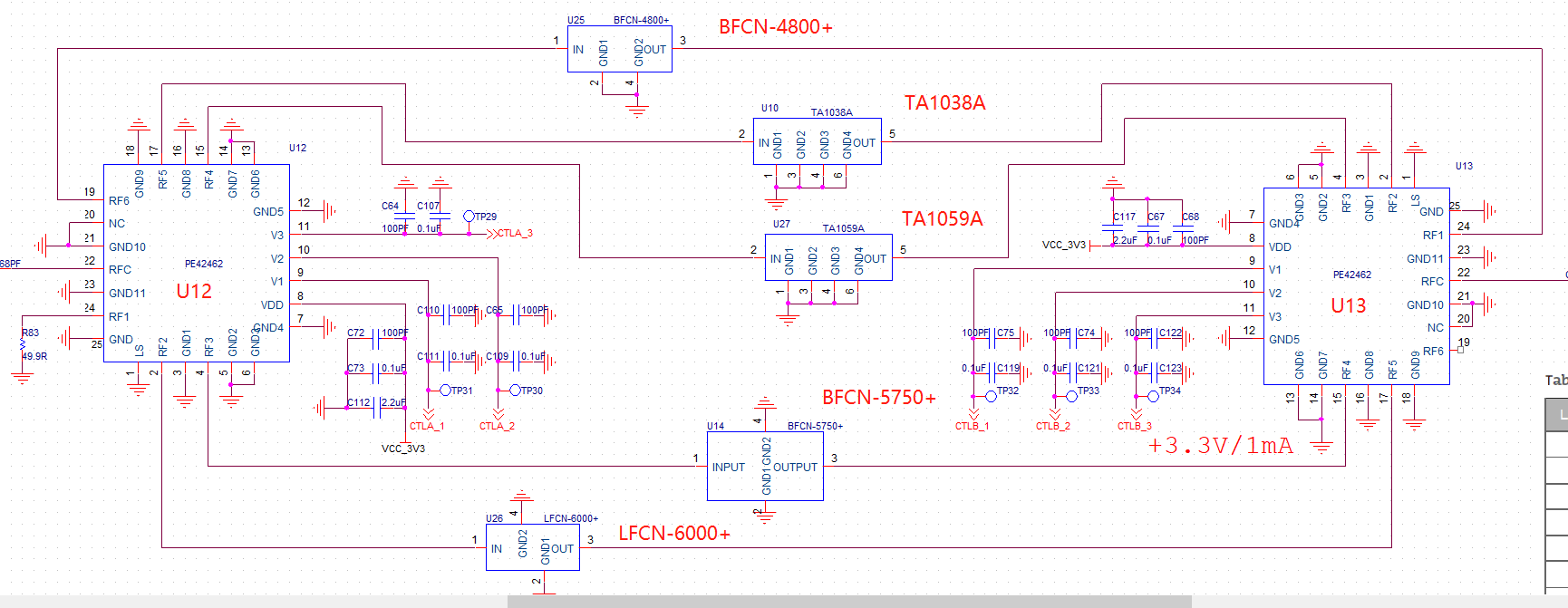
## SHRD100\_RF\_T3 开关控制真值表

## RX1通道



* BFCN-4800+：5.15~5.25GHz

RX1通道的开关U12由RFC切至RF6，CTLA\_1（RF\_CTLA\_0）为High，CTLA\_2为（RF\_CTLA\_1）Low，CTLA\_3（RF\_CTLA\_2）为High；

RX1通道的开关U13由RFC切至RF1，CTLB\_1为（RF\_CTLA\_3）Low，CTLB\_2为Low（RF\_CTLB\_0），CTLB\_3为Low（RF\_CTLB\_1）；

* TA1038A：2.4~2.46GHz

RX1通道的开关U12由RFC切至RF5，CTLA\_1为High，CTLA\_2为Low，CTLA\_3为Low；

RX1通道的开关U13由RFC切至RF2，CTLB\_1为Low，CTLB\_2为Low，CTLB\_3为High；

* TA1059A：2.45~2.51GHz

RX1通道的开关U12由RFC切至RF4，CTLA\_1为Low，CTLA\_2为High，CTLA\_3为High；

RX1通道的开关U13由RFC切至RF3，CTLB\_1为Low，CTLB\_2为High，CTLB\_3为Low；

* BFCN-5750+：5.65~5.85GHz

RX1通道的开关U12由RFC切至RF3，CTLA\_1为Low，CTLA\_2为High，CTLA\_3为Low；

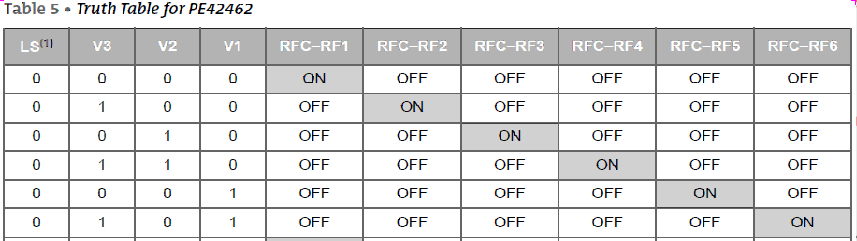
RX1通道的开关U13由RFC切至RF4，CTLB\_1为Low，CTLB\_2为High，CTLB\_3为High；

* LFCN-6000+：0.4~6GHz

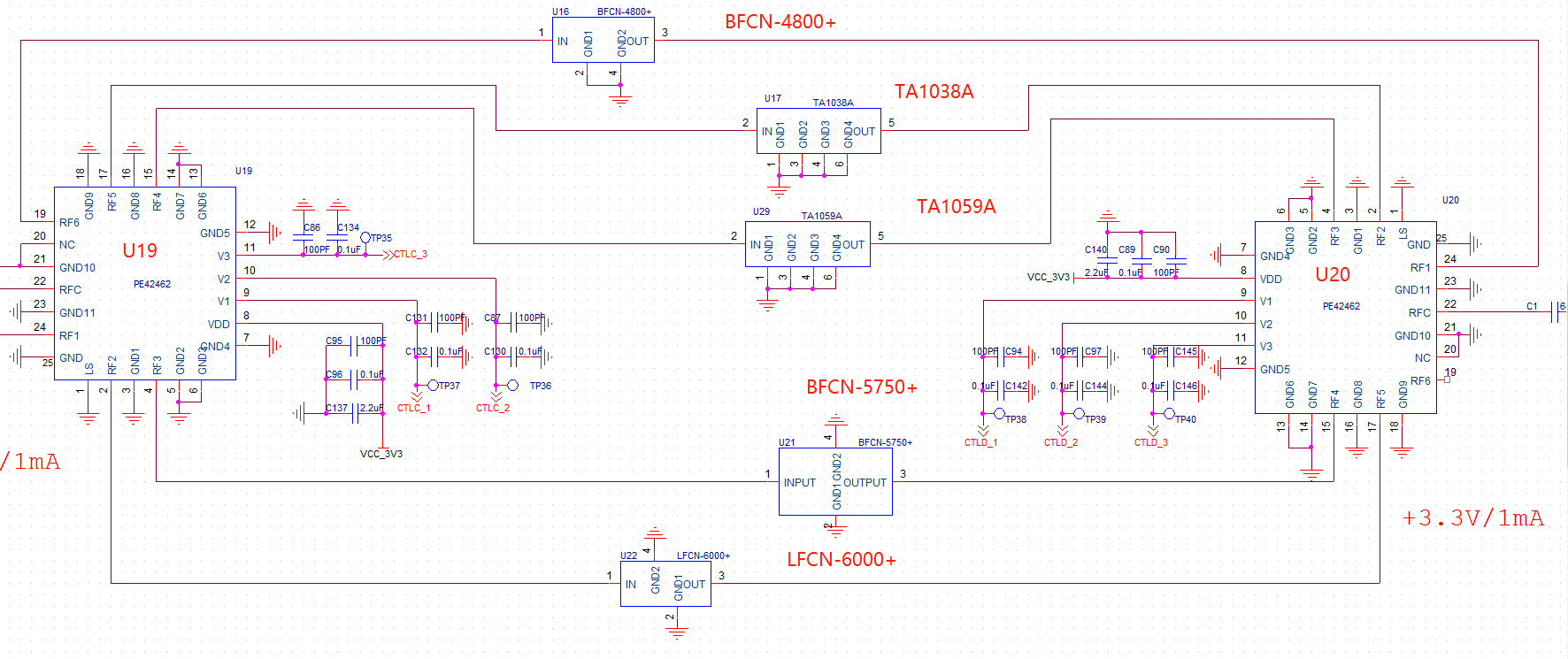
RX1通道的开关U12由RFC切至RF2，CTLA\_1为Low，CTLA\_2为Low，CTLA\_3为High；

RX1通道的开关U13由RFC切至RF5，CTLB\_1为High，CTLB\_2为Low，CTLB\_3为Low；

开关PE42462的控制真值表如下：



## RX2通道



* BFCN-4800+：5.15~5.25GHz

RX2通道的开关U19由RFC切至RF6，TP37/CTLC\_1（RF\_GPIO\_0）为High，TP36/CTLC\_2（RF\_GPIO\_1）为Low，TP35/CTLC\_3为High（RF\_CTLB\_2）；

RX2通道的开关U20由RFC切至RF1，TP38/CTLD\_1（RF\_CTLB\_3）为Low，TP39/CTLD\_2（RF\_GPIO\_2）为Low，TP40/CTLD\_3为Low（RF\_GPIO\_3）；

* TA1038A：2.4~2.46GHz

RX2通道的开关U19由RFC切至RF5，CTLC\_1为High，CTLC\_2为Low，CTLC\_3为Low；

RX2通道的开关U20由RFC切至RF2，CTLD\_1为Low，CTLD\_2为Low，CTLD\_3为High；

* TA1059A：2.45~2.5GHz

RX2通道的开关U19由RFC切至RF4，CTLC\_1为Low，CTLC\_2为High，CTLC\_3为High；

RX2通道的开关U20由RFC切至RF3，CTLD\_1为Low，CTLD\_2为High，CTLD\_3为Low；

* BFCN-5750+：5.65~5.85GHz

RX2通道的开关U19由RFC切至RF3，CTLC\_1为Low，CTLC\_2为High，CTLC\_3为Low；

RX2通道的开关U20由RFC切至RF4，CTLD\_1为Low，CTLD\_2为High，CTLD\_3为High；

* LFCN-6000+：0.4~6GHz

RX2通道的开关U19由RFC切至RF2，CTLC\_1为Low，CTLC\_2为Low，CTLC\_3为High；

RX2通道的开关U20由RFC切至RF5，CTLD\_1为High，CTLD\_2为Low，CTLD\_3为Low；

开关PE42462的控制真值表如下：

