|  |
| --- |
|  |
|  |
| EGLM35设计报告v0.0.1 |

目 录

[目 录 2](#_Toc17360187)

[第1章 设计需求 3](#_Toc17360188)

[第2章 顶层设计 4](#_Toc17360189)

[第3章 模块设计 5](#_Toc17360190)

[第4章 状态转移图 6](#_Toc17360191)

[第5章 波形图 7](#_Toc17360192)

[第6章 仿真图 8](#_Toc17360193)

# 设计需求

# 顶层设计

clk

rst\_n

adc\_chx

EGLM35

seg[7:0]

sel[3:0]

# 模块设计

clk

cleen\_key

en\_sw

led[3:0]

carry

cnt

comp[3:0]

comparer

ncnt[3:0]

counter

# 状态转移图

# 波形图

1.计数完成实现进位并自动清零

1

2

3

4

5

6

7

8

9

0

10

0

1

2

3

4

clk

en\_sw

led[3:0]

carry

2.计数器实现同步使能

4

5

6

7

3

8

9

10

0

1

clk

en\_sw

2

led[3:0]

2

1

0

3.计数器实现异步清零

1

2

3

4

3

5

6

7

8

9

clk

clean\_key

10

led[3:0]

0

2

1

0

# 仿真图