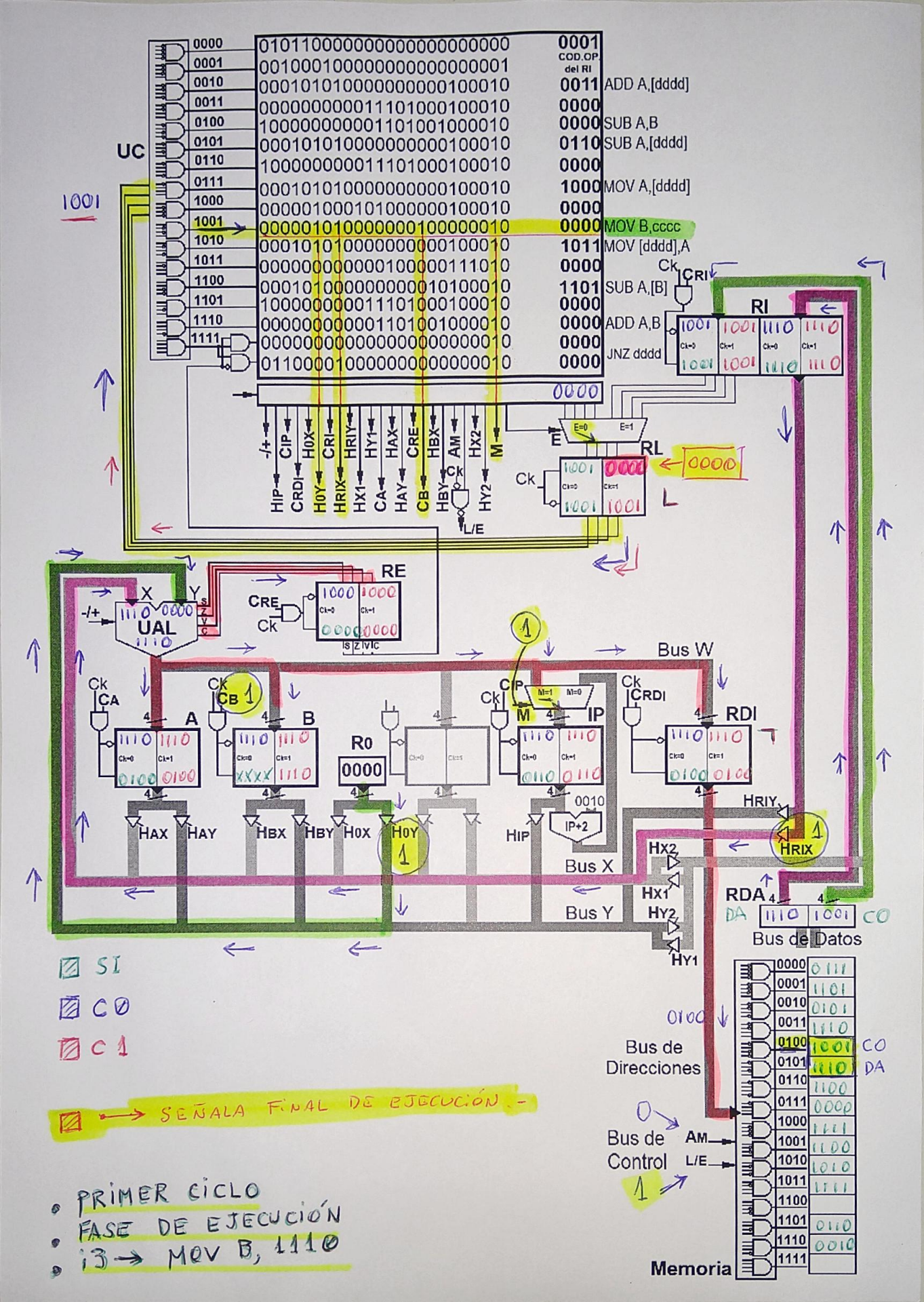
UC
1001
0000 0101100000000000000000 0001
0001 0010001000000000000001 COD.OP. del RI
0010 0001010100000000000100010 0011 ADD A,[dddd]
0011 0000000000011101000100010 0000
0100 1000000000001101001000010 0000 SUB A,B
0101 0001010100000000000100010 0110 SUB A,[dddd]
0110 1000000000011101000100010 0000
0111 0001010100000000000100010 1000 MOV A,[dddd]
1000 0000010001010000000100010 0000
1001 0000001010000000100000010 0000 MOV B,cccc
1010 0001010100000000000100010 1011 MOV [dddd],A
1011 0000000000001000000111010 0000
1100 0001010000000000010100010 1101 SUB A,[B]
1101 1000000000011101000100010 0000
1110 0000000000001101001000010 0000 ADD A,B
1111 0000000000000000000000010 0000
0110000100000000000000010 0000 JNZ dddd
0000
-/+ CIP HOX CRI HRIY HY1 HAX CRE HBX AM HX2 M
HIP CRDI HOY HRIX HX1 CA HAY CB HBY HY2
L/E
E
E=0 E=1
RL
L
Ck
CRI
RI
RE
CRE
X
Y
UAL
S Z V C
Bus W
CA
CB
A
B
R0
CP
M
IP
CRDI
RDI
HAX HAY HBX HBY HOX HOY HIP
IP+2
HRIY
HRIX
Bus X
Bus Y
HX2 HX1 HY2 HY1
RDA
DA
CO
Bus de Datos
SI
CO
C1
SEÑALA FINAL DE EJECUCIÓN.-
Bus de Direcciones
Bus de Control
AM
L/E
Memoria
PRIMER CICLO
FASE DE EJECUCIÓN
i3 → MOV B, 1110