



پروژه پایانترم وریلاگ

نام درس: مدار های منطقی

گروه مهندسی کامپیوتر

مهلت تحویل: ۵ روز بعد از آخرین امتحان

در این پروژه از شما خواسته شده است تا دستگاه ATM طراحی کنید. این سیستم شامل دو بانک اطلاعاتی به صورت آرایه ای از رجیستر ها است. یکی برای نگهداری شماره حساب ها و دیگری برای نگه داشتن موجودی هر نفر استفاده میشود. اندازه هر یک از این بانک های اطلاعاتی برابر ۱۵ است. (این ماشین قابلیت بررسی و رسیدگی به ۱۵ حساب را دارد)

با شروع کار سیستم، شماره حساب وارد شده بررسی می شود و در صورت وجود، با ورود هر یک از سیگنال های ورودی، عملیات مورد نظر مشخص میشود.

۱. نمایش موجودی: در این حالت سیستم موجودی حساب را نمایش میدهد.
۲. برداشت وجه: در این حالت ابتدا بررسی می شود که موجودی حساب برای برداشت کافی است یا خیر و در صورت موجود بودن، مقدار وارد شده از حساب کاربر کم میشود.
۳. انتقال وجه: در این حالت ابتدا بررسی می شود که موجودی حساب برای انتقال وجه کافی است یا خیر و در صورت موجود بودن، مقدار وارد شده از حساب فعلی به حساب وارد شده منتقل میشود.

قبل از شروع کار سیستم، برای هر حساب موجودی اولیه ای در نظر بگیرید.

موجودی حساب ها حداکثر ۱۰۲۳ تومان میباشد.

در صورتی که در حالت های ۲ و ۳ موجودی کافی نبود، با فعال کردن سیگنالی خروجی به کار هشدار دهید.

بعد از انجام هر عملیات، سیستم باید به حالتی برود که بتواند دوباره منتظر عملیات دیگری باشد و در ابتدا نیز سیستم باید با این حالت شروع شود. (حالتی برای Main Menu)

نکات تکمیلی:

- پروژه میتواند به صورت گروه های دو نفره انجام شود ولی تحویل پروژه به صورت انفرادی خواهد بود.
- ارتقا سیستم به دلخواه خودتان و اضافه کردن عملیات اضافه، شامل نمره اضافه برای قسمت پروژه خواهد بود. (تا سقف ۵۰ درصد نمره پروژه)
- در صورت مشاهده هر گونه کپی برداری میان گروه ها نمره ۱۰۰- به دو گروه تعلق میگیرد.
- مهلت تحویل تا پنج روز بعد از آخرین امتحان میباشد.

با آرزوی موفقیت

تیم حل پروژه درس مدار های منطقی