课程设计验收





课程设计验收实施流程

- 13:30 -- 现场公布随机生成的验收顺序,按顺序分发coe测试文件
- 14:00 -- 按顺序开始验收(只有一次验收机会,时间不超过15分钟);
- 开始验收前准备好以下材料: (1)完成所有综合、布局布线及比特流文件生成; (2)预先根据综合结果填写《验收登记表》; (3)准备好汇编代码及对应机器码; (4)可选: 创新点说明材料(文字、PPT、代码等形式均可);
- 验收流程: (1)标准指令集自测结果展示; (2)烧录比特流文件,核对运行结果正确; (3)核对汇编代码及机器码(MIPS指令集); (4)核对记录资源开销; (5)可选: 创新点展示说明(汇编应用代码层面、架构设计层面、RTL技巧层面均可);

再次强调:时钟速度要求在满足综合报告无违例前提下的最大上板时钟速度;不准采用 MIPS指令集以外的指令;