操作系统lab2实验报告

2012011350 计24 周琳钧

练习1：

实验见源码。

1. 有改进空间，可以只存连续块的首个Page（即property != 0），这样提高查找速度
2. 设计过程：
3. 初始化：首页property设n，接下来所有页设0，其他配置一下就好了~
4. 页分配：找到连续页大于分配数目的那个页，如不存在，分配失败，若存在，从空闲链表中不停的delete页，最后更新剩余部分首页
5. 转回空闲页：找到恰好大于base的那个页，逆向不停插入空闲列表，插入后连续页合并，将连续页首页设置property

练习2：

1. 设计过程：按注释来，略
2. PDE：重要的有如下几项：32~13位为页帧物理地址，第2位为用户或超级用户态，第1位为读写标志，第0位为存在标识

PTE：最后1位为存在标识，其他用于寻找页基址。

1. 执行中断处理程序。

练习3：

1. 设计过程：按注释来，略
2. 全局变量地址本身与页表毫无关系，但是可以通过某种数据转换将Page结构匹配到该页的物理地址上，这样就可以建立与页表之间的联系。
3. 减小虚拟地址空间，相应的减少一级页表项。