

第5章

含运算放大器的电路

5.1 集成运算放大器 Operational amplifier

5.2 理想运算放大器 Ideal op amp

5.3 运算放大电路 Op amp circuits

第5章

含运算放大器的电路

目标：

- 1.了解实际运算放大器特性和电路模型。
- 2.理解理想运放特性。
- 3.熟练分析含理想运放的电路。
- 4.了解基本运算电路的设计。

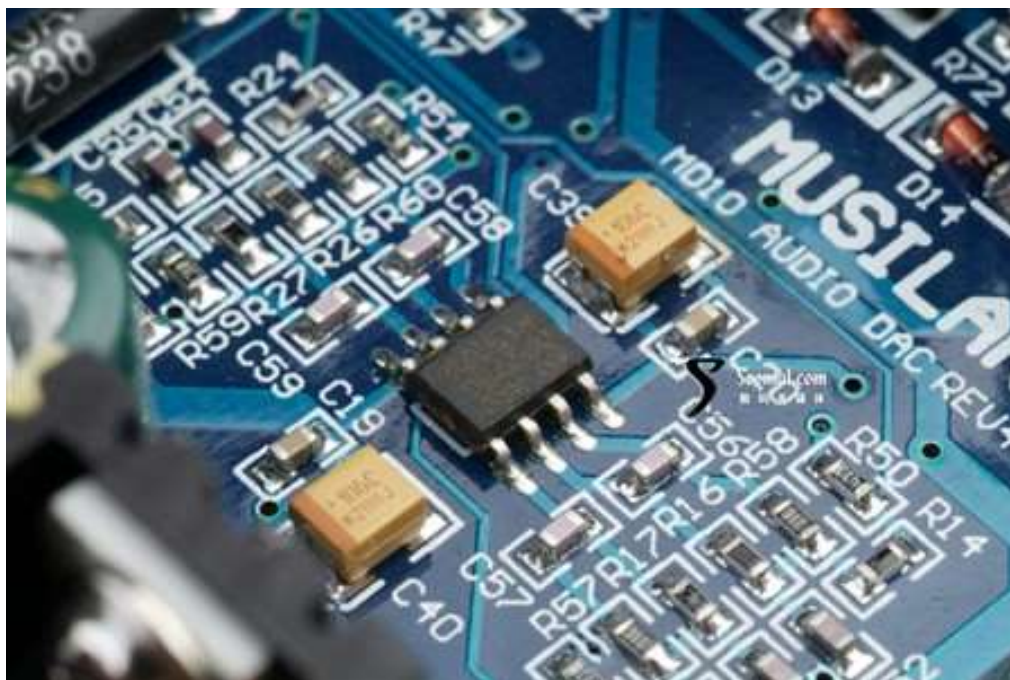
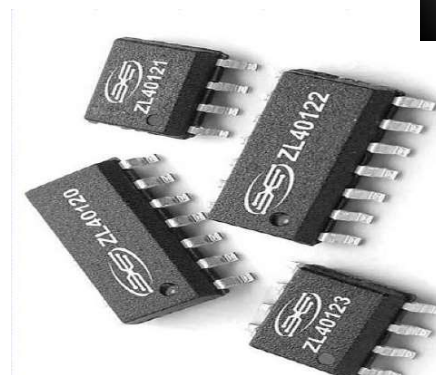
难点： 运算电路设计。

讲授学时： 1.5

讨论学时： 0.5

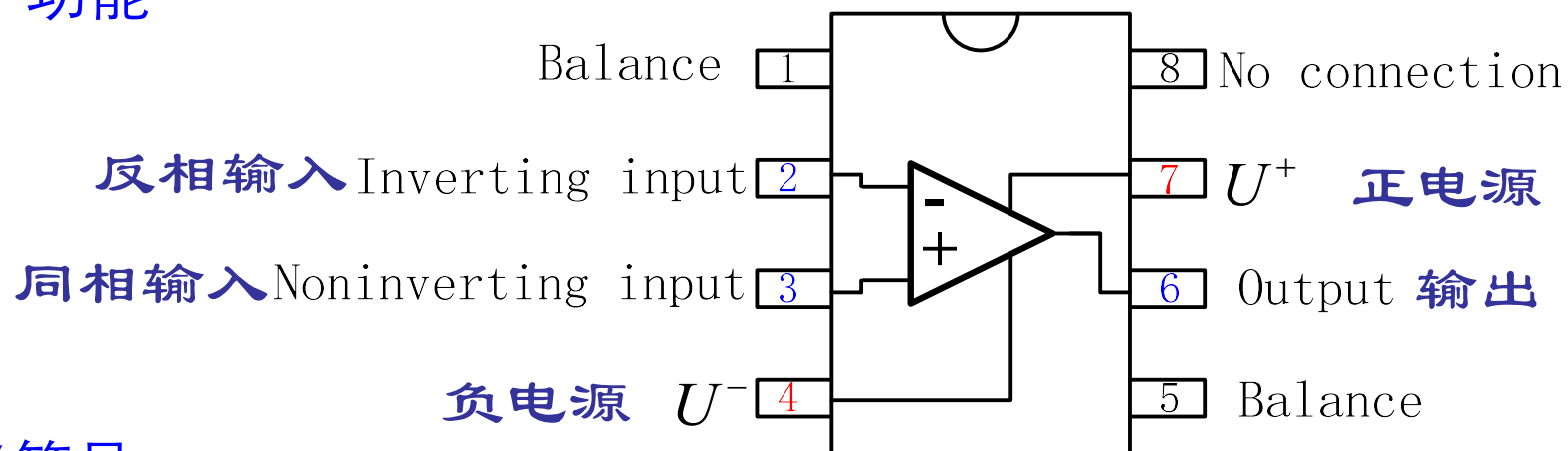
5.1 集成运算放大器 operational amplifiers

- 有源电子器件，由电阻、电容、三极管实现
- 掌握其端口特性

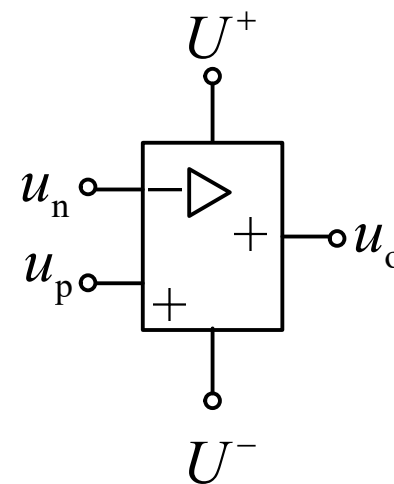
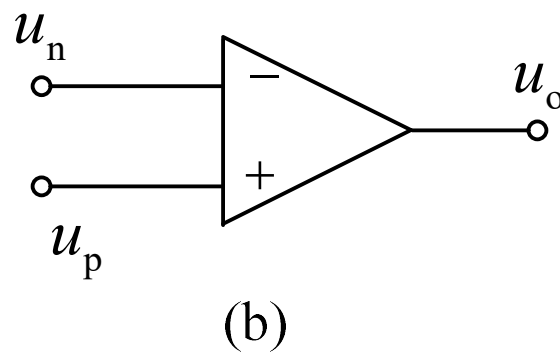
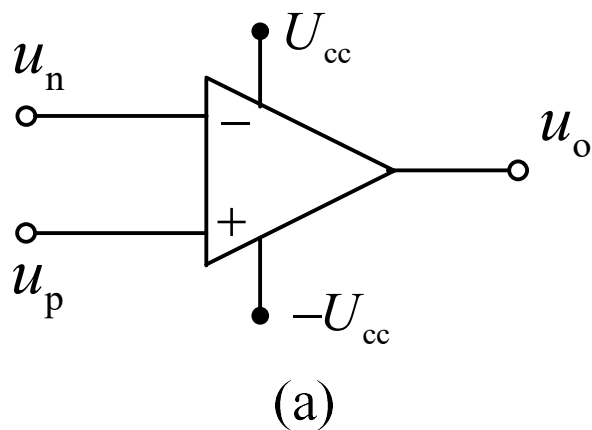


5.1 集成运算放大器 operational amplifiers

1. 端子功能

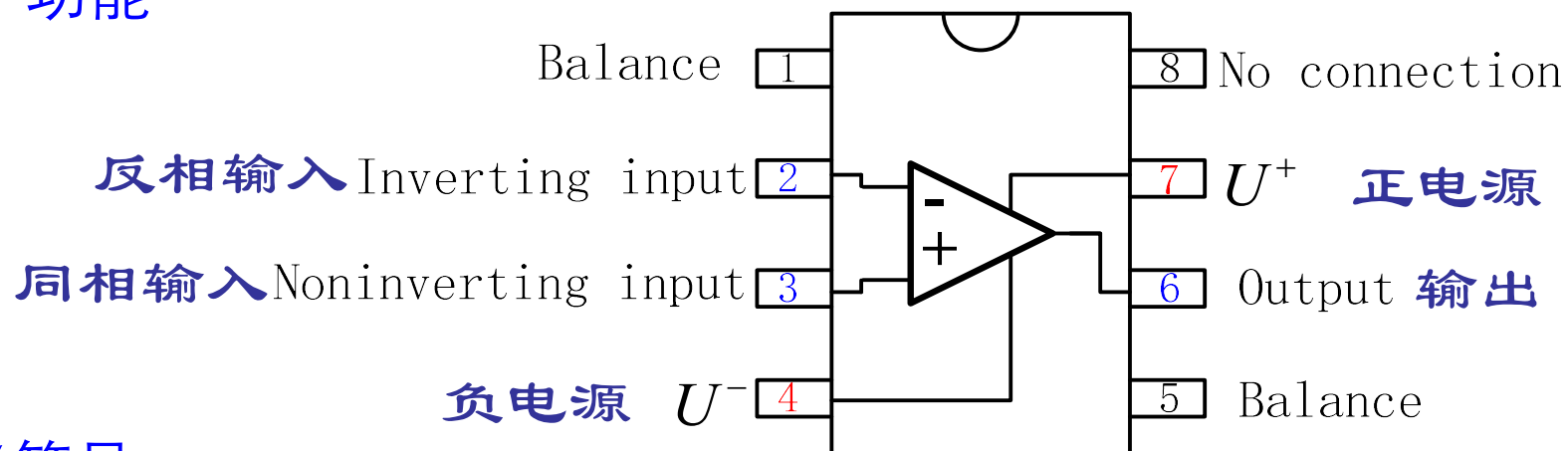


2. 电路符号

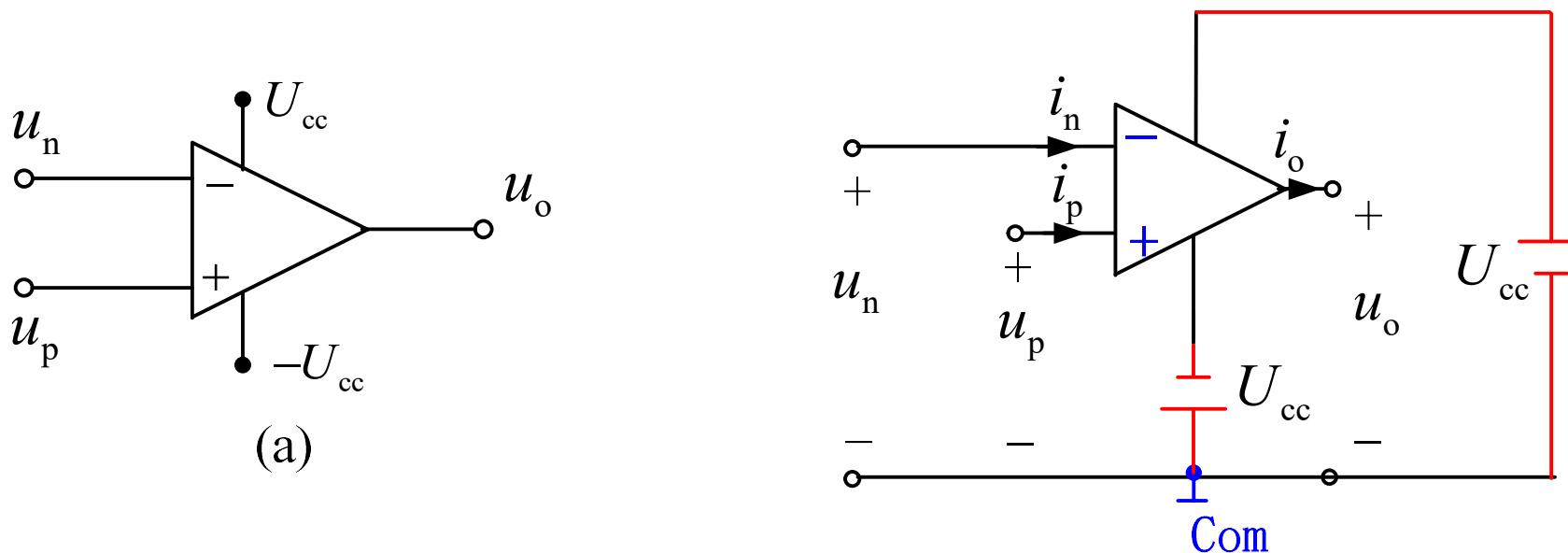


5.1 集成运算放大器 operational amplifiers

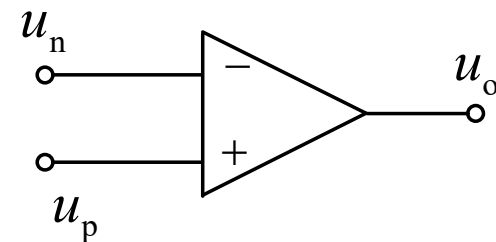
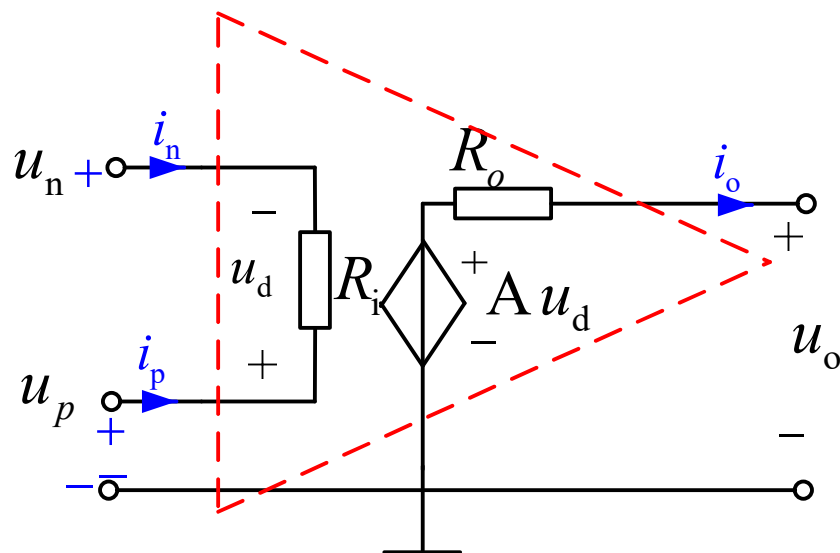
1. 端子功能



2. 电路符号

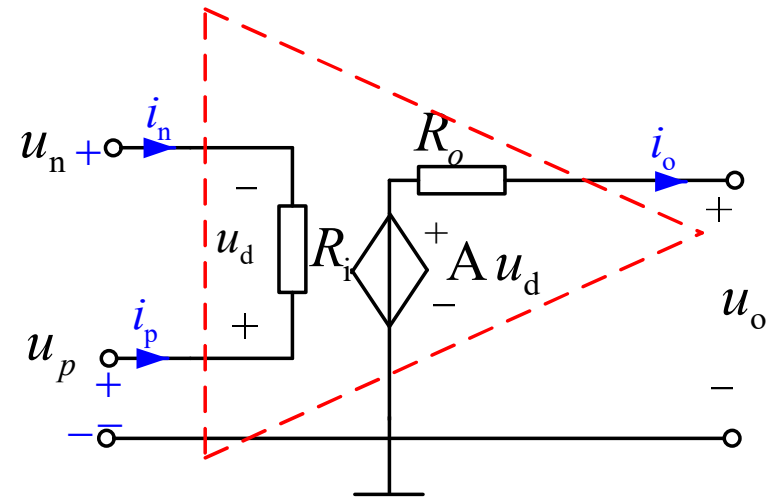
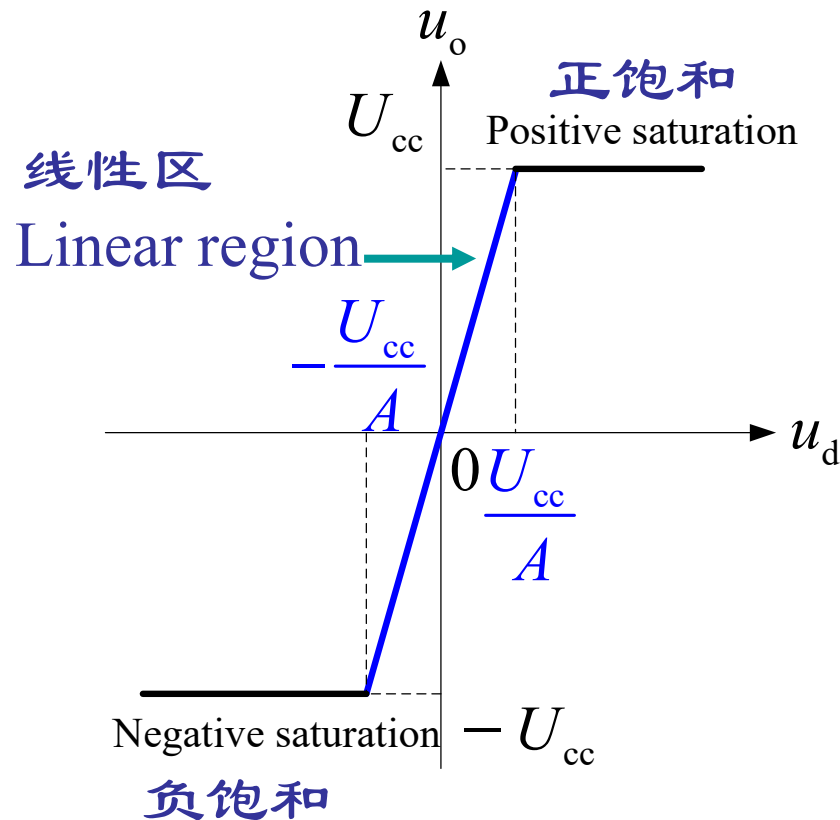


3. 实际运放的简化电路模型



- R_i : 输入电阻, 一般值为 $10^6 \sim 10^{13} \Omega$ 。
- R_o : 输出电阻, 一般值为 $10 \Omega \sim 100 \Omega$ 。
- A 为开环电压放大倍数, 一般值为 $10^5 \sim 10^7$ 。
- $u_d = u_p - u_n$, u_d 为差动电压。

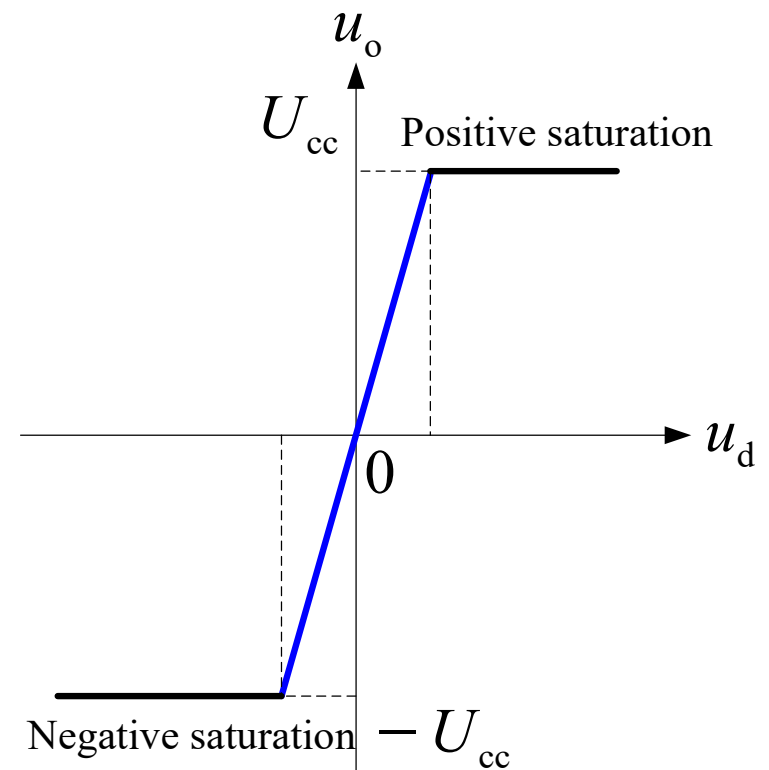
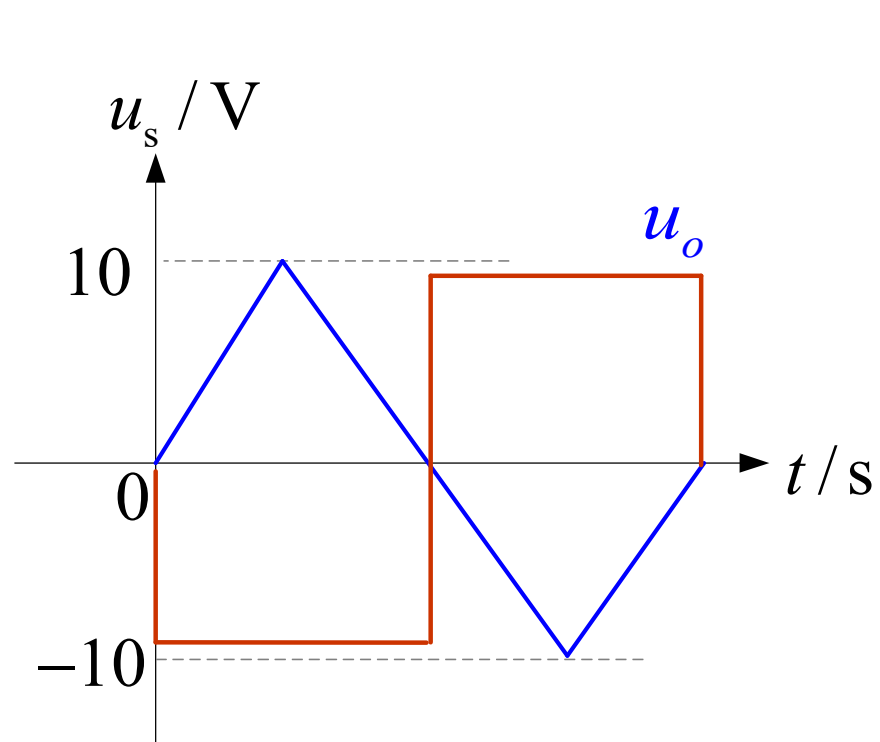
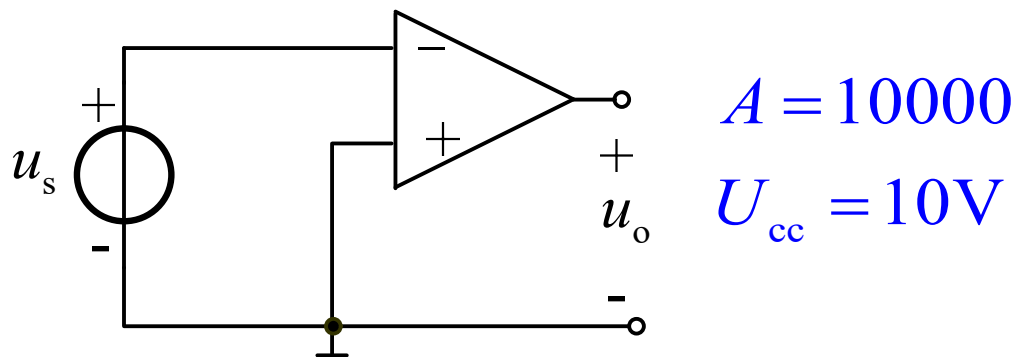
4. 实际运放的输入输出特性



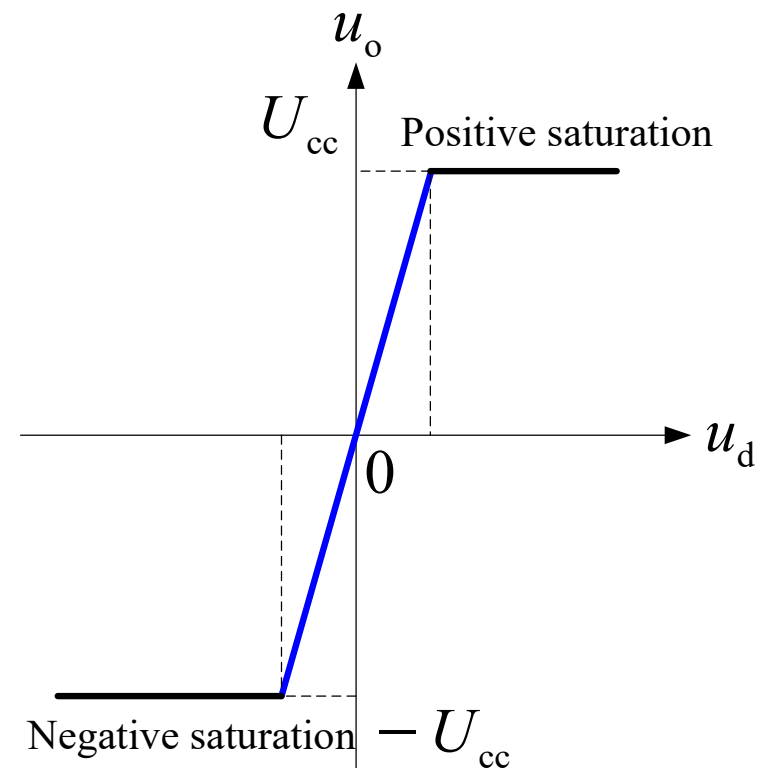
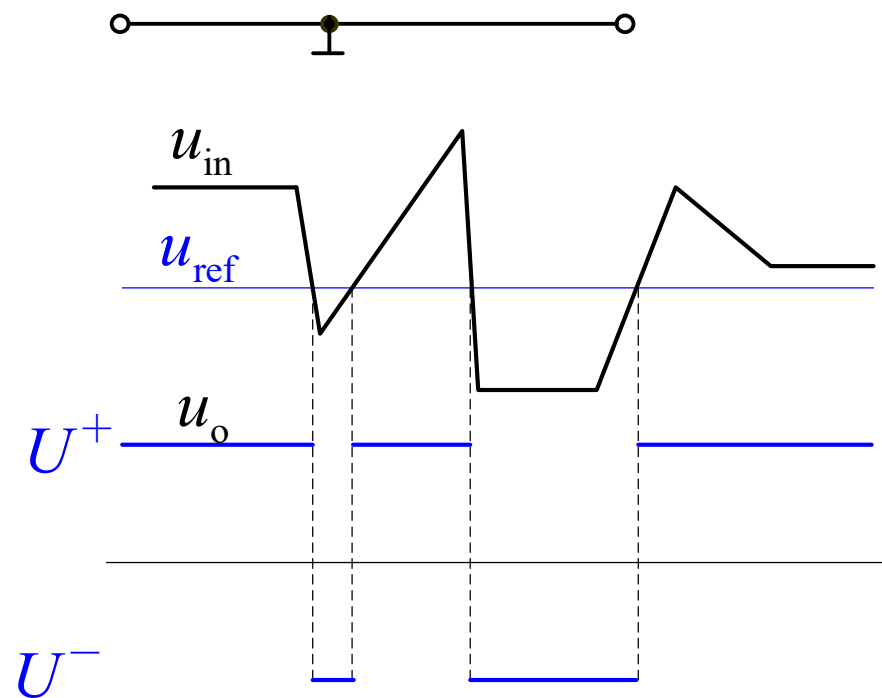
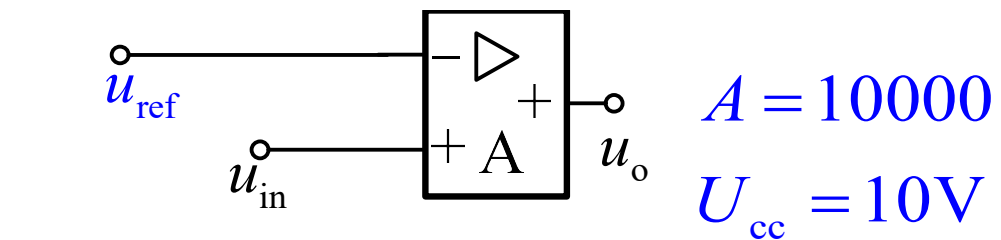
$$u_o = \begin{cases} U_{cc} & u_d > U_{cc}/A \\ Au_d & -U_{cc}/A < u_d < U_{cc}/A \\ -U_{cc} & u_d < -U_{cc}/A \end{cases}$$

- 线性区：输出电压与差动电压成正比。
- 饱和区：输出电压保持定值 $-U_{om}$ 或 U_{om} ，这一现象称为饱和。饱和电压略低于外加直流电源的电压。

5. 开环工作——工作于饱和区——比较器 Comparator

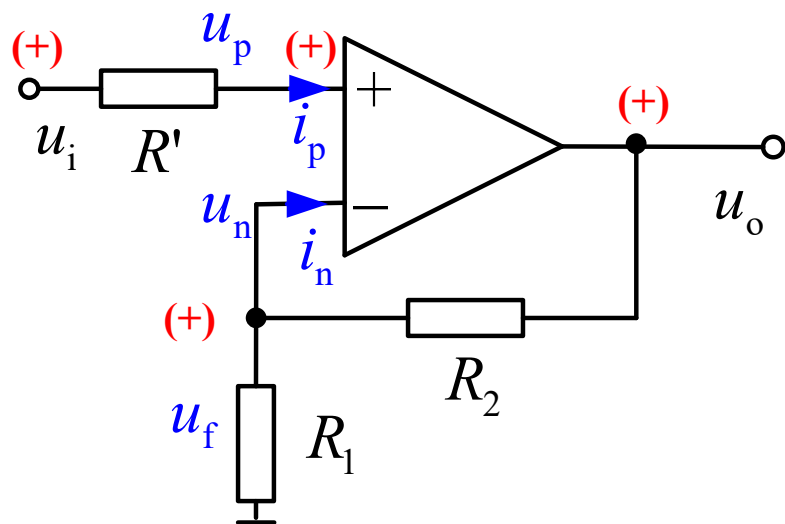


5. 开环工作——工作于饱和区——比较器 Comparator

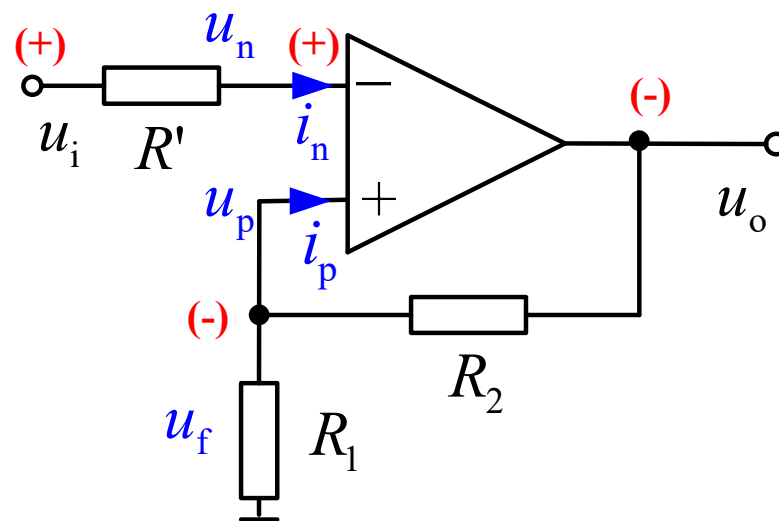


6.正反馈与负反馈

负反馈：



正反馈：



负反馈：

$$\text{扰动} \rightarrow u_i \uparrow \rightarrow u_o \uparrow \rightarrow u_f \uparrow \rightarrow u_d = (u_i - u_f) \downarrow \rightarrow u_o \downarrow$$

正反馈：

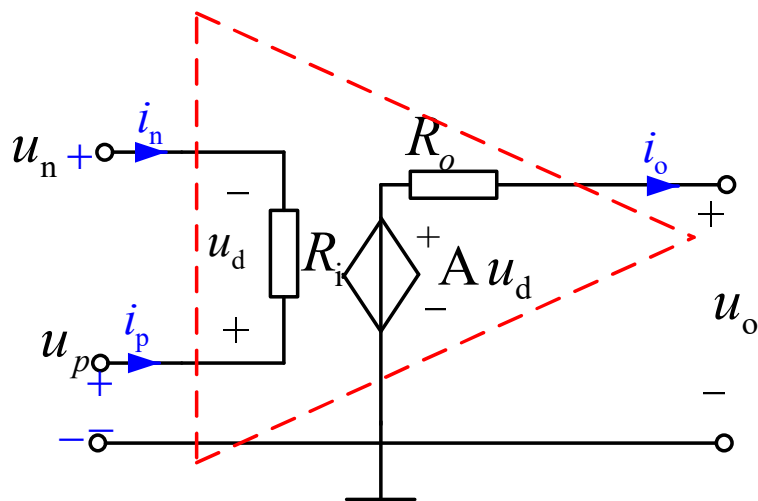
$$\text{扰动} \rightarrow u_i \uparrow \rightarrow u_o \downarrow \rightarrow u_f \downarrow \rightarrow u_d = (u_i - u_f) \uparrow \rightarrow u_o \uparrow$$

5.3 理想运算放大器

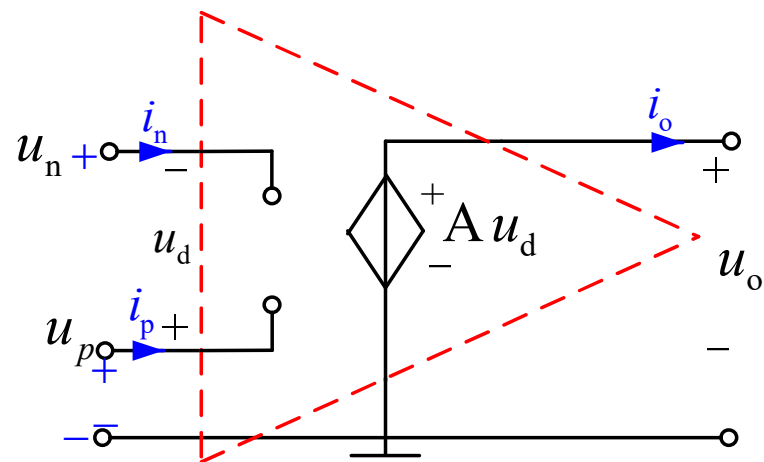
1. 理想运放的电路模型

将运算放大器的参数指标进行理想化处理，得到的模型称为理想放大器。

$$A \rightarrow \infty \quad R_i \rightarrow \infty \quad R_o \rightarrow 0$$



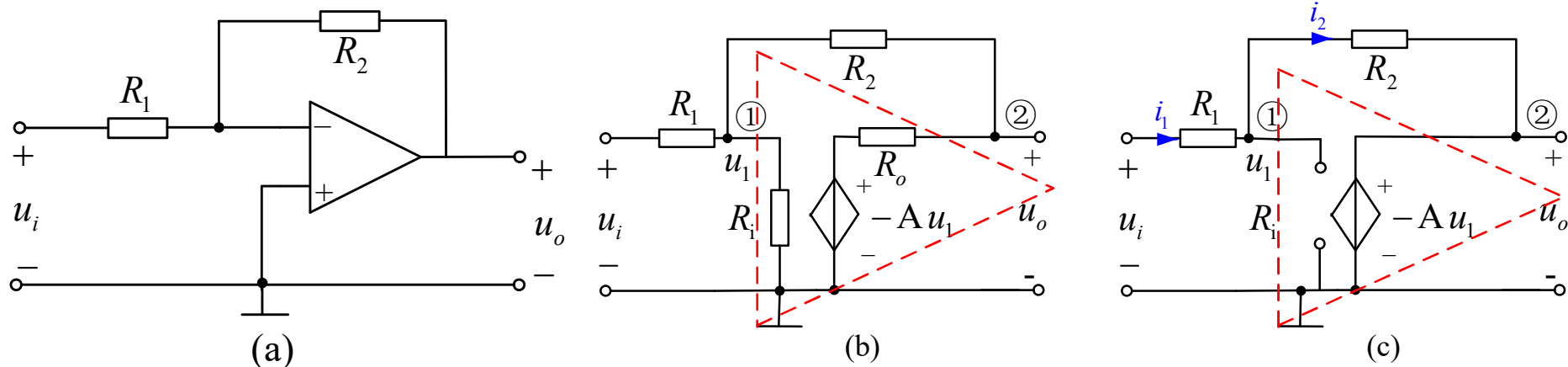
(a) 实际运放模型



(b) 理想运放模型

【例 1】已知运放参数为 $R_i = 2 \times 10^6 \Omega$, $R_o = 100 \Omega$, $A = 5 \times 10^4$, $R_1 = 100 \Omega$,

$R_2 = 200 \Omega$ 。求： u_o/u_i



解 将运放用电路模型表示，如图 (b) 所示。对结点①、②由结点法得

$$\begin{cases} \left(\frac{1}{R_1} + \frac{1}{R_2} + \frac{1}{R_i}\right)u_1 - \frac{1}{R_2}u_o = \frac{u_i}{R_1} \\ -\frac{1}{R_2}u_1 + \left(\frac{1}{R_2} + \frac{1}{R_o}\right)u_o = \frac{-Au_1}{R_o} \end{cases}$$

解得：

$$u_o = \frac{\frac{1}{R_1}\left(\frac{1}{R_2} - \frac{A}{R_o}\right)}{\left(\frac{1}{R_1} + \frac{1}{R_2} + \frac{1}{R_i}\right)\left(\frac{1}{R_2} + \frac{1}{R_o}\right) + \frac{1}{R_2}\left(-\frac{1}{R_2} + \frac{A}{R_o}\right)}u_i$$

$$u_1 = \frac{\frac{1}{R_1}\left(\frac{1}{R_2} + \frac{1}{R_o}\right)}{\left(\frac{1}{R_1} + \frac{1}{R_2} + \frac{1}{R_i}\right)\left(\frac{1}{R_2} + \frac{1}{R_o}\right) + \frac{1}{R_2}\left(-\frac{1}{R_2} + \frac{A}{R_o}\right)}u_i$$

代入参数得： $u_o = -1.9998u_i$

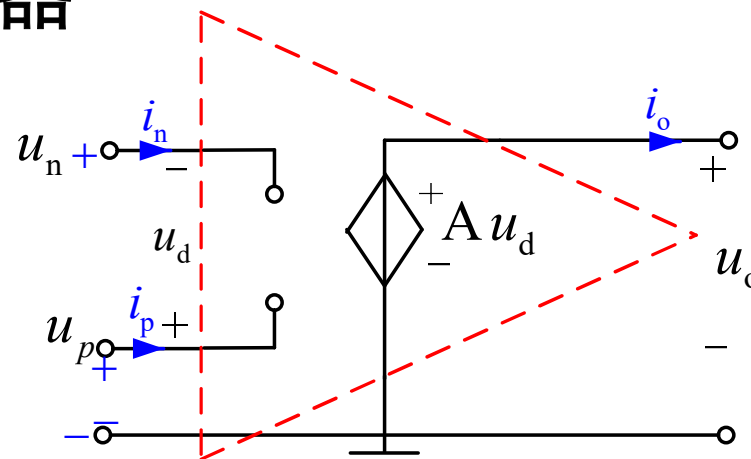
$u_1 = 0.0001u_i$

若令 $A \rightarrow \infty$, $R_i \rightarrow \infty$, $R_o \rightarrow 0$

$$u_o = -\frac{R_2}{R_1}u_i = -2u_i$$

5.3 理想运算放大器

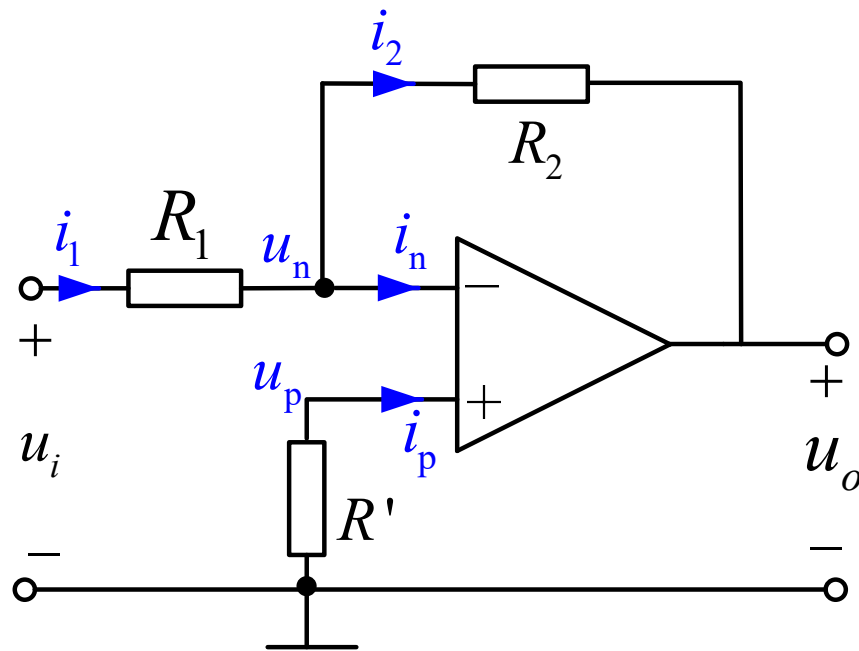
2. 理想运放的重要特性



- $u_n = u_p$ ，即两个输入端之间趋于短路，称为“虚短路”（ $A = \infty$ ）
- $i_n = i_p = 0$ ，即两个输入端的电流都等于0，称为“虚断路”。（ $R_i = \infty$ ）
- 如果不是差动输入，而是把同相端（或反相端）接地，由于 $u_p = 0$ （或 $u_n = 0$ ），则 $u_n = 0$ （或 $u_p = 0$ ），不论哪端接地，都有 $u_n = u_p = 0$ ，称为“虚地”（virtual ground）。
- 理想放大器电路属于有源电路。

5.4 含运算放大器电路的分析

5.4.1 反相比例运算电路



由虚断路: $i_n = i_p \approx 0$

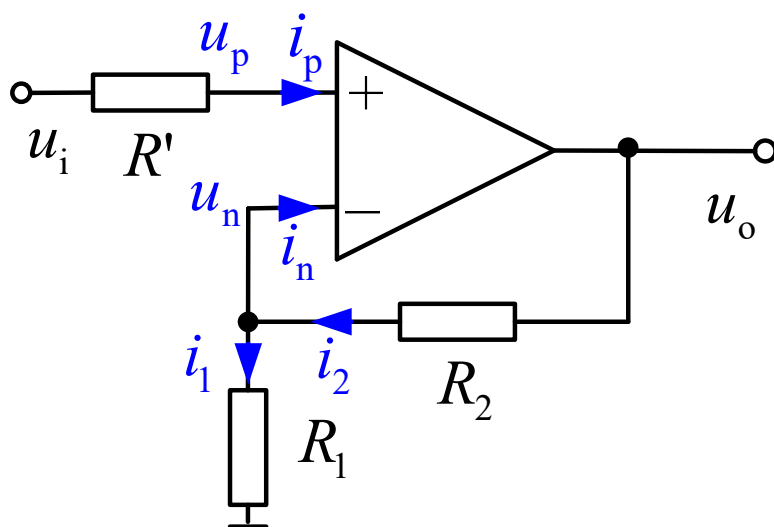
得出: $i_1 = i_2$

由虚短路: $u_n \approx u_p = 0$

$$\Rightarrow \frac{u_i}{R_1} = -\frac{u_o}{R_2}$$

$$\frac{u_o}{u_i} = -\frac{R_2}{R_1}$$

5.4.2 同相比例运算电路



由虚断路: $i_n = i_p \approx 0$

得出: $i_1 = i_2$

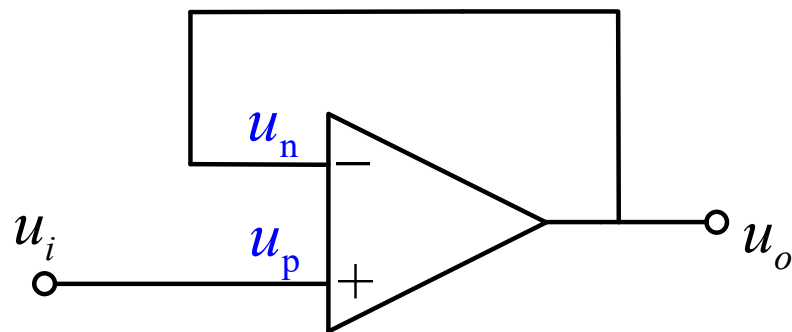
由虚短路: $u_n \approx u_p = u_i$

$$\frac{u_i}{R_1} = \frac{u_o}{R_1 + R_f}$$

$$\Rightarrow u_o = \left(1 + \frac{R_f}{R_1}\right)u_i$$

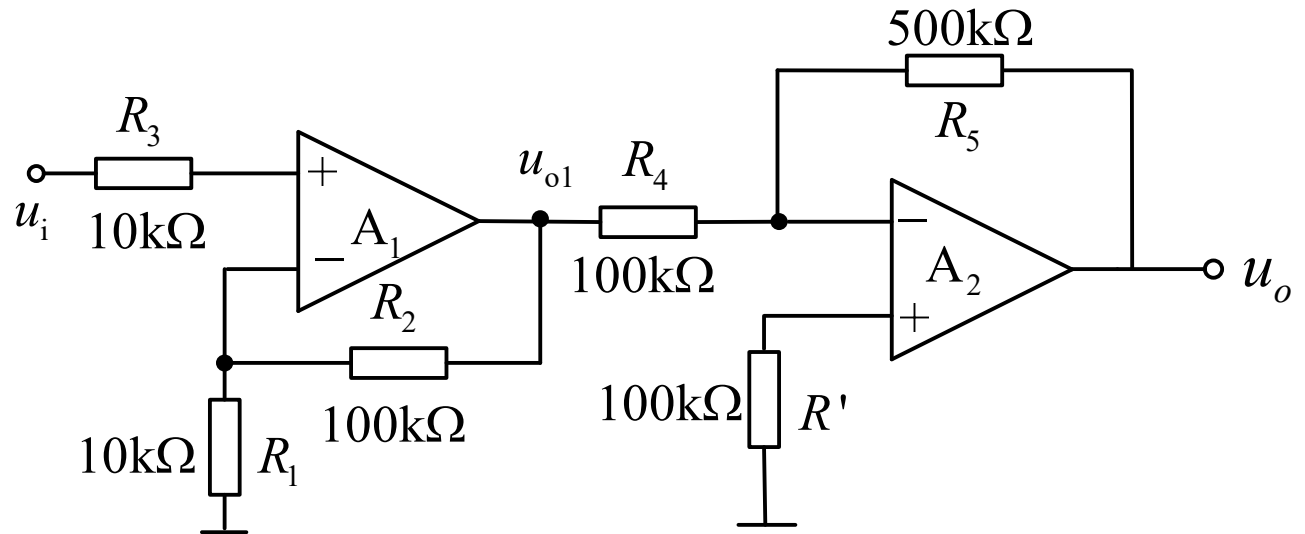
$$\frac{u_o}{u_i} = 1 + \frac{R_f}{R_1}$$

5.4.3 电压跟随器



$$u_o = u_n = u_p = u_i$$

【例 2】求输出电压



解：

运放 A_1 构成同相比例运算电路

$$u_{o1} = \left(1 + \frac{R_2}{R_1}\right) u_i = \left(1 + \frac{100}{10}\right) u_i = 11 u_i$$

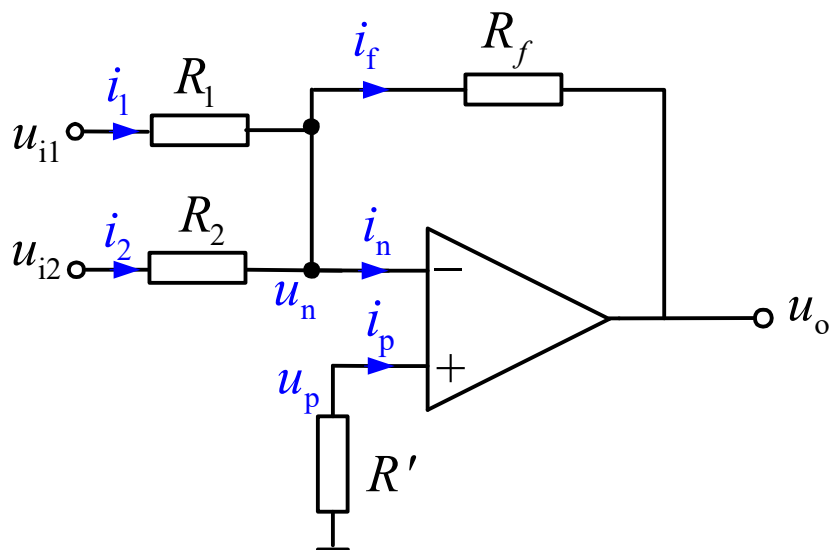
运放 A_2 构成反相比例运算电路

则有：

$$u_o = -\frac{R_5}{R_4} u_{o1} = -5 u_{o1}$$

$$u_o = -55 u_i$$

5.4.4 加法（求和）运算电路



由虚断路: $i_n = i_p \approx 0$

得出: $i_1 + i_2 = i_f$

由虚短路: $u_n \approx u_p = 0$

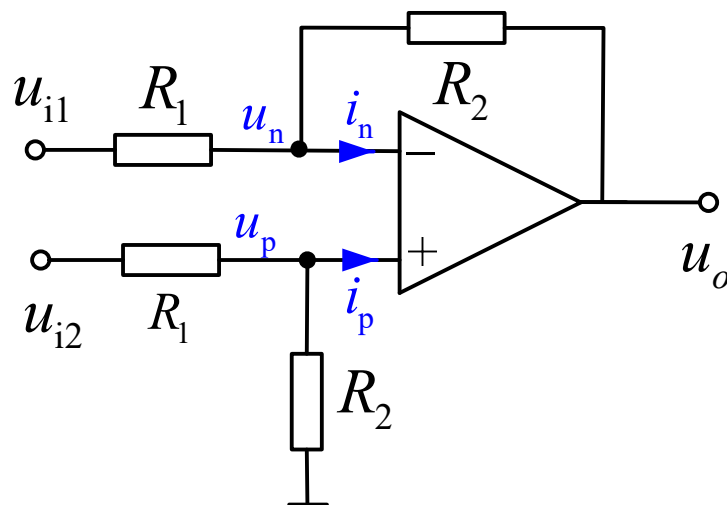


$$\frac{u_{i1}}{R_1} + \frac{u_{i2}}{R_2} = \frac{-u_o}{R_f}$$

$$u_o = -\left(\frac{R_f}{R_1} u_{i1} + \frac{R_f}{R_2} u_{i2}\right)$$

调节反相求和电路的某一路信号的输入电阻，不影响输入电压和输出电压的比例关系，调节方便。

5.4.5 减法（求差）运算电路



根据虚断的概念，对输入结点由KCL得：

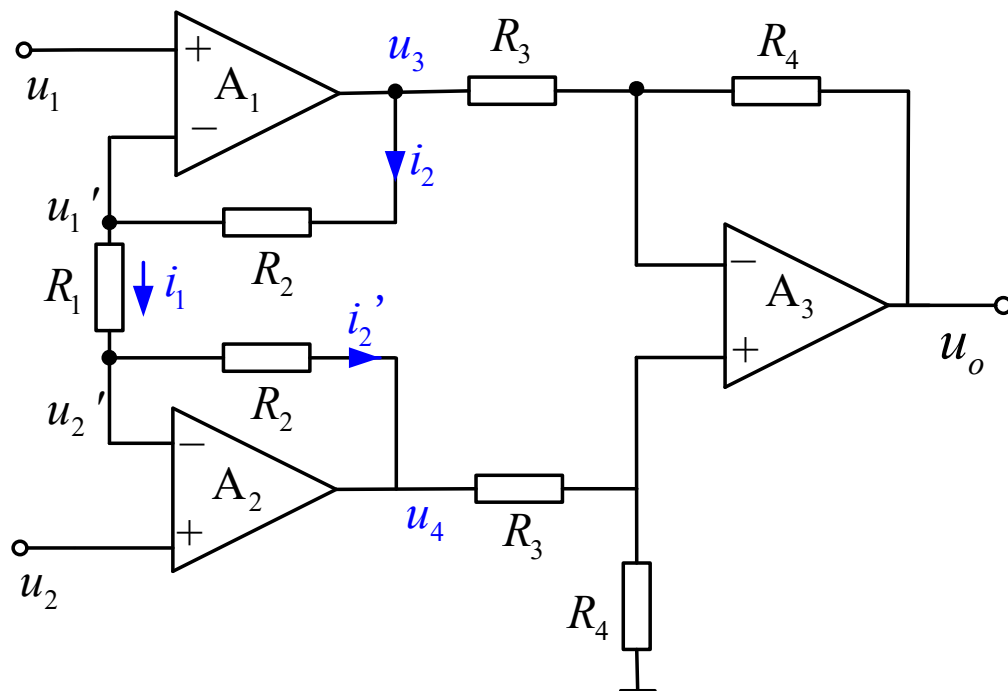
$$\frac{u_{i1} - u_n}{R_1} = \frac{u_n - u_o}{R_2} \quad \frac{u_{i2} - u_p}{R_1} = \frac{u_p}{R_2} \quad \Rightarrow \quad u_p = \frac{R_2}{R_1 + R_2} u_{i2}$$

利用虚短路的概念 $u_n \approx u_p$

联立求解得：

$$u_o = \frac{R_2}{R_1} (u_{i2} - u_{i1})$$

【例3】证明：
$$u_o = -\frac{R_4}{R_3} \left(1 + \frac{2R_2}{R_1}\right) (u_1 - u_2)$$



证明：对运放 A_1 、 A_2
由运放的“虚短”、“虚断”

$$u_1 = u_1', \quad u_2 = u_2'$$

则有： $i_1 = i_2 = i_2'$

$$\frac{u_1 - u_2}{R_1} = \frac{u_3 - u_4}{2R_2 + R_1}$$

得：
$$u_3 - u_4 = \left(1 + \frac{2R_2}{R_1}\right) (u_1 - u_2)$$

对 A_3 ：

$$u_o = \frac{R_4}{R_3} (u_4 - u_3) = -\frac{R_4}{R_3} \left(1 + \frac{2R_2}{R_1}\right) (u_1 - u_2)$$

证毕

【例4】 确定输出电压。

$$\frac{u_i - 0}{R_1} + \frac{u_{o1} - 0}{R_2} + \frac{u_o - 0}{R_3} = 0$$

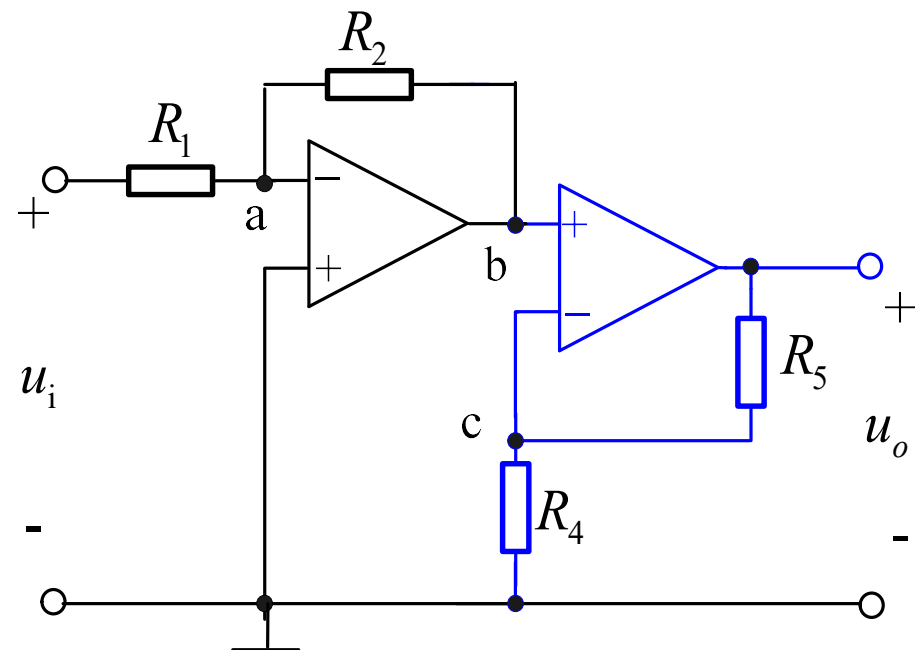
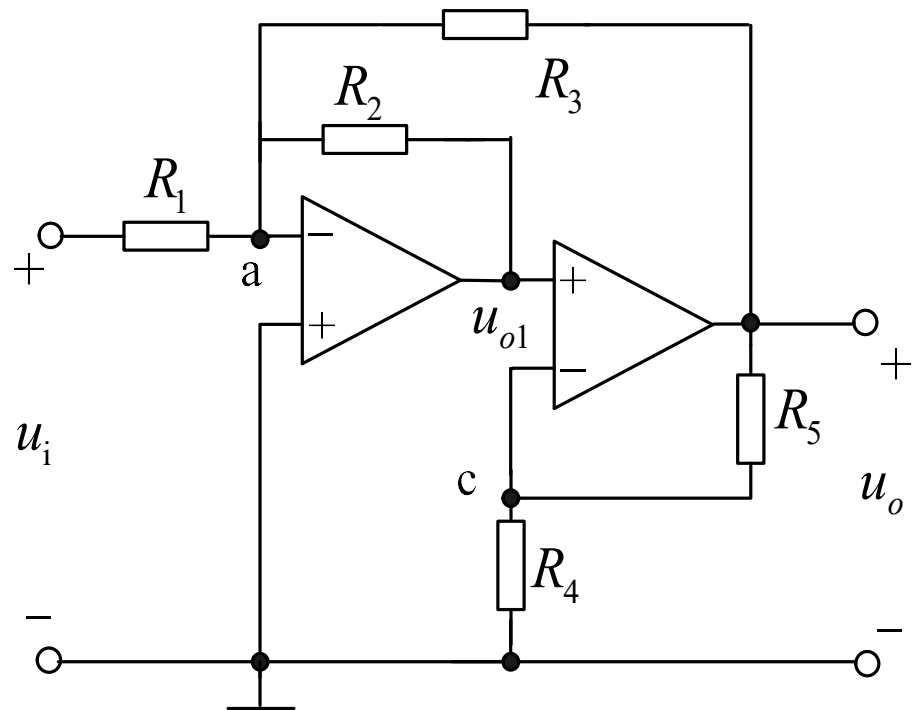
$$u_c = \frac{R_4}{R_5 + R_4} u_o$$

$$u_{o1} = u_c$$

$$\frac{u_o}{u_i} = - \frac{R_2 R_3 (R_4 + R_5)}{R_1 (R_2 R_4 + R_2 R_5 + R_3 R_4)}$$

$$u_b = -\frac{R_2}{R_1} u_i \quad u_o = \left(1 + \frac{R_5}{R_4}\right) u_b$$

$$u_o = -\frac{R_2}{R_1} \left(1 + \frac{R_5}{R_4}\right) u_i$$



计划学时：2学时；课后学习4学时

作业：

5-2 集成运算放大器

5-6、5-7、5-10 理想运算放大器

5-13 运算放大电路

5-22 运算放大电路级联