**C1\_FPGA外设测试(48MHz)**

**V1.0**

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| 外设测试内容 | | | 测试结果 | 说明 |
| QSPI | | | √ | FLASH(XMC) |
| UART | | | √ | Debug  专测：FIFO\_RTOR（DragonB is Failed）    解决：  DragonB 115200(16M), DragonC 115384(48M) |
| SPI |  | M | √ | FLASH ID; 6M~24M  SPIM->CTRL.SPIM\_CPHA = 1;  影响时钟结尾，产生毛刺 |
| S | √ | SPIS->TX\_DAT = old\_data++;  填充数据有问题    解决：  1122\_2\_sof: 8Mhz |
| DMA | M | √ | FLASH ID;6M~24M  SPIM->CTRL.SPIM\_CPHA = 1;  影响时钟结尾，产生毛刺 |
| S |  | 与普通模式相同 |
| IIC | | M | √ | CLK、DATA同时上拉5.1K电阻（100~400K） |
| S | √ | CLK、DATA同时上拉5.1K电阻（100~400K）  NAK    解决：  // FPGA 48M need use 24M  RCC->APB1CLK\_DIV = 1; // 20221119 --whl |
| Timer | BTMR | | √ |  |
| RTC | | √ |  |
| IWDT | | | √ | 复位 |
| IO | 输出 | | √ | PA10 |
| 输入 | | √ | PA10 |
| EXTI | | | √ | PA10(外部上拉、输入、下降沿) |
| DMA | | | √ | UART1/2收发  115200、921600 |
| DMAC\_IRQ | | | √ | UART1/2收发  115200、921600 |
| PWM | | | √ |  |
| PWC | | | √ |  |