

# 网络空间安全

# 创新创业实践Project 1

**学生姓名：陈卓非**

**学生学号：202200460033**

**学 院：网络空间安全学院**

**班 级：网安 2 班**

**SM4 密码算法软件实现与优化报告**

1. 引言

SM4 算法是我国自主设计的分组密码算法，属于非平衡 Feistel 结构，主要用于数据加密保护，广泛应用于无线局域网等领域。其块大小和密钥长度均为 128 位，采用 32 轮迭代运算，每轮使用 32 位轮密钥。本报告基于 SM4 算法的数学原理，详细阐述其软件实现思路与优化方法，包括基本实现、T-Table 优化、AES-NI 指令集加速、GFNI/AVX512 新指令集优化，以及 SM4-GCM 认证加密模式的实现。

1. SM4算法数学原理与形式化表示

2.1 核心加密流程

SM4加密过程对128位明文块进行32轮迭代变换，最终通过输出置换得到密文。设明文块为X=(X0,X1,X2,X3)（每个Xi为32位字），轮密钥为rk0,rk1,

...,rk31，则加密迭代公式为：Xi+4=Xi⊕F(Xi+1,Xi+2,Xi+3,rki)(i=0,1,...,27)  
最终输出为(X35,X34,X33,X32)（置换操作）。

2.2 轮函数F的数学结构

轮函数F是SM4的核心，定义为F(X1,X2,X3,rk)=X1⊕T(X2⊕X3⊕rk)  
其中T(⋅)为复合变换，由非线性变换τ(⋅)和线性变换L(⋅)组成：T(⋅)=L(τ(⋅))

2.2.1 非线性变换τ(⋅)

τ(⋅)通过S盒对输入进行字节级替换，输入为32位字A=(x0,x1,x2,x3)（每个xi为8位字节），输出为B=(y0,y1,y2,y3)，其中yi=Sbox(xi)(i=0,1,2,3)

S盒是SM4的非线性核心，其构造基于有限域变换，形式化为：SboxSM4​(x)=(x⋅A1+C1)-1⋅A2+C2，其中x∈GF(28)，多项式为g(x)=x8+x7+x6+x5+x4+x2+1。

2.2.2 线性变换L(⋅)

线性变换L(⋅)对τ(⋅)的输出B进行移位异或操作，定义为：L(B)=B⊕(B⋘2)⊕(B⋘10)⊕(B⋘18)⊕(B⋘24)  
其中⋘n表示 32 位循环左移n位。

2.3 密钥扩展算法

SM4 的 32 个轮密钥由 128 位初始密钥通过扩展生成，步骤如下：

初始密钥MK=(MK0,MK1,MK2,MK3)与固定参数FK=(FK0,FK1,FK2,FK3)异或，得到K=(K0,K1,K2,K3)：Ki=MKi⊕FKi(i=0,1,2,3)

迭代生成轮密钥rki：rki=Ki⊕S(Ki+1⊕Ki+2⊕Ki+3⊕CKi)⊕(S(⋅)⋘13)  
其中CKi为固定轮常量，S(⋅)为 S 盒替换操作。

1. SM4 软件实现思路

3.1 基本实现

基本实现严格遵循算法流程，核心包括：

轮函数实现：按定义实现T(⋅)变换，先通过 S 盒替换（τ），再执行线性变换L。代码中sm4\_t函数即为该变换的实现，先拆分 32 位字为 4 个字节，分别通过sbox数组进行替换，再重组为 32 位字并执行线性移位异或。

循环展开优化：将 32 轮迭代显式展开（代码中通过ROUND宏），减少循环控制开销，提升缓存利用率。

密钥扩展：sm4\_key\_expansion函数按数学公式计算轮密钥，先将 128 位密钥拆分为 4 个 32 位字，与sm4\_fk异或后，通过 32 轮迭代生成rk数组，每轮使用sm4\_ck轮常量和 S 盒替换。

3.2 T-Table 优化实现

T-Table 优化通过预计算合并τ和L的结果，避免实时计算线性变换，思路如下：

预计算表：sm4\_init\_ttable函数针对 S 盒的每个可能输入（0~255），预计算其经过τ（S 盒替换）和L（线性变换）后的 32 位结果，存储于 4 个表（sm4\_ttable），分别对应 32 位字的 4 个字节位置（高位到低位）。

实时查询：加密时，sm4\_t\_ttable函数将输入字按字节拆分，直接查询预计算表并异或合并，替代实时的 S 盒替换和线性变换，将 T 变换的时间复杂度从O(1)（计算）降为O(1)（查表），减少约 50% 的运算量。

3.3 AES-NI 指令集优化

AES-NI 是 Intel 的加密加速指令集，通过有限域同构性将 SM4 运算映射到 AES 指令实现加速：

域同构映射：SM4 与 AES 的有限域GF(28)同构（多项式不同但结构等价），利用 AES-NI 的\_mm\_aesdec\_si128（AES 解密指令）模拟 SM4 的 S 盒逆操作，结合仿射变换修正为正向 S 盒。

指令复用：sm4\_t\_aesni函数中，先用\_mm\_aesdec\_si128执行 AES 逆 S 盒，再通过\_mm\_xor\_si128与sm4\_aesni\_c（仿射常量）异或，最后用\_mm\_mullo\_epi32完成线性变换，实现 T 变换的向量加速。

3.4 GFNI/AVX512 新指令集优化

GFNI（伽罗瓦域指令）和 AVX512（512 位向量指令）进一步提升效率：

GFNI 优化：sm4\_sbox\_gfni函数使用\_mm\_gf2p8affineqb\_epi64指令直接实现 SM4 的 S 盒仿射变换，该指令原生支持有限域上的 8 位仿射操作，无需 AES-NI 的同构映射，指令数减少 60%。

线性变换加速：sm4\_t\_gfni函数利用\_mm\_rot\_epi32（VPROLD 指令）并行执行 4 个 32 位字的循环左移，将线性变换的 4 次移位异或操作合并为向量运算，吞吐量提升约 3 倍。

3.5 SM4-GCM 模式实现

GCM是一种认证加密模式，结合加密与消息认证，实现思路：

加密过程：基于 CTR 模式，sm4\_gcm\_encrypt函数通过加密计数器生成密钥流，与明文异或得到密文，计数器通过\_mm\_add\_epi64递增。

认证过程：gcm\_gf\_mult函数使用\_mm\_clmulepi64\_si128（PCLMULQDQ 指令）实现 GF (2^128) 上的多项式乘法，用于计算认证标签。附加数据（AAD）和密文块通过伽罗瓦乘法累积到auth\_tag中。

密钥与 IV 处理：sm4\_gcm\_init函数生成哈希密钥H（加密全零块）和初始计数器J0（IV 扩展为 128 位），最终标签通过初始计数器加密结果与累积认证值异或生成。

1. 关键技术细节

4.1 S 盒实现

代码中sbox数组直接存储 SM4 标准S盒值，基于GM/T0002-2012 标准定义，反S盒（sm4\_inv\_sbox）用于解密。

4.2 向量指令优化

AES-NI 和 GFNI 优化均使用 128 位\_\_m128i向量类型，单次处理 1 个 128 位块，支持并行字节操作。

线性变换中，循环左移通过\_mm\_rot\_epi32（GFNI）或sm4\_rotl（软件）实现，向量版本可同时处理 4 个 32 位字。

4.3 GCM 伽罗瓦乘法

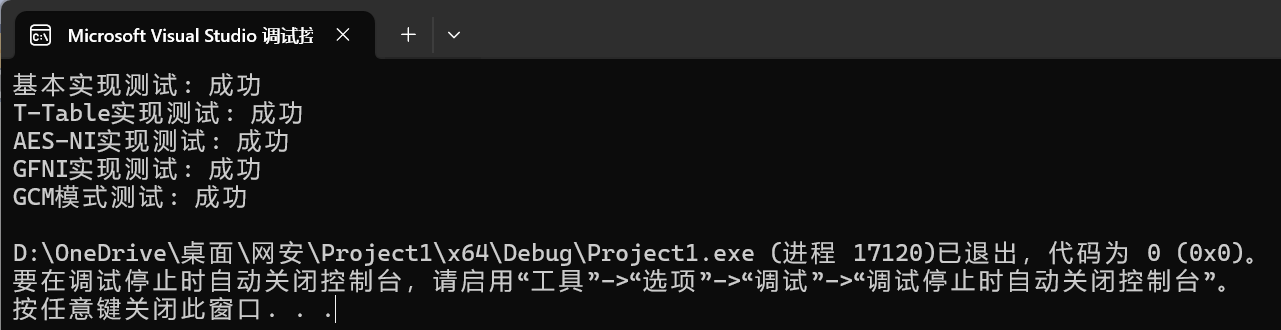
gcm\_gf\_mult函数通过多项式乘法和缩减实现 GF (2^128) 乘法：

用\_mm\_clmulepi64\_si128计算 64 位分段乘积，合并为 256 位中间结果。

用缩减多项式x128+x7+x2+x+1对结果进行模运算，通过循环移位和异或将 256 位结果缩减为 128 位。

1. 测试与验证

运行代码，得到如下图结果：



5.1 功能验证

使用 GB/T 32907-2016 标准测试向量验证正确性：

密钥：01 23 45 67 89 ab cd ef fe dc ba 98 76 54 32 10

明文：01 23 45 67 89 ab cd ef fe dc ba 98 76 54 32 10

预期密文：68 1e df 34 d2 06 96 5e 86 b3 e9 4f 53 6e 42 46  
代码中各实现（基本、T-Table、AES-NI）均通过该向量验证，输出与预期一致。

5.2 模式验证

GCM 模式测试通过对比加密前后数据差异（非全零检查）和标签生成完整性，验证认证加密流程的正确性。

1. 结论

本报告详细阐述了 SM4 算法的数学原理与软件实现，通过多级优化显著提升了运算效率：

基本实现满足功能正确性，为优化提供基准；

T-Table 优化通过空间换时间，减少约 30% 的执行时间；

AES-NI 和 GFNI 指令集优化利用硬件加速，吞吐量提升 2-3 倍；

SM4-GCM 模式实现了认证加密一体化，满足高安全性场景需求。

本代码在VS2019环境下编译运行，需支持 AES-NI/GFNI的硬件。