

**码框架：**

如上图所示，白色框成循环阶梯式排列，长度为98bit，白色框内为全0序列，其参与编码，但不参与发送，对于bpsk:1-2x调制，其在译码时被设置为最大值。

**码率：**

R=(239\*239-239\*98)/(256\*256-239\*98)=33,699/42,114=0.800185

**译码步骤：**

4\*（1次行译码+1次列译码）=8次译码

**基本参数：**

加噪后码字序列被clip在ram\_max=127以内，即n\_code<=ram\_max。

Alpha=[0.25,0.25,0.5,0.5,0.75,0.75,1,1];

对于单个BCH软解码：dcode(i,:)=n\_code(i,:)+fix(alpha\*w);

每次译码后将更新后的软信息（dcode）clip在如下不同大小以内：

[2ram\_max,2ram\_max,2ram\_max,2ram\_mx,4ram\_max,4ram\_mx,4ram\_mx,4ram\_max]

**性能曲线：**

仅统计信息位，其性能曲线图如下所示，在rber约为0.0315是ber为1e-6。

