- 1. Koncepce a architektura číslicových počítačů
- 2. Zobrazení údajů v číslicovém počítači, kódování
- 3. Aritmetické a logické operace v číslicovém počítači, logické funkce
- 4. Kombinační obvody, jejich realizace z pravdivostní tabulky
- 5. Sekvenční obvody, jejich realizace, použíté klopné obvody
- 6. Programovatelné logické obvody
- 7. Mikrořadiče (MCU), jeho struktura, význačné integrované periferie
- 8. Program, programovací jazyky, příkaz, instrukce, druhy adresování
- 9. Mikroprocesor v reálném režimu, adresování LA a FA
- 10. Chráněný režim operační paměti, adresování LA a FA
- 11. Stránkování OP, virtuální pamět, princip přenosu DMA
- 12. Multitasking a jeho průběh, popis obvodu řadiče přerušení
- 13. Přerušení a jeho průběh, předání řízení, průběh instrukce volá-ní
- 14. Matematický koprocesor / FPU, kódování čísel v FPU
- 15. Vývoj procesorů od Pentia do současnosti
- 16. Struktura osobního počítače (stolní, přenosný), popis základní desky
- 17. Princip monitoru, typy grafických adapterů, kódování souborů
- 18. Digitalizace zvuku, zvukové adaptery a soustavy, kódování soubor
- 19. Vnitřní paměti osobního počítače a jejich provedení, vyrovnávací paměti v procesor
- 20. Vnější paměti osobního počítače, fyzické a logické uspořádání dat
- 21. Nemagnetické nosiče informace pro osobní počítače, uspořádání dat
- 22. Vstupní a výstupní zařízení osobních počítačů
- 23. Tiskárny pro osobní počítače, používaná rozhraní osobního počítače
- 24. Ochrana a zabezpečení dat
- 25. Start počítače, operační systém a jeho zaveden