

Předání řízení

- B-I (40KB, PL = 3)
- B-II (64KB, PL = 3)
- B-III(36KB, PL = 3)

PL = Privilege Level

Adresa vede ke změně obsahu v reg.CS -> zajistí selektor pro výběr z LDT.
-> přesun vybraného deskriptoru do reg.CS nevidí -> zpracování deskriptoru
(kontrola PP, Báze segm.B-III, Limit), adr* se zapíše do reg PC/IP
počáteční adresa - offset v segm. B-III, mikroproc. je řízený novým
segmentem.

Mikroprocesor načte instr. CALL adresa** vede ke změně v reg. PC/IP, ten ukáže na offset v segmentu, kde je počáteční adresa podprogramu M-E, předání řízení bez brány

pomocí načtené instr. CALL ADR+. ADR+ vede ke změně obsahu reg. CS vidi-
uloží se do něho selektor pro výběr brány CALLGATE z tabulky GDT
CALLGATE obsahuje: 1Byte Příst.Práva 2Byte nový selektor 2Byte Offset
 1Byte Hloubka zásobníku 2Byte Rezerva
Brána CALLGATE a deskriptor zajistí 2 stupně kontroly z přechodu PL3 do 2

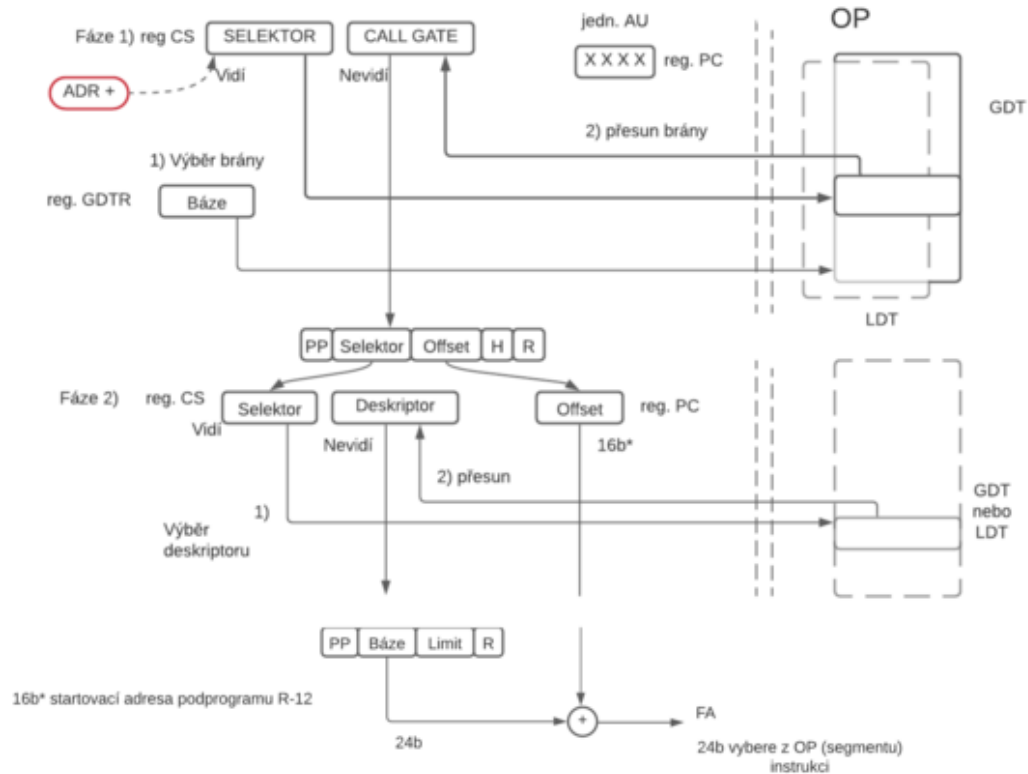
synchronního volání přerušení programu INT 1E hex (instrukce)
asynchronního volání přerušení programu hw signál na vstupu INTR
Brány při přerušení :

- 1) INTERRUPTGATE
- 2) TRAPGATE

1Byte PP 2Byte SELEKTOR 2Byte Offset 3Byte Rezerva

Předání řízení neřídí SW, ale je zabudovaných do HW mikroprocesoru

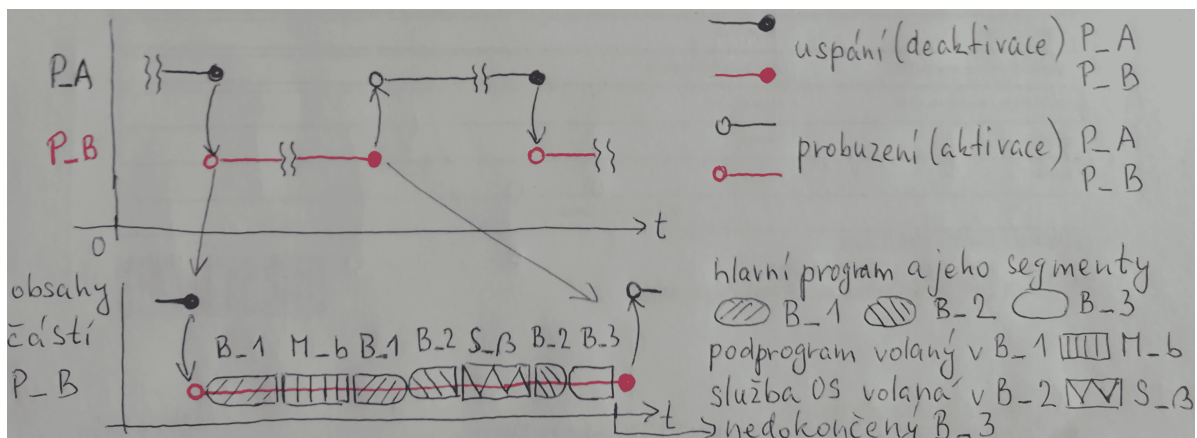
Výpočet FA



Princip přepínání úloh

probíhá jen při Privilege Level 0. Multitasking se realizuje jako kooperativní a preemptivní. příkl. 1:

Dva procesy P_A, P_B ve dvou oknech mezi nimi přepínám klikáním myši



Preemptivní

Kooperativní

inicializace instrukcí CALL/RET a INT/IRET + příkl. brány TASKGATE

segment TSS

průběh volání