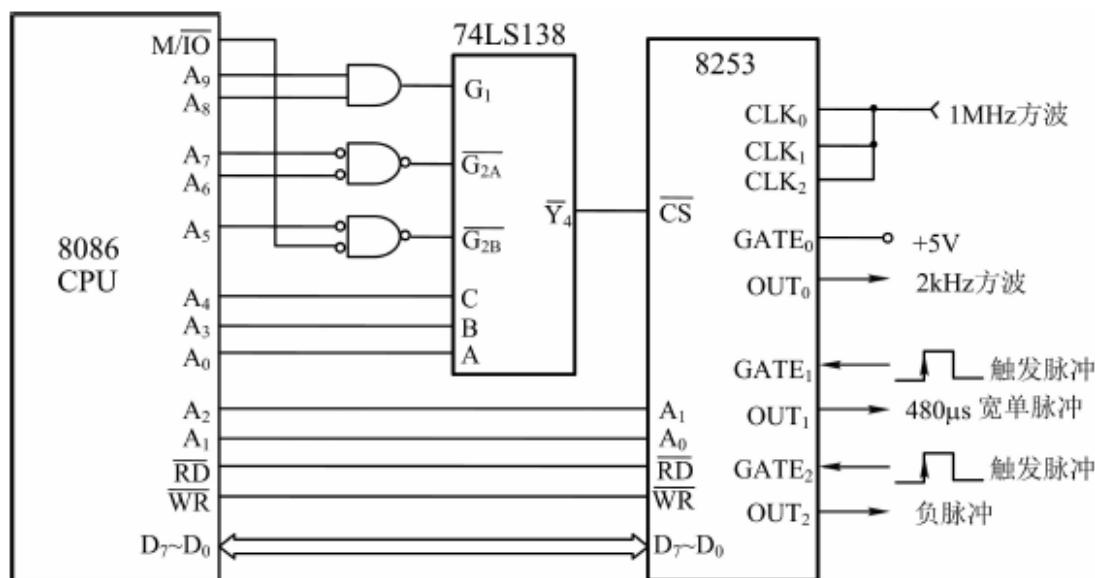


编程应用。

1. 设 8253 的 3 个计数通道输入的 CLK 频率为 1MHz，硬件连接图如下所示，要求 3 个计数通道分别完成：通道 0 输出频率为 2kHz 的方波；通道 1 产生宽度为 480μs 的单脉冲；通道 2 用硬件方式触发，输出一个 CLK 周期的负脉冲，计数初值为 26。

(1) 通道 0、通道 1、通道 2 的工作方式、计数初值分别是什么？

(2) 编写各计数通道的初始化程序。



2. 采用 8253 的通道 1 来控制一个 LED 发光二极管的点亮与熄灭。要求重复地点亮 10s 后再熄灭 10s。已知 8253 端口地址为 81H、83H、85H 和 87H，输入时钟频率 2MHz。

(1) 通道 0 和通道 1 的工作方式、计数初值分别是什么？

(2) 编写该 8253 芯片的初始化程序。

