

《微机原理及接口技术》作业 1——8086 微处理器

学号：_____姓名：_____班级：_____成绩：_____

- 1、 设 $X=36H$, $Y=78H$, 分别进行 $X+Y$ 和 $X-Y$ 运算后, $FLAGS$ 寄存器的状态标志位各是什么?
- 2、 8086 CPU 以最小模式工作, 现需要读取内存中首地址为 $20031H$ 的一个字, 需要执行几个读总线周期? 在执行每一个读总线周期的 $T1\sim T4$ 周期中主要完成哪些工作? 请具体分析。