# 电工电子学复习提纲

## 第二章 电路分析基础

## 正弦交流电路

## 相量表示法

设有个正弦电压为 $u=\sqrt{2}\sin(\omega t+\varphi)$ ,那么相量法表示该电压即为 $\dot{U}=U\angle\varphi$ ,这里U表示正弦电压的有效值。

只有在各个正弦量均为同一频率时,各正弦量变换成相量进行运算才有意义。

## 电阻

$$\dot{U} = R\dot{I}$$

## 电感

$$\dot{U}=jX_L\dot{I}$$

其中 $X_L=\omega L=2\pi fL$ ,称为感抗。 $X_L$ 是电压有效值与电流有效值之比,而不是它们的瞬时值之比。当电流的频率为零即直流时,感抗为零,故电感在直流稳态时相当于短路。

## 电容

$$\dot{U} = -iX_C\dot{I}$$

其中 $X_C=\frac{1}{\omega C}=\frac{1}{2\pi fC}$ ,称为容抗。对于一定的C来说,频率越高 ,则容抗越小,对正弦电流的"阻止"能力越弱,即意味着高频电流容易通过电容。直流时频率为零,容抗为无穷大,故电容在直流电路处于稳定状态时不能通过电流,相当于开路。

## 阻抗

欧姆定律的相量形式

$$\dot{U}=Z\dot{I}$$

#### Z称为阻抗

$$Z = R + j(X_L - X_C)$$

## 基尔霍夫的相量形式

KCL的相量形式为

$$\sum \dot{I} = 0$$

在电路任一节点上的电流相量代数和为零。

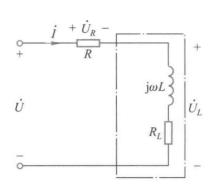
KVL的相量形式为

$$\sum \dot{U} = 0$$

沿任一回路, 各支路电压相量的代数和为零。

#### 例题2.1

有时为了测量电感线圈的电感和电阻,将它和一个电阻R串联后接在工频交流电源上,如右图所示。 现测得 $U=220V,U_R=79V,U_L=193V,I=0.4A$ 。 试求线圈的电阻 $R_L$ 和电感L。



以电流为参考相量作出电路的相量图。

$$\cosarphi=rac{U^2+U_R^2-U_L^2}{2UU_R}=0.5, arphi=60^\circ$$

由 $U\sin\varphi=\omega LI$ ,可知

$$L = \frac{U \sin \varphi}{\omega I} = 1.517 H$$

又由 $U_R + R_L I = U \cos \varphi$ ,可知

$$R_L = \frac{U\cos\varphi - U_R}{I} = 77.5\Omega$$

# $\dot{U}_{L}$ $\dot{U}_{L}$ $\dot{U}_{L}$ $\dot{U}_{L}$

## 例题2.2

如右图所示电路中含有一个晶体管的小信号模型。已知 $r_{be}=700\Omega,\beta=30,R_E=30\Omega,R_C=2.4k\Omega,C=5\mu F,\dot{U}_i=20\angle 0^\circ m V$ ,求外加信号 $u_i$ 的频率为1000Hz时的 $\dot{U}_b$ 和 $\dot{U}_o$ 

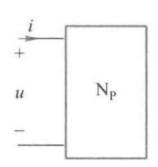
f = 1000Hz时

$$egin{align} X_C &= rac{1}{2\pi f C} = 31.8\Omega \ &\dot{I}_e = \dot{I}_b + eta \dot{I}_b = (1+eta)\dot{I}_b \ &\dot{U}_i = (r_{be} - jX_C)\dot{I}_b + R_E\dot{I}_e = 1630.3 \angle - 1.1^\circ \dot{I}_b \ &\dot{I}_b = 12.27 imes 10^{-6} \angle 1.1^\circ \ &\dot{U}_b = [r_{be} + (1+eta)R_E]\dot{I}_b = 0.02 \angle 1.1^\circ \ &\dot{U}_o = -R_C\dot{I}_c = -eta R_C\dot{I}_b = 0.88 \angle - 178.9^\circ \ \end{pmatrix}$$

## 瞬时功率

设如右图所示的无源二端网络的电流和电压分别为 $i=\sqrt{2}I\sin\omega t$ 和  $u=\sqrt{2}U\sin(\omega t+\varphi)$ 

$$p=ui=UI\cosarphi(1-\cos2\omega t)+UI\sinarphi\sin2\omega t$$



## 有功功率

电路中的电感和电容并不消耗功率,只是起能量吞吐作用。电路中的平均功率等于电阻所消耗的功率,因此平均功率又称为有功功率。 对于正弦电路,其平均功率

$$P = UI\cos\varphi$$

 $\cos \varphi$ 称为功率因数(用 $\lambda$ 表示),  $\varphi$ 称为功率因数角

## 无功功率

无功功率为正弦交流电路中储能元件与电源进行能量交换的瞬时功率最大值,单位为乏(var)

$$Q = UI\sin\varphi$$

感性无功功率与容性无功功率可以相互补偿,故有

$$Q = Q_L - Q_C$$

## 视在功率

电路的电压有效值与电流有效值的乘积,称为电路的视在功率,用S表示:

$$S = UI$$

单位为伏·安 $(V\cdot A)$ 。视在功率通常用来表示电源设备的容量。 由上可知,交流电路中的有功功率、无功功率和视在功率三者的关系为

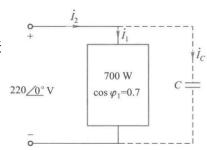
$$P = S\cosarphi, Q = S\sinarphi, S = \sqrt{P^2 + Q^2}$$

## 功率因数的提高

由于工业上大量的设备均为感性负载,因此常采用并联电容器的方法来提高功率因数。

## 例题2.3

一台单相异步电动机接到50Hz,220V的供电线路上,如右图所示。电动机吸收有功功率700W,功率因数 $\lambda_1=\cos\varphi_1=0.7$  (电感性)。今并联一电容器使电路的功率因数提高至 $\lambda_2=\cos\varphi_2=0.9$ ,求所需电容量。



由 $\cos \varphi_1=0.7,\cos \varphi_2=0.9$ 知 $\tan \varphi_1=1.02,\tan \varphi_2=0.484$ 未接入电容时P,Q之间的关系是

$$Q_L=UI\sin{arphi_1}=UI\cos{arphi_1} an{arphi_1}=P an{arphi_1}$$
接入电容之后有功功率不变,无功功率 $Q=Q_L-Q_C$ 

$$Q = P \tan \varphi_2$$

则
$$Q_C=Q_L-Q=P( anarphi_1- anarphi_2)=375.2var$$

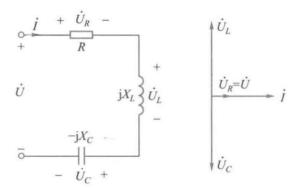
又
$$Q_C = rac{U^2}{X_C} = U^2 \cdot 2\pi f C$$
解得 $C = 24.7 \mu F$ 

#### 串联谐振

在右图的RLC串联电路中,当 $X_L=X_C$ 时 $\dot{U}$ 和 $\dot{I}$ 同相,整个电路呈电阻性,电路的这种工作状态称为串联谐振。

1. 串联谐振时阻抗 $Z=R+j(X_L-X_C)=R$ 最小,在电压一定时,电流有效值最大,即

$$I_0=rac{U}{R}$$



 $I_0$ 称为串联谐振电流。

2. 设串联谐振时的频率为 $f_0$ ,则 $rac{1}{2\pi f_0 C}=2\pi f_0 L$ 

$$f_0 = rac{1}{2\pi\sqrt{LC}}$$

3. 串联谐振时的感抗或容抗称为谐振电路的特性阻抗,用 $\rho$ 表示,即

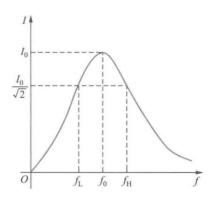
$$ho=2\pi f_0 L=\sqrt{rac{L}{C}}$$

4. 通常把串联谐振时 $U_L$ 或 $U_C$ 与U之比称为串联谐振电路的品质因数,也称为Q值,即

$$Q=rac{U_L}{U}=rac{2\pi f_0 L}{R}=rac{1}{R}\sqrt{rac{L}{C}}$$

5. 将电源电压有效值不变时电流随频率变化的曲线称为电流谐振曲线。 当 $I=rac{I_0}{\sqrt{2}}$ 时在谐振曲线上两个对应点的频率 $f_L$ 和 $f_H$ 之间的范围,称为电路的通频带 $f_{BW}$ ,通频带与品质因数的关系为

$$f_{BW}=f_H-f_L=rac{f_0}{Q}$$



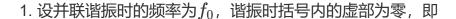
因此通频带的大小与品质因数Q有关。Q越大,通频带宽度越小,谐振曲线越尖锐,电路对频率的选择性越好。

## 并联谐振

线圈和电容器并联的电路如右图,图中L是线圈的电感,R是线圈的电阻。当电路中的总电流 $\dot{I}$ 和总电压 $\dot{U}$ 同相时,称为并联谐振。

电路的总电流 $\dot{I}$ 为

$$egin{aligned} \dot{I} &= \dot{I_{RL}} + \dot{I}_{C} \ &= rac{\dot{U}}{R + j2\pi fL} + rac{\dot{U}}{-jrac{1}{2\pi fC}} \ &= \left[rac{R}{R^{2} + (2\pi fL)^{2}} - j\left(rac{2\pi fL}{R^{2} + (2\pi fL)^{2}} - 2\pi fC
ight)
ight] \end{aligned}$$



$$\frac{2\pi f_0 L}{R^2 + (2\pi f_0 L)^2} - 2\pi f_0 C = 0$$

得

$$f_0=rac{1}{2\pi\sqrt{LC}}\sqrt{1-rac{C}{L}R^2} \quad (1)$$

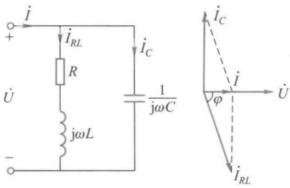
当 $R \ll 2\pi f_0 L$ 时可近似表达为

$$f_0pprox rac{1}{2\pi\sqrt{LC}}$$

2. 并联谐振电路的等效阻抗较大且具有纯电阻性质,由式(1)可知其等效阻抗

$$Z_0 = rac{\dot{U}}{\dot{I}} = rac{R^2 + (2\pi f_0 L)^2}{R} \stackrel{ ext{(1)}}{=} rac{L}{RC}$$

3. 电路中的总电流很小。



## 三相交流电路

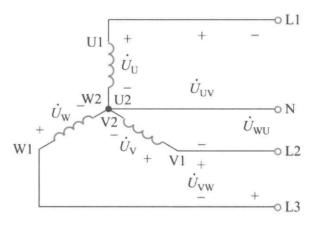
由三个幅值相等、频率相同、相位互差 $120^\circ$ 的单相交流电源所构成的电源,称为三相电源。由三相电源构成的电路,称为三相电路。

## 三相交流电源

三个绕组的连接点称为中性点或零点。从中性点引出的导线,称为中性线或零线,有时中性线接地。中性线用字母N表示。三相绕组的三个始端引出的线称为相线或端线,又称为火线。引出中性线的电源称为三相四线制电源,其供电方式称为三相四线制。不引出中性线的供电方式,称为三相三线制。

三相电源相电压的相量表达式

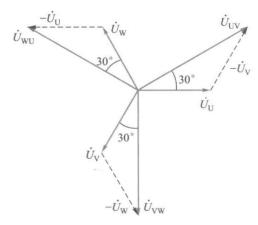
$$\left\{egin{array}{l} \dot{U}_U = U_P ot0^\circ \ \dot{U}_V = U_P ot - 120^\circ \ \dot{U}_W = U_P ot - 240^\circ \end{array}
ight.$$



 $U_P$ 为相电压有效值。

相线之间的电压 $\dot{U}_{UV}$ 、 $\dot{U}_{VW}$ 、 $\dot{U}_{WU}$ 称为线电压,他们的有效值用 $U_L$ 表示。

$$\left\{ egin{array}{l} \dot{U}_{UV} = \sqrt{3}U_P \angle 30^\circ \ \dot{U}_{VW} = \sqrt{3}U_P \angle -90^\circ \ \dot{U}_{WU} = \sqrt{3}U_P \angle -210^\circ \end{array} 
ight.$$



三个线电压有效值相等,都等于 $\sqrt{3}$ 倍的相电压,即 $U_L=\sqrt{3}U_P$ ,在相位上分别超前于相应相电压  $30^\circ$ 

## 负载星形联结

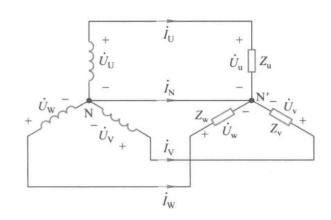
当各相负载阻抗的模与阻抗角完全相等,即 $Z_u=Z_v=Z_w$ 时,称为对称负载,此时中性线电流为0,三相绕组对称。

若三相负载中至少有一相负载阻抗的模或阻抗角与其他相不相等,称为不对称负载。

在有中性线时,每相的负载电压等于电源的相电压。

若中性线断开,负载中性点N'与电源中性点N的电位不相等,由基尔霍夫定律

$$\left\{ egin{array}{l} \dot{I}_{U}+\dot{I}_{V}+\dot{I}_{W}=0 \ \dot{U}_{U}=Z_{u}\dot{I}_{U}+\dot{U}_{N'N} \ \dot{U}_{V}=Z_{v}\dot{I}_{V}+\dot{U}_{N'N} \ \dot{U}_{W}=Z_{w}\dot{I}_{W}+\dot{U}_{N'N} \end{array} 
ight.$$



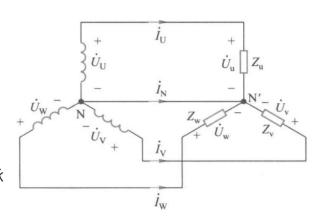
可得

$$\dot{U}_{N'N} = rac{\dot{U}_U}{Z_u} + rac{\dot{U}_V}{Z_v} + rac{\dot{U}_W}{Z_w} \ rac{1}{Z_u} + rac{1}{Z_v} + rac{1}{Z_w}$$

#### 例题2.4

如图所示的三相电路中,已知电源 $\dot{U}_U=220\angle 0^\circ V,\dot{U}_V=220\angle -120^\circ,\dot{U}_W=220\angle -240^\circ,$ 各负载的额定电压为220V求:

- (1) 当 $Z_u=Z_v=Z_w=22\Omega$ 时,各相及中性线电流。
- (2)  $Z_u=22\Omega, Z_v=44\Omega, Z_w=88\Omega$ 时各相及中性线电流。
- (3) 负载阻抗与(2)相同,中性线N'N断开,各相负载实际承受的电压。



(1) 根据对称关系,可得

$$\dot{I}_u = rac{\dot{U}_u}{Z_u} = 10 \angle 0^\circ A, \dot{I}_v = 10 \angle - 120^\circ A, \dot{I}_w = 10 \angle - 240^\circ A, \dot{I}_N = 0$$

$$\dot{I}_u = rac{\dot{U}_u}{Z_u} = 10 \angle 0^\circ A, \dot{I}_v = rac{\dot{U}_v}{Z_v} = 5 \angle - 120^\circ A, \dot{I}_w = rac{\dot{U}_w}{Z_w} = 2.5 \angle - 240^\circ A$$

$$\dot{I}_N = -(\dot{I}_u + \dot{I}_v + \dot{I}_w) = 6.61 \angle 160.9^{\circ} A$$

$$\dot{U}_{N'N} = rac{\dot{U}_U}{Z_u} + rac{\dot{U}_V}{Z_v} + rac{\dot{U}_W}{Z_w} \ rac{1}{Z_u} + rac{1}{Z_v} + rac{1}{Z_w} = 83.15 \angle - 19.1^\circ V$$

$$\dot{U}_u = \dot{U}_U - \dot{U}_{N'N} = 144.0 \angle 10.9^{\circ}V$$

$$\dot{U}_v = \dot{U}_V - \dot{U}_{N'N} = 249.4 \angle - 139.1^{\circ}V$$

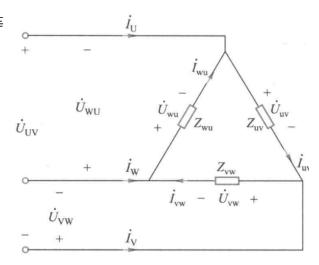
$$\dot{U}_w = \dot{U}_W - \dot{U}_{N'N} = 288.0 \angle 130.9^{\circ}V$$

由计算结果可见,各相负载电压中, $U_u$ 远低于额定电压,而 $U_v$ 、  $U_w$ 远高于额定电压,这使得各相负载不能正常工作,甚至损坏,这是不允许的。因此在三相电路中,星型不对称负载必须要有中性线,且中性线上不允许装熔断器。

## 负载三角形联结

右图是负载作三角形联结时的三相电路,此时负载的相电压等于电源的线电压,即 $U_p=U_L$ 。从图中可得

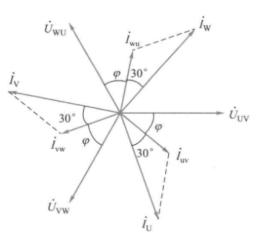
$$\left\{ egin{array}{ll} \dot{I}_{uv} = rac{\dot{U}_{UV}}{Z_{uv}} \ \dot{I}_{vw} = rac{\dot{U}_{VW}}{Z_{vw}} \ \dot{I}_{wu} = rac{\dot{U}_{WU}}{Z_{wu}} \end{array} 
ight., \left\{ egin{array}{ll} \dot{I}_{U} = \dot{I}_{uv} - \dot{I}_{wu} & \dot{U}_{uv} \ \dot{I}_{V} = \dot{I}_{vw} - \dot{I}_{uv} \ \dot{I}_{W} = \dot{I}_{wu} - \dot{I}_{vw} \end{array} 
ight. 
ight.$$



其中 $\dot{I}_{uv},\dot{I}_{vw},\dot{I}_{wu}$ 称为相电流, $\dot{I}_{U},\dot{I}_{V},\dot{I}_{W}$ 称为线电流。

如果负载是对称的,即 $Z_{uv}=Z_{vw}=Z_{wu}=Z$ ,则各相电流的大小相等,相位差依次互为 $120^\circ$ 。设 $\dot{U}_{UV}=U_{UV}\angle 0^\circ$ ,并设负载是感性的,即 $Z=|Z|\angle \varphi$ ,画出相量图如右图所示。

在数值上,线电流等于相电流的 $\sqrt{3}$ 倍,即 $I_L=\sqrt{3}I_P$ .相位上线电流落后对应相电流 $30^\circ$ 



## 三相电路的功率

三相电路的有功功率等于各相有功功率之和。因为三相电路中测量 线电压和线电流比较方便,所以三相功率通常不用相电压和相电流 表示。通常所说的三相电压和三相电流都是指线电压和线电流值。

当三相负载对称时,各相有功功率相同,设每相相电压为 $U_p$ ,相电流为 $I_p$ ,线电压为 $U_L$ ,线电流为 $I_L$ ,相电压和相电流的相位差为 $\varphi$ 。当负载为星形联结时, $U_p=\dfrac{U_L}{\sqrt{3}},I_p=I_L$ ,三角形联结时, $U_p=U_L,I_p=\dfrac{I_L}{\sqrt{3}}$ ,因而在两种情况下

$$P = 3U_P I_P \cos \varphi = \sqrt{3} U_L I_L \cos \varphi$$

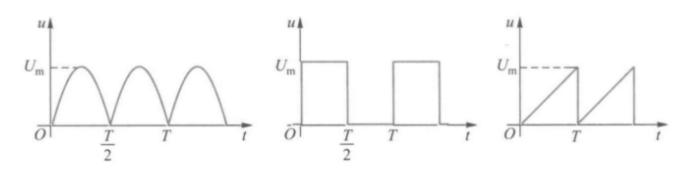
同样,对称三相负载的无功功率也等于各相无功功率之和,

$$Q = 3U_P I_P \sin \varphi = \sqrt{3} U_L I_L \sin \varphi$$

对称三相负载的视在功率为

$$S = \sqrt{P^2 + Q^2} = \sqrt{3}U_L I_L$$

## 非正弦交流电路



对于非正弦线性电路,通常是将非正弦周期信号进行分解,然后利用叠加定理进行分析计算。  $a_0$ 称为直流分量, $A_{1m}\sin(k\omega t + \varphi_1)$ 称为一次谐波或基波,k=2,3,4,...的项分别称为二、三、

四...次谐波,除直流分量和一次谐波外,其余的统称为高次谐波。 将非正弦周期信号傅里叶展开

$$f(t) = a_0 + \sum_{k=1}^{\infty} A_{km} \sin(k\omega t + arphi_k)$$

对全波整流电压:

$$u\left(t
ight)=rac{4U_{m}}{\pi}igg(rac{1}{2}-rac{1}{3}\cos2\omega t-rac{1}{15}\cos4\omega t-rac{1}{35}\cos6\omega t-\cdotsigg)$$

对方波电压:

$$u\left(t
ight)=rac{U_{m}}{2}+rac{2U_{m}}{\pi}\Bigg(\sin\omega t+rac{1}{3}\sin3\omega t+rac{1}{5}\sin5\omega t+\cdots\Bigg)$$

对锯齿波电压:

$$u\left(t
ight)=rac{U_{m}}{2}-rac{U_{m}}{\pi}\Bigg(\sin\omega t+rac{1}{2}\sin2\omega t+rac{1}{3}\sin3\omega t+\cdots\Bigg)$$

周期信号的有效值等于其直流分量及各次谐波有效值平方和的平方根,而与各次谐波的初相位无关。

$$U = \sqrt{\sum_{k=0}^{\infty} U_k^2}$$

## 一阶电路的瞬态分析

## 换路定律

1. 换路前后, 电容上的电压不能突变, 即

$$u_C(0^+) = u_C(0^-)$$

2. 换路前后, 电感上的电流不能突变,即

$$i_L(0^+) = i_L(0^-)$$

# 第四章 数字集成电路

## 逻辑代数运算规则

逻辑代数有三种基本的逻辑运算——与运算(·)、或运算(+)和非运算( -)

## 自等律

$$A + 0 = A, A \cdot 1 = A$$

0-1律

$$A + 1 = 1, A \cdot 0 = 0$$

重叠律

$$A + A = A, AA = A$$

互补律

$$A + \bar{A} = 1, A\bar{A} = 0$$

交换律

$$AB = BA$$

$$A + B = B + A$$

吸收律

$$A+AB=A, A(A+B)=A, A+ar{A}B=A+B$$

分配律

$$A(B+C) = AB + AC, A + (BC) = (A+B)(A+C)$$

结合律

$$A(BC) = (AB)C, A + (B + C) = (A + B) + C$$

还原律

$$\overline{\overline{A}} = A$$

## 反演律

$$\overline{A+B+C} = \overline{A}\overline{B}\overline{C}, \overline{ABC} = \overline{A} + \overline{B} + \overline{C}$$

## 逻辑函数

逻辑函数可以分别用逻辑状态表、逻辑表达式及逻辑图来表示。

## 逻辑状态表

	输入		输出
A	$(2) + k \cdot (2 \cdot B) = 20 + k$	C	F
0	0	0	1
0	0	1	0
0	A ROLL OF THE STATE OF	0	0
0	1	1	1
1	0	0	0
1	0	1	1
1	1 = 3 = 8 ± 6	0	1
1	1	1 1	0

逻辑状态表来比较直观地表示一个逻辑关系

## 逻辑表达式

逻辑状态表中输出等于1的各状态表示成全部输入变量(正变量及反变量)的**与函数**。(例如表中,当ABC=011时,F=1,可写成 $F=\overline{ABC}$ ,因为ABC=011时,只有 $\overline{ABC}=1$ ),并把总输出表示成这些**与项的或函数**。

$$F = \overline{A}BC + A\overline{B}C + AB\overline{C} + \bar{A}\bar{B}\bar{C}$$

代数化简法的实质就是对逻辑函数作等值变换,通过变换,使与非或表达式的与项数目最少,以及在满足与项最少的条件下,每个与项的变量数最少。

## 合并项法

利用公式 $AB + A\bar{B} = A$ 

$$F = ABC + AB\overline{C} + A\overline{B} = AB(C + \overline{C}) + A\overline{B} = AB + A\overline{B} = A$$

## 吸收法

利用公式A + AB = A, 消去多余项。

$$F = \overline{AB} + \overline{AC} + \overline{BD} = \overline{A} + \overline{B} + \overline{AC} + \overline{BD}$$
$$= \overline{A} (1 + C) + \overline{B} (1 + D) = \overline{A} + \overline{B}$$

## 消去法

利用公式 $A + \overline{A}B = A + B$ ,消去多余变量。

$$F = AC + \overline{A}B + B\overline{C} + \overline{B}D = AC + (\overline{A} + \overline{C})B + \overline{B}D$$
$$= AC + \overline{AC}B + \overline{B}D = AC + B + \overline{B}D = AC + B + D$$

## 配项法

利用 $A+\bar{A}=1$ ,可在某一与项中乘以 $A+\bar{A}$ ,展开后消去多余项。也可利用A+A=A,将某一与项重复配置,分别和有关与项合并,进行化简。

$$F = A\overline{C} + \overline{A}C + \overline{B}C + B\overline{C} = A\overline{C}(B + \overline{B}) + \overline{A}C + \overline{B}C(A + \overline{A}) + B\overline{C}$$

$$= AB\overline{C} + A\overline{B}C + AC + A\overline{B}C + A\overline{B}C + B\overline{C}$$

$$= B\overline{C}(A + 1) + A\overline{B}(\overline{C} + C) + \overline{A}C(1 + \overline{B})$$

$$= B\overline{C} + A\overline{B} + \overline{A}C$$

#### 例题4.1

试化简逻辑函数

$$F = AB + A\overline{B} + AD + \overline{A}C + BD + ACEF + \overline{B}EF$$

$$F = AB + A\overline{B} + AD + \overline{A}C + BD + ACEF + \overline{B}EF$$

$$= A(B + \overline{B}) + AD + \overline{A}C + BD + ACEF + \overline{B}EF$$

$$= A + AD + \overline{A}C + BD + ACEF + \overline{B}EF$$

$$= A(1 + D + CEF) + \overline{A}C + BD + \overline{B}EF$$

$$= A + \overline{A}C + BD + \overline{B}EF$$

$$= A + C + BD + \overline{B}EF$$

## 集成门电路

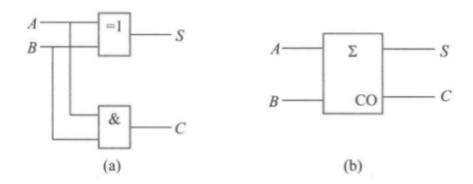
名称	图形符号	逻辑表达式	功能说明
与门	A&F	F = AB	输入全1,输出为1 输入有0,输出为0
或门	$A \longrightarrow B \longrightarrow F$	F = A + B	输入有 1,输出为 1 输入全 0,输出为 0
非门	$A \longrightarrow F$	$F = \overline{A}$	输入为1,输出为0 输入为0,输出为1
与非门	<i>A</i> & <i>F</i>	$F = \overline{AB}$	输入全1,输出为0 输入有0,输出为1
或非门	$A \longrightarrow B$	$F = \overline{A + B}$	输入有 1,输出为 0 输入全 0,输出为 1
异或门	$A \longrightarrow F$	$F = A \overline{B} + \overline{A}B$ $= A \oplus B$	输入相异,输出为1 输入相同,输出为0

# 组合逻辑电路

## 半加器

两个 1 位二进制数相加,若不考虑低位来的进位,称为半加器半加器的逻辑状态表,逻辑图和图形符号

加数	被加数	和数	进位数
A	В	S	C
0	0	0	0
0	1	1	0
1	0	1	0
1	1	0	1

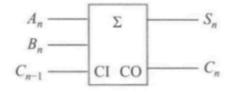


A, B是两个相加的数,C表示进位数,S表示和数。

## 全加器

两个1位二进制数相加,若考虑低位来的进位,称为全加器 全加器的逻辑状态表和图形符号

		输入	BARBERT N	输出
加数 A,	被加数B。	低位来的进位 $C_{n-1}$	和数 S,	进位数 C。
0	0	0	0	
0	0	1	1	
0	1	上 1 10大學安海点	1	0
0	1	14 · 自分型的100公司 2000	0	[0.32, 31 38 8)
1	0	0	1	0 2 1
1	0	到 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1	0	1
1	1	0	0	合政的1 集中力
1	1	an action of the second	1	1



其中 $A_n, B_n$ 是本位的加数和被加数, $C_{n-1}$ 是低位来的进位数, $S_n$ 为和数, $C_n$ 为进位数。

## 编码器

编码就是用二进制代码来表示一个给定的十进制数或字符。完成这一功能的逻辑电路称为编码器。 用二进制代码来表示十进制数,称为二-十进制编码(binary coded decimal,简称 BCD 码)。最常用的一

种二-十进制编码是 8421 BCD 码, 其编码表如下表所示。

L. St. dal We		8421 B	CD码	
十进制数	D	C	В	A
0	0	0	0	0
1	0	0	0	1
2	0	0	1	0
3	0	0	1	1
4	0	1	0	0
5	0	1	0	1
6	0	1	1	0
7	0	1	1	1
8	1	0	0	0
9	1	0	0	1

由表可知,这种编码是用一个 4 位二进制数表示一个十进制数。8、4、2、1 分别代表 4 位二进制数从高位到低位各位的权。

## 译码器

译码是编码的逆过程,即是将代码所表示的信息翻译过来的过程。实现译码功能的电路称为译码器。将二进制代码翻译成相应信息的电路,称为二进制译码器,其输入是N位二进制码,有N个输入端,有 $2^N$ 组输入状态,译码器的每一个输出对应于一组输入组合(即一个代码),所以有 $2^N$ 个输出端,通常称为N线- $2^N$ 线译码器

## 数字显示 (略)

## 基本RS触发器

触发器具有0和1两个稳定状态,在触发信号作用下,可以从原来的一种稳定状态转换到另一种稳定状态。触发器的输出状态不仅和当时的输入有关,而且和以前的输出状态有关,这是触发器和门电路的最大区别。

RS触发器是一种具有两个输入端的触发器,其输入端分别为R和S,R为复位端,S为置位端。

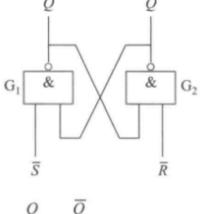
当R=1时,触发器输出Q=0;

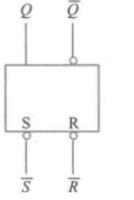
当S=1时,触发器输出Q=1;

当R=S=1时,触发器输出Q保持不变。

基本RS触发器的逻辑状态转换表和图形符号

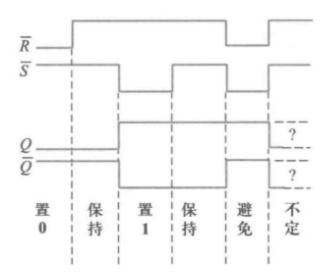
$\bar{s}$	$\overline{R}$	Q"+1
.0	0	不定
0	1	1
1	0	0
1	1	Q"





#### RS触发器的特征:

- 1. 触发器的输出有两个稳态:  $Q=\mathbf{0}, \overline{Q}=\mathbf{1}$ 和 $Q=\mathbf{1}, \overline{Q}=\mathbf{0}$ 。这种有两个稳态的触发器通常称为双稳态触发器。若令 $\overline{S}=\mathbf{1}, \overline{R}=\mathbf{1}$ ,触发器的状态就可以保持,说明双稳态触发器具有记忆功能。
- 2. 利用加于 $\overline{R}$ ,  $\overline{S}$ 端的负脉冲可使触发器由一个稳态转换为另一稳态。加入的负脉冲称触发脉冲。
- 3. 可以直接置位。当 $\overline{R}=\mathbf{0}$ , $\overline{S}=\mathbf{1}$ 时, $Q=\mathbf{0}$ ,所以 $\overline{R}$ 端称为置 $\mathbf{0}$ 端或复位端;而 $\overline{R}=\mathbf{1}$ , $\overline{S}=\mathbf{0}$ 时, $Q=\mathbf{1}$ 所以 $\overline{S}$ 端称为置 $\mathbf{1}$ 端或置位端。 $\overline{S}$ , $\overline{R}$ 上方的" $\overline{S}$ "(非号)表示加负脉冲(低电平)时才有这个功能。图形符号中 $\overline{S}$ , $\overline{R}$ 靠近方框处的小圆圈也表示该触发器是用低电平触发的。 $\overline{Q}$ 引线靠近方框处的小圆圈表示该端状态和Q端相反



基本RS触发器的波形图

## 同步RS触发器

在数字系统中往往要求触发器的动作时刻和其他部件相一致,这就必须有一个同步信号,以协调触发器和触发器、触发器和其他数字逻辑部件的动作。同步信号是一种脉冲信号,通常称为时钟脉冲(Clock Pulse,简称CP)

R,S端为输入端,CP端为时钟脉冲输入端, $\overline{S_d},\overline{R_d}$ 为直接置位、复位输入端。图形符号中、方框内文字符号C1,1S,1R中的1是一种关联标识,表示C1和1S、1R是相互关联的输入,即只有在C1是高电平时,1S、1R才起作用(C1外引线靠近框处加有一小圆圈,则表示是低电平有效,无小圆圈则表示是高电平有效)

 $\overline{S_d},\overline{R_d}$ 不受CP的控制和SR的影响,称为异步输入端,可以使触发器直接置位或复位。当 $\overline{S_d}=0,\overline{R_d}=1$ 

