**本周小结**

# 基本工作

1. 调研DDR3接口
2. 调研AD5397接口
3. 根据BR0101板子信息调整工程

# 研究进展

## 调研DDR3接口

调研和开发进度如下图所示，具体的调研内容在另外的开发文档内。



## 调研AD5397接口

调研和开发进度如下图所示，具体的调研内容在另外的开发文档内。



## 根据BR0101板子信息调整工程

在上一周王健老师将BR0101板子的基本引脚信息已经发给了我，我根据这些信息，进行了工程的调整，等王老师将板子准备好，就可以进行下一步的移植工作。

# 下周工作

1. 继续调研AD537接口，争取在放假之前设计出状态机，完成初步的接口设计
2. 根据王健老师的进度移植microblaze工程
3. **参考文献**

[1]无