

个人陈述报告

章琳琅

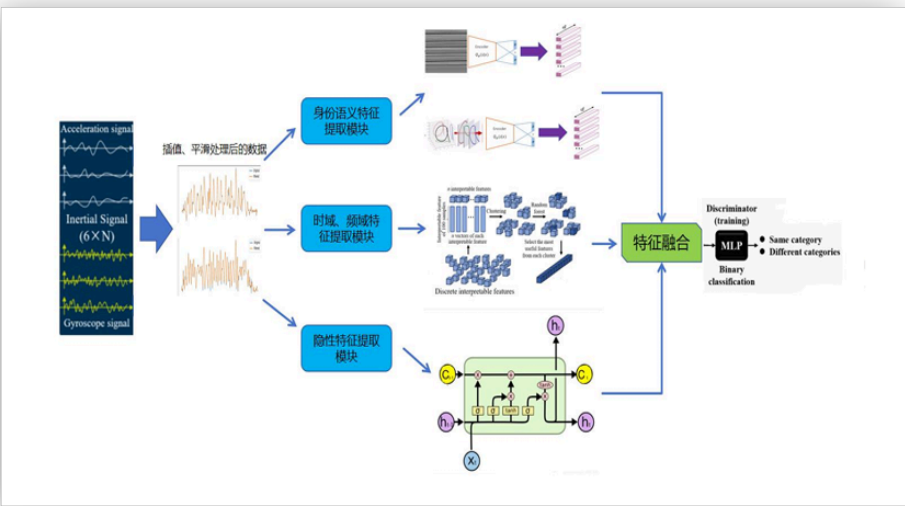
2025-09-06

基本信息

- **姓名：**章琳琅
- **出生年月：**2004 年 5 月
- **本科院校及专业：**哈尔滨工业大学（深圳） 通信工程
- **平均学分绩：**81.5（排名 119/241）
- **英语：**六级 485 分，四级 576 分
- **获奖经历：**
 - 第十六届全国大学生数学竞赛黑龙江赛区三等奖
 - 第十五届蓝桥杯广东赛区单片机设计与开发大学组二等奖
- **个人能力关键字：**C、Python、riscv 汇编、Verilog、计算机体系结构

项目经历

- 该项目利用深度学习技术，基于手写过程中的惯性信号（加速度计和陀螺仪数据）进行身份识别。系统通过卷积变分自编码器（Conv-VAE）提取潜在特征，并将其与统计特征结合，然后通过一个简单的前馈神经网络，实现高准确率的身份识别。
- 该项目为国家级大创项目，于 2025 年 6 月正式结题



- 我在项目中主要负责**系统集成与部署测试工作**。具体来说，项目包含了数据预处理、特征提取、模型训练等多个由不同成员开发的独立模块。我的任务是把这些模块进行高效整合与接口匹配，解决由于模块间环境依赖、数据格式不统一等问题引发的冲突，最终搭建起一个稳定、可复现的实验流程平台。
- 我还负责撰写了项目的文档，详尽说明了项目的架构和环境配置，大大降低了项目的使用门槛



-

```
cs61c-proj3 > bash test.sh part_b -p git:main
Unit testing branch comparator:

PASS: tests/unit-branch-comp/branch-comp-all.circ
PASS: tests/unit-branch-comp/branch-comp-signed.circ
PASS: tests/unit-branch-comp/branch-comp-unsigned.circ
Passed 3/3 tests
Unit testing immediate generator:

PASS: tests/unit-imm-gen/imm-gen-b-type.circ
PASS: tests/unit-imm-gen/imm-gen-i-type-shift.circ
PASS: tests/unit-imm-gen/imm-gen-i-type.circ
PASS: tests/unit-imm-gen/imm-gen-j-type.circ
PASS: tests/unit-imm-gen/imm-gen-s-type.circ
PASS: tests/unit-imm-gen/imm-gen-u-type.circ
Passed 6/6 tests
Unit testing partial load:

PASS: tests/unit-partial-load/partial-load-byte.circ
PASS: tests/unit-partial-load/partial-load-half.circ
PASS: tests/unit-partial-load/partial-load-word.circ
Passed 3/3 tests
Unit testing partial store:

PASS: tests/unit-partial-store/partial-store-byte.circ
PASS: tests/unit-partial-store/partial-store-half.circ
PASS: tests/unit-partial-store/partial-store-non-store.circ
PASS: tests/unit-partial-store/partial-store-word.circ
Passed 4/4 tests
Integration testing all registers:
```

感谢聆听！
