Processamento de Linguaguens e Compiladores (3º ano LCC)

Trabalho Prático 2

(Gramáticas, Compiladores)

Grupo 17

Relatório de Desenvolvimento

José Pedro Gomes Ferreira A91636 Pedro Paulo Costa Pereira A88062 Tiago André Oliveira Leite A91693

9 de Janeiro de 2022

Conteúdo

Introdução

Este documento tem como objetivo explicar a solução que implementamos para a resolução do probelma proposto no âmbito da unidade curricular de Processsamento de Linguagens e Compiladores.

O problema consiste em implementar uma linguagem de programação imperativa simples, com regras sintáticas definidas pelo grupo.

Para o desenvolvimento da nosso linguagem tivemos que definir uma gramática independente de contexto, **GIC**, e desenvolver um compilador que gera **pseudo-código Assembly** para uma Máquina Virtual VM, que nos foi fornecida.

O trabalho foi desenvolvido com recurso aos módulos 'Yacc/ Lex' do 'PLY/Python'.

Esperamos que o resultado final cumpra todos os requisitos.

Problema Proposto

2.1 Descrição

Pretende-se que comece por definir uma linguagem de programação imperativa simples, a seu gosto. Apenas deve ter em consideração que essa linguagem terá de permitir:

- declarar variáveis atómicas do tipo *inteiro*, com os quais se podem realizar as habituais operações aritméticas, relacionais e lógicas;
- efetuar instruções algoritmicas básicas como a atribuição do valor de expressões numéricas a variáveis;
- ler do standard input e escrever no standard output;
- efetuar instruções condicionais para controlo do fluxo de execução;
- efetuar instruções ciclicas para controlo do fluxo de execução, permitindo o seu aninhamento.

 Note que deve implementar pelo menos o ciclo while-do, repeat-until ou for-do.

Adicionalmente deve ainda suportar, à sua escolha, uma das duas funcionalidades seguintes:

- declarar e manusear variáveis estruturadas do tipo array (a 1 ou 2 dimensões) de inteiros, em relação aos quais é apenas permitida a operação de indexação (indice inteiro);
- definir e invocar subprogramas sem parâmetros mas que possam retornar um resultado do tipo inteiro.

2.2 Requisitos

- Utilização da linguagem Python.
- Resolver o problema recurso aos módulos 'Yacc/ Lex' do 'PLY/Python'.
- Gerar pseudo-código, Assembly da Máquina Virtual VM fornecida.
- Preparar um conjunto de testes de modo a ver o código Assembly gerado bem como o programa a correr na máquina virtual VM. Este conjunto terá de conter, no minimo, os 4 primeiros exemplos abaixo e um dos 2 últimos conforme a escolha de funcionalidades da linguagem:
 - ler 4 números e dizer se podem ser os lados de um quadrado;

- ler um inteiro N, depois ler N números e escrever o menor deles;
- ler N (constante do programa) números e calcular e imprimir o seu produtório;
- contar e imprimir os números impares de uma sequência de números naturais;
- ler e armazenar N números num array; imprimir os valores por ordem inversa;
- invocar e usar num programa seu uma função 'potencia()', que começa por ler do input a base B e o expoente E e retorna o valor B^E .

Concepção/desenho da Resolução

3.1 Organização e estrutura

O nosso trabalho pode ser divido em 4 partes:

- Definição da GIC que define a estrura sintática da nossa liguaguem.
- Construção do analizador léxico, lexer.
- Construção do analizador sintático, parser.
- Conversão das instruções para código Assembly da VM.

Todas as funcionalidades descritas neste capítulo podem ser encontradas no anexo A do documento.

No nosso trabalho optamos por implementar a funcionalidade de textitdeclarar e manusear variáveis estruturadas do tipo array (a 1 ou 2 dimensões) de inteiros, em relação aos quais é apenas permitida a operação de indexação (indice inteiro).

3.2 GIC

A nossa linguagem é gerada pela seguinte grámatica independente de contexto:

program : MAIN LCURLY body RCURLY

body : declarations instructions

declarations :

| declaration declarations

declaration : type VAR SEMICOLON

| type LBRACKET NUM RBRACKET VAR SEMICOLON

I type LBRACKET NUM RBRACKET LBRACKET NUM RBRACKET VAR SEMICOLON

type : INT

| FLOAT

instructions :

| instruction instructions

instruction : atributions SEMICOLON

| WHILE LPAREN condition RPAREN LCURLY instructions RCURLY

| FOR LPAREN atributions SEMICOLON condition SEMICOLON atributions RPAREN LCURLY

instructions RCURLY

| IF LPAREN condition RPAREN LCURLY instructions RCURLY

| IF LPAREN condition RPAREN LCURLY instructions RCURLY ELSE LCURLY

instructions RCURLY

| SCAN LPAREN variable RPAREN SEMICOLON | PRINT LPAREN variable RPAREN SEMICOLON | PRINTLN LPAREN variable RPAREN SEMICOLON I PRINT LPAREN STRING RPAREN SEMICOLON

I PRINTLN LPAREN STRING RPAREN SEMICOLON

atributions :

| atribution

| atribution COMMA atributions

: variable EQUAL expression atribution

| variable EQUAL condition

variable : VAR

| VAR LBRACKET expression RBRACKET

| VAR LBRACKET expression RBRACKET LBRACKET expression RBRACKET

expression : variable

> NUM I REAL

| LPAREN expression RPAREN | expression PLUS expression | expression MINUS expression | expression MUL expression | expression DIV expression | expression MOD expression

condition : expression EQEQ expression

> | expression DIFF expression | expression GREATER expression | expression LESSER expression | expression GREATEQ expression | expression LESSEQ expression

I NUM I REAL | variable

3.3 Lexer

O analisador léxico, lexer, é o responsavel por 'capturar' os simbolos terminais, tokens, da nossa linguagem através de expressões regulares. Para a implementação do analisador léxico utilizamos o módulo 'Lex' do 'PLY/Python'.

Os tokens e respetivas expressões regulares da nossa linguagem são os seguintes:

```
SEMICOLON : ';'
COMMA
LCURLY
           : '\{'
RCURLY
           : '\}'
           : '\('
LPAREN
RPAREN
           : '\)'
LBRACKET
           : '\['
           : '\]'
RBRACKET
           : 'float'
FLOAT
           : 'int'
INT
MAIN
           : 'main'
WHILE
           : 'while'
FOR
           : 'for'
ΙF
           : 'if'
ELSE
           : 'else'
           : 'println'
PRINTLN
PRINT
           : 'print'
SCAN
           : 'scan'
           : '"([^"]|(\\n))*"'
STRING
REAL
           : '-?([1-9][0-9]*\.[0-9]+|0\.[0-9]+)'
NUM
            '-?\d+'
           : '\=\='
EQUAL
DIFF
           : '\!\='
           : '\>\='
GREATEQ
LESSEQ
           : '\<\='
           : '\>'
GREATER
           : '\<'
LESSER
           : '\='
EQEQ
PLUS
           : '\+'
           : '\-'
MINUS
MUL
           : '\*'
DIV
           : '\/'
MOD
           : '\%'
VAR
           : '\w+'
```

A implementação do analisador léxico pode ser encontrada no anexo A do documento.

3.4 Parser e geração do codigo Assembly da VM

O analisador sintático, parser, é responsavel por verificar se o código que foi escrito na nossa linguagem está sintaticamente correto, isto é, se respeita as regras gramaticais definidas.

Caso não haja erros sintáticos o converte o código da nossa linguagem em codigo Assembly da máquina virtual. Se houver erros, é mostrado ao utilizador uma mensagem de erro sitático.

A implementação do analisador sintático pode ser encontrada no anexo A do documento.

Demonstração de Funcionamento

4.1 Geração e execução de código Assembly

Para utilizar a nossa linguagem, o utilizador tem que:

- 1. Escrever e guardar as instruções num ficheiro de texto de acordo com as regras grámaticais da linguagem.
- 2. Colocar o ficheiro na mesma diretoria dos ficheiros lexer.py, parser.py, vms e vmsGTKAux.
- 3. Executar um dos seguintes comandos:

```
>> python3 parser.py <ficheiro de input>
>> python3 parser.py <ficheiro de input> <ficheiro de output>
```

Nota: Caso o utilizador opte pelo primeiro comando é criado um ficheiro denominado a.vm onde será colocado o código Assembly gerado.

4. Executar o comando:

>> ./vms <ficheiro gerado no comando anterior>

4.2 Teste 1

Ler 4 números e dizer se podem ser os lados de um quadrado. Ficheiro de input: 'quadrado.txt'.

4.2.1 Conteúdo do ficheiro

```
main
{
   float[4] lados;
   int[6] a;
   int i;
   i = 4;
```

```
while(i){
    print("Digite lado: ");
    scan(lados[4 - i]);
    i = i - 1;
  a[0] = lados[0] == lados[1];
  a[1] = lados[0] == lados[2];
  a[2] = lados[0] == lados[3];
  a[3] = lados[1] == lados[2];
  a[4] = lados[1] == lados[3];
  a[5] = lados[2] == lados[3];
  i = a[0]*a[1]*a[2]*a[3]*a[4]*a[5];
  if(i)
  {
    if(lados[0])
      println("Podem ser os lados de um quadrado!");
    }
    else
    {
      println("Não podem ser os lados de um quadrado!");
  }
  else
    println("Não podem ser os lados de um quadrado!");
  }
}
4.2.2
       Código assembly gerado
PUSHN 4
PUSHN 6
PUSHI 0
START
PUSHGP
PUSHI 10
PUSHI 4
STOREN
```

```
B0:
```

PUSHGP

PUSHI 10

LOADN

PUSHI 0

SUP

JZ EO

PUSHS "Digite lado: "

WRITES

PUSHGP

PUSHI 0

PUSHI 4

PUSHGP

PUSHI 10

LOADN

SUB

ADD

READ

ATOF

STOREN

PUSHGP

PUSHI 10

PUSHGP

PUSHI 10

LOADN

PUSHI 1

SUB

STOREN

JUMP BO

EO:

PUSHGP

PUSHI 4

PUSHI 0

ADD

PUSHGP

PUSHI 0

PUSHI 0

ADD

LOADN

PUSHGP

PUSHI 0

PUSHI 1

ADD

LOADN

EQUAL

STOREN

PUSHGP

PUSHI 4

PUSHI 1

ADD

PUSHGP

PUSHI 0

PUSHI 0

ADD

LOADN

PUSHGP

PUSHI 0

PUSHI 2

ADD

LOADN

EQUAL

STOREN

PUSHGP

PUSHI 4

PUSHI 2

ADD

PUSHGP

PUSHI 0

PUSHI 0

ADD

LOADN

PUSHGP

PUSHI 0

PUSHI 3

ADD

LOADN

EQUAL

STOREN

PUSHGP

PUSHI 4

PUSHI 3

ADD

PUSHGP

PUSHI 0

PUSHI 1

ADD

LOADN

 ${\tt PUSHGP}$

PUSHI 0

PUSHI 2

ADD

LOADN

EQUAL

STOREN

PUSHGP

PUSHI 4

PUSHI 4

ADD

PUSHGP

PUSHI 0

PUSHI 1

ADD

LOADN

PUSHGP

PUSHI 0

PUSHI 3

ADD

LOADN

EQUAL

STOREN

PUSHGP

PUSHI 4

PUSHI 5

ADD

PUSHGP

PUSHI 0

PUSHI 2

 ${\tt ADD}$

LOADN

PUSHGP

PUSHI 0

PUSHI 3

ADD

LOADN

EQUAL

STOREN

PUSHGP

PUSHI 10

PUSHGP

PUSHI 4

PUSHI 0

ADD

LOADN

PUSHGP

PUSHI 4

PUSHI 1

ADD

LOADN

MUL

PUSHGP

PUSHI 4

PUSHI 2

ADD

LOADN

```
MUL
PUSHGP
PUSHI 4
PUSHI 3
ADD
LOADN
MUL
PUSHGP
PUSHI 4
PUSHI 4
ADD
LOADN
MUL
PUSHGP
PUSHI 4
PUSHI 5
ADD
LOADN
MUL
STOREN
PUSHGP
PUSHI 10
LOADN
PUSHI 0
SUP
JZ E2
PUSHGP
PUSHI 0
PUSHI 0
ADD
LOADN
PUSHF 0.0
FSUP
FTOI
PUSHI 0
SUP
JZ E1
PUSHS "Podem ser os lados de um quadrado!"
WRITES
PUSHS"\n"
WRITES
JUMP F1
E1:
PUSHS "Não podem ser os lados de um quadrado!"
WRITES
```

PUSHS"\n" WRITES F1:

```
JUMP F2
E2:
PUSHS "Não podem ser os lados de um quadrado!"
WRITES
PUSHS"\n"
WRITES
F2:
STOP

4.2.3 Execução da VM com o código gerado
>> ./vms a.vm
```

```
>> ./vms a.vm
Digite lado: 1
Digite lado: 1
Digite lado: 1
Digite lado: 1
Podem ser os lados de um quadrado!
>> ./vms a.vm
Digite lado: 0
Digite lado: 0
Digite lado: 0
Digite lado: 0
Não podem ser os lados de um quadrado!
>> ./vms a.vm
Digite lado: 0.1
Digite lado: 0.1
Digite lado: 0.1
Digite lado: 0.1
Podem ser os lados de um quadrado!
>> ./vms a.vm
Digite lado: 4
Digite lado: 4
Digite lado: 6
Digite lado: 4
Não podem ser os lados de um quadrado!
>>
```

4.3 Teste 2

Ler um inteiro N, depois ler N números e escrever o menor deles. Ficheiro de input: 'menor.txt'.

4.3.1 Conteúdo do ficheiro

```
main
{
  int menor;
  int N;
  int i;
  int aux;
  i = 0;
  print("Digite número: ");
  scan(menor);
  print("Digite quantos números quer ler: ");
  scan(N);
  while(i<N){
    print("Digite número: ");
    scan(aux);
    if(aux < menor){</pre>
      menor = aux;
    }
    i = i +1;
  print("O menor número é: ");
  println(menor);
}
4.3.2
       Código assembly gerado
PUSHI 0
PUSHI 0
PUSHI 0
PUSHI 0
START
PUSHGP
PUSHI 2
PUSHI 0
STOREN
PUSHS "Digite número: "
WRITES
PUSHGP
```

```
PUSHI 0
READ
ATOI
STOREN
PUSHS "Digite quantos números quer ler: "
PUSHGP
PUSHI 1
READ
ATOI
STOREN
B1:
PUSHGP
PUSHI 2
LOADN
PUSHGP
PUSHI 1
LOADN
INF
JZ E1
PUSHS "Digite número: "
WRITES
PUSHGP
PUSHI 3
READ
IOTA
STOREN
PUSHGP
PUSHI 3
LOADN
PUSHGP
PUSHI 0
LOADN
INF
JZ EO
PUSHGP
PUSHI 0
PUSHGP
PUSHI 3
LOADN
STOREN
E0:
PUSHGP
PUSHI 2
PUSHGP
PUSHI 2
LOADN
```

PUSHI 1

```
ADD
STOREN
JUMP B1
E1:
PUSHS "O menor número é: "
WRITES
PUSHGP
PUSHI O
LOADN
WRITEI
PUSHS"\n"
WRITES
STOP
```

4.3.3 Execução da VM com o código gerado

```
>> ./vms a.vm
Digite número: 5
Digite quantos números quer ler: 3
Digite número: -1
Digite número: 4
Digite número: 0
O menor número é: -1
>> ./vms a.vm
Digite número: 2
Digite quantos números quer ler: 0
O menor número é: 2
>>
>> ./vms a.vm
Digite número: 1
Digite quantos números quer ler: 5
Digite número: 2
Digite número: 3
Digite número: 4
Digite número: 5
Digite número: 0
O menor número é: O
```

4.4 Teste 3

Ler N (constante do programa) números e calcular e imprimir o seu produtório. Ficheiro de input: 'produto.txt'.

4.4.1 Conteúdo do ficheiro

```
main
{
  int N;
  int r;
  int[5] a;
  int i;
  i = 0;
  N = 5;
  r = 1;
  while(i<N){
    print("Digite um número: ");
    scan(a[i]);
    i = i + 1;
  i = 0;
  while(i<N){
    print(a[i]);
    print(" x ");
    r = r * a[i];
    i = i + 1;
  }
  print(" = ");
  println(r);
}
       Código assembly gerado
4.4.2
PUSHI 0
PUSHI 0
PUSHN 5
PUSHI 0
START
PUSHGP
PUSHI 7
PUSHI 0
STOREN
PUSHGP
PUSHI 0
PUSHI 5
```

STOREN PUSHGP PUSHI 1 PUSHI 1 STOREN B0: PUSHGP PUSHI 7 LOADN **PUSHGP** PUSHI 0 LOADN INF JZ EO PUSHS "Digite um número: " WRITES **PUSHGP** PUSHI 2 PUSHGP PUSHI 7 LOADN ADD READ IOTA STOREN PUSHGP PUSHI 7 PUSHGP PUSHI 7 LOADN PUSHI 1 ADD STOREN JUMP BO E0: PUSHGP PUSHI 7 PUSHI 0 STOREN B1: **PUSHGP** PUSHI 7 LOADN PUSHGP

PUSHI 0 LOADN INF JZ E1

```
PUSHGP
PUSHI 2
PUSHGP
PUSHI 7
LOADN
ADD
LOADN
WRITEI
PUSHS " x "
WRITES
PUSHGP
PUSHI 1
PUSHGP
PUSHI 1
LOADN
PUSHGP
PUSHI 2
PUSHGP
PUSHI 7
LOADN
ADD
LOADN
MUL
STOREN
PUSHGP
PUSHI 7
PUSHGP
PUSHI 7
LOADN
PUSHI 1
ADD
STOREN
JUMP B1
E1:
PUSHS " = "
WRITES
PUSHGP
PUSHI 1
LOADN
```

4.4.3 Execução da VM com o código gerado

>> ./vms a.vm Digite um número: 1

WRITEI
PUSHS"\n"
WRITES
STOP

```
Digite um número: 2
Digite um número: 3
Digite um número: 4
Digite um número: 5
1 \times 2 \times 3 \times 4 \times 5 \times = 120
>> ./vms a.vm
Digite um número: 0
Digite um número: 1
Digite um número: 2
Digite um número: 3
Digite um número: 4
0 \times 1 \times 2 \times 3 \times 4 \times = 0
>> ./vms a.vm
Digite um número: 1.5
Digite um número: 1.5
Digite um número: 1
Digite um número: 2
Digite um número: 3
1 \times 1 \times 1 \times 2 \times 3 \times = 6
>>
```

4.5 Teste 4

Contar e imprimir os números impares de uma sequência de números naturais. Ficheiro de input: 'impares.txt'.

4.5.1 Conteúdo do ficheiro

```
main
{
  int count;
  int aux;
  count = 0;
  aux = 1;
  println("Digite 0 para parar!");
  while(aux !=0){
    print("Digite número: ");
    scan(aux);
    if(aux %2 == 1){
        print(aux);
        println(" é impar!");
        count = count +1;
    }
}
```

```
}
  print("Foram lidos ");
  print(count);
  println(" números impares!");
}
       Código assembly gerado
4.5.2
PUSHI 0
PUSHI 0
START
PUSHGP
PUSHI 0
PUSHI 0
STOREN
PUSHGP
PUSHI 1
PUSHI 1
STOREN
PUSHS "Digite 0 para parar!"
WRITES
PUSHS"\n"
WRITES
B1:
PUSHGP
PUSHI 1
LOADN
PUSHI 0
EQUAL
NOT
JZ E1
PUSHS "Digite número: "
WRITES
PUSHGP
PUSHI 1
READ
IOTA
STOREN
PUSHGP
PUSHI 1
LOADN
PUSHI 2
MOD
PUSHI 1
EQUAL
JZ EO
PUSHGP
```

```
PUSHI 1
LOADN
WRITEI
PUSHS " é impar!"
WRITES
PUSHS"\n"
WRITES
PUSHGP
PUSHI 0
PUSHGP
PUSHI 0
LOADN
PUSHI 1
ADD
STOREN
E0:
JUMP B1
E1:
PUSHS "Foram lidos "
WRITES
PUSHGP
PUSHI 0
LOADN
WRITEI
PUSHS " números impares!"
WRITES
PUSHS"\n"
WRITES
STOP
```

4.5.3 Execução da VM com o código gerado

```
>> ./vms a.vm
Digite 0 para parar!
Digite número: 1
1 é impar!
Digite número: 2
Digite número: 3
3 é impar!
Digite número: 4
Digite número: 5
5 é impar!
Digite número: 6
Digite número: 0
Foram lidos 3 números impares!
>>
```

4.6 Teste 5

Ler e armazenar N números num array. Imprimir os valores por ordem inversa. Ficheiro de input: 'inversa.txt'.

4.6.1 Conteúdo do ficheiro

```
main
{
  int N;
  int i;
  int[10] a;
  N = 5;
  i = 0;
  print("Neste programa vamos digitar ");
  print(N);
  println(" números e imprimi-los por ordem inversa.");
  while(i<N){</pre>
    print("Digite número: ");
    scan(a[i]);
    i = i + 1;
  }
  i = N - 1;
  while(i>=0){
    print(a[i]);
    print(" ");
    i = i - 1;
  }
  println("");
}
```

4.6.2 Código assembly gerado

```
PUSHI 0
PUSHI 0
PUSHN 10
START
PUSHGP
PUSHI 0
PUSHI 5
STOREN
PUSHGP
```

```
PUSHI 1
PUSHI 0
STOREN
PUSHS "Neste programa vamos digitar "
WRITES
PUSHGP
PUSHI 0
LOADN
WRITEI
PUSHS " números e imprimi-los por ordem inversa."
PUSHS"\n"
WRITES
B0:
PUSHGP
PUSHI 1
LOADN
PUSHGP
PUSHI 0
LOADN
INF
JZ EO
PUSHS "Digite número: "
WRITES
PUSHGP
PUSHI 2
PUSHGP
PUSHI 1
LOADN
ADD
READ
ATOI
STOREN
PUSHGP
PUSHI 1
PUSHGP
PUSHI 1
LOADN
PUSHI 1
ADD
STOREN
JUMP BO
E0:
PUSHGP
PUSHI 1
PUSHGP
PUSHI 0
```

LOADN

```
PUSHI 1
SUB
STOREN
B1:
PUSHGP
PUSHI 1
LOADN
PUSHI 0
SUPEQ
JZ E1
PUSHGP
PUSHI 2
PUSHGP
PUSHI 1
LOADN
ADD
LOADN
WRITEI
PUSHS " "
WRITES
PUSHGP
PUSHI 1
PUSHGP
PUSHI 1
LOADN
PUSHI 1
SUB
STOREN
JUMP B1
E1:
PUSHS ""
WRITES
PUSHS"\n"
WRITES
STOP
```

4.6.3 Execução da VM com o código gerado

```
>> ./vms a.vm
Neste programa vamos digitar 5 números e imprimi-los por ordem inversa.
Digite número: 1
Digite número: 2
Digite número: 3
Digite número: 4
Digite número: 5
5 4 3 2 1
>>
```

```
>> ./vms a.vm
Neste programa vamos digitar 5 números e imprimi-los por ordem inversa.
Digite número: 3
Digite número: 4
Digite número: 1
Digite número: 7
Digite número: 6
6 7 1 4 3
>>
```

4.7 Teste 6

Execução de operações aritméticas. Ficheiro de input: 'calculo.txt'.

4.7.1 Conteúdo do ficheiro

```
main
{
  int a;

a = 2 * 3 + 4 * 5 - 1;

print("a = 2 * 3 + 4 * 5 - 1 = ");
println(a);

a = (1 + a) * a;

print("(1 + a) * a = ");
println(a);
}
```

4.7.2 Código assembly gerado

PUSHI 0
START
PUSHGP
PUSHI 0
PUSHI 2
PUSHI 3
MUL
PUSHI 4
PUSHI 5

MUL

```
ADD
PUSHI 1
SUB
STOREN
PUSHS "a = 2 * 3 + 4 * 5 - 1 = "
PUSHGP
PUSHI 0
LOADN
WRITEI
PUSHS"\n"
WRITES
PUSHGP
PUSHI 0
PUSHI 1
PUSHGP
PUSHI 0
LOADN
ADD
PUSHGP
PUSHI 0
LOADN
MUL
STOREN
PUSHS "(1 + a) * a = "
WRITES
PUSHGP
PUSHI 0
LOADN
WRITEI
PUSHS"\n"
WRITES
STOP
```

4.7.3 Execução da VM com o código gerado

```
>> ./vms a.vm
a = 2 * 3 + 4 * 5 - 1 = 25
(1 + a) * a = 650
>>
```

4.8 Teste 7

Ordenação de um array.

Ficheiro de input: 'ordena.txt'.

4.8.1 Conteúdo do ficheiro

}

```
main
{
  int N;
  int i;
  int j;
  int menor;
  int aux;
  int[5] a;
  N = 5;
  print("Neste programa vamos digitar ");
  print(N);
  println(" números e imprimi-los por ordem crescente.");
  for(i=0;i<N;i=i+1){</pre>
    print("Digite número: ");
    scan(a[i]);
  }
  for(i=0;i<N;i=i+1)</pre>
    menor = i;
    for(j=i+1;j<N;j=j+1)</pre>
      if(a[j] < a[menor])</pre>
        menor = j;
    }
    if(menor !=i)
      aux = a[i];
      a[i] = a[menor];
      a[menor] = aux;
    }
```

```
for(i=0;i<N; i=i+1)</pre>
    print(a[i]);
    print(" ");
  }
  println("");
}
       Código assembly gerado
4.8.2
PUSHI 0
PUSHI 0
PUSHI 0
PUSHI 0
PUSHI 0
PUSHN 5
START
PUSHGP
PUSHI 0
PUSHI 5
STOREN
PUSHS "Neste programa vamos digitar "
WRITES
PUSHGP
PUSHI 0
LOADN
WRITEI
PUSHS " números e imprimi-los por ordem crescente."
WRITES
PUSHS"\n"
WRITES
PUSHGP
PUSHI 1
PUSHI 0
STOREN
B0:
PUSHGP
PUSHI 1
LOADN
PUSHGP
PUSHI 0
LOADN
INF
JZ EO
```

PUSHS "Digite número: "

WRITES

PUSHGP

PUSHI 5

PUSHGP

PUSHI 1

LOADN

ADD

READ

ATOI

STOREN

PUSHGP

PUSHI 1

1 05111 1

PUSHGP

PUSHI 1

LOADN

PUSHI 1

ADD

STOREN

JUMP BO

E0:

PUSHGP

PUSHI 1

PUSHI 0

STOREN

B4:

PUSHGP

PUSHI 1

LOADN

PUSHGP

PUSHI 0

LOADN

INF

JZ E4

PUSHGP

PUSHI 3

PUSHGP

PUSHI 1

LOADN

STOREN

PUSHGP

PUSHI 2

PUSHGP

PUSHI 1

LOADN

PUSHI 1

ADD

STOREN

B2:

PUSHGP

PUSHI 2

LOADN

PUSHGP

PUSHI 0

LOADN

INF

JZ E2

PUSHGP

PUSHI 5

PUSHGP

PUSHI 2

LOADN

ADD

LOADN

PUSHGP

PUSHI 5

PUSHGP

PUSHI 3

LOADN

ADD

LOADN

INF

JZ E1 PUSHGP

PUSHI 3

PUSHGP

PUSHI 2

LOADN

STOREN

E1:

PUSHGP

PUSHI 2

PUSHGP

PUSHI 2

LOADN

PUSHI 1

ADD

STOREN JUMP B2

E2:

PUSHGP

PUSHI 3

LOADN

PUSHGP

PUSHI 1

LOADN

EQUAL

NOT

JZ E3

PUSHGP

PUSHI 4

PUSHGP

PUSHI 5

PUSHGP

PUSHI 1

LOADN

ADD

LOADN

STOREN

PUSHGP

PUSHI 5

PUSHGP

PUSHI 1

LOADN

ADD

PUSHGP

PUSHI 5

PUSHGP

PUSHI 3

LOADN

ADD

LOADN

STOREN

PUSHGP

PUSHI 5

PUSHGP

PUSHI 3

LOADN

ADD

PUSHGP

PUSHI 4

LOADN

STOREN

E3:

PUSHGP

PUSHI 1

PUSHGP

PUSHI 1

LOADN

PUSHI 1

ADD

STOREN

JUMP B4

E4:

PUSHGP

PUSHI 1

PUSHI 0

STOREN

B5:

PUSHGP

PUSHI 1

LOADN

PUSHGP

PUSHI 0

LOADN

INF

JZ E5

PUSHGP

PUSHI 5

PUSHGP

PUSHI 1

LOADN

ADD

LOADN

WRITEI

PUSHS " "

WRITES

PUSHGP

PUSHI 1

PUSHGP

PUSHI 1

LOADN

PUSHI 1

ADD

STOREN

JUMP B5

E5:

PUSHS ""

WRITES

PUSHS"\n"

WRITES

STOP

4.8.3 Execução da VM com o código gerado

>> ./vms a.vm

Neste programa vamos digitar 5 números e imprimi-los por ordem crescente.

Digite número: 1 Digite número: 2 Digite número: 3 Digite número: 4 Digite número: 5

```
1 2 3 4 5
>>
>> ./vms a.vm
Neste programa vamos digitar 5 números e imprimi-los por ordem crescente.
Digite número: 5
Digite número: 4
Digite número: 3
Digite número: 2
Digite número: 1
1 2 3 4 5
>>
>> ./vms a.vm
Neste programa vamos digitar 5 números e imprimi-los por ordem crescente.
Digite número: -1
Digite número: -5
Digite número: 3
Digite número: 0
Digite número: 3
-5 -1 0 3 3
>>
```

4.9 Teste 8

Transposta de uma matriz. Ficheiro de input: 'transposta.txt'.

4.9.1 Conteúdo do ficheiro

```
main
{
  int[3][3] matriz;
  int i;
  int j;
  int aux;

println("Neste programa vamos transpor uma matriz M 3x3.");
  println("Digite valores a armazenar em M[linha][coluna]:");
  for(i=0;i<3;i=i+1)
  {
    for(j=0;j<3;j=j+1)
      {
        print("[");
        print(i);
        print(i);
        print(j);
    }
}</pre>
```

```
print("] = ");
    scan(matriz[i][j]);
  }
}
println("\nMatriz M lida:");
for(i=0;i<3;i=i+1)
  for(j=0;j<3;j=j+1)
    print(matriz[i][j]);
    print(" ");
  println("");
for(i=0;i<3;i=i+1)
  for(j=0;j<i;j=j+1)</pre>
  {
    aux = matriz[i][j];
    matriz[i][j] = matriz[j][i];
    matriz[j][i] = aux;
  }
}
println("\nMatriz M' transposta:");
for(i=0;i<3;i=i+1)
  for(j=0;j<3;j=j+1)
    print(matriz[i][j]);
    print(" ");
  }
  println("");
}
```

}

4.9.2 Código assembly gerado

LOADN

```
PUSHN 9
PUSHI 0
PUSHI 0
PUSHI 0
START
PUSHS "Neste programa vamos transpor uma matriz M 3x3."
WRITES
PUSHS"\n"
WRITES
PUSHS "Digite valores a armazenar em M[linha][coluna]:"
WRITES
PUSHS"\n"
WRITES
PUSHGP
PUSHI 9
PUSHI 0
STOREN
B1:
PUSHGP
PUSHI 9
LOADN
PUSHI 3
INF
JZ E1
PUSHGP
PUSHI 10
PUSHI 0
STOREN
B0:
PUSHGP
PUSHI 10
LOADN
PUSHI 3
INF
JZ EO
PUSHS "["
WRITES
PUSHGP
PUSHI 9
LOADN
WRITEI
PUSHS "]["
WRITES
PUSHGP
PUSHI 10
```

```
WRITEI
```

PUSHS "] = "

WRITES

PUSHGP

PUSHI 0

PUSHI 3

PUSHGP

PUSHI 9

LOADN

MUL

ADD

PUSHGP

PUSHI 10

LOADN

ADD

READ

IOTA

STOREN

PUSHGP

PUSHI 10

PUSHGP

PUSHI 10

LOADN

PUSHI 1

ADD

STOREN

JUMP BO

E0:

PUSHGP

PUSHI 9

PUSHGP

PUSHI 9

LOADN

PUSHI 1

ADD

STOREN

JUMP B1

E1:

PUSHS "\nMatriz M lida:"

WRITES

PUSHS"\n"

WRITES

PUSHGP

PUSHI 9

PUSHI 0

STOREN

В3:

PUSHGP

PUSHI 9

LOADN

PUSHI 3

INF

JZ E3

PUSHGP

PUSHI 10

PUSHI 0

STOREN

B2:

PUSHGP

PUSHI 10

LOADN

PUSHI 3

INF

JZ E2

PUSHGP

PUSHI 0

PUSHI 3

PUSHGP

PUSHI 9

LOADN

MUL

ADD

PUSHGP

PUSHI 10

LOADN

ADD

LOADN

WRITEI

PUSHS " "

WRITES

PUSHGP

PUSHI 10

PUSHGP

PUSHI 10

LOADN

PUSHI 1

ADD

STOREN

JUMP B2

E2:

PUSHS ""

WRITES

PUSHS"\n"

WRITES

PUSHGP

PUSHI 9

PUSHGP

PUSHI 9

LOADN

PUSHI 1

ADD

STOREN

JUMP B3

E3:

PUSHGP

PUSHI 9

PUSHI 0

STOREN

B5:

PUSHGP

PUSHI 9

LOADN

PUSHI 3

INF

JZ E5

PUSHGP

PUSHI 10

- ----

PUSHI 0

STOREN

B4:

PUSHGP

PUSHI 10

LOADN

PUSHGP

PUSHI 9

LOADN

INF

JZ E4

PUSHGP

PUSHI 11

PUSHGP

PUSHI 0

PUSHI 3

PUSHGP

PUSHI 9

LOADN

MUL

ADD

PUSHGP

PUSHI 10

LOADN

ADD

LOADN

STOREN

PUSHGP

PUSHI 0

PUSHI 3

PUSHGP

PUSHI 9

LOADN

MUL

ADD

PUSHGP

PUSHI 10

LOADN

ADD

PUSHGP

PUSHI 0

PUSHI 3

PUSHGP

PUSHI 10

LOADN

MUL

ADD

PUSHGP

PUSHI 9

LOADN

ADD

LOADN

STOREN

PUSHGP

PUSHI 0

PUSHI 3

PUSHGP

PUSHI 10

LOADN

MUL

ADD

PUSHGP

PUSHI 9

LOADN

ADD

PUSHGP

PUSHI 11

LOADN

STOREN

PUSHGP

PUSHI 10

PUSHGP

PUSHI 10

LOADN

PUSHI 1

```
ADD
STOREN
JUMP B4
E4:
PUSHGP
PUSHI 9
PUSHGP
PUSHI 9
LOADN
PUSHI 1
ADD
STOREN
JUMP B5
E5:
PUSHS "\nMatriz M' transposta:"
WRITES
PUSHS"\n"
WRITES
PUSHGP
PUSHI 9
PUSHI 0
STOREN
B7:
PUSHGP
PUSHI 9
LOADN
PUSHI 3
INF
JZ E7
PUSHGP
PUSHI 10
PUSHI 0
STOREN
B6:
PUSHGP
PUSHI 10
LOADN
PUSHI 3
INF
JZ E6
PUSHGP
PUSHI 0
PUSHI 3
PUSHGP
```

PUSHI 9 LOADN MUL ADD **PUSHGP**

PUSHI 10

LOADN

ADD

LOADN

WRITEI

PUSHS " "

WRITES

PUSHGP

PUSHI 10

PUSHGP

PUSHI 10

LOADN

PUSHI 1

ADD

STOREN

JUMP B6

E6:

PUSHS ""

WRITES

PUSHS"\n"

WRITES

PUSHGP

PUSHI 9

PUSHGP

PUSHI 9

LOADN

PUSHI 1

ADD

STOREN

JUMP B7

E7:

STOP

4.9.3 Execução da VM com o código gerado

>> ./vms a.vm

Neste programa vamos transpor uma matriz M 3x3.

Digite valores a armazenar em M[linha][coluna]:

[0][0] = 1

[0][1] = 2

[0][2] = 3

[1][0] = 4

[1][1] = 5

[1][2] = 6

[2][0] = 7

[2][1] = 8

[2][2] = 9

```
Matriz M lida:
1 2 3
4 5 6
7 8 9

Matriz M' transposta:
1 4 7
2 5 8
3 6 9
>>
```

4.10 Teste 9

Erro na declaração de variáveis. Ficheiro de input: 'erro1.txt'.

4.10.1 Conteúdo do ficheiro

```
main
{
  int a;
  int a;
}
```

4.10.2 Código assembly gerado

```
PUSHI 0
ERR "multipla declaração da variavel a\n"
STOP
START
STOP
```

4.10.3 Execução da VM com o código gerado

```
>> ./vms a.vm
multipla declaração da variavel a
>>
```

4.11 Teste 10

Erro de acesso a variável. Ficheiro de input: 'erro2.txt'.

4.11.1 Conteúdo do ficheiro

```
main
{
   int a;
   a = b;
}
```

4.11.2 Código assembly gerado

```
PUSHI 0
START
PUSHGP
PUSHI 0
ERR "segmentation fault\n"
STOP
STOREN
STOP
```

4.11.3 Execução da VM com o código gerado

```
>> ./vms a.vm
segmentation fault
>>
```

Capítulo 5

Conclusão

Com o projeto concluído esperamos ter cumprido todos os requisitos que nos foram propostos.

O facto de produzirmos a nossa própria linguagem tornou a experiencia bastante interessante, apesar de a sintaxe escolhida para a linguagem desenvolvida se aproximar muito da linguagem C.

Achamos que há aspetos que poderiam ser melhorados, como por exemplo a implementação de funções com e sem argumentos. Também na parte de atribuição de valores às variaveis há uma pequena 'falha' que permite ao utilizador por exemplo fazer:

```
a = 1,;
```

No entanto se esta 'falha' fosse corrigida, teriamos, por exemplo, que abdicar da seguinte instrução:

```
a = 1, b = 2;
```

Tendo a instrução que ficar obrigatoriamente do género:

```
a = 1;
b = 2;
```

Também os ciclos for teriam que ser escirtos da seguinte forma:

```
for(i=0;i<N;i=i+i;){}</pre>
```

Ou seja, a operação de incremento do 'i' teria que ter um '; desnecessário.

Contudo, como temos a liberdade de definir a sintaxe da linguagem, podemos dizer que isto nao é um erro mas sim uma opção.

Por fim, tal como ja tinha sido mencionado no relatório do primeiro projeto, todos concordamos que o facto de o projecto ter sido desenvolvido na linguagem 'Python' e, neste caso, com recurso aos módulos 'Yacc/Lex' do 'PLY/Python', facilitou bastante o seu desenvolvimento.

Apêndice A

Código do Programa

Ficheiro lexer.py

```
import ply.lex as lex
import sys
'STRING', 'EQUAL', 'PLUS', 'MINUS', 'MUL', 'DIV', 'MOD', 'EQEQ', 'DIFF', 'GREATER',
     'LESSER', 'GREATEQ', 'LESSEQ', 'SCAN', 'PRINT', 'PRINTLN')
def t_SEMICOLON(t):
 r';'
 return t
def t_COMMA(t):
 r','
 return t
def t_LCURLY(t):
 r'\{'
 return t
def t_RCURLY(t):
 r'\}'
 return t
def t_LPAREN(t):
 r'\('
 return t
def t_RPAREN(t):
 r'\)'
 return t
def t_LBRACKET(t):
 r'\['
 return t
def t_RBRACKET(t):
 r'\]'
 return t
def t_FLOAT(t):
 r'float'
 return t
def t_INT(t):
 r'int'
 return t
```

```
def t_MAIN(t):
  r'main'
  return t
def t_WHILE(t):
  r'while'
  return t
def t_FOR(t):
 r'for'
  return t
def t_IF(t):
  r'if'
  return t
def t_ELSE(t):
  r'else'
  return t
def t_PRINTLN(t):
 r'println'
  return t
def t_PRINT(t):
 r'print'
  return t
def t_SCAN(t):
  r'scan'
  return t
def t_STRING(t):
    r'"([^"]|(\\n))*"'
    return t
def t_REAL(t):
    r'-?([1-9][0-9]*\.[0-9]+|0\.[0-9]+)'
    return t
def t_NUM(t):
 r'-?\d+'
  t.value = int(t.value)
  return t
def t_EQEQ(t):
   r'\=\='
  return t
def t_DIFF(t):
 r'\!\='
  return t
def t_GREATEQ(t):
  r'\>\='
  return t
def t_LESSEQ(t):
  r'\<\='
  return t
def t_GREATER(t):
 r'\>'
  return t
def t_LESSER(t):
 r'\<'
```

```
return t
def t_EQUAL(t):
 r'\='
  return t
def t_PLUS(t):
  r'\+'
  return t
def t_MINUS(t):
  r'\-'
  return t
def t_MUL(t):
  r'\*'
 return t
def t_DIV(t):
 r'\/'
  return t
def t_MOD(t):
 r'\%'
  return t
def t_VAR(t):
 r'\w+'
  return t
def t_error(t):
  print("Illegal Character:", t.value[0])
  t.lexer.skip(1)
t_{ignore} = ' \r\n\t'
lexer = lex.lex()
Ficheiro parser.py
import ply.yacc as yacc
import sys
import os.path
from lexer import tokens
precedence = (
    ('left', 'PLUS', 'MINUS'),
    ('left', 'MUL', 'DIV'),
)
def var_new(v):
  if v[0] in parser.tab_id or v[1] == 0 or v[2] == 0:
    return -1
    parser.tab_id[v[0]] = (parser.prox_address,v[1],v[2],v[3])
parser.prox_address += v[1]*v[2]
    return 0
def var_address_base(v):
  if v in parser.tab_id:
    return parser.tab_id[v][0]
  else:
    return -1
def var_num_colums(v):
```

```
if v in parser.tab_id:
    return parser.tab_id[v][1]
    return -1
def var_num_lines(v):
  if v in parser.tab_id:
   return parser.tab_id[v][2]
  else:
    return -1
def var_size(v):
  if v in parser.tab_id:
   return parser.tab_id[v][1] * parser.tab_id[v][2]
    return 0
def var_type(v):
  if v in parser.tab_id:
   return parser.tab_id[v][3]
  else:
   return None
def p_program(p):
  program : MAIN LCURLY body RCURLY
  fp.write(p[3])
  print(p[3])
def p_body(p):
  body : declarations instructions
  p[0] = p[1] + 'START \n' + p[2] + 'STOP'
def p_declarations_empty(p):
  declarations :
 p[0] = ""
def p_declarations(p):
  declarations : declaration declarations
  p[0] = p[1] + p[2]
def p_declaration_single(p):
  declaration : type VAR SEMICOLON
  status = var_new((p[2],1,1,p[1]))
  if status == -1:
    p[0] = f'ERR \multipla declaração da variavel {p[2]}\n'"\nSTOP\n'
  else:
   p[0] = 'PUSHI 0 \n'
def p_declaration_array(p):
```

```
....
     declaration : type LBRACKET NUM RBRACKET VAR SEMICOLON
     status = var_new((p[5],p[3],1,p[1]))
     if status == -1:
          p[0] = f'ERR \midlipla declaração da variavel {p[2]}\n'"\nSTOP\n'
     else:
          p[0] = f'PUSHN \{var_size(p[5])\}\n'
def p_declaration_biarray(p):
     declaration : type LBRACKET NUM RBRACKET LBRACKET NUM RBRACKET VAR SEMICOLON
     status = var_new((p[8],p[6],p[3],p[1]))
     if status == -1:
          p[0] = f'ERR \mbox{"multipla declaração da variavel } \{p[2]}\n''\nSTOP\n'
          p[0] = f'PUSHN {var_size(p[8])}\n'
def p_type_int(p):
     type : INT
     p[0] = f'{p[1]}'
def p_type_float(p):
     type : FLOAT
    p[0] = f'{p[1]}'
def p_variable_single(p):
     variable : VAR
    p[0] = ('PUSHGP\n' + f'PUSHI \{var\_address\_base(p[1])\}\n', var\_type(p[1]), var\_size(p[1])\}\n', var\_type(p[1]), var\_size(p[1]))
{\tt def p\_variable\_index\_expression(p):}
     variable : VAR LBRACKET expression RBRACKET
     p[0] = ('PUSHGP\n' + f'PUSHI \{var\_address\_base(p[1])\}\n' + p[3][0] +
                            'ADD\n',var_type(p[1]),var_size(p[1]))
{\tt def p\_variable\_index\_expression\_expression(p):}
     variable : VAR LBRACKET expression RBRACKET LBRACKET expression RBRACKET
     p[0] = ('PUSHGN'' + f'PUSHI \{var\_address\_base(p[1])\}\n' + f'PUSHI \{var\_num\_colums(p[1])\}\n' + f'PUSHI \{var\_num\_column(p[1])\}\n' + f'PUSHI \{var\_num\_column(p[1])\}\n' + f'PUSHI \{var\_num\_column(p[1])\}\n' + f'PUSH
                           + p[3][0] + 'MUL\n' + 'ADD\n' + p[6][0] + 'ADD\n', var_type(p[1]), var_size(p[1]))
{\tt def p\_instructions\_empty(p):}
     instructions :
     p[0] = ""
def p_instructions(p):
```

```
{\tt instructions} \; : \; {\tt instruction} \quad {\tt instructions}
  p[0] = p[1] + p[2]
def p_instruction(p):
  \verb"instruction": a tributions SEMICOLON"
  p[0] = p[1]
def p_atributions_empty(p):
  atributions :
  p[0] = ""
{\tt def p\_atributions\_single(p):}
  atributions : atribution
  p[0] = p[1]
def p_atributions_multiple(p):
  {\tt atributions} \ : \ {\tt atribution} \ {\tt COMMA} \ {\tt atributions}
  p[0] = p[1] + p[3]
def p_instruction_atribution_expression(p):
  {\tt atribution} \ : \ {\tt variable} \ {\tt EQUAL} \ {\tt expression}
  if p[1][1] == None:
    p[0] = f'ERR \mbox{"segmentation fault}\n\mbox{"\nSTOP\n'}
  elif p[1][1] == 'int' and p[3][1] == 'float':
    p[0] = p[1][0] + p[3][0] + 'FTOI\n' + 'STOREN\n'
  elif p[1][1] == 'float' and p[3][1] == 'int':
    p[0] = p[1][0] + p[3][0]+ 'ITOF\n' + 'STOREN\n'
  else:
    p[0] = p[1][0] + p[3][0] + 'STOREN\n'
{\tt def \ p\_instruction\_atribution\_condition(p):}
  atribution : variable EQUAL condition
  if p[1][1] == None:
    p[0] = f'ERR \mbox{"segmentation fault\n\"\nSTOP\n'}
  elif p[1][1] == 'float':
    p[0] = p[1][0] + p[3] + 'ITOF\n' + 'STOREN\n'
    p[0] = p[1][0] + p[3] + 'STOREN\n'
def p_expression_var(p):
  expression : variable
  if p[1][1] == None:
   p[0] = (f'ERR \"segmentation fault\\n\"\nSTOP\n', None)
  else:
    p[0] = (p[1][0] + 'LOADN\n', p[1][1])
```

```
def p_expression_num(p):
  expression : NUM
  p[0] = (f'PUSHI \{p[1]\}\n', 'int')
def p_expression_float(p):
  expression : REAL
  p[0] = (f'PUSHF \{p[1]\}\n', 'float')
def p_expression_between_parenthesis(p):
  expression : LPAREN expression RPAREN
  p[0] = p[2]
def p_expression_plus_expression(p):
  \hbox{\tt expression : expression PLUS expression}
  if p[1][1] == 'int' and p[3][1] == 'int':
   p[0] = (p[1][0] + p[3][0] + 'ADD\n','int')
  elif p[1][1] == 'float' and p[3][1] == 'float':
   p[0] = (p[1][0] + p[3][0] + 'FADD\n', 'float')
  elif p[1][1] == 'int' and p[3][1] == 'float':
    p[0] = (p[1][0] + 'ITOF\n' + p[3][0] + 'FADD\n', 'float')
  else:
    p[0] = (p[1][0] + p[3][0] + 'ITOF\n' + 'FADD\n', 'float')
def p_expression_minus_expression(p):
  \hbox{\tt expression : expression MINUS expression}
  if p[1][1] == 'int' and p[3][1] == 'int':
    p[0] = (p[1][0] + p[3][0] + 'SUB\n', 'int')
  elif p[1][1] == 'float' and p[3][1] == 'float':
    p[0] = (p[1][0] + p[3][0] + 'FSUB\n', 'float')
  elif p[1][1] == 'int' and p[3][1] == 'float':
    p[0] = (p[1][0] + 'ITOF\n' + p[3][0] + 'FSUB\n', 'float')
  else:
    p[0] = (p[1][0] + p[3][0] + 'ITOF\n' + 'FSUB\n', 'float')
def p_expression_mul_expression(p):
  expression : expression MUL expression
  if p[1][1] == 'int' and p[3][1] == 'int':
    p[0] = (p[1][0] + p[3][0] + 'MUL\n','int')
  elif p[1][1] == 'float' and p[3][1] == 'float':
    p[0] = (p[1][0] + p[3][0] + 'FMUL\n', 'float')
  elif p[1][1] == 'int' and p[3][1] == 'float':
   p[0] = (p[1][0] + 'ITOF\n' + p[3][0] + 'FMUL\n', 'float')
  else:
    p[0] = (p[1][0] + p[3][0] + 'ITOF\n' + 'FMUL\n', 'float')
def p_expression_div_expression(p):
  expression : expression DIV expression
```

```
if p[1][1] == 'int' and p[3][1] == 'int':
           p[0] = (p[1][0] + p[3][0] + 'DIV\n','int')
      elif p[1][1] == 'float' and p[3][1] == 'float':
           p[0] = (p[1][0] + p[3][0] + 'FDIV\n', 'float')
      elif p[1][1] == 'int' and p[3][1] == 'float':
           p[0] = (p[1][0] + 'ITOF\n' + p[3][0] + 'FDIV\n', 'float')
      else:
           p[0] = (p[1][0] + p[3][0] + 'ITOF\n' + 'FDIV\n', 'float')
def p_expression_mod_expression(p):
      {\tt expression} : {\tt expression} MOD {\tt expression}
      if p[1][1] == 'int' and p[3][1] == 'int':
           p[0] = (p[1][0] + p[3][0] + 'MOD\n','int')
      elif p[1][1] == 'float' and p[3][1] == 'float':
           p[0] = (p[1][0] + 'FTOI\n' + p[3][0] + 'FTOI\n' + 'MOD\n', 'int')
      elif p[1][1] == 'int' and p[3][1] == 'float':
           p[0] = (p[1][0] + p[3][0] + 'FTOI\n' + 'MOD\n', 'int')
           p[0] = (p[1][0] + 'FTOI'n' + p[3][0] + 'MOD'n', 'int')
def p_instruction_while(p):
      instruction: WHILE LPAREN condition RPAREN LCURLY instructions RCURLY
     p[0] = f'B{parser.labels}:\n' + p[3] + 'JZ' + f'E{parser.labels}\n' + p[6] +
     f'JUMP B{parser.labels}\n' + f'E{parser.labels}:\n'
     parser.labels +=1
def p_instruction_for(p):
      instruction: FOR LPAREN atributions SEMICOLON condition SEMICOLON atributions RPAREN LCURLY instructions RCURLY
     p[0] = p[3] + f'B{parser.labels}:\n' + p[5] + 'JZ' + f'E{parser.labels}\n' + p[10] + p[7] +
     f'JUMP B{parser.labels}\n' + f'E{parser.labels}:\n'
     parser.labels +=1
def p_instruction_if(p):
      instruction: IF LPAREN condition RPAREN LCURLY instructions RCURLY
     p[0] = p[3] + 'JZ' + f'E{parser.labels} \n' + p[6] + f'E{parser.labels} : \n'
      parser.labels +=1
def p_instruction_if_else(p):
      instruction: IF LPAREN condition RPAREN LCURLY instructions RCURLY ELSE LCURLY instructions RCURLY
      p[0] = p[3] + 'JZ' + f'E{parser.labels} \\  n' + p[6] + f'JUMP F{parser.labels} \\  n' + f'JUMP
      f'E{parser.labels}:\n' + p[10] + f'F{parser.labels}:\n'
     parser.labels +=1
{\tt def p\_condition\_expression\_eqeq\_expression(p):}
      condition : expression {\tt EQEQ} expression
      if p[1][1] == 'int' and p[3][1] == 'float':
           p[0] = p[1][0] + 'ITOF'n' + p[3][0] + 'EQUAL'n'
      elif p[1][1] == 'float' and p[3][1] == 'int':
          p[0] = p[1][0] + p[3][0] + 'ITOF\n' + 'EQUAL\n'
```

else:

```
p[0] = p[1][0] + p[3][0] + 'EQUAL'n'
{\tt def p\_condition\_expression\_diff\_expression(p):}
  \hbox{condition} \ : \ \hbox{expression} \ \hbox{DIFF} \ \hbox{expression}
  if p[1][1] == 'int' and p[3][1] == 'float':
    p[0] = p[1][0] + 'ITOF\n' + p[3][0] + 'EQUAL\nNOT\n'
  elif p[1][1] == 'float' and p[3][1] == 'int':
   p[0] = p[1][0] + p[3][0] + 'ITOF\n' + 'EQUAL\nNOT\n'
  else:
    p[0] = p[1][0] + p[3][0] + 'EQUAL\nNOT\n'
{\tt def p\_condition\_expression\_greater\_expression(p):}
  condition : expression GREATER expression
  if p[1][1] == 'float' and p[3][1] == 'float':
    p[0] = p[1][0] + p[3][0] + 'FSUP\n' + 'FTOI\nPUSHI 0\nSUP\n'
  elif p[1][1] == 'int' and p[3][1] == 'float':
    p[0] = p[1][0] + 'ITOF\n' + p[3][0] + 'FSUP\n' + 'FTOI\nPUSHI O\nSUP\n'
  elif p[1][1] == 'float' and p[3][1] == 'int':
     p[0] = p[1][0] + p[3][0] + 'iTOF\n' + 'FSUP\n' + 'FTOI\nPUSHI O\nSUP\n' 
  else:
    p[0] = p[1][0] + p[3][0] + 'SUP\n'
def p_condition_expression_lesser_expression(p):
    """
  condition : expression LESSER expression
  if p[1][1] == 'float' and p[3][1] == 'float':
    p[0] = p[1][0] + p[3][0] + 'FINF\n' + 'FTOI\nPUSHI 0\nSUP\n'
  elif p[1][1] == 'int' and p[3][1] == 'float':
    p[0] = p[1][0] + 'ITOF\n' + p[3][0] + 'FINF\n' + 'FTOI\nPUSHI O\nSUP\n'
  elif p[1][1] == 'float' and p[3][1] == 'int':
    p[0] = p[1][0] + p[3][0] + 'ITOF\n' + 'FINF\n' + 'FTOI\nPUSHI 0\nSUP\n'
    p[0] = p[1][0] + p[3][0] + 'INF\n'
def p_condition_expression_greateq_expression(p):
  \verb|condition|: expression| \verb|GREATEQ| expression| \\
  if p[1][1] == 'float' and p[3][1] == 'float':
    p[0] = p[1][0] + p[3][0] + 'FSUPEQ\n' + 'FTOI\nPUSHI O\nSUP\n'
  elif p[1][1] == 'int' and p[3][1] == 'float':
     p[0] = p[1][0] + 'ITOF\n' + p[3][0] + 'FSUPEQ\n' + 'FTOI\nPUSHI 0\nSUP\n' 
  elif p[1][1] == 'float' and p[3][1] == 'int':
    p[0] = p[1][0] + p[3][0] + 'ITOF'n' + 'FSUPEQ'n' + 'FTOI'nPUSHI 0'nSUP'n'
  else:
    p[0] = p[1][0] + p[3][0] + 'SUPEQ\n'
{\tt def p\_condition\_expression\_lesseq\_expression(p):}
  \hbox{condition} \ : \ \hbox{expression} \ \hbox{LESSEQ} \ \hbox{expression}
  if p[1][1] == 'float' and p[3][1] == 'float':
```

```
p[0] = p[1][0] + p[3][0] + 'FINFEQ\n' + 'FTOI\nPUSHI O\nSUP\n'
     elif p[1][1] == 'int' and p[3][1] == 'float':
        p[0] = p[1][0] + 'ITOF\n' + p[3][0] + 'FINFEQ\n' + 'FTOI\nPUSHI O\nSUP\n'
     elif p[1][1] == 'float' and p[3][1] == 'int':
          p[0] = p[1][0] + p[3][0] + 'ITOF'n' + 'FINFEQ'n' + 'FTOI'nPUSHI 0'nSUP'n' 
     else:
         p[0] = p[1][0] + p[3][0] + 'INFEQ\n'
{\tt def p\_condition\_num(p):}
     {\tt condition} \; : \; {\tt NUM}
    p[0] = f'PUSHI \{p[1]\} \setminus n'
{\tt def p\_condition\_real(p):}
     condition : REAL
    p[0] = f'PUSHF \{p[1]\}\nPUSHF 0.0\nFSUP\nFTOI\nPUSHI 0\nSUP\n'
def p_condition_var(p):
     condition : variable
    if p[1][1] == None:
        p[0] = f'ERR \label{eq:p0} when the constant of the point of the constant of the point of the 
     elif p[1][1] == 'float':
         p[0] = p[1][0] + 'LOADN\nPUSHF 0.0\nFSUP\nFTOI\nPUSHI 0\nSUP\n'
     else:
         p[0] = p[1][0] + 'LOADN\nPUSHI O\nSUP\n'
def p_instruction_scan(p):
     instruction : SCAN LPAREN variable RPAREN SEMICOLON
    if p[3][1] == None:
         p[0] = f'ERR \label{eq:p0} "segmentation fault\n\"\nSTOP\n'
     elif p[3][1] == 'int':
        p[0] = p[3][0] + 'READ\nATOI\nSTOREN\n'
     else:
         p[0] = p[3][0] + 'READ\nATOF\nSTOREN\n'
def p_instruction_print_var(p):
     instruction: PRINT LPAREN variable RPAREN SEMICOLON
     if p[3][1] == None:
       p[0] = f'ERR \"segmentation fault\\n\"\nSTOP\n'
     elif p[3][1] == 'int':
        p[0] = p[3][0] + 'LOADN\nWRITEI\n'
     else:
         p[0] = p[3][0] + 'LOADN\nWRITEF\n'
def p_instruction_println_var(p):
     instruction : PRINTLN LPAREN variable RPAREN SEMICOLON
     if p[3][1] == None:
        p[0] = f'ERR \mbox{"segmentation fault\n'}\nSTOP\n'
     elif p[3][1] == 'int':
        p[0] = p[3][0] + 'LOADN\nWRITEI\n'
```

```
p[0] += 'PUSHS\"\\n\"\nWRITES\n'
  else:
    p[0] = p[3][0] + 'LOADN\nWRITEF\n'
    p[0] += 'PUSHS\"\\n\"\nWRITES\n'
instruction: PRINT LPAREN STRING RPAREN SEMICOLON
  p[0] = f'PUSHS {p[3]}\nWRITES\n'
def p_instruction_println_string(p):
  instruction : PRINTLN LPAREN STRING RPAREN SEMICOLON
  p[0] = f'PUSHS \{p[3]\}\nWRITES\nPUSHS\"\n\"\nWRITES\n'
def p_error(p):
  print("Syntax error!")
  parser.success = False
parser = yacc.yacc()
parser.success = True
parser.prox_address = 0
parser.tab_id = {}
parser.labels = 0
if len(sys.argv)!=2 and len(sys.argv)!=3:
    print('Invalid number of arguments!')
   sys.exit(0)
else:
    file_input = sys.argv[1]
if not os.path.exists(file_input):
  print(f"File \"{file_input}\" not found!")
  sys.exit(0)
fp = open(file_input, 'r')
source = fp.read()
fp.close()
if len(sys.argv)==3:
    file_output = sys.argv[2]
else:
  file_output = "a.vm"
fp = open(file_output,"w")
parser.parse(source)
if parser.success:
  print("Parsing successfully completed!")
fp.close()
```