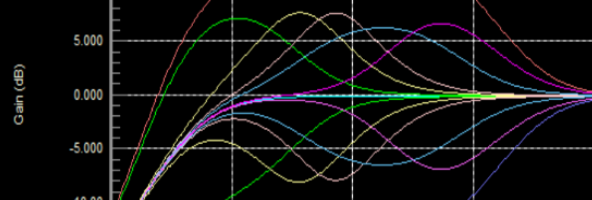


Моделирование электрических цепей в САПР Altium Designer

(Углубленный уровень)

Шифр курса: ALUR.ET-ADSIM-001



Курс рассчитан на пользователей с практическими навыками работы в Altium Designer. Рассматриваются возможности инструментария моделирования электрических цепей, приёмы управления подсистемой моделирования и разработки имитационных моделей компонентов на языке семейства SPICE.

В ходе курса слушатели получают необходимые для продуктивной работы теоретические знания. Разовьют и закрепят собственные навыки, применяя практических заданий, под руководством опытного специалиста и самостоятельно. Курс проводится с использованием методических и дидактических мультимедийных материалов

№ П/П	НАИМЕНОВАНИЕ ТЕМЫ	КОЛИЧЕСТВО АК.ЧАСОВ		
		ОБЩЕЕ	ТЕОРИЯ	ПРАКТИКА
1	Введение: <input checked="" type="checkbox"/> цели и задачи; <input checked="" type="checkbox"/> возможности модуля Mixed Simulation; <input checked="" type="checkbox"/> базовые библиотеки моделей; <input checked="" type="checkbox"/> назначение моделей условным графическим обозначениям элементов; <input checked="" type="checkbox"/> шаблоны моделей; <input checked="" type="checkbox"/> инструмент XSPICE Model Wizard.	5	3	2
2	Принципы работы с симулятором: <input checked="" type="checkbox"/> синтаксис языка XSPICE; <input checked="" type="checkbox"/> перечень встроенных моделей; <input checked="" type="checkbox"/> требования для выполнения расчётов; <input checked="" type="checkbox"/> подготовка схемы к моделированию; <input checked="" type="checkbox"/> управление пробниками и сигналами; <input checked="" type="checkbox"/> пользовательские блоки в файле задания; <input checked="" type="checkbox"/> функция создания списков цепей; <input checked="" type="checkbox"/> определение начальных условий.	7	3	4
3	Инструментарий Sim Data: <input checked="" type="checkbox"/> основная рабочая панель; <input checked="" type="checkbox"/> настройка графического представления; <input checked="" type="checkbox"/> экспорт данных.	4	2	2
4	Принципы выполнения анализа результатов: <input checked="" type="checkbox"/> анализ результатов расчёта схемы с аналоговыми элементами; <input checked="" type="checkbox"/> использование функций для преобразований сигналов; <input checked="" type="checkbox"/> поиск произвольных точек с помощью курсора; <input checked="" type="checkbox"/> поиск критических точек.	4	2	2
5	Принципы построения и исследования схем с цифровыми элементами: <input checked="" type="checkbox"/> назначение модели цифрового элемента; <input checked="" type="checkbox"/> автоматическая подстановка аналого-цифровых узлов; <input checked="" type="checkbox"/> получение скомпилированной модели цифрового элемента.	4	2	2
ИТОГО		24	12	12