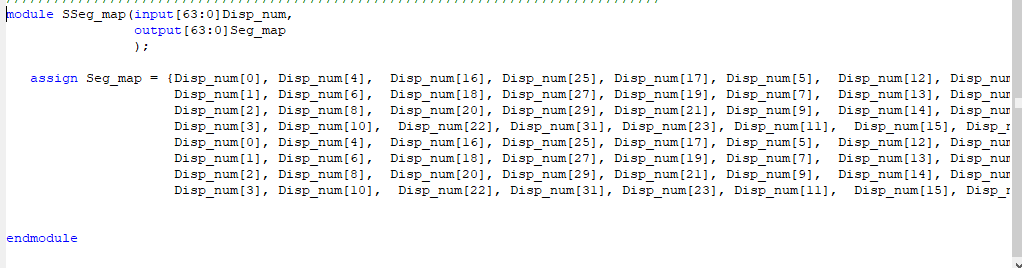
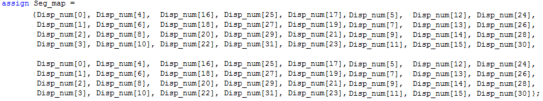
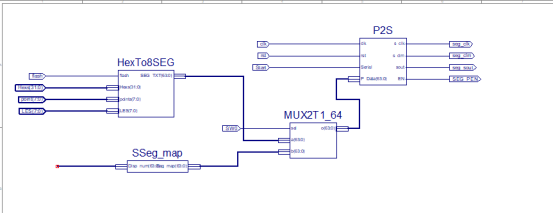
显示扩展代码说明（SSeg\_map，Seg\_map程序说明）

1. verilog代码设计SSeg\_map模块





2.使用自己设计的SSeg\_map模块、HexTo8SEG模块以及提供的P2S模块，使用原理图形式设计SSeg7\_Dev模块



3.verilog代码设计Seg\_map模块，并使用它利用原理图形式设计Seg7\_Dev模块设计

