

密级状态：绝密() 秘密() 内部() 公开(☒)

Rockhip android 7.1 WIFI/BT 配置说明

(技术部，系统产品一部)

文件状态： [] 正在修改 [<input checked="" type="checkbox"/>] 正式发布	当前版本：	V1.6
	作 者：	许学辉
	完成日期：	2017-11-28
	审 核：	胡卫国
	完成日期：	

福州瑞芯微电子有限公司

Fuzhou Rockchips Semiconductor Co., Ltd

(版本所有, 翻版必究)

版本历史

版本号	作者	修改日期	修改说明	备注
V1.0	许学辉	2017-01-23	初稿	
V1.1	许学辉	2017-02-14	添加新模块调试方法	
V1.2	许学辉	2017-02-15	添加 wifi 兼容软硬件注意事项	
V1.3	许学辉	2017-02-16	添加编译 wifi ko 注意事项	
V1.4	许学辉	2017-03-08	wifi 驱动 build in 方式编译说明	
V1.5	许学辉	2017-9-30	更新内核 WIFI 驱动配置说明	
V1.6	许学辉	2017-11-28	添加 kernel 4.4 wifi ko 兼容说明	

目 录

1	目的.....	3
1.1	内核注意事项.....	3
1.2	ANDROID 注意事项	5
2	WIFI/BT 兼容原理简要说明.....	6
2.1	WIFI 芯片识别流程	6
3	新 WIFI 模块调试	7
3.1	WIFI 驱动移植.....	7
3.2	WIFI.C 添加 WIFI 兼容	7
4	WIFI 兼容软硬件注意事项	9
5	WIFI KO 编译注意事项	16
6	WIFI 无法打开问题排查	18
7	WIFI 驱动加载方式说明	20
8	WIFI 、BT DTS 配置	22
8.1	KERNEL 4.4 平台	22
8.2	KERNEL 3.10 平台	23

1 目的

明确 android 7.1 平台上 wifi、bt 自动兼容原理和注意事项，按照本文档 wifi 提供的完全自动兼容说明生成固件后，及可支持相应的 wifi 模块,并且一套固件可以支持多个 WIFI 模块。

按照本文特提供的方法，android 7.1 平台 wifi 可实现完全自动兼容 android 和 kernel 无需任何额外配置

1.1 内核注意事项

wifi 完全自动兼容方案 AP6xxx 系列 wifi 和 Realtek 系列 wifi 驱动必须采用 module 方式，不能 build in 到内核 kernel.img 中。如果希望采用 build in 驱动到内核，参考第 7 章节进行。采用自动兼容方案需要确认各 android 7.1 平台内核使用的 config。确认 defconfig 是将 wifi 驱动编译成 ko modules 的配置，defconfig 参考如下配置，如下配置基于 SDK 对外最新内核代码：

```
CONFIG_WIFI_LOAD_DRIVER_WHEN_KERNEL_BOOTUP=n
WIFI_BUILD_MODULE=y
CONFIG_RTL8188EU=m
CONFIG_RTL8189ES=m
CONFIG_RTL8723BS=m
CONFIG_RTL8188FU=m
CONFIG_RTL8822BS=m
CONFIG_RTL8723CS=m
CONFIG_RTL8822BU=m
CONFIG_RKWIFI=m
CONFIG_SSV6051=m
CONFIG_SSV6051_P2P=y
CONFIG_SSV6051_SDIO=y
```

说明：南方硅谷 ssv6051 reasle wifi 驱动只支持 module 方式

Device Drivers --->

[*] Network device support --->

[*] Wireless LAN --->

```

--- Wireless LAN
[*] wifi load driver when kernel bootup
[*] Realtek wireless Device Driver Support --->
<M> Espressif 8089 sdio Wi-Fi
RK901/RK903/BCM4330/AP6XXX wireless cards support

--- Realtek wireless Device Driver Support
<M> Realtek 8188E USB WiFi
<M> Realtek 8189ES/ETV SDIO WiFi Support
< > Realtek 8192CU USB WiFi Support
< > Realtek 8192DU USB WiFi Support
< > Realtek 8723AU USB WiFi Support
< > Realtek 8723BU USB WiFi
<M> Realtek 8723B SDIO or SPI WiFi
< > Realtek 8723BS_VQ0 WiFi
< > Realtek 8723C SDIO or SPI WiFi
< > Realtek 8723D SDIO or SPI WiFi
< > Realtek 8812AU USB WiFi Support
< > Realtek 8189F SDIO WiFi
<M> Realtek 8188F USB WiFi
<M> Realtek 8822BS SDIO WiFi
<M> Realtek 8822B USB WiFi

```

板级 dts 无需配置 WIFI 芯片类型（配置了也可以），因为加载 wifi 驱动不依赖 wifi_chip_type 节点，如果 WIFI 没有根据 RK 发布的硬件参考设计，板级 dts 先确认如下信息：

```

wireless-wlan {
    compatible = "wlan-platdata";

    wifi_chip_type = "ap6354"; //或者配置为 wifi_chip_type = "";

    WIFI.poweren_gpio = <&gpio2 GPIO_D2 GPIO_ACTIVE_HIGH>; //wifi power

    WIFI.host_wake_irq = <&gpio0 GPIO_D4 GPIO_ACTIVE_HIGH>;

    status = "okay";
};

```

说明：目前 WIFI 完全兼容方案，基于 RK 发布的 WIFI 参考设计，WIFI 上电管脚默认高电平有效，具体项目需要确认 WIFI 供电管脚和高低有效情况。

如果一套固件要做到全部兼容 RK support list 中的 WIFI，硬件板型的 WIFI 供电管脚(所有板硬件型要保持一致)以及 SDIO 电平都需要提前确认，在本文第四章有详细硬件注意事项。

1.2 Android 注意事项

Android 根目录已经集成了 wifi ko 的编译和拷贝。

脚本位置: device/rockchip/common/build_wifi_ko.sh, 该脚本在 android 源码根目录执行 build.sh 的时候会自动进行。在 build.sh 脚本如下位置:

```
# build wifi ko
echo "start build wifi ko"
lunch rk3328_box-userdebug
source device/rockchip/common/build_wifi_ko.sh
```

```
# /bin/bash
. build/envsetup.sh >/dev/null && setpaths
export PATH=$ANDROID_BUILD_PATHS:$PATH
TARGET_PRODUCT=`get_build_var TARGET_PRODUCT`
TARGET_ARCH=`get_build_var TARGET_ARCH`
ANDROID_BUILD_TOP=`get_build_var ANDROID_BUILD_TOP`
echo ANDROID_BUILD_TOP=$ANDROID_BUILD_TOP
echo TARGET_PRODUCT=$TARGET_PRODUCT
if [ "$TARGET_PRODUCT" == "rk3228h" ];then
    TARGET_ARCH="arm64"
fi
echo TARGET_ARCH = $TARGET_ARCH
echo "---- make wifi ko ----"
make -C kernel ARCH=$TARGET_ARCH modules -j18 编译WIFI ko
find $ANDROID_BUILD_TOP/kernel/drivers/net/wireless/rockchip_wlan/* -name "*.ko" | \
xargs -n1 -i cp {} $ANDROID_BUILD_TOP/vendor/rockchip/common/wifi/modules 拷贝到android源码vendor目录
```

2 wifi/bt 兼容原理简要说明

2.1 wifi 芯片识别流程

1. 开机对 wifi 模块上电，并自动进行扫描 sdio 操作
2. 系统启动打开 wifi 操作时，分别对系统 sys/bus/sdio (sdio wifi)， sys/bus/usb(usb wifi)， sys/bus/pic (pcie wifi)文件系统下的 uevent 进行读取
3. 获取到 wifi 芯片 vid pid 加载相应的 wifi ko 驱动
4. 识别到相应的 wifi 模块后，即可知道相应的 bt 型号，走不同的 bluedroid 协议栈

核心代码目录：**android /hardware/libhardware_legacy/wifi**

kernel/net/rfkill/rfkill-wlan.c

packages/apps/Bluetooth

hardware/realtek/rtkbt

3 新 wifi 模块调试

目前对外发布的 android 7.1 SDK，WIFI 自动兼容框架已经搭建完毕，如果客户需要自行调试其他模块，只需按照本章节提到的修改地方修改即可。

3.1 wifi 驱动移植

RK 平台上所有的 WIFI 模块驱动都是放到内核 kernel/drivers/net/wireless/rockchip_wlan 目录，一般移植新的 WIFI 驱动，需要在 kernel/drivers/net/wireless 目录添加相应的 wifi 模块的 Kconfig 和 Makefile，有的模块还需要修改 wifi 驱动的 Kconfig 和 Makefile（根据特定的 wifi 模块驱动），如果采用 Realtek 的模块，可以参考 RealTek wifi 驱动移植说明_V1.1.pdf 文档。

内核能正确编译出 wifi ko 驱动文件后，参考本文 V1.2 章节将 ko 在编译 android 阶段放到相应源码目录。

注意：由于目前 wifi 驱动是采用 ko 方式，如果有修改内核网络相关配置，一定要重新编译 ko，否则很可能导致 wifi ko 和内核网络协议栈不匹配。

3.2 wifi.c 添加 wifi 兼容

1. 添加 wifi 名称和 wifi vid pid

source_code/hardware/libhardware_legacy/wifi/rk_wifi_ctrl.c 代码 **supported_wifi_devies[]** 结构体中添加 wifi 模块的名称和对应 vid pid，vid pid 可以根据下面章节手动读取 uevent 进行查看，以 AP6356S 为例：AP6356S 为模块名称，02d0:4356 为 vid pid，如下列表中已经添加了几款 wifi 的兼容，参考如下格式添加：

```
typedef struct _wifi_devices
{
    char wifi_name[64];
    char wifi_vid_pid[64];
}wifi_device;

static wifi_device supported_wifi_devices[] = {
    {"RTL8188EU", "0bda:0179"},
    {"RTL8723BU", "0bda:b720"},
    {"RTL8723BS", "024c:b723"},
    {"RTL8822BS", "024c:b822"},
    {"RTL8188FU", "0bda:f179"},
    {"RTL8822BU", "0bda:b82c"},
    {"RTL8189ES", "024c:8179"},
    {"RTL8189FS", "024c:f179"},
    {"RTL8192DU", "0bda:8194"},
    {"RTL8812AU", "0bda:8812"},
    {"SSV6051", "3030:3030"},
    {"ESP8089", "6666:1111"},
    {"AP6354", "02d0:4354"},
    {"AP6330", "02d0:4330"},
    {"AP6356S", "02d0:4356"},
    {"AP6335", "02d0:4335"}
};
```

2. 添加 wifi 驱动 ko 文件存放路径

hardware/libhardware_legacy/wifi/wifi.c 中 **wifi_ko_file_name module_list[]** 结构体存放的是 wifi 模块的 ko 驱动存放路径和加载 wifi ko 驱动所需的参数，wifi ko 存放路径统一采用 XXXX_DRIVER_MODULE_PATH 的命名方式。

如果 ismod wifi ko 不需要带参数，那么可以使用 UNKKOWN_DRIVER_MODULE_ARG，如果需要额外参数请根据 wifi 模块的移植文档进行相应处理。

注意：wifi 名称要与 supported_wifi_devices[] 结构体中定义的名称一样。

```
wifi_ko_file_name module_list[] =
{
    {"RTL8723BU", RTL8723BU_DRIVER_MODULE_PATH, UNKKOWN_DRIVER_MODULE_ARG},
    {"RTL8188EU", RTL8188EU_DRIVER_MODULE_PATH, UNKKOWN_DRIVER_MODULE_ARG},
    {"RTL8192DU", RTL8192DU_DRIVER_MODULE_PATH, UNKKOWN_DRIVER_MODULE_ARG},
    {"RTL8822BU", RTL8822BU_DRIVER_MODULE_PATH, UNKKOWN_DRIVER_MODULE_ARG},
    {"RTL8822BS", RTL8822BS_DRIVER_MODULE_PATH, UNKKOWN_DRIVER_MODULE_ARG},
    {"RTL8188FU", RTL8188FU_DRIVER_MODULE_PATH, UNKKOWN_DRIVER_MODULE_ARG},
    {"RTL8189ES", RTL8189ES_DRIVER_MODULE_PATH, UNKKOWN_DRIVER_MODULE_ARG},
    {"RTL8723BS", RTL8723BS_DRIVER_MODULE_PATH, UNKKOWN_DRIVER_MODULE_ARG},
    {"RTL8812AU", RTL8812AU_DRIVER_MODULE_PATH, UNKKOWN_DRIVER_MODULE_ARG},
    {"RTL8189FS", RTL8189FS_DRIVER_MODULE_PATH, UNKKOWN_DRIVER_MODULE_ARG},
    {"SSV6051", SSV6051_DRIVER_MODULE_PATH, SSV6051_DRIVER_MODULE_ARG},
    {"ESP8089", ESP8089_DRIVER_MODULE_PATH, UNKKOWN_DRIVER_MODULE_ARG},
    {"AP6335", BCM_DRIVER_MODULE_PATH, UNKKOWN_DRIVER_MODULE_ARG},
    {"AP6330", BCM_DRIVER_MODULE_PATH, UNKKOWN_DRIVER_MODULE_ARG},
    {"AP6354", BCM_DRIVER_MODULE_PATH, UNKKOWN_DRIVER_MODULE_ARG},
    {"AP6356S", BCM_DRIVER_MODULE_PATH, UNKKOWN_DRIVER_MODULE_ARG},
    {"APXXX", BCM_DRIVER_MODULE_PATH, UNKKOWN_DRIVER_MODULE_ARG},
    {"UNKNOW", DRIVER_MODULE_PATH_UNKNOW, UNKKOWN_DRIVER_MODULE_ARG}
};
```

4 wifi 兼容软硬件注意事项

目前发布的 SDK 一套固件可以兼容 sdio 2.0 和 sdio 3.0 wifi, sdio2.0 clk 最高跑 50M, sdio 3.0 clk 最高跑 150M

wifi 自动兼容方案可以做到一套固件兼容多个 wifi, 特别需要注意: SDIO wifi io 参考电压, sdio 2.0 wifi 和 sdio 3.0 wifi 在硬件设计有下面两种选择: (**强烈推荐第一种参考设计**)

1. 硬件对于 sdio wifi 动态设计的板型

也即是支持 sdio3.0 wifi 模块 wccio_wl 设计为 1.8v, 支持 sdio2.0 的 wifi 模块 wccio_wl 设计为 3.3v

2. 硬件上所有 wifi 的 wccio_wl 统一为 1.8v, 但内核软件需要如下修改, 以 RK3328H 和 RK3328 为例 (注意红色字体部分):

```
kernel/drivers/mmc/host/rk_sdmmc.c
void dw_mci_sdio_switch_iovel(struct mmc_host *mmc, int enable)
{
    struct dw_mci_slot *slot = mmc_priv(mmc);
    struct dw_mci *host = slot->host;
    const struct dw_mci_rockchip_priv_data *priv = host->priv;

    switch (priv->ctrl_type) {
    case DW_MCI_TYPE_RK322XH:
        regmap_write(host->grf, RK322XH_GRF_SOC_CON4,
-           (enable << 3) | ((1 << 3) << 16));
+           (1 << 3) | ((1 << 3) << 16));
        if (enable)
            host->bus_hz = 150000000;
        else
            host->bus_hz = 50000000;
        break;
    default:
        pr_info("%s not switch iovel.\n", mmc_hostname(host->mmc));
    }
}
```

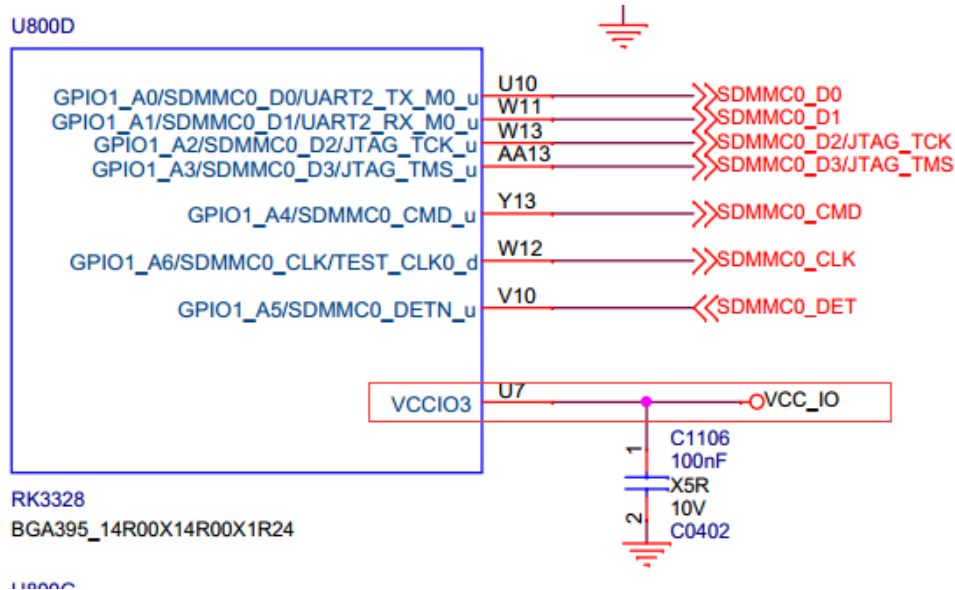
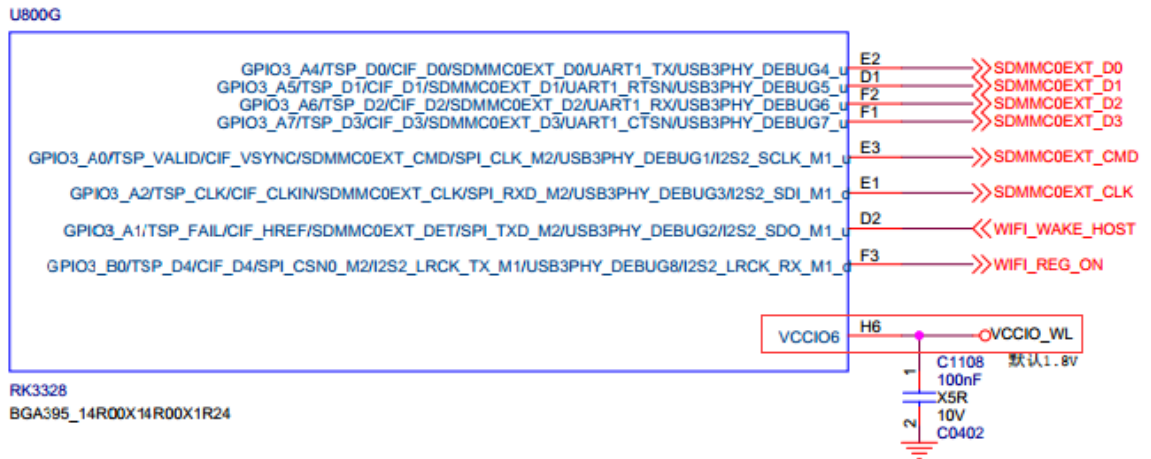
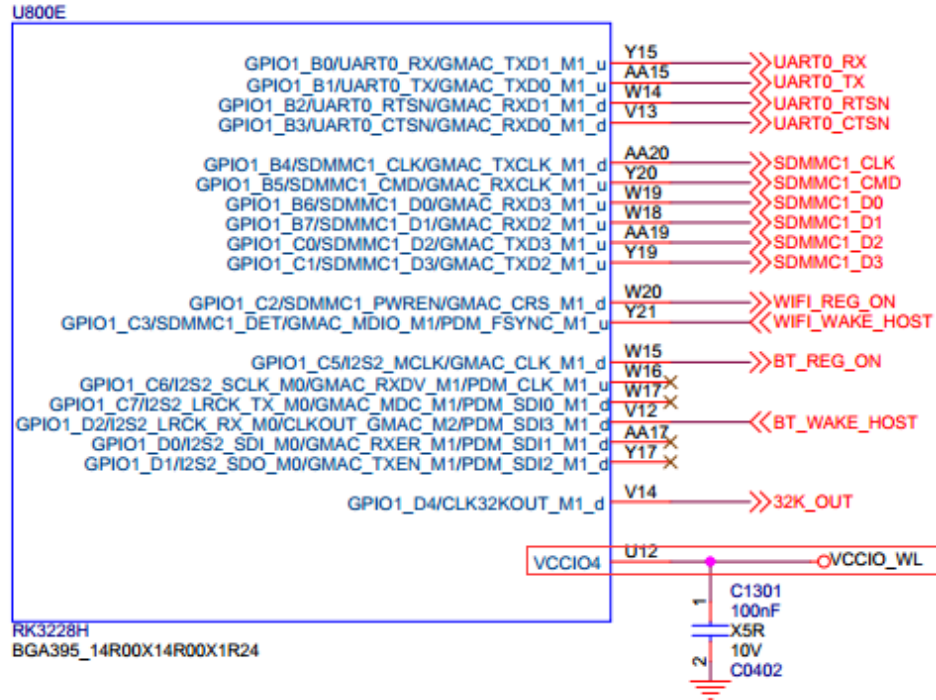
如上所述, sdmmc 驱动会根据 sdio 协议标准, 运行时自动切换 SOC 电源阈的配置 (红色代码

部分)。(enable << 3) | ((1 << 3) << 16)), enable 为 1 代表是 1.8v, 0 则设置为 3.3v。数字 3 表示配置 vccio4 的电源选择(默认 vccio4 这个 bank 接 SDIO 的 wifi), 数字 16 表示对应的读写位。具体含义入下图所示。

Bit	Attr	Reset Value	Description
31:16	WO	0x0000	write_enable Bit0~15 write enable "When bit16=1, bit0 can be written by software. When bit16=0, bit 0 cannot be written by software; When bit 17=1, bit 1 can be written by software. When bit 17=0, bit 1 cannot be written by software; When bit 31=1, bit 15 can be written by software. When bit 31=0, bit 15 cannot be written by software;

Bit	Attr	Reset Value	Description
5	RW	0x0	grf_vccio6_vsel VCC IO voltage select 1'b0:3.3V 1'b1:1.8V
4	RW	0x0	grf_vccio5_vsel VCC IO voltage select 1'b0:3.3V 1'b1:1.8V
3	RW	0x0	grf_vccio4_vsel VCC IO voltage select 1'b0:3.3V 1'b1:1.8V
2	RW	0x0	grf_vccio3_vsel VCC IO voltage select 1'b0:3.3V 1'b1:1.8V
1	RW	0x0	grf_vccio2_vsel VCC IO voltage select 1'b0:3.3V 1'b1:1.8V
0	RW	0x0	grf_vccio1_vsel VCC IO voltage select 1'b0:3.3V 1'b1:1.8V

rk3328 和 rk3228h 有 3 个 sdmmc 控制器, 分别对应 vccio3、vccio4 和 vccio6, 如下所示:



因为代码没办法做到兼容(默认是 vccio4 接 SDIO wifi), 默认是(enable << 3) | ((1 << 3) << 16))

如果选择 vccio4 这个 bank 接 SDIO wifi, 需要改为(enable << 3) | ((1 << 3) << 16))

如果选择 vccio6 这个 bank 接 SDIO wifi, 需要改为(enable << 5) | ((1 << 5) << 16))

如果选择 vccio3 这个 bank 接 SDIO wifi, 需要改为(enable << 2) | ((1 << 2) << 16))

同样的如果 SDIO2.0 要强制使用 1.8v

如果选择 vccio4 这个 bank 接 SDIO wifi, 需要改为(1<< 3) | ((1 << 3) << 16))

如果选择 vccio6 这个 bank 接 SDIO wifi, 需要改为(1<< 5) | ((1 << 5) << 16))

如果选择 vccio3 这个 bank 接 SDIO wifi, 需要改为(1<< 2) | ((1 << 2) << 16))

vccio4 这个 bank 接 SDIO wifi, 请参考 rk3328-box.dts

vccio6 这个 bank 接 SDIO wifi, 请参考 rk3328-box-plus.dts

vccio3 这个 bank 接 SDIO wifi, vccio3 这个 bank 的配置默认是作为 TF 卡接口, DTS 中需要交换 TF 卡与 SDIO 配置, 还需要屏蔽掉 det 脚的功能, 避免数据脚 d2/d3 切换为 jtag 功能。删除红色标注部分, pinctrl-0 = <&sdmmc0_clk &sdmmc0_cmd &sdmmc0_dectn

&sdmmc0_bus4 &sdmmc0m1_pwren>;

可以基于 rk3328-box-plus.dts 配置进行如下修改:

```
diff --git a/arch/arm64/boot/dts/rk3328-box-plus.dts b/arch/arm64/boot/dts/rk3328-box-plus.dts
```

```
index 58aa246..7368009 100644
```

```
--- a/arch/arm64/boot/dts/rk3328-box-plus.dts
```

```
+++ b/arch/arm64/boot/dts/rk3328-box-plus.dts
```

```
@ @ -86,8 +86,8 @ @
```

```
wireless-wlan {
```

```
    wifi_chip_type = "rtl8822bs";
```

```
-    WIFI,poweren_gpio = <&gpio3 GPIO_B0 GPIO_ACTIVE_HIGH>;
```

```
-    WIFI,host_wake_irq = <&gpio3 GPIO_A1 GPIO_ACTIVE_HIGH>;
```

```
+    WIFI,poweren_gpio = <&gpio1 GPIO_C2 GPIO_ACTIVE_HIGH>;
```

```

+      WIFI,host_wake_irq = <&gpio1 GPIO_A5 GPIO_ACTIVE_HIGH>;

    };

    wireless-bluetooth {

@@ -95,7 +95,7 @@

        BT,power_gpio = <&gpio1 GPIO_D0 GPIO_ACTIVE_HIGH>;

        BT,wake_gpio = <&gpio2 GPIO_C7 GPIO_ACTIVE_HIGH>;

        BT,wake_host_irq = <&gpio1 GPIO_D2 GPIO_ACTIVE_HIGH>;

-        status = "disabled";

+        status = "okay";

    };

};

@@ -131,12 +131,14 @@

    status = "disabled";

};

-&sdmmc_ext {

+&sdmmc {

    /delete-property/ supports-sd;

    /delete-property/ broken-cd;

    /delete-property/ card-detect-delay;

    /delete-property/ power-inverted;

+    pinctrl-0 = <&sdmmc0_clk &sdmmc0_cmd

+        &sdmmc0_bus4 &sdmmc0m1_pwren>;

    clock-frequency = <150000000>;

    clock-freq-min-max = <200000 150000000>;

```

```

supports-sdio;

diff --git a/drivers/mmc/host/rk_sdmmc.c b/drivers/mmc/host/rk_sdmmc.c
index 2c3f5af..be5930e 100644
--- a/drivers/mmc/host/rk_sdmmc.c
+++ b/drivers/mmc/host/rk_sdmmc.c

@@ -2015,7 +2015,7 @@ void dw_mci_sdio_switch_iovel(struct mmc_host *mmc, int enable)

    switch (priv->ctrl_type) {

    case DW_MCI_TYPE_RK322XH:

        regmap_write(host->grf, RK322XH_GRF_SOC_CON4,

-           (enable << 3) | ((1 << 3) << 16));
+           (1 << 2) | ((1 << 2) << 16));

        if (enable)

            host->bus_hz = 150000000;

        else

@@ -3617,6 +3617,10 @@ static int dw_mci_init_slot(struct dw_mci *host, unsigned int id)

    if (mmc->restrict_caps & RESTRICT_CARD_TYPE_SDIO)

        clear_bit(DW_MMC_CARD_PRESENT, &slot->flags);

+   if (mmc->restrict_caps & RESTRICT_CARD_TYPE_SDIO)
+       regmap_write(host->grf, RK322XH_GRF_SOC_CON4,
+           (1 << 12) << 16 | (0 << 12));
+
    dw_mci_init_pinctrl(host);

    ret = mmc_add_host(mmc);

    if (ret)

```


如果采用 WIFI 兼容方案，内核识别 SDIO 之前是没有加载 WIFI 驱动，跟标准的 SDIO 处理流程有些地方不一致，可能会导致 SDIO 通讯异常死机问题，如果发现 SDIO 通信异常导致的问题，请确认合入了如下内容：

内核 kernel/drivers/mmc/core/sdio.c

```
@@ -1071,10 +1075,10 @@ static int mmc_sdio_resume(struct mmc_host *host)

    if (func && sdio_func_present(func) && func->dev.driver) {

        const struct dev_pm_ops *pmops = func->dev.driver->pm;

        err = pmops->resume(&func->dev);

+       host->pm_flags &= ~MMC_PM_KEEP_POWER;

    }

}

-       host->pm_flags &= ~MMC_PM_KEEP_POWER;

    return err;

}
```

5 wifi ko 编译注意事项

本章节主要说明内核网络相关配置修改，对应 wifi ko 驱动的编译方法。

wifi ko 要跟内核网络配置编译出的 kernel.img 一致，如果内核有修改网络配置，以 RK3328 为例，若需要支持 VLAN，内核 rk322xh_android-7.1_defconfig 需要打开内核如下配置：

```
CONFIG_VLAN_8021Q=y
```

```
CONFIG_VLAN_8021Q_GVRP=y
```

```
CONFIG_VLAN_8021Q_MVRP=y
```

如上修改后 wifi ko 必须重新编译，可以按照如下两种方法进行编译 ko，**建议使用方法 1**，方法 1 执行脚本后会先 make wifi ko，再将 wifi ko 拷贝到源码 vendor/rockchip/common/wifi/modules 目录，最后编译 android 并生成固件（参考本文 V1.2 章节）；方法 2 只会重新编译 ko,并拷贝到源码 vendor/rockchip/common/wifi/modules 目录。

方法 1: android 根目录执行：

```
souce build.sh
```

方法 2: android 根目录执行：

Rk3328 平台： `lunch rk3328_box-userdebug && souce device/rockchip/common/build_wifi_ko.sh`

RK312X 平台： `lunch rk312x-userdebug && source device/rockchip/common/build_wifi_ko.sh`

可以将编译 KO 的命令，集成到工程更目录 build.sh 脚本，如下：

```
# build wifi ko
lunch rk312x-userdebug
source device/rockchip/common/build_wifi_ko.sh
```

注意：**每次修改了内核网络配置，都需要重新编译 ko**，如果没有修改网络配置（使用 RK 发布 SDK 默认的网络配置），编译一次 ko 后，以后系统可以通用这些 ko，采用以上方法系统也会编译出 ko， git status 同样会看到新编译的 ko， git status 查看结果如下：

```
xxh@RD-DEP1-SERVER-163:~/work/rk3328/vendor/rockchip/common/wifi/modules$ cd ../
xxh@RD-DEP1-SERVER-163:~/work/rk3328/vendor/rockchip/common/wifi$ git status
on branch xxh_develop
Your branch is up-to-date with 'rk/rk32/mid/7.0/develop'.

Untracked files:
  (use "git add <file>..." to include in what will be committed)

    modules/8188eu.ko
    modules/8723bs.ko
    modules/8822bs.ko
    modules/8822bu.ko
    modules/bcmdhd.ko

nothing added to commit but untracked files present (use "git add" to track)
```

红色方框部分表明是新编译出来的 wifi ko，建议用 **git add** 命令合入到工程。

6 Wifi 无法打开问题排查

1. 首先确认开机后系统是否有 USB WIFI 或者 SDIO wifi 设备，正常开机后，可以首先通过内核 log 进行确认，如果是 sdio wifi 内 log 会有如下 sdio 识别成功 log:

```
mmc2: new ultra high speed SDR104 SDIO card at address 0001
```

如果是 usb wifi 会有类似如下 usb 信息:

```
usb 2-1: new high-speed USB device number 2 using ehci-platform
```

```
usb 2-1: New USB device found, idVendor=0bda, idProduct=b82c
```

```
usb 2-1: New USB device strings: Mfr=1, Product=2, SerialNumber=3
```

```
usb 2-1: Product: 802.11ac NIC
```

如果 usb 信息和 sdio 扫卡成功 log 信息都没有，那说明 wifi 模块没有正常上电或者 sdio 扫卡异常，需要再次确认硬件是否有问题以及软件 dts 里面 wifi 管脚是否正确配置。因为开机对模块成功上电是检测 wifi 芯片 id 的前提，在本文 v2.1 章节中已经提到。

另外也可以 cat 如下路径下的 uevent 文件进行确认:

```
sys/bus/sdio/devices
```

```
sys/bus/usb/devices
```

以 ap6356s 为例，打开 wifi 正常识别 wifi id 的信息如下

```
01-01 00:05:20.079 5037 5037 D WifiHW : uevent path:/sys/bus/sdio/devices/. /uevent
01-01 00:05:20.079 5037 5037 D WifiHW : uevent path:/sys/bus/sdio/devices/. /uevent
01-01 00:05:20.079 5037 5037 D WifiHW : uevent path:/sys/bus/sdio/devices/mmc2:0001:1/uevent
01-01 00:05:20.079 5037 5037 D WifiHW : pid:vid : 02d0:4356
01-01 00:05:20.079 5037 5037 D WifiHW : pid:vid : 02d0:4356
01-01 00:05:20.079 5037 5037 D WifiHW : pid:vid : 02d0:4356
01-01 00:05:20.079 5037 5037 D WifiHW : pid:vid : 02d0:4356
01-01 00:05:20.079 5037 5037 D WifiHW : pid:vid : 02d0:4356
01-01 00:05:20.079 5037 5037 D WifiHW : pid:vid : 02d0:4356
01-01 00:05:20.079 5037 5037 D WifiHW : pid:vid : 02d0:4356
01-01 00:05:20.079 5037 5037 D WifiHW : pid:vid : 02d0:4356
01-01 00:05:20.079 5037 5037 D WifiHW : pid:vid : 02d0:4356
01-01 00:05:20.079 5037 5037 D WifiHW : pid:vid : 02d0:4356
01-01 00:05:20.079 5037 5037 D WifiHW : pid:vid : 02d0:4356
01-01 00:05:20.079 5037 5037 D WifiHW : pid:vid : 02d0:4356
01-01 00:05:20.079 5037 5037 D WifiHW : pid:vid : 02d0:4356
01-01 00:05:20.079 5037 5037 D WifiHW : pid:vid : 02d0:4356
01-01 00:05:20.079 5037 5037 D WifiHW : pid:vid : 02d0:4356
01-01 00:05:20.079 5037 5037 D WifiHW : pid:vid : 02d0:4356
01-01 00:05:20.079 5037 5037 D WifiHW : SDIO detectd return ret:0
01-01 00:05:20.079 5037 5037 D WifiHW : sdio WIFI identify sucess
01-01 00:05:20.079 5037 5037 D WifiHW : check_wifi_chip_type_string: AP6356S
```

2. 如果模块正常上电，也可以识别到 wifi 模块的 vid pid，再确认是否正确加载 wifi ko 驱动文件

以 AP6356s wifi 模块为例，如下是正常加载 ko 的 log 信息：

```
01-01 00:00:08.991 389 509 D WifiHW : SDIO detectd return ret:0
01-01 00:00:08.991 389 509 D WifiHW : sdio WIFI identify sucess
01-01 00:00:08.991 389 509 D WifiHW : check_wifi_chip_type_string: AP6356S
01-01 00:00:08.991 389 509 D WifiHW : wifi_load_driver matched ko file path /system/lib/modules/bcmdhd.ko
```

Wifi 模块与相应 ko 相应的对应关系：

模块名称	ko 名称
AP6xxx(SDIO)	bcmdhd.ko
RTL8822BS(SDIO)	8822bs.ko
RTL8188EU(USB)	8188eu.ko
RTL8723BS(SDIO)	8723bs.ko
RTL8189ES(SDIO)	8189es.ko
RTL8822BU(USB)	8822bu.ko
RTL8822BE(PCIIE)	8822be.ko

详细的 ko 和模块对应关系详见 `android/hardware/libhardware_legacy/wifi/wifi.c` 文件，

RTL8822BE PCIE 模块目前只在 rk3399 平台上才支持

3. 如果 wifi ko 匹配错误或者没有相应的 ko 文件，请确认按照 v1.1 和 v1.2 章节进行确认，正常

系统 ko 文件存放路径如下：

```
/system/bin/sh: ll: not found
127|rk3328_box:/system/lib/modules # ls -l
total 36392
-rw-r--r-- 1 root root 1505088 2017-01-23 07:36 8188eu.ko
-rw-r--r-- 1 root root 2158864 2017-01-23 07:36 8723bs.ko
-rw-r--r-- 1 root root 2589024 2017-01-23 07:36 8822bs.ko
-rw-r--r-- 1 root root 10471968 2017-01-23 07:36 bcmdhd.ko
```

4. 注意：由于目前 wifi 驱动是采用 ko 方式，如果有修改内核网络相关配置，一定要重新编译 ko，否则很可能加载 wifi ko 引起内核 panic，请详细阅读本文第 5 章节

7 Wifi 驱动加载方式说明

如果不需要 wifi 自动兼容方案，可以将 wifi 驱动 build in 到内核，因此需要客户自行决定。目前最新对外服务器 android 7.1 代码支持 ko 或者 build in 两种方式，如果是 build in 到内核，建议使用如下表格中的方式 1，以 RTL8188EU 为例，ko 方式和 build in 方式详细配置如下表：

wifi 驱动加载方式	配置
方式 1	<code>CONFIG_WIFI_LOAD_DRIVER_WHEN_KERNEL_BOOTUP=y</code> <code>WIFI_BUILD_MODULE = n</code> <code>CONFIG_RTL8188EU=y</code>
方式 2	<code>CONFIG_WIFI_LOAD_DRIVER_WHEN_KERNEL_BOOTUP=n</code> <code>WIFI_BUILD_MODULE = n</code> <code>CONFIG_RTL8188EU=y</code>
方式 3	<code>CONFIG_WIFI_LOAD_DRIVER_WHEN_KERNEL_BOOTUP=n</code> <code>WIFI_BUILD_MODULE = y</code> <code>CONFIG_RTL8188EU=m</code>

说明：方式 3 即是前面章节提到完全兼容配置，方式 1 和方式 2 不支持 wifi 完全兼容，kernel 4.4 和 kernel 3.10 只需要注意区分 64 位和 32 位，编译 wifi ko 是 `make ARCH=arm64 modules` 或者 `make modules`

方式 1：wifi 驱动 build in 到内核，内核启动阶段直接加载 wifi 驱动

方式 2：wifi 驱动 build in 到内核，打开 wifi 再加载驱动，说明方式 2 是为了兼容 android 5.1

方式 3：wifi 驱动以 ko 方式存在于系统，打开 wifi 再加载 ko

8 Wifi 、 BT dts 配置

目前 RK 平台有 kernel 4.4 和 kernel 3.10, 对于不同的内核版本,DTS 有配置是有差异的, 本章节对不同平台的 DTS WIFI BT 部分做相关说明

8.1 kernel 4.4 平台

以 RK3328 为例, 需要注意如下 pinctrl 的配置, 其中 sdio-pwrseq 是 WIFI_REG_ON 管脚和蓝牙 rts_gpio 管脚, 32K 是 RK805 提供, 因此要放开此 CLK, 其他 RK 平台类似这样修改。

```
wireless-bluetooth {

    compatible = "bluetooth-platdata";

    clocks = <&rk805 1>;

    clock-names = "ext_clock";

    uart_rts_gpios = <&gpio1 10 GPIO_ACTIVE_LOW>;

    pinctrl-names = "default", "rts_gpio";

    pinctrl-0 = <&uart0_rts>;

    pinctrl-1 = <&uart0_gpios>;

    BT,power_gpio = <&gpio1 21 GPIO_ACTIVE_HIGH>;

    BT,wake_host_irq = <&gpio1 26 GPIO_ACTIVE_HIGH>;

    status = "okay";

};

wireless-wlan {

    compatible = "wlan-platdata";

    rockchip,grf = <&grf>;

    wifi_chip_type = "ap6354";

    sdio_vref = <1800>;
```



```

WIFI,host_wake_irq = <&gpio1 19 GPIO_ACTIVE_HIGH>; /*wifi wake host 管脚*/

status = "okay";

};

};

&pinctrl {

    sdio-pwrseq {

        wifi_enable_h: wifi-enable-h {

            rockchip,pins =

                <1 18 RK_FUNC_GPIO &pcfg_pull_none>;

        };

    };

    wireless-bluetooth {

        uart0_gpios: uart0-gpios {

            rockchip,pins =

                <1 10 RK_FUNC_GPIO &pcfg_pull_none>;

        };

    };

};

```

8.2 kernel 3.10 平台

WIFI BT 管脚 DTS 配置如下，同样以 RK3328 平台为例

```

wireless-wlan {

    compatible = "wlan-platdata";

    wifi_chip_type = "ap6335";

```

```
sdio_vref = <1800>;

WIFI,poweren_gpio = <&gpio1 GPIO_C2 GPIO_ACTIVE_HIGH>;

WIFI,host_wake_irq = <&gpio1 GPIO_C3 GPIO_ACTIVE_HIGH>;

status = "okay";

};
```

```
wireless-bluetooth {

    compatible = "bluetooth-platdata";

    uart_rts_gpios = <&gpio1 GPIO_B2 GPIO_ACTIVE_LOW>;

    pinctrl-names = "default", "rts_gpio";

    pinctrl-0 = <&uart0_rts>;

    pinctrl-1 = <&uart0_rts_gpio>;

    BT,power_gpio = <&gpio1 GPIO_C5 GPIO_ACTIVE_HIGH>;

    BT,wake_host_irq = <&gpio1 GPIO_D2 GPIO_ACTIVE_HIGH>;

    status = "okay";

};
```
