Organización y Arquitectura de computadoras





Temario

- Componentes básicos de una computadora:
 - ¿¿??
 - **■** ¿¿??
 - **■** ¿¿??
 - · 22.29
 - Arquitectura de Von Neumann.
 - 22.88
 - Caso de estudio
 - Modelo Computacional Binario Elemental (MCBE).









■ Memoria.





- Memoria.
- CPU.





- Memoria.
- CPU.
- Dispositivos de entrada/salida.





- Memoria.
- CPU.
- Dispositivos de entrada/salida.
- Buses.









Memoria (Memoria principal)

Normalmente implementada con circuitos **biestables**, cada uno almacenando un **bit**.





- Normalmente implementada con circuitos biestables, cada uno almacenando un bit.
- Los bits se agrupan en bytes.





- Normalmente implementada con circuitos biestables, cada uno almacenando un bit.
- Los bits se agrupan en bytes.
- La memoria se divide celdas de un **byte**, cada una con su propia dirección numerada de 0 a n-1.





- Normalmente implementada con circuitos **biestables**, cada uno almacenando un **bit**.
- Los bits se agrupan en bytes.
- La memoria se divide celdas de un **byte**, cada una con su propia dirección numerada de 0 a n-1.
- Puede contener datos o instrucciones.









CPU: Unidad Central de Procesamiento

■ Interpreta y ejecuta un conjunto de instrucciones almacenados en la memoria.





- Interpreta y ejecuta un conjunto de instrucciones almacenados en la memoria.
- Circuito secuencial.





- Interpreta y ejecuta un conjunto de instrucciones almacenados en la memoria.
- Circuito secuencial.
- Contiene registros.





- Interpreta y ejecuta un conjunto de instrucciones almacenados en la memoria.
- Circuito secuencial.
- Contiene registros.
- Organización de la CPU:





- Interpreta y ejecuta un conjunto de instrucciones almacenados en la memoria.
- Circuito secuencial.
- Contiene registros.
- Organización de la CPU:
 - CU: Unidad de control.





- Interpreta y ejecuta un conjunto de instrucciones almacenados en la memoria.
- Circuito secuencial.
- Contiene registros.
- Organización de la CPU:
 - CU: Unidad de control.
 - ALU: Unidad Aritmético-Lógica.





- Interpreta y ejecuta un conjunto de instrucciones almacenados en la memoria.
- Circuito secuencial.
- Contiene registros.
- Organización de la CPU:
 - CU: Unidad de control.
 - ALU: Unidad Aritmético-Lógica.
 - Registros.





- Interpreta y ejecuta un conjunto de instrucciones almacenados en la memoria.
- Circuito secuencial.
- Contiene registros.
- Organización de la CPU:
 - CU: Unidad de control.
 - ALU: Unidad Aritmético-Lógica.
 - Registros.
 - Buses internos.





Arquitectura y Organización

- Arquitectura de computadoras: Es el diseño conceptual de la estructura y componentes desde el punto de vista funcional.
- Organización de computadoras: Es la descripción de la implementación especifica.





Dispositivos de entrada/salida (E/S)





Dispositivos de entrada/salida (E/S)

■ Dispositivos que permiten a la computadora comunicarse con el mundo exterior.





Dispositivos de entrada/salida (E/S)

- Dispositivos que permiten a la computadora comunicarse con el mundo exterior.
- Pueden exclusivamente de entrada, exclusivamente de salida, o realizar ambas tareas.





Dispositivos de entrada/salida (E/S)

- Dispositivos que permiten a la computadora comunicarse con el mundo exterior.
- Pueden exclusivamente de entrada, exclusivamente de salida, o realizar ambas tareas.
- Ejemplos:
 - Entrada: Teclado, mouse, giroscopios, cámara.
 - Salida: Pantalla, parlantes.
 - Entrada y salida: Placa de red, Discos duros, pendrives.





Componentes básicos de una computadora _{Buses}





Componentes básicos de una computadora _{Buses}

■ Interconexión entre componentes:

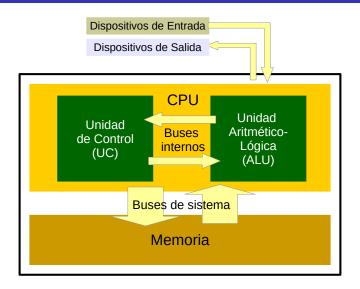




- Interconexión entre componentes:
 - Buses de sistema: Interconectan la CPU y memoria.
 - Buses internos: Interconectan los componentes de la CPU.
 - Buses de Entrada/Salida: Interconectan al sistema con los dispositivos de E/S.











Arquitectura de Von Neumann





Arquitectura de Von Neumann

■ Arquitectura de programa almacenado.





Arquitectura de Von Neumann

- Arquitectura de programa almacenado.
- Datos e instrucciones se almacenan en la misma memoria.





Arquitectura de Von Neumann

- Arquitectura de programa almacenado.
- Datos e instrucciones se almacenan en la misma memoria.
- La ejecución de un programa es secuencial (hacia direcciones ascendentes) salvo que aparezcan instrucciones de transferencia de control (saltos).





ISA (Instruction set architecture): conjunto de instrucciones





ISA (Instruction set architecture): conjunto de instrucciones

• Conjunto de instrucciones que ejecuta la CPU.





Componentes básicos de una computadora

ISA (Instruction set architecture): conjunto de instrucciones

- Conjunto de instrucciones que ejecuta la CPU.
- lacktriangle Las instrucciones máquina son códigos binarios, de los cuales la CU decodifica el código de operación y los parámetros.





Componentes básicos de una computadora

ISA (Instruction set architecture): conjunto de instrucciones

- Conjunto de instrucciones que ejecuta la CPU.
- Las instrucciones máquina son códigos binarios, de los cuales la CU decodifica el código de operación y los parámetros.
- Dos computadoras pueden compartir el mismo conjunto de instrucciones y arquitectura, pero tener distinta organización.





Componentes básicos de una computadora

ISA (Instruction set architecture): conjunto de instrucciones

- Conjunto de instrucciones que ejecuta la CPU.
- Las instrucciones máquina son códigos binarios, de los cuales la CU decodifica el código de operación y los parámetros.
- Dos computadoras pueden compartir el mismo conjunto de instrucciones y arquitectura, pero tener distinta organización.
- Hay arquitecturas donde todas las instrucciones tienen el mismo tamaño (en bits), otras de tamaño variable.





- La CPU contiene como mínimo 2 registros:
 - *PC*: Contador de programa, contiene la dirección de la próxima instrucción a ejecutar.
 - *IR*: Donde se almacena la instrucción a ejecutar.





- La CPU contiene como mínimo 2 registros:
 - *PC*: Contador de programa, contiene la dirección de la próxima instrucción a ejecutar.
 - IR: Donde se almacena la instrucción a ejecutar.
- 1 La CPU recupera de la memoria el dato almacenado en el registro PC y lo almacena en el registro IR.





- La CPU contiene como mínimo 2 registros:
 - *PC*: Contador de programa, contiene la dirección de la próxima instrucción a ejecutar.
 - IR: Donde se almacena la instrucción a ejecutar.
- 1 La CPU recupera de la memoria el dato almacenado en el registro PC y lo almacena en el registro IR.
- 2 La *Unidad de Control* decodifica la instrucción almacenada en el registro IR.





- La CPU contiene como mínimo 2 registros:
 - *PC*: Contador de programa, contiene la dirección de la próxima instrucción a ejecutar.
 - IR: Donde se almacena la instrucción a ejecutar.
- 1 La CPU recupera de la memoria el dato almacenado en el registro PC y lo almacena en el registro IR.
- 2 La *Unidad de Control* decodifica la instrucción almacenada en el registro IR.
- 3 Se ejecuta la instrucción. El PC se modifica de manera acorde.





- La CPU contiene como mínimo 2 registros:
 - *PC*: Contador de programa, contiene la dirección de la próxima instrucción a ejecutar.
 - IR: Donde se almacena la instrucción a ejecutar.
- La CPU recupera de la memoria el dato almacenado en el registro PC y lo almacena en el registro IR.
- 2 La *Unidad de Control* decodifica la instrucción almacenada en el registro IR.
- 3 Se ejecuta la instrucción. El PC se modifica de manera acorde.
- 4 Se vuelve a ejecutar el primer paso.





- La CPU contiene como mínimo 2 registros:
 - *PC*: Contador de programa, contiene la dirección de la próxima instrucción a ejecutar.
 - IR: Donde se almacena la instrucción a ejecutar.
- La CPU recupera de la memoria el dato almacenado en el registro PC y lo almacena en el registro IR.
- 2 La *Unidad de Control* decodifica la instrucción almacenada en el registro IR.
- 3 Se ejecuta la instrucción. El PC se modifica de manera acorde.
- 4 Se vuelve a ejecutar el primer paso.





Caso de estudio

Modelo Computacional Binario Elemental (MCBE)

- Tres registros de 8 bits: PC, IR y AC (acumulador).
- 32 celdas de memoria de 8 bits.
- Las celda 30 esta mapeada a entrada, y la 31 a salida.
- 8 instrucciones de 8 bits:
 - 3 bits para el código de operación.
 - 5 para indicar el operando.
- Todos los registros y la memoria que no esta especificada comienza en cero.





Instrucciones

Código de	Operando	Descripción
operación 3 bits	5 bits	
010	dirección	Memoria → Acumulador. Copia un byte desde la dirección de memoria al acumulador.
011	dirección	Acumulador → Memoria. Copia el contenido del acumulador en esa dirección de memoria.
100	dirección	Suma. El contenido de la dirección se suma al acumulador, y el resultado se almacena en el acumulador.
101	dirección	Resta. El contenido de la dirección se resta al acumulador, y el resultado se almacena en el acumulador.
110	desplazamiento	Salto incondicional. Se suma (en complemento a 2) el desplazamiento al PC.
111	desplazamiento	Salto condicional. Si el acumulador es cero, se suma (en complemento a 2) el desplazamiento al PC, en caso contrario el PC se incrementa en uno.
001	(sin uso)	Detiene la maquina. No se ejecutan nuevas instrucciones. Los registros y la memoria quedan con el último valor que tenían.
000	(sin uso)	No operación. No tiene ningún efecto sobre el acumulador ni memoria. El PC se incremente en uno.





Ejemplo: programa

Dirección	Contenido binario
0	01000111
1	01111111
2	10001000
3	01100111
4	11100010
5	11011011
6	00100000
7	00000010
8	11111111





	da de la ucción	Decodific instr	ación de la ucción	Ejecución de la instrucción			
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC







I		da de la ucción		ación de la ucción	Ejecución de la instrucción			
	PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC
	00000000	01000111				•		





	Búsqueda de la instrucción		Decodificación de la instrucción		Ejecución de la instrucción		
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC
00000000	01000111	010	00111		•		





	da de la acción		ación de la ucción	Ejecución de la instrucción			
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC
00000000	01000111	010	00111	00000010	-	-	00000001





	da de la ucción		ación de la ucción	Ejecución de la instrucción			
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC
00000000	01000111	010	00111	00000010	ì	-	00000001





	Búsqueda de la instrucción		ación de la ucción	Ejecución de la instrucción			
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC
00000000	01000111	010	00111	00000010	-	-	00000001





	Búsqueda de la instrucción		ación de la ucción	Ejecución de la instrucción			
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC
00000000	01000111	010	00111	00000010	-	-	00000001
00000001	01111111	011	111111				





Búsqueda de la instrucción			ación de la ucción	Ejecución de la instrucción			
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC
00000000	01000111	010	00111	00000010	-	-	00000001
00000001	01111111	011	11111	-	-	00000010	00000010





	da de la ucción		ación de la ucción	Ejecución de la instrucción			
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC
00000000	01000111	010	00111	00000010	=	-	00000001
00000001	01111111	011	11111		=	00000010	00000010





Búsqueda de la instrucción			ación de la ucción	Ejecución de la instrucción			
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC
00000000	01000111	010	00111	00000010	-	-	00000001
00000001	01111111	011	11111		=	00000010	00000010





	da de la ucción		ación de la ucción	Ejecución de la instrucción				
PC	IR	Cod. Op.	Operando	Acumulador Memoria Salida PC				
00000000	01000111	010	00111	00000010	-	-	00000001	
00000001	01111111	011	11111	-	=	00000010	00000010	
00000010	10001000	100	01000					





	Búsqueda de la instrucción		ación de la ucción	Ejecución de la instrucción				
PC	IR	Cod. Op.	Operando	Acumulador Memoria Salida PC				
00000000	01000111	010	00111	00000010	-	-	00000001	
00000001	01111111	011	11111	-	=	00000010	00000010	
00000010	10001000	100	01000	00000001	-	-	00000011	





	da de la ucción		ación de la ucción	Ejecución de la instrucción				
PC	IR	Cod. Op.	Operando	Acumulador Memoria Salida PC				
00000000	01000111	010	00111	00000010	-	-	00000001	
00000001	01111111	011	11111		=	00000010	00000010	
00000010	10001000	100	01000	00000001	=	-	00000011	





	da de la ucción		ación de la ucción	Ejecución de la instrucción				
PC	IR	Cod. Op.	Operando	Acumulador Memoria Salida PC				
00000000	01000111	010	00111	00000010	=-	-	00000001	
00000001	01111111	011	11111		=-	00000010	00000010	
00000010	10001000	100	01000	00000001	=	-	00000011	
00000011	01100111							





	Búsqueda de la Decodificación de la instrucción instrucción			Ejecución de la instrucción			
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC
00000000	01000111	010	00111	00000010	=-	-	00000001
00000001	01111111	011	11111	-		00000010	00000010
00000010	10001000	100	01000	00000001	=	-	00000011
00000011	01100111	011	00111				





	da de la acción		ación de la ucción	Ejecución de la instrucción			
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC
00000000	01000111	010	00111	00000010	-	-	00000001
00000001	01111111	011	11111	-	-	00000010	00000010
00000010	10001000	100	01000	00000001	-	-	00000011
00000011	01100111	011	00111	-	$(00000111) \leftarrow 00000001$	-	00000100





Ejemplo: traza

	Búsqueda de la instrucción		ación de la ucción	Ejecución de la instrucción			
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC
00000000	01000111	010	00111	00000010	=	-	00000001
00000001	01111111	011	11111	-	=	00000010	00000010
00000010	10001000	100	01000	00000001	-	-	00000011
00000011	01100111	011	00111	-	$(00000111) \leftarrow 00000001$	-	00000100

00000100





	da de la acción		ación de la ucción	Ejecución de la instrucción				
PC	IR	Cod. Op.	Operando	Acumulador Memoria Salida Po				
00000000	01000111	010	00111	00000010	=	-	00000001	
00000001	01111111	011	11111	-	-	00000010	00000010	
00000010	10001000	100	01000	00000001	-	-	00000011	
00000011	01100111	011	00111	-	$(00000111) \leftarrow 00000001$	-	00000100	
00000100	11100010							





	eda de la ucción		ación de la ucción	Ejecución de la instrucción			
PC	IR	Cod. Op.	Operando	Acumulador Memoria Salida PO			
00000000	01000111	010	00111	00000010	-	-	00000001
00000001	01111111	011	11111	-	-	00000010	00000010
00000010	10001000	100	01000	00000001	-	-	00000011
00000011	01100111	011	00111	-	$(00000111) \leftarrow 00000001$	-	00000100
00000100	11100010	111	00010				





	da de la ucción		ación de la ucción	Ejecución de la instrucción			
PC	IR	Cod. Op.	Operando	Acumulador Memoria Salida P			
00000000	01000111	010	00111	00000010	=	-	00000001
00000001	01111111	011	11111		=	00000010	00000010
00000010	10001000	100	01000	00000001	=	-	00000011
00000011	01100111	011	00111	-	$(00000111) \leftarrow 00000001$	-	00000100
00000100	11100010	111	00010	-	-	-	00000101





	da de la ucción		ación de la ucción	Ejecución de la instrucción			
PC	IR	Cod. Op.	Operando	Acumulador Memoria Salida I			
00000000	01000111	010	00111	00000010	=	-	00000001
00000001	01111111	011	11111	-	=	00000010	00000010
00000010	10001000	100	01000	00000001	-	-	00000011
00000011	01100111	011	00111	-	$(00000111) \leftarrow 00000001$	-	00000100
00000100	11100010	111	00010	-	-	-	00000101
00000101	•			•			





	eda de la ucción		ación de la ucción	Ejecución de la instrucción			
PC	IR	Cod. Op.	Operando	Acumulador Memoria Salida F			
00000000	01000111	010	00111	00000010	=	-	00000001
00000001	01111111	011	11111	-	=	00000010	00000010
00000010	10001000	100	01000	00000001	=	-	00000011
00000011	01100111	011	00111	-	$(00000111) \leftarrow 00000001$	-	00000100
00000100	11100010	111	00010	-	=	-	00000101
00000101	11011011			-			





Búsqueda de la instrucción		Decodificación de la instrucción		Ejecución de la instrucción			
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC
00000000	01000111	010	00111	00000010	=	-	00000001
00000001	01111111	011	11111	-	=	00000010	00000010
00000010	10001000	100	01000	00000001	-	-	00000011
00000011	01100111	011	00111	-	$(00000111) \leftarrow 00000001$	-	00000100
00000100	11100010	111	00010	-	-	-	00000101
00000101	11011011	110	11011				•





Búsqueda de la instrucción		Decodificación de la instrucción		Ejecución de la instrucción			
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC
00000000	01000111	010	00111	00000010	-	-	00000001
00000001	01111111	011	11111	-	=	00000010	00000010
00000010	10001000	100	01000	00000001	=	-	00000011
00000011	01100111	011	00111	-	$(00000111) \leftarrow 00000001$	-	00000100
00000100	11100010	111	00010	-	-	-	00000101
00000101	11011011	110	11011	-	=	-	00000000





	da de la ucción		ación de la ucción	Ejecución de la instrucción			
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC
00000000	01000111	010	00111	00000010	=	-	00000001
00000001	01111111	011	11111	-	=	00000010	00000010
00000010	10001000	100	01000	00000001	=	-	00000011
00000011	01100111	011	00111	-	$(00000111) \leftarrow 00000001$	-	00000100
00000100	11100010	111	00010	-	=	-	00000101
00000101	11011011	110	11011	-	=	-	00000000







Búsqueda de la Decodificación de la instrucción instrucción		Ejecución de la instrucción					
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC
00000000	01000111	010	00111	00000010	=	-	00000001
00000001	01111111	011	11111		-	00000010	00000010
00000010	10001000	100	01000	00000001	=	-	00000011
00000011	01100111	011	00111	-	$(00000111) \leftarrow 00000001$	-	00000100
00000100	11100010	111	00010	-	-	-	00000101
00000101	11011011	110	11011	-	=	-	00000000
00000000	01000111						





Búsqueda de la Decodificación instrucción instrucción			Ejecución de la instrucción				
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC
00000000	01000111	010	00111	00000010	-	-	00000001
00000001	01111111	011	11111	-	-	00000010	00000010
00000010	10001000	100	01000	00000001	-	-	00000011
00000011	01100111	011	00111	-	$(00000111) \leftarrow 00000001$	-	00000100
00000100	11100010	111	00010	-	=	-	00000101
00000101	11011011	110	11011	-	=	-	00000000
00000000	01000111	010	00111				





Búsqueda de la Decodificación de la instrucción instrucción				Ejecución de la instrucción				
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC	
00000000	01000111	010	00111	00000010	-	-	00000001	
00000001	01111111	011	11111	-	-	00000010	00000010	
00000010	10001000	100	01000	00000001	-	-	00000011	
00000011	01100111	011	00111	-	$(00000111) \leftarrow 00000001$	-	00000100	
00000100	11100010	111	00010	-	=	-	00000101	
00000101	11011011	110	11011	-	=	-	00000000	
00000000	01000111	010	00111	00000001	-	-	00000001	





Búsqueda de la Dec instrucción			ación de la ucción		Ejecución de la instrucción			
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC	
00000000	01000111	010	00111	00000010	=	-	00000001	
00000001	01111111	011	11111	-	=	00000010	00000010	
00000010	10001000	100	01000	00000001	=	-	00000011	
00000011	01100111	011	00111	-	$(00000111) \leftarrow 00000001$	-	00000100	
00000100	11100010	111	00010	-	=	-	00000101	
00000101	11011011	110	11011	-	=	-	00000000	
00000000	01000111	010	00111	00000001	=	-	00000001	
00000001								





Dúceno	da de la	Dogodifio	ación de la				
					Ejecución de la instru	ıcción	
instr	ıcción	instr	ucción		,		
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC
00000000	01000111	010	00111	00000010	-	-	00000001
00000001	01111111	011	11111	-	-	00000010	00000010
00000010	10001000	100	01000	00000001	-	-	00000011
00000011	01100111	011	00111	-	$(00000111) \leftarrow 00000001$	-	00000100
00000100	11100010	111	00010	-	=	-	00000101
00000101	11011011	110	11011	-	=	-	00000000
00000000	01000111	010	00111	00000001	=	-	00000001





	eda de la ucción		codificación de la Ejecución de la instrucción				
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC
00000000	01000111	010	00111	00000010	=	-	00000001
00000001	01111111	011	11111	-	=	00000010	00000010
00000010	10001000	100	01000	00000001	=	-	00000011
00000011	01100111	011	00111	-	$(00000111) \leftarrow 00000001$	-	00000100
00000100	11100010	111	00010	-	=	-	00000101
00000101	11011011	110	11011	-	=	-	00000000
00000000	01000111	010	00111	00000001	=	-	00000001
00000001	01111111	011	11111				•





Búsqueda de la Decodificación de la instrucción instrucción			Ejecución de la instrucción				
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC
00000000	01000111	010	00111	00000010	-	-	00000001
00000001	01111111	011	11111	-	=	00000010	00000010
00000010	10001000	100	01000	00000001	-	-	00000011
00000011	01100111	011	00111	-	$(00000111) \leftarrow 00000001$	-	00000100
00000100	11100010	111	00010	-	=	-	00000101
00000101	11011011	110	11011	-	=	-	00000000
00000000	01000111	010	00111	00000001	-	-	00000001
00000001	01111111	011	11111	-	=	00000001	00000010





Búsqueda de la instrucción		Decodificación de la instrucción		Ejecución de la instrucción			
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC
00000000	01000111	010	00111	00000010	=	-	00000001
00000001	01111111	011	11111		=	00000010	00000010
00000010	10001000	100	01000	00000001	-	-	00000011
00000011	01100111	011	00111	-	$(00000111) \leftarrow 00000001$	-	00000100
00000100	11100010	111	00010	-	=	-	00000101
00000101	11011011	110	11011	-	=	-	00000000
00000000	01000111	010	00111	00000001	-	-	00000001
00000001	01111111	011	11111	-	=	00000001	00000010





	Búsqueda de la instrucción		Decodificación de la instrucción		Ejecución de la instrucción			
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC	
00000000	01000111	010	00111	00000010	-	-	00000001	
00000001	01111111	011	11111	-	-	00000010	00000010	
00000010	10001000	100	01000	00000001	-	-	00000011	
00000011	01100111	011	00111	-	$(00000111) \leftarrow 00000001$	-	00000100	
00000100	11100010	111	00010	-	=	-	00000101	
00000101	11011011	110	11011	-	=	-	00000000	
00000000	01000111	010	00111	00000001	=	-	00000001	
00000001	01111111	011	11111	-	-	00000001	00000010	
00000010	10001000	•					•	





	Búsqueda de la Decodificación instrucción instruc		ación de la	la Ejecución de la instrucción			
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC
00000000	01000111	010	00111	00000010	-	-	00000001
00000001	01111111	011	11111	-	-	00000010	00000010
00000010	10001000	100	01000	00000001	-	-	00000011
00000011	01100111	011	00111	-	$(00000111) \leftarrow 00000001$	-	00000100
00000100	11100010	111	00010	-	-	-	00000101
00000101	11011011	110	11011		-	-	00000000
00000000	01000111	010	00111	00000001	-	-	00000001
00000001	01111111	011	11111	-	-	00000001	00000010
00000010	10001000	100	01000				





			ación de la ucción	Ejecución de la instrucción				
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC	
00000000	01000111	010	00111	00000010	-	-	00000001	
00000001	01111111	011	11111	-	-	00000010	00000010	
00000010	10001000	100	01000	00000001	-	-	00000011	
00000011	01100111	011	00111	-	$(00000111) \leftarrow 00000001$	-	00000100	
00000100	11100010	111	00010	-	=	-	00000101	
00000101	11011011	110	11011	-	=	-	00000000	
00000000	01000111	010	00111	00000001	=	-	00000001	
00000001	01111111	011	11111	-	=	00000001	00000010	
00000010	10001000	100	01000	00000000	=	-	00000011	





	eda de la ucción		ación de la ucción	Ejecución de la instrucción			
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC
00000000	01000111	010	00111	00000010	=	-	00000001
00000001	01111111	011	11111	-	=	00000010	00000010
00000010	10001000	100	01000	00000001	=	-	00000011
00000011	01100111	011	00111	-	$(00000111) \leftarrow 00000001$	-	00000100
00000100	11100010	111	00010	-	=	-	00000101
00000101	11011011	110	11011	-	=	-	00000000
00000000	01000111	010	00111	00000001	=	-	00000001
00000001	01111111	011	11111	-	=	00000001	00000010
00000010	10001000	100	01000	00000000	=	-	00000011
00000011						•	





	da de la ucción		ación de la ucción	Ejecución de la instrucción			
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC
00000000	01000111	010	00111	00000010	=	-	00000001
00000001	01111111	011	11111		=	00000010	00000010
00000010	10001000	100	01000	00000001	=	-	00000011
00000011	01100111	011	00111	-	$(00000111) \leftarrow 00000001$	-	00000100
00000100	11100010	111	00010	-	=	-	00000101
00000101	11011011	110	11011		-	-	00000000
00000000	01000111	010	00111	00000001	-	-	00000001
00000001	01111111	011	11111	-	=	00000001	00000010
00000010	10001000	100	01000	00000000	=	-	00000011
00000011	01100111						





	da de la		Decodificación de la		Ejecución de la instrucción					
instr	ucción	instr	ucción		Lijecticion de la motre					
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC			
00000000	01000111	010	00111	00000010	-	-	00000001			
00000001	01111111	011	11111	-	=	00000010	00000010			
00000010	10001000	100	01000	00000001	=	-	00000011			
00000011	01100111	011	00111	-	$(00000111) \leftarrow 00000001$	-	00000100			
00000100	11100010	111	00010	-	-	-	00000101			
00000101	11011011	110	11011	-	=	-	00000000			
00000000	01000111	010	00111	00000001	=	-	00000001			
00000001	01111111	011	11111	-	-	00000001	00000010			
00000010	10001000	100	01000	00000000	=	-	00000011			
00000011	01100111	011	00111							





	da de la ucción		ación de la ucción	Ejecución de la instrucción			
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC
00000000	01000111	010	00111	00000010	=	-	00000001
00000001	01111111	011	11111		=	00000010	00000010
00000010	10001000	100	01000	00000001	=	-	00000011
00000011	01100111	011	00111	-	$(00000111) \leftarrow 00000001$	-	00000100
00000100	11100010	111	00010	-	=	-	00000101
00000101	11011011	110	11011	-	=	-	00000000
00000000	01000111	010	00111	00000001	=	-	00000001
00000001	01111111	011	11111	-	-	00000001	00000010
00000010	10001000	100	01000	00000000	=	-	00000011
00000011	01100111	011	00111	-	$(00000111) \leftarrow 000000000$	-	00000100





	Búsqueda de la Decodificación de la instrucción instrucción			Ejecución de la instrucción				
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC	
00000000	01000111	010	00111	00000010	=	-	00000001	
00000001	01111111	011	11111	-	=	00000010	00000010	
00000010	10001000	100	01000	00000001	=	-	00000011	
00000011	01100111	011	00111	-	$(00000111) \leftarrow 00000001$	-	00000100	
00000100	11100010	111	00010	-	-	-	00000101	
00000101	11011011	110	11011	-	=	-	00000000	
00000000	01000111	010	00111	00000001	=	-	00000001	
00000001	01111111	011	11111	-	=	00000001	00000010	
00000010	10001000	100	01000	00000000	=	-	00000011	
00000011	01100111	011	00111	-	$(00000111) \leftarrow 000000000$	-	00000100	
00000100								





	eda de la ucción		ficación de la Ejecución de la instrucción				
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC
00000000	01000111	010	00111	00000010	=	-	00000001
00000001	01111111	011	11111	-	=	00000010	00000010
00000010	10001000	100	01000	00000001	-	-	00000011
00000011	01100111	011	00111	-	$(00000111) \leftarrow 00000001$	-	00000100
00000100	11100010	111	00010	-	-	-	00000101
00000101	11011011	110	11011	-	=	-	00000000
00000000	01000111	010	00111	00000001	-	-	00000001
00000001	01111111	011	11111	-	-	00000001	00000010
00000010	10001000	100	01000	00000000	-	-	00000011
00000011	01100111	011	00111	-	$(00000111) \leftarrow 000000000$	-	00000100
00000100	11100010						





	da de la ucción		ación de la ucción	Ejecución de la instrucción			
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC
00000000	01000111	010	00111	00000010	=	-	00000001
00000001	01111111	011	11111	-	=	00000010	00000010
00000010	10001000	100	01000	00000001	-	-	00000011
00000011	01100111	011	00111	-	$(00000111) \leftarrow 00000001$	-	00000100
00000100	11100010	111	00010	-	=	-	00000101
00000101	11011011	110	11011	-	-	-	00000000
00000000	01000111	010	00111	00000001	-	-	00000001
00000001	01111111	011	11111	-	-	00000001	00000010
00000010	10001000	100	01000	00000000	-	-	00000011
00000011	01100111	011	00111	-	$(00000111) \leftarrow 000000000$	-	00000100
00000100	11100010	111	00010				





	da de la ucción		ación de la ucción	Ejecución de la instrucción				
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC	
00000000	01000111	010	00111	00000010	-	-	00000001	
00000001	01111111	011	11111	-	-	00000010	00000010	
00000010	10001000	100	01000	00000001	-	-	00000011	
00000011	01100111	011	00111	-	$(00000111) \leftarrow 00000001$	-	00000100	
00000100	11100010	111	00010	-	=	-	00000101	
00000101	11011011	110	11011	-	=	-	00000000	
00000000	01000111	010	00111	00000001	=	-	00000001	
00000001	01111111	011	111111	-	=	00000001	00000010	
00000010	10001000	100	01000	00000000	=	-	00000011	
00000011	01100111	011	00111	-	$(00000111) \leftarrow 000000000$	-	00000100	
00000100	11100010	111	00010	-	=-	-	00000110	





	eda de la ucción		ación de la ucción		Ejecución de la instru	ıcción	
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC
00000000	01000111	010	00111	00000010	=	-	00000001
00000001	01111111	011	11111	-	=	00000010	00000010
00000010	10001000	100	01000	00000001	=	-	00000011
00000011	01100111	011	00111	-	$(00000111) \leftarrow 00000001$	-	00000100
00000100	11100010	111	00010	-	=	-	00000101
00000101	11011011	110	11011	-	=	-	00000000
00000000	01000111	010	00111	00000001	=	-	00000001
00000001	01111111	011	11111	-	=	00000001	00000010
00000010	10001000	100	01000	00000000	=	-	00000011
00000011	01100111	011	00111	-	$(00000111) \leftarrow 000000000$	-	00000100
00000100	11100010	111	00010	-	-	-	00000110
00000110		-					





	da de la ucción		ación de la ucción	Ejecución de la instrucción			
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC
00000000	01000111	010	00111	00000010	=	-	00000001
00000001	01111111	011	11111	-	=	00000010	00000010
00000010	10001000	100	01000	00000001	=	-	00000011
00000011	01100111	011	00111	-	$(00000111) \leftarrow 00000001$	-	00000100
00000100	11100010	111	00010	-	=	-	00000101
00000101	11011011	110	11011	-	=	-	00000000
00000000	01000111	010	00111	00000001	=	-	00000001
00000001	01111111	011	11111	-	=	00000001	00000010
00000010	10001000	100	01000	00000000	=	-	00000011
00000011	01100111	011	00111	-	$(00000111) \leftarrow 000000000$	-	00000100
00000100	11100010	111	00010	-	-	-	00000110
00000110	00100000					•	•





	eda de la ucción		ación de la ucción	Ejecución de la instrucción			
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC
00000000	01000111	010	00111	00000010	=	-	00000001
00000001	01111111	011	11111	-	=	00000010	00000010
00000010	10001000	100	01000	00000001	=	-	00000011
00000011	01100111	011	00111	-	$(00000111) \leftarrow 000000001$	-	00000100
00000100	11100010	111	00010	-	-	-	00000101
00000101	11011011	110	11011	-	=	-	00000000
00000000	01000111	010	00111	00000001	=	-	00000001
00000001	01111111	011	11111	-	=	00000001	00000010
00000010	10001000	100	01000	00000000	=	-	00000011
00000011	01100111	011	00111	-	$(00000111) \leftarrow 000000000$	-	00000100
00000100	11100010	111	00010	-	-	-	00000110
00000110	00100000	001	00000				





	da de la ucción	Decodificación de la instrucción		Ejecución de la instrucción			
PC	IR	Cod. Op.	Operando	Acumulador	Memoria	Salida	PC
00000000	01000111	010	00111	00000010	-	-	00000001
00000001	01111111	011	11111		-	00000010	00000010
00000010	10001000	100	01000	00000001	-	-	00000011
00000011	01100111	011	00111	-	$(00000111) \leftarrow 00000001$	-	00000100
00000100	11100010	111	00010	-	-	-	00000101
00000101	11011011	110	11011	-	-	-	00000000
00000000	01000111	010	00111	00000001	-	-	00000001
00000001	01111111	011	11111	-	-	00000001	00000010
00000010	10001000	100	01000	00000000	-	-	00000011
00000011	01100111	011	00111		$(00000111) \leftarrow 000000000$	-	00000100
00000100	11100010	111	00010		-	-	00000110
00000110	00100000	001	00000	-	-	-	-





Temario

- Componentes básicos de una computadora:
 - Memoria.
 - CPU.
 - Organización de la CPU.
 - Dispositivos de entrada/salida.
 - Buses.
 - Arquitectura de Von Neumann.
 - Instrucciones y ejecución de instrucciones.
 - Caso de estudio
 - Modelo Computacional Binario Elemental (MCBE).





¿Consultas?



