**Правительство Российской Федерации**

**Федеральное государственное автономное образовательное учреждение**

**высшего профессионального образования**

**“Национальный исследовательский университет**

**“Высшая школа экономики”**

Московский институт электроники и математики

Национального исследовательского университета "Высшая школа экономики"

**Отчёт по лабораторной работе № 5**

**по дисциплине «Языки ассемблера»**

**Вариант 60**

|  |  |  |  |
| --- | --- | --- | --- |
| Ф.И.О студента | Номер группы | Дата | Баллы |
| Гришаев Ростислав Алексеевич | СКБ201 | 04.06.2023 |  |

Выполнил:

Студент группы СКБ201

Гришаев Ростислав Алексеевич

Проверил:

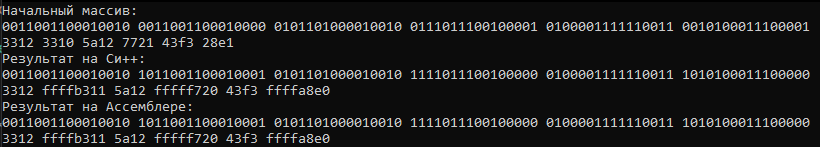
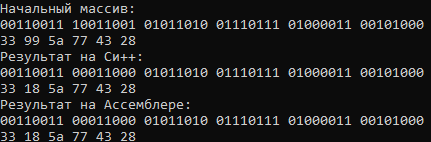
Преподаватель

Воронцова Т.Д.

**Вариант**

В массиве слов (байтов) выбранного размера (5-6 элементов) над каждым элементом выполнить операцию: если биты 2:1 являются конъюнкцией битовых полей 4:3 и 6:5, то инвертировать старший и младший биты. Вывод на экран исходного массива и массива результатов производить в двоичном и шестнадцатеричном представлениях.

**Тесты**

****