

TD N°1

Exercice 1 : Additionneur 4 bits

- 1) <https://www.edaplayground.com/x/4Zb4>
- 2) <https://www.edaplayground.com/x/bcU>
- 3) <https://www.edaplayground.com/x/4cz3>

Exercice 2 : Additionneur Binaire Codé Décimal

<https://www.edaplayground.com/x/bw2>

TD N°2

Exercice 1 : Etude d'un LFSR (Linear Feedback Shift Register)

<https://www.edaplayground.com/x/4NGS>

Exercice 2 : Registre universel

<https://www.edaplayground.com/x/3fFj>

Exercice 3 : Compteur

<https://www.edaplayground.com/x/4DLf>

TD N°3

Exercice 1 : Ecriture de Testbenchs

https://www.edaplayground.com/x/4R_x

Exercice 2 : Utilisation d'un LFSR pour le test de l'additionneur BCD (A FAIRE CHEZ VOUS)

<https://www.edaplayground.com/x/fQd>

TD N°4

Exercice 1 : Unité Arithmétique et Logique du Processeur LC-3

<https://www.edaplayground.com/x/wng>

Exercice 2 : Compteur d'impulsions

<https://www.edaplayground.com/x/2anm>