

在图 8.6 所示电路中,设晶体管 T_1, T_2 的特性完全对称,集成运放 A 满足理想化条件。

- (1) 判断该电路能否产生正弦波振荡。若能,请简述理由;若不能,则在不增减电路元器件的情况下对原电路图进行改正,使之有可能产生振荡。
- (2) 若要使电路起振,则对电路中的电阻 R_2 有何要求?
- (3) 试估算电路振荡频率 f_o 的大小。

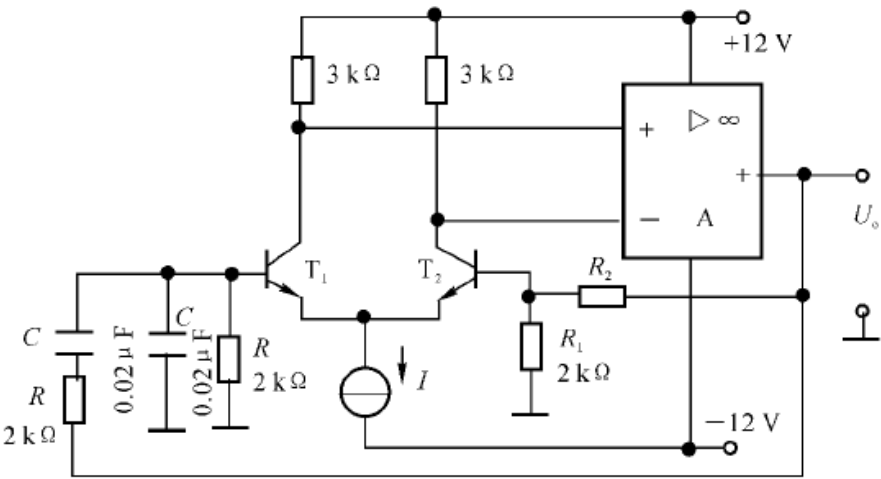


图 8.6

同相型滞回电压比较器电路如图 8.15 所示。已知 $R_1 = 50 \text{ k}\Omega, R_2 = 100 \text{ k}\Omega, U_R = +4 \text{ V}, V_Z = \pm 6 \text{ V}$ 。

- (1) 试计算电路的阈值电压,并画出它的传输特性。
- (2) 若输入 $u_i = 10\sin\omega t (\text{V})$,试画出相应的输出电压波形。

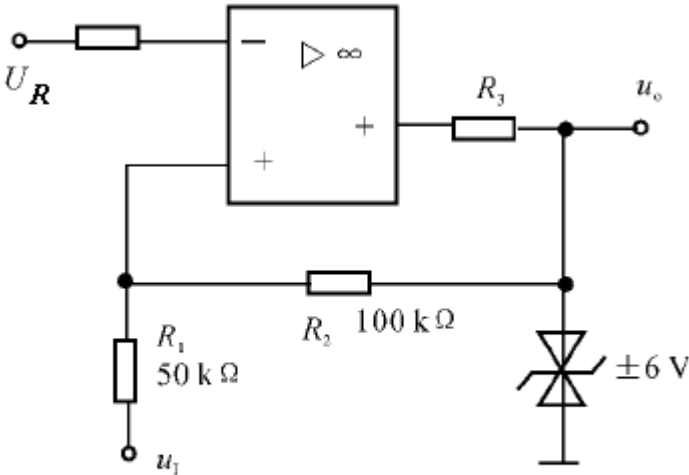


图 8.15 同相型滞回电压比较器电路