指令系统选择题

1. 指令MOV AX，[BX] 中，源操作数的缺省段是（ A ）。

A、DS B、ES C、SS D、CS

1. INC指令不影响( B )标志。

A、OF B、CF C、SF D、ZF

1. 在下面16位指令中，合法的是（ D ）。

A、ADD [BX],02H B、SHL CL,BX

C、OUT 123H,AL D、MOV BX,02H

1. 若要使寄存器AL中的高 4 位不变，低 4 位1，使用指（ C ）。

A、AND AL，0FH B、AND AL，0F0H

C、OR AL，0FH D、OR AL，0F0H

1. 条件转移指令JNZ的转移条件是（ B ）。

A、CF = 0 B、ZF = 0 C、CF = 1 D、ZF = 1

1. 8086CPU向I/O端口地址 430H 写字数据应使用指令（ D ）。

A、OUT 430H，AL B、OUT 430H，AX

C、MOV DX，430H D、MOV DX，430H

OUT DX，AL OUT DX，AX

1. 8086CPU响应可屏蔽中断的条件是（ B ）。

A、IF = 0 B、IF = 1 C、TF = 0 D、TF =1

1. 指令MOV BX,[2011H]中 源操作数的寻址方式为( C ) 。

A、寄存器间接寻址 B、立即寻址

C、直接寻址 D、变址寻址

1. 假定(SS)＝2000H，(SP)＝0100H，(AX)＝2107H，执行指令PUSH AX后，存放数据21H的物理地址是（ D ）。

A、20102H B、20101H

C、200FEH D、200FFH

1. 28、若（AL）=0C6H，（CL）=03H，执行指令SAR AL，CL后，AL的内容为（ D ）。

A. 18H B. 28H C. 48H D. 0F8H

1. 以下指令中，执行后会影响ＣＦ标志位的是 ( C )。

A、　MOV B、INC C、AND D、PUSH

1. 寄存器间接寻址方式中，要寻找的操作数位于( B )中。

A.通用寄存器 B.内存单元 C.段寄存器 D.堆栈

1. 设(SP)=1010H，执行POP AX后，SP中的内容为( B )。

A.1011H B.1012H C.1OOEH D.100FH

1. 将十进制数75以组合的BCD码格式送入AL中，正确的传送指令是（ D ）。

A.MOV AX，0075 B.MOV AX，0075H

C.MOV AL，75 D.MOV AL，75H

1. 下列指令中，有错误的是( A )。

A、MOV [SI]，[DI] B、IN AL，DX

C、JMP WORD PTR[BX+8] D、PUSH WORD PTR 20[BX+SI]

1. 两个组合十进制数46H、35H相加，调整指令DAA完成的是（ B ）。

A、加00H调整 B、加06H调整

C、加60H调整 D、加66H调整

1. 若 DF = 1，执行串操作指令 MOVSW时，地址指针自动变（ D ）。

A、SI+SI+1、DI=DI+1 B、SI=SI+2、DI=DI+2

C、SI=SI–1、DI=DI-1 D、SI=SI–2、DI=DI–2

1. 指令MOVSB中，目标串的段寄存器是（ B ）。

A、DS B、ES C、SS D、CS

1. 若现堆栈的栈顶地址为1782H：0F20H现从堆栈中弹出了2个字的数据后，则SS和SP的内容为（ B ）

A、1782H和0F22H B、1782H和0F24H

C、1782H和0F1CH D、1782H和0F1EH

1. 16、指令MOV BX,[2011H]中目的操作数的寻址方式为( A )。

A、寄存器寻址 B、立即寻址

C、直接寻址 D、变址寻址

1. (多选)能使（AX）=0，且CF=0的指令（ BDE ）。

A. MOV AX，0 B. SUB AX，AX C.CMP AX，AX

D.XOR AX，AX E.AND AX，AX

1. (多选)使用AL寄存器的指令有（BCD）

A、OVSB B、SCASB C、DAA D、XLAT

1. (多选)下列哪些寄存器属于8086CPU的通用寄存器( AC )。

A、 AX、BX、CX、DX B、 SP、BP、SS

C、 SI、DI D、 IP、CS

1. (多选)下列指令中不正确的是( BD )。

A、MOV AX,BX B、MOV CS,AX C、MOV AL,CL

D、MOV [BX],[SI]

1. (多选)下列指令中，正确的指令是（ ABC ）。

A：MOV [BX+SI]，AX B：MOV AX，[BX + SI]

C：MOV AX，SI D：MOV AX，[BX + CX]

串并口选择题

1、8255A有两种控制字，其中工作方式控制字一定 。C

A.不等于80H B.小于等于80H C.大于等于80H

2、当8255A的端口A和端口B都工作在方式1时，端口C的PC7和PC6 。D

A．都被禁止使用 B. 只能作为输入使用

C．只能作为输出使用 D. 可以设定为输入或输出

3、设8255A的A、B、C口和控制字寄存器的端口地址分别为00D0H、00D2H、00D4H、00D6H。若A口工作于方式2，当用输入指令读取状态内容时，所用的端口地址为 。C

A．00D0H B. 00D2H

C.00D4H D. 00D6H

4、并行接口与串行接口的区别主要表现在 之间的传输前者是并行的，后者是串行的。B

A. 接口与CPU B. 接口与外设

C. 接口与CPU和外设

5、并行通信与串行通信相比，具有 的优点。B

A．接口简单，数据传输距离远 B. 接口简单，数据传输速率高

C. 数据传输速率高，传输距离远

6．波特率是串行通信的一项重要参数，以下说法中正确的是 。B

A．波特率是指单位时间内传送的字符数

B．波特率是指单位时间内传送的有效二进制数据位数

C. 波特率也称波特率因子

D．RS-232C的标准波特率可取64bps

7、两台PC机通过其串行接口直接相连通信时，通常只需使用 三根信号线。A

A．TXD、RXD、GND B. TXD、RXD、#CTS

C. #DSR、GND、#CTS D. #DTR、GND、#RTS

8、若经过RS-232C为接口进行串行数据传送，若一帧信息中带有一位偶校验位和两位停止位，当波特率为4800 Baud时，字符传输率为480，则数据位有 位。A

A．6 B. 7 C. 8 D. 9

9、在异步串行输入输出接口中，实现并行数据与串行数据的转换的主要功能部件是 。A

A．发送和接受移位寄存器

B. 发送和接受数据缓冲器

C. 波特率发生器

D．控制字寄存器

10、8255A 工作方式中没有中断请求功能的是 。A

A. 方式0

B．方式1

C．方式2

第四章选择题

1. .接口的基本功能是 和 。 A D

A.输出锁存 B.输入锁存 C.输出缓冲 D.输入缓冲

2.CPU和输入、输出设备之间传输的信息类型有（）。C

A.数据信息和地址信息 B.数字量和模拟量

C.数据信息、控制信息和状态信息 D.A和B

3.以下哪一个不是CPU与外设进行数据交换所采用的方式( )。C

A．程序控制方式 B．中断控制方式

C．自动方式 D．DMA控制方式

4.微机中地址总线的作用是( )。 C

A.选择存储单元 B.选择信息传输的设备

C.指定存储单元和I/O接口电路地址 D.确定操作对象

5.微机中使用总线结构便于增减外设，同时可以( )。 C

A.减少信息传输量 B.提高信息传输量

C.减少信息传输线条数 D.增加信息传输线条数

6.可将微处理器、内存储器及I/O接口连接起来的总线是( )。C

A.芯片总线 B.外设总线 C.系统总线 D.局部总线

7.CPU与计算机的高速外设进行信息传输采用的总线是( )。 D

A.芯片总线 B.系统总线 C.局部总线 D.外部设备总线

8.可用作简单输入接口电路的是\_\_\_\_\_\_。 D

A.译码器 B.锁存器 C.方向器 D.三态缓冲器

9.从输入设备向内存输入数据时，若数据不需经过CPU，其I/O数据传送方式是\_\_\_\_。 C

A.程序查询方式 B.中断方式 C.DMA方式 D.直接传送方式

10.主机与外设信息传送的方式分别为查询方式、中断方式、DMA方式。相比之下，中断方式的主要优点是\_\_\_\_\_\_\_。 D

A.接口电路简单、经济，只需少量的硬件

B.数据传输的速度最快

C.CPU的时间利用率高

D.能实时响应I/O设备的输入输出请求

8259、8253选择题

1、6片8259A级联最多可以管理 级中断。（D）

A．48 B．40 C．44 D．43

2、当用8259A中断控制器时，其中断服务程序要用EOI命令是因为 。（B）

A.要用它屏蔽正在被服务的中断，使其不再发出中断请求

B.要用它清除该中断服务寄存器中的对应位，以允许同级或低级的中断能被响应

C．要用它清除该中断请求寄存器中的对应位，以免重复响应该中断

3、有3片8259级联，从片分别接到主片的IR2和IR5上，则主片ICW3中的内容为。（a）

A．24H B. 42H C. 05H D. 02H

4、一片8259A只占用两个I/O端口地址，可以用末位地址线A0来选择端口。如果A0=1,选择的是 。(B)

A．偶地址端口 B. 奇地址端口

C. 两个地址端口 D.I/O端口

5.下面是某8086微机内存中的部分数据，则中断类型号为11H的中断服务程序的入口地址是\_\_\_\_\_。（A）

**0000:0040** B3 18 8A CC 4D F8 00 F0 41 F8 00 F0 C5 18 8A CC

**0000:0050** 39 E7 00 F0 A0 19 8A CC 2E E8 00 F0 D2 EF 00 F0

A．F000:F84D B．A019:8ACC C．CC8A:19A0 D．4DF8:00F0

6、若8259A工作在优先级自动循环方式，则IRQ4的中断请求被响应并且服务完毕后，优先权最高的中断源是 。（B）

A、IRQ3 B、IRQ5 C、IRQ0 D、IRQ4

7、PC/XT机中若对从片8259A写入的ICW2是70H，则该8259A芯片的IRQ5的中断矢量存储的地址是 。（D）

A）75H B）280H C）300H D）1D4H

8、可编程计数器/定时器8253的工作方式共有 种，共有 个I/O地址。(D)

A. 3 4 B. 4 5 C. 6 3 D. 6 4

9、某一应用系统中采用8253的计数器0作为频率发生器，计数器0的计数时钟频率1.2775MHz,与使它输出一个2500Hz的信号，则在初始化时，送到计数器0 的计数初值为（）。(C)

A.0FFFH B.02FFH C. 01FFH D. 00FFH

10、8253无论工作在哪种工作方式，在初始化编程时，写入控制字后输出端OUT便（）。（C）

A. 变为高电平 B. 变为低电平 C. 变为相应的高电平或者低电平

D. 保持原状态不变，直到计数结束

11、8253的 使用GATE = 0来控制计数过程的暂停，当GATE信号从0变1时，又接着计数。（A）

A．方式0 B. 方式2 C. 方式3 D. 方式4

12、8253工作在方式1时，输出负脉冲的宽度等于\_\_\_\_\_\_。（C）

A.1个CLK脉冲宽度 B. 2个CLK脉冲宽度

C. N个CLK脉冲宽度 D.N/2个CLK脉冲宽度

13、若8253的通道计数频率为1MHz，每个通道的最大定时时间为\_\_\_\_\_\_。（D）

A.10ms B.97.92ms C.48.64ms D.65.536ms

14、若8253定时/计数器处于计数过程中，当CPU对它装入新的计数初值时，其结果将是 。（D）

A. 8253定时/计数器禁止编程

B. 8253定时/计数器允许编程，并改变当前的计数过程

C. 8253定时/计数器允许编程，但不改变当前的计数过程

D. 8253定时/计数器允许编程，是否影响当前的计数过程随工作方式而变

15、8253的哪种工作方式能产生连续方波输出 。（D）

A. 方式0 　　 B. 方式1 　　 C. 方式2 　　 D. 方式3