

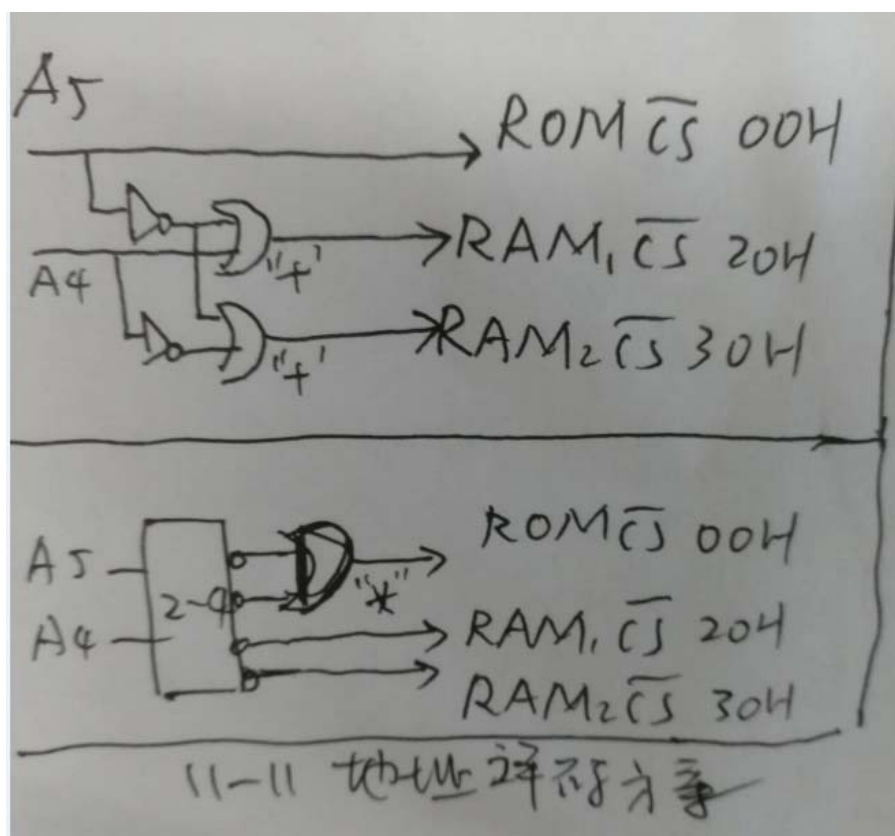
11-11 这道题涉及电路设计，按照题目要求，地址分布如下：

<u>A5</u>	<u>A4</u>	<u>A3-A0</u>	
0	0	0	> ROM < 0 0
1	0	1	> ROM < 1 F
2	1	0	— RAM1 < 2 0
3	1	1	— RAM2 < 3 0

所以 ROM 的片选有效 $cs_0 = \overline{A5} * \overline{A4} + \overline{A5} * A4 = \overline{A5}$ ，如果片选为低有效，则 $\overline{CS_0} = A5$

同理 RAM1 的片选有效 $cs_1 = A5 * \overline{A4}$ ，如果片选为低有效，则 $\overline{CS_1} = \overline{A5} + A4$

RAM2 的片选有效 $cs_2 = A5 * A4$ ，如果片选为低有效，则 $\overline{CS_2} = \overline{A5} + \overline{A4}$
 如下图的方案一，用逻辑门直接实现：



也可以用译码器实现片选逻辑，图上图的方案二。

ROM 部分需要 4 片做位扩展，RAM 部分需要 4 片分别做字位扩展，这里就不画图了。