第3、4、5章 自学重点

一、布尔代数

这部分和离散数学的逻辑部分很多内容是重合的，所以看的时候主要看离散数学没讲的部分，如基本门电路，化简部分重点是卡诺图化简；

二、组合电路

通过半加器、全加器、n位二进制数加法器实例，理解组合电路的设计过程；

了解数据选择器和译码器的外特性（输入与输出关系），这两个器件后面都会用到。

CPU数据通路部分的组合器件就是这样设计出来的，区别仅仅是内部简单还是复杂，但是流程是一样的，在自学的时候，内部实现原理可不必深究，但是外特性要了解。

三、时序电路

5.1-5.2需要阅读了解，可通过了解D触发器的外特性理解时序和触发的慨念，后面的时序电路设计和分析不需要掌握，这部分学习主要目的是要有时序概念，理解触发的意义。

CPU数据通路里大部分核心器件都是时序电路，如寄存器、内存等。