



MICROELECTRONICS CENTER

WEEKLY PROJECT STATUS REPORT

PROJECT SUMMARY

Tanggal	Project	Nama Peneliti
08-08-22 s/d 12-08-22	Hardware Architecture for Intelligent Traffic Light Based on Reinforcement Learning	Zulfikar Nima Arifuzzaki

STATUS SUMMARY

Pekerjaan minggu ini :

- Optimasi frekuensi clock dan mempelajari floorplanning

PROJECT OVERVIEW

Hari	Pekerjaan	Persentase	Kendala	Rencana Kedepannya	Catatan
Senin	Optimasi frekuensi clock <ul style="list-style-type: none">Mengubah timing diagram dengan menambahkan 1 clock latencyMengubah FSM untuk menyesuaikan timing diagram	100%	Perubahan FSM dan timing diagram membuat akses read/write memori menjadi tidak sesuai.	<ul style="list-style-type: none">Mempelajari floorplanningDebugging akses read/write memori	
Selasa					
Rabu					
Kamis	Debugging IP Core memori untuk mampu menyimpan Q-value	50%	Data tidak dapat ditulis pada IP Core Memory		Spesifikasi IP Core memori perlu ditambahkan untuk dapat menyimpan Q-value agar dapat mengurangi jumlah BRAM yang digunakan.
Jumat	Mempelajari floorplanning untuk mengurangi net delay	100%			