# project summary

|  |  |  |
| --- | --- | --- |
| Tanggal | Project | Nama Peneliti |
| **15-08-22 s/d 19-08-22** | **Hardware Architecture for Intelligent Traffic Light Based on Reinforcement Learning** | **Zulfikar Nima Arifuzzaki** |

# Status Summary

* Minggu ini banyak melakukan debugging pada hardware

# Project Overview

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| Hari | Pekerjaan | Persentase | Kendala | Rencana Kedepannya | Catatan |
| Senin | Debugging hardware:   * Modifikasi FSM * Pengecekan mekanisme epsilon-greedy * Mengecek konversi state-adress * Modifikasi kontrol signal | 100% | Nilai dari BRAM tidak dapat dibaca pada IP Core Memory | Melalukan floorplaaning pada implementasi hardware | Debugging dilakukan untuk mengurangi penggunaan BRAM dan mempercepat frekuensi clock. |
| Selasa |
| Rabu |
| Kamis | Implementasi hardware |
| Jumat | Floorplanning hardware | 50% | Blok CU tidak dapat mengupdate state FSM. | Membuat model python |  |