# project summary

|  |  |  |
| --- | --- | --- |
| Tanggal | Project | Nama Peneliti |
| **01-08-22 s/d 05-08-22** | **Hardware Architecture for Intelligent Traffic Light Based on Reinforcement Learning** | **Zulfikar Nima Arifuzzaki** |

# Status Summary

Pekerjaan minggu ini :

* Debugging FSM untuk komunikasi antara PS dengan PL

# Project Overview

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| Hari | Pekerjaan | Persentase | Kendala | Rencana Kedepannya | Catatan |
| Senin | Membuat timing diagram untuk pasca learning | 100% | Sudah keluar hasil, namun belum diuji hasilnya | Memodifikasi FSM |  |
| Selasa | Modifikasi dan debugging FSM.   * Mengecek sinyal enable untuk akses memori * Mengecek fungsionalitas sub-sistem CU * Modifikasi proses generation finish signal | 90% | Data yang keluar dari memory selalu berubah meskipun addressnya sama | Membuat fungsi pada python yang membaca interrupt yang menandakan selesainya proses pembacaan memory dari PS |  |
| Rabu |  |
| Kamis |  |
| Jumat | Membuat fungsi pada jupyter notebook untuk integrasi control cyclic dengan hardware accelerator | 100% | - | Menjalankan keseluruhan sistem (hardware accelerator + control cyclic) |  |