

内存

汇编语言

CPU

AX

BX

CS

2000

IP

0000

地址加法器

指令缓冲器

其他部件

执行控制器

输入输出控制电路

20位
地址总线

数据总线

20000

B8

20000

23

20001

01

20002

BB

20003

03

20004

00

20005

89

20006

D8

20007

01

20008

D8

20009

...

2000A

} mov ax, 0123H

} mov bx, 0003H

} mov ax, bx

} add ax, bx