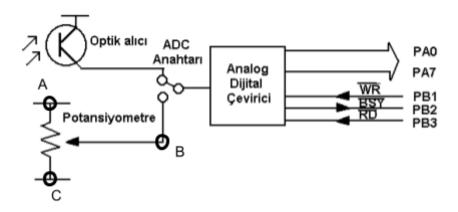
Analog-Sayısal Çevirici Deneyi Soru&Cevap Belgesi (2017-18 Bütünleme Sınavı)

Soru:



Şekilde DIGIAC 2000 deney setinde kullanılan analog sayısal dönüştürücünün blok yapısı verilmektedir. Şekle göre ADC nin girişine bir anahtar vasıtası ile optik alıcıdan ya da potansiyometreden analog giriş verilmektedir.

- a) Deney setinde kullanılan ADC için Vmin, Vmax, n, q değerlerinin ne olduklarını yazınız.
- b) Anahtar aşağı yönde olduğunda ve multimetre ile A-B uçları arası 163 mV olarak ölçüldüğünde ;
 - 1) ADC nin girişi Va değeri ne olur?
 - 2) ADC nin çıkışındaki sayısal bilginin ne olduğunu bulunuz ve ADC nin çalışma prensibine göre ara işlem adımlarını deneyde yaptığınız gibi aşağıdaki tabloyu doldurarak gösteriniz, elde ettiğiniz sonucu hexadecimal biçimde veriniz.

Vd

Vo

/a :	Adım	Va	Sayısal Bilgi
a_min :			
ax :			
ς (n) :			
n (q) :			

Cevap:

a)

V_min=0V, (1 puan, birimi yazılmazsa 0.5 puan)

V_max=2.55V, (1 puan, birimi yazılmazsa 0.5 puan)

n=8bit (1 puan)

 $q=(V_max-V_min)/(2^n-1) = (2.55-0)/(2^8-1) = 2.55/255 = 0.01V$ (2 puan, birimi yazılmazsa 1 puan)

b)

$$V_BC = V_a$$
, $V_AC = 2.55V$, $163mV = 0.163V$ (A-B arasındaki gerilim, V_AB)

$$2.55 = 0.163 + V_a$$
 \rightarrow $V_a = 2.387V$ (V_a değerinin bulunması, **7 puan**)

Yöntem, Ardışıl yaklaşımlı analog sayısal çevirici, buna göre tabloyu ara işlemleri de gösterecek şekilde doldurursak;

Adım	Va	Sayısal Bilgi	Vd	Vo
1	2.387	1000 0000	1.28	<0 → 1
2	2.387	1100 0000	1.92	<0 → 1
3	2.387	1110 0000	2.24	<0 → 1
4	2.387	1111 0000	2.40	>0 → 0
5	2.387	1110 1000	2.32	<0 → 1
6	2.387	1110 1100	2.36	<0 → 1
7	2.387	1110 1110	2.38	<0 → 1
8	2.387	1110 1111	2.39	>0 → 0
		1110 1110 *	= (EE)	(13 puan)

^{*:} Yukarı yuvarlama ile son bit 1 olarak kalabilir. Bu durumda cevap (EF) olur. Bu cevap da doğru olarak kabul edilecektir.

Not : Va ve/veya q değerleri yanlış olmasına rağmen tabloyu tutarlı bir şekilde ardışıl yaklaşım yöntemine göre dolduran öğrencilere 5 puan verilebilir.