



|              |   |   |
|--------------|---|---|
| Projektname: | LBP Benchmark zwischen Software- und Hardwarelösung |  |
| Dokument:    | Kapazitätsplan (Version 0)                          |   |
| Bearbeiter:  | Michael Erkel<br>Simon Friedrich<br>Sergej Zuyev    |   |
| Team-Nr.:    | 5a  |   |
| Datum:       | 09.08.2017  |   |

| Ressourcenname  | 06 Aug 17                            |                              |   |   |   |   |   | 13 Aug 17 |                 |  |                            |   |   |   | 20 Aug 17 |   |   |             |  |   |   | 27 Aug 17 |   |   |             |   |   |   | 03 Sep 17 |   |   |        |                            |   |                  | 10 Sep 17 |   |   |                  |                  |  |         |         |  |  |  |
|-----------------|--------------------------------------|------------------------------|---|---|---|---|---|-----------|-----------------|--|----------------------------|---|---|---|-----------|---|---|-------------|--|---|---|-----------|---|---|-------------|---|---|---|-----------|---|---|--------|----------------------------|---|------------------|-----------|---|---|------------------|------------------|--|---------|---------|--|--|--|
|                 | M                                    | D                            | M | D | F | S | S | M         | D               | M  | D                          | F | S | S | M         | D | M | D           | F  | S | S | M         | D | M | D           | F | S | S   | M         | D | M | D      | F                          | S | S                | M         | D | M | D                | F                |  |         |         |  |  |  |
| Michael Erkel   | Bescha<br>DEI-<br>SoC-<br>Board      | Einrichtung: Arbeitsumgebung |   |   |   |   |   |           | Test:<br>Entwic | Analyse  | Entwicklung                |   |   |   |           |   |   | Entwicklung |  |   |   |           |   |   | Entwicklung |   |   |   |           |   |   | Testen |                            |   |                  |           |   |   | Dokumentation    |                  |  |         | Produkt |  |  |  |
|                 | Einrichtung der Entwicklungsumgebung |                              |   |   |   |   |   |           |                 | Analyse: Portierbarkeit des VHDL-Quellcodes auf das DEI-SoC-Board prüfen |                            |   |   |   |           |   |   |             | Entwicklung: VHDL-Code auf DEI-Soc-Board portieren |   |   |           |   |   |             |   |   | Test:<br>Messverfahren                        |           |   |   |        |                            |   | Projektabschluss |           |   |   |                  |                  |  |         |         |  |  |  |
| Sergej Zuyev    | Bescha<br>Master                     | Einrichtung: Arbeitsumgebung |   |   |   |   |   |           | Test:<br>Entwic | Analyse  | Entwicklung                |   |   |   |           |   |   | Entwicklung |  |   |   |           |   |   | Entwicklung |   |   |   |           |   |   | Testen |                            |   |                  |           |   |   | Projektabschluss |                  |  |         |         |  |  |  |
|                 | Einrichtung der Entwicklungsumgebung |                              |   |   |   |   |   |           |                 | Analyse: Portierbarkeit des VHDL-Quellcodes auf OpenCl prüfen            |                            |   |   |   |           |   |   |             | Entwicklung: Umsetzung in OpenCL                   |   |   |           |   |   |             |   |   | Test: VHDL-<br>Umsetzung auf<br>DEI-Soc-Board |           |   |   |        |                            |   |                  |           |   |   |                  |                  |  | Produkt |         |  |  |  |
| Simon Friedrich | Bescha<br>VHDL-<br>Quellc            | Einrichtung: Arbeitsumgebung |   |   |   |   |   |           | Test:<br>Entwic | Analyse  | Entwicklung: Messverfahren |   |   |   |           |   |   |             |  |   |   |           |   |   |             |   |   |   |           |   |   | Testen |                            |   |                  |           |   |   | Präsentation     |                  |  |         | Produkt |  |  |  |
|                 | Einrichtung der Entwicklungsumgebung |                              |   |   |   |   |   |           |                 | Analyse: Ansatz für ein Messverfahren erarbeiten                         |                            |   |   |   |           |   |   |             | Entwicklung  |   |   |           |   |   |             |   |   |   |           |   |   |        | Test: OpenCl-<br>Umsetzung |   |                  |           |   |   |                  | Projektabschluss |  |         |         |  |  |  |

|              |   |   |
|--------------|---|---|
| Projektname: | LBP Benchmark zwischen Software- und Hardwarelösung |  |
| Dokument:    | Kapazitätsplan (Version 0)                          |   |
| Bearbeiter:  | Michael Erkel<br>Simon Friedrich<br>Sergej Zuyev    |   |
| Team-Nr.:    | 5a  |   |
| Datum:       | 09.08.2017  |   |

| Änderungshistorie |                  |            |
|-------------------|------------------|------------|
| Version           | Art der Änderung | Datum      |
| 0                 | Erstausgabe      | 09.08.2017 |
|                   |                  |            |